
상향링크 MC-DS-CDMA 전송 시스템의 성능 분석

최승국*

Performance Evaluation of Uplink MC-DS-CDMA Transmission Systems

Seung Kuk Choi*

이 논문은 인천대학교 2010년도 자체연구비 지원에 의하여 연구되었음

요 약

MC-DS-CDMA 전송 방식에서는 서로 직교성이 있는 여러 개의 부반송파들을 사용함으로써 주파수 다이버시티 효과를 얻을 수 있어 우수한 성능의 전송이 가능하다. 본 논문에서는 시변 채널 환경 하에서 MRRC 안테나 다이버시티 기법을 사용하는 상향링크 MC-DS-CDMA 시스템의 성능을 분석한다. 시변 페이딩 채널은 전송되는 MC-DS-CDMA 신호에 인접 부반송파 간섭을 발생시켜 수신단에서 데이터 재생 시 비트 오류율이 증가된다. 이러한 다중 반송파 전송 방식에서는 또한 채널 추정 에러, 비선형 전력 증폭기 및 송수신간 반송 주파수 편차 등에 의하여 시스템 성능이 열화 된다. 그러므로 위와 같은 영향들을 모두 고려하여 송신 신호가 다중경로 페이딩 채널을 통하여 전송될 때의 데이터 비트 오류율 성능을 분석한다.

ABSTRACT

MC-DS-CDMA is technique where a single data symbol is transmitted at multiple subcarriers which are orthogonal to each other. With this technique, frequency diversity can be achieved. The performance of uplink MC-DS-CDMA systems with the application of MRRC antenna diversity over time variant channels is analyzed. Time variant channels lead to interchannel interference which increases the bit error rate in the receiver. The BER performance of this system over multipath fading environment is evaluated, considering the channel estimation error, carrier frequency offset, and the nonlinear high power amplifier.

키워드

MC-DS-CDMA, 전송방식, 상향링크, 시변 채널

Key word

MC-DS-CDMA, transmission technique, uplink, time variant channel

I. 서 론

MC-DS-CDMA(Multi Carrier Direct Sequence Code Division Multiple Access) 접속 방식은 여러 개의 부반송파들을 이용하여 데이터를 전송한다[1,2]. 또한 여러 사용자들의 데이터 심볼은 각 사용자에게 시간 영역에서 할당 받은 직교 코드를 이용하여 한 공간을 통하여 동시에 전송될 수 있다. MC-DS-CDMA 방식에서는 전송될 데이터를 우선 블록화 한 후에 병렬화 시킴으로서, 전송 심볼의 주기를 원래 데이터의 주기보다 길어지게 한다.

따라서 고속 데이터 전송 시에 발생하는 심볼 간 간섭 문제를 쉽게 해결할 수 있다. 그러나 심볼의 길이가 길어지므로 단말기가 이동할 때 발생하는 도플러(Doppler) 페이딩에 의한 시변(time variant) 채널 환경에 취약하다[3]. 또한 MC-DS-CDMA 방식에서 변조된 신호는 여러 개의 부반송파 신호들의 합으로 구성되기 때문에 PAPR(Peak-to-Average Power Ratio)가 크게 되므로 비선형 고전력 증폭기(HPA: High Power Amplifier)의 비선형 왜곡에 민감하며[4], 송·수신단 간의 반송파 주파수 편차에 역시 민감한 단점이 있다[5].

수신단에서는 채널을 통하여 전송되어 온 이파일렛 심볼들의 크기 및 위상 변화를 관찰하여 채널 상태를 추정한다. 그러나 위 원인들에 의하여 정확한 추정 및 등화가 이루어지지 못하여 수신단에서 원래 데이터를 재생 시 비트 오류율(BER: Bit Error Rate)이 증가된다. 상향링크 데이터 전송 시 BER 성능을 향상 시키기 위하여 기저국에 여러 개의 수신 안테나를 사용하는 MRRC (Maximal Ratio Received Combining) 안테나 다이버시티 기법이 사용되고 있다[6].

본 논문에서는 시변 채널 환경 하에서 상향링크 MC-DS-CDMA 시스템의 BER 성능을 분석한다. 이때 채널 추정 에러, 비선형 HPA 및 반송 주파수 편차의 영향을 모두 고려하여 시스템의 BER 특성을 분석하고자 한다.

II. MC-DS-CDMA 전송 시스템

그림 1의 MC-DS-CDMA 시스템 구성도에서와 같이 데이터는 QAM 심볼 $X(k)$ 로 매핑되어 주기 T_s 인 소스 심볼로 변환된 후, 직·병렬 변환기(S/P)를 거쳐 N 개의 부반송파로 각각 변조된다. 소스 심볼들은 N 개씩 블록화 된 후 병렬화 되므로 블록의 길이는 $T = NT_s$ 로 원래 데이터의 주기보다 N 배 길어진다. 이 병렬화된 심볼들은 다시 한 블록 당 비트 수가 I_s 인 직교 코드 $\{c_{i,l} | i=0, \dots, I_s-1\}$ 로 곱해지므로 다시 $1/I_s$ 배로 심볼 시간 길이가 작아진다. 이때 각 사용자에게 할당되는 직교 코드로 Walsh Hadamard 코드가 사용될 수 있다. 그러면 이 최종 심볼은 아래 식 (1)과 같이 표현 된다.

$$B_l(k) = \frac{X(k)c_{i,l}}{\sqrt{I_s}}, i=0, \dots, I_s-1; k=0, \dots, N-1 \quad (1)$$

이 심볼들은 다중 반송파 변조되며, 변조된 신호의 복소 포락선이 $t = NT_s$ 때마다 샘플링 된 신호 $x_d(n)$ 은 다음 식 (2)와 같다.

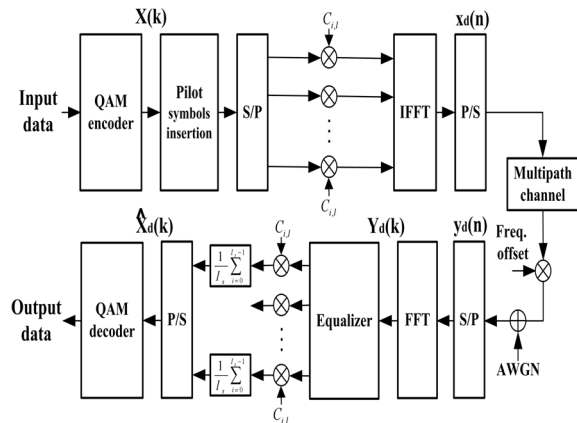


그림 1. MC-DS-CDMA 기저대역 전송 시스템 구성도
Fig. 1 Block diagram of MC-DS-CDMA system

$$x_d(n) = (1/\sqrt{N}) \sum_{k=0}^{N-1} B_l(k) \exp(j2\pi kn/N) \quad (2)$$

그러므로 MC-DS-CDMA 변조를 그림 1의 송신기에서와 같이 소스 심볼을 IFFT(Inverse Fast Fourier Transform)한 후, 아날로그 신호로 변환(D/A)시킨 다음 RF(Radio Frequency)변조 시키는 방법으로 간단하게 실현할 수 있다[1]. RF 변조된 신호는 HPA를 통하여 증폭되어 전송되는데, 이러한 HPA의 입출력 관계는 메모리 없는 비선형 시스템에 관한 식으로 표현될 수 있다[3]. PAPR이 매우 큰 MC-DS-CDMA 변조 신호에는 이러한 HPA의 비선형 동작 특성으로 인하여 큰 비선형 왜곡이 발생된다. 그러므로 HPA에 의한 비선형 왜곡을 줄이기 위하여 보통 HPA의 출력 신호 전력의 크기가 작게 되도록 HPA를 동작 시킨다. 이 때 HPA 출력신호의 최대 출력 전력 P_{sat} 와 실제 동작 출력전력 P_{out} 의 비를 OBO(Output Back-Off)로 정의한다.

송신기 출력 신호는 전송 도중에 다중 경로에 의해 주파수 선택적 페이딩이 발생된다. 또한 도플러 영향 등으로 인하여 수신 시 주파수 동기 편차 f_0 가 발생된다. 이 주파수 편차 f_0 을 부반송파간의 주파수 간격에 대한 상대 주파수 편차 $\epsilon = f_0/\Delta f$ 로 표시한다. L 개의 다중 경로로 인한 수신 신호의 이산 복소 포락선 $y_m(n)$ 은 다음과 같다.

$$y_m(n) = \sum_{l=0}^{L-1} h(n, l) x_e(n-l) \quad (3)$$

위 식에서 $h(n, l)$ 는 이산 시간 n 에서의 l 번째 경로의 채널 임펄스응답이다. 수신 신호의 복소 포락선 $y_q(t)$ 가 $t = nT_s$ 때마다 샘플링 된 이산 복소 포락선 $y_q(n)$ 은 다음과 같다.

$$y_q(n) = y_m(n) + w(n) \quad (4)$$

이 때 $w(n)$ 은 대역 통과된 AWGN 잡음에 의한 복소 변수이다. 그러면 N 개의 $y_q(n)$ 을 FFT하여 k 번째 부반송파의 주파수 성분 $Y_q(k)$ 를 구할 수 있다.

$$Y_q(k) = \sum_{n=0}^{N-1} y_q(n) \exp(-j2\pi kn/N) \quad (5)$$

$$= \alpha(k) + \beta(k) + W(k)$$

여기에서 $\alpha(k)$ 와 $\beta(k)$ 는 다음과 같다[3].

$$\alpha(k) = \sum_{l=0}^{L-1} H_0^l \exp(-j2\pi lk/N) \quad (6)$$

$$\beta(k) = \sum_{m \neq k}^{N-1} \sum_{l=0}^{L-1} X(m) H_{(k-m)}^l \exp(-j2\pi lm/N) \quad (7)$$

위 식에서 $H_{(k-m)}^l$ 은 아래 식과 같이 시변 다중경로 채널 $h(n, l)$ 의 $(m-k)$ 번째 부반송파 주파수 응답(전달 함수)을 표시한다.

$$H_{(k-m)}^l = 1/N \sum_{n=0}^{N-1} h(n, l) \exp(-j2\pi n(k-m)/N) \quad (8)$$

식 (6)에서 H_0^l 은 아래 식과 같이 한 블록 시간 T 동안의 l 번째 경로 시간 응답 $h(n, l)$ 의 평균 주파수 응답이 된다.

$$H_0^l = 1/N \sum_{n=0}^{N-1} h(n, l) = \overline{h(n, l)} \quad (9)$$

그러므로 식 (5)에서 $\alpha(k)$ 는 k 번째 부반송파에 대한 시간 T 동안의 평균 채널 전달 함수이고 $\beta(k)$ 는 시변 채널에 의한 ICI 성분이며 $W(k)$ 는 $w(n)$ 의 FFT이다. $Y_q(k)$ 는 각 부반송파의 전달 함수 $H(k)$ 로 추정된 채널 전달 함수 $\hat{H}(k)$ 의 역과 곱해져서 등화 된다.

$$\hat{X}_q(k) = Y_q(k)/\hat{H}(k) \quad (10)$$

최종적으로 $\hat{X}_q(k)$ 가 소스 심볼 $X_q(k)$ 와 같은 정상도 내에 속하는가의 여부에 따라 데이터 BER이 결정된다. 이 때 송신단에서 크기와 위상이 알려진 파워렛 심볼 $P(k)$ 를 추가로 삽입하여 전송하며, 채널을 통하여 전

송되어 온 이 훈련 신호가 FFT되어 재생된 $\hat{P}(k)$ 로부터 채널의 전달 함수를 아래 식 (11)과 같이 실제 추정한다 (LS: Least Square 채널 추정 방식).

$$\hat{H}_{LS}(k) = \hat{P}(k)/P(k) \quad (11)$$

또한 MMSE(Minimum Mean-Squared Error) 추정 방식을 이용하면 LS 방식으로 추정된 값으로부터 AWGN 잡음에 더욱 강건한 채널 추정을 할 수 있다.

III. MRRC 안테나 다이버시티

상향링크에서는 공간에 여유가 있는 기지국에 여러 개의 수신 안테나를 사용하는 MRRC 안테나 다이버시티 방식이 적합하다. 이 방식에서는 그림 2에서와 같이 신호가 한 개의 송신 안테나로 전송되고, 이 신호는 두 개의 독립적인 전송 채널을 거쳐 두 개의 수신 안테나에 도착한다. 수신기에서 이 두 신호들을 결합시켜서 안테나 다이버시티 효과를 얻게 된다[6].

이때 수신기에서 두 전송 채널에 대한 정확한 추정치가 요구된다. 지금까지의 논문들에서는 채널 추정에러에 의한 성능 열화가 연구되지 않았으므로, 본 논문에서는 파일럿 심볼을 이용하는 시스템에서 이러한 채널 추정 에러의 영향까지 고려하여 시스템의 성능을 분석한다.

송신기에서 S/P를 지난 후 k번째 부반송파에 할당된 송신심볼 $X(k)$ 는 IFFT된 후, 각각 다른 경로의 페이딩을 겪는 2개의 채널 $h_1(n)$, $h_2(n)$ 로 전송 된다. 송신 신호 $X(k)$ 가 각 채널을 거치면서 AWGN 잡음이 더해진다. 2개의 안테나를 통해 수신된 신호 $Y_1(k)$ 와 $Y_2(k)$ 는 다음 식 (12)와 같다.

$$\begin{aligned} Y_1(k) &= H_1(k)X(k) + W_1(k) \\ Y_2(k) &= H_2(k)X(k) + W_2(k) \end{aligned} \quad (12)$$

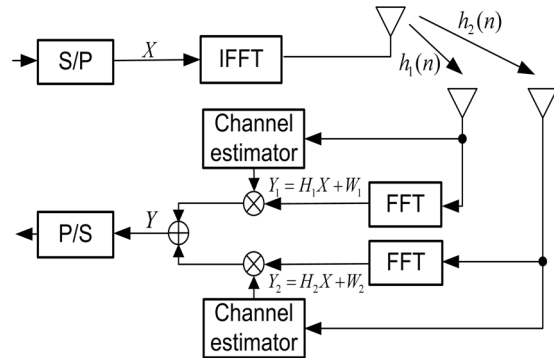


그림 2. MRRC 안테나 다이버시티 구성도
Fig. 2 MRRC antenna diversity scheme

식 (12)에서 $W_1(k)$ 와 $W_2(k)$ 은 각 채널에서의 AWGN 잡음이 수신단에서 FFT된 것이다. 2개의 수신기에 도착한 각 신호는 FFT된 후 아래 식 (13)과 같이 하나의 신호로 합쳐지게 된다.

$$\begin{aligned} Y(k) &= H_1^*(k) Y_1(k) + H_2^*(k) Y_2(k) \\ &= (H_1(k)^2 + H_2(k)^2)X(k) + H_1^*(k) W_1(k) + H_2^*(k) W_2(k) \end{aligned} \quad (13)$$

식 (13)에서 $Y(k)$ 는 수신 안테나의 수가 2개인 MRRC 기법에 의하여 결합(combine)된 신호를 나타낸다. 여기에서 $H_1^*(k)$ 와 $H_2^*(k)$ 은 수신단에서 추정된 두 채널의 주파수 응답의 공액(conjugate)이다. 식 (13)에서와 같이 각 채널 전달함수의 크기의 자승 값을 더한 값에 송신 심볼이 곱하여진다. 따라서 원 신호 $X(k)$ 보다 큰 크기의 신호이득을 얻을 수 있게 됨에 따라 수신 신호 대 잡음의 전력비가 좋아짐을 알 수 있다. 파일럿 심볼 추정 방식의 실제 시스템에서는 수신단에서 정확한 채널 추정이 이루어지지 못 하므로 BER 성능이 열화 된다.

시 불변 채널 환경 하에서 반송 주파수 편차 $\epsilon = 0.0$ 이고 선형적인 HPA를 사용하는 경우에는 부반송파 간에 간섭이 존재하지 않는다. 그러므로 각각의 다중 반송파로 전송되는 심볼은 모두 독립적인 16 QAM 변조 방식에서의 BER 성능을 갖게 된다. 이때 MRRC 기법을 사용하는 16 QAM MC-DS-CDMA 시스템에서 발생하는 BER은 다음식과 같다[1].

$$P_b(\bar{\gamma}_b) = \frac{\alpha}{2} \left[1 - \mu \sum_{k=0}^{LM-1} \binom{2k}{k} \left(\frac{1-\mu^2}{4} \right)^k \right] \quad (14)$$

위 식에서 $\bar{\gamma}_b = \Omega E_b / N_0$ 인데, E_b 는 한 데이터 비트 당 신호의 평균 에너지이고 N_0 는 AWGN의 전력 스펙트럼 밀도이며 Ω 는 전송 채널의 평균 페이딩 전력이다. L 과 M 은 송신 안테나와 수신 안테나의 수인데 MRRC 경우 $L = 2, M = 1$ 이다. $\mu = \sqrt{\beta \bar{\gamma}_b / (\beta \bar{\gamma}_b + 2)}$ 로 식 (14)에서 α 와 β 는 16 QAM의 경우 3/4와 4/5이다.

IV. MC-DS-CDMA 시스템의 성능 분석

TTA 휴대 인터넷 표준에서는 FFT의 크기는 $N = 1024$ 이고 채널의 대역폭은 10MHz 로 선정한다. 따라서 부반송파 간격 $\Delta f = 9.766\text{kHz}$ 이며 샘플링 주파수는 10MHz 이다[6]. 먼저 한 블록 시간 동안에는 모든 부반송파들에게 해당 채널에 1, -1, 모양의 파일럿 심볼들을 전송하여 전송 채널을 추정하고, 데이터 심볼이 보내지는 그 다음 블록 동안에는 수신단에서 추정된 채널 전달 함수를 이용하여 FFT된 데이터 심볼들을 등화 시킨다.

이 때 데이터 심볼 블록 시간동안의 채널 특성 및 그 전 파일럿 심볼 시간 때의 채널 특성이 계속 변화되는 시변 채널의 경우를 가정한다. 그림 1에서의 전송 시스템 구성도에서와 같이 입력 데이터는 Gray 코드를 이용하여 16 QAM 심볼로 매핑 된다. 이 심볼들은 병렬화 된 후, MC-DS-CDMA 변조되어 다중 경로 채널을 통하여 전송된다. TTA 휴대 인터넷 표준에서 매크로 셀 (macro cell) 크기를 반경 1km로 비교적 작게 규정하고 있다[6]. 그러므로 본 논문에서는 최대 지연 시간이 $2\mu\text{s}$ 이고 rms 지연 시간이 $0.4\mu\text{s}$ 인 5탭(tap) 전력 지연 프로파일(power delay profile)을 가지는 채널 모델을 선택한다.

한 셀 안에서 접속 가능한 최대 사용자 수를 32명으로 하기 위해 확산 코드의 길이 $I_s = 32$ 로 정한다. 그림 1의 시스템 구성도를 따라 각 입력력 신호를 나타낸 식 (1) - (13)들을 이용하여 컴퓨터 모의실험으로 BER 성능을 구한다.

TTA 휴대 인터넷 표준에 의하면 반송파 주파수가 2.3GHz 이다. 단말기의 최대 이동 속도를 60km/h 로 고려하면, 도플러 페이딩 시변 채널의 최대 도플러 주파수 fm은 128Hz 이다. MC-DS-CDMA의 상향 링크의 성능을 개선하기 위하여 한 개의 송신 안테나와 두 개의 수신 안테나로 구성된 MRRC를 적용한다. MRRC 안테나 다이버시티는 그림 2의 구성도와 식 (11)에서와 같이 추정된 각 채널 전달함수를 이용하여 수행된다.

$\bar{\gamma}_b$ 가 변화될 때, HPA의 OBO 및 반송파 주파수 편차 ϵ 의 크기에 따른 BER 성능이 컴퓨터 시뮬레이션에 의한 방법으로 그림 3에 구해졌다. 이 때 perfect는 정확 채널 추정의 경우이다. 컴퓨터 시뮬레이션에서 정확한 채널 값은 생성되는 채널의 임펄스 응답 $h(j)$ 를 Fourier 변환하여 얻을 수 있다. 또한 ideal BER 곡선은 선형 증폭기, 주파수 편차 $\epsilon = 0.0$ 및 정확 채널 추정의 경우인 수식 (14)에 의한 이상적 시스템의 BER 성능 곡선이다. OBO가 5dB인 그림 3(a)와 6dB인 그림 3(b)에서의 BER 성능을 비교하면, OBO가 1dB 증가함에 따라 BER 성능이 개선된다. 그러나 OBO가 그림 3(b)의 6dB에서 그림 3(c)의 7dB로 증가하는 경우에는 BER 성능이 거의 개선되지 않는다. OBO가 7dB 이상이 되면 HPA의 비선형성에 의한 BER 성능 열화는 거의 발생하지 않는다. 또한 OBO의 크기가 7dB로 HPA 비선형성에 의한 BER 성능 열화가 거의 없는 경우인 그림 3(c)에서, 주파수 편차 ϵ 의 크기가 0.01 이하일 때 주파수 편차에 따른 BER 성능 열화가 역시 거의 없는 것을 알 수 있다.

그림 4는 도플러 페이딩이 있는 시변 채널에서 OBO=7dB, 사용자가 1명인 경우의 BER 성능을 도시하였다. 그림 4(a)는 최대 도플러 주파수가 40Hz, (b)는 130Hz인 경우이다. 시변 채널에 의하여 부반송파 간에 ICI가 발생된다. 그러므로 단말기의 이동 속도가 증가하면 할수록 시변 채널의 경우인 그림 3(c) 보다 매우 큰 BER 성능 열화가 발생된다. 최대 도플러 주파수가 130Hz 경우에는 40Hz인 경우 보다 더욱 BER 성능이 열화되며, $\bar{\gamma}_b$ 가 4dB 보다 큰 경우부터 BER 성능이 열화되고 error floor가 발생된다. 그림 5는 도플러 페이딩이 있는 시변 채널에서 OBO=7dB, 사용자가 8명인 경우의 BER 성능을 도시하였다.

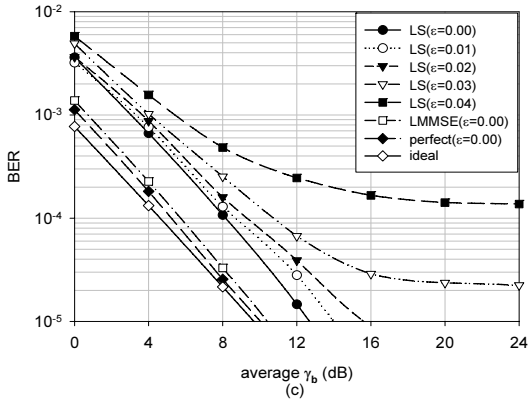
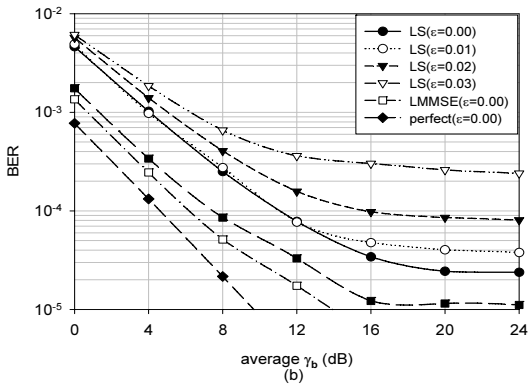
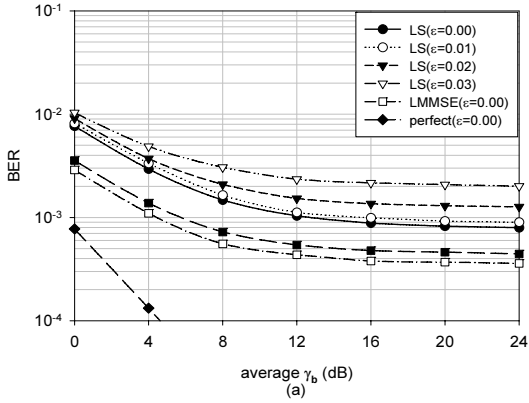


그림 3. MRRC 상향링크 MC-DS-CDMA 시스템에서 사용자 수가 1명일 때의 BER 성능
 (a) OBO=5dB (b) OBO=6dB (c) OBO=7dB
 Fig. 3 BER performance by uplink MC-DS-CDMA systems, # of users=1
 (a) OBO=5dB (b) OBO=6dB (c) OBO=7dB

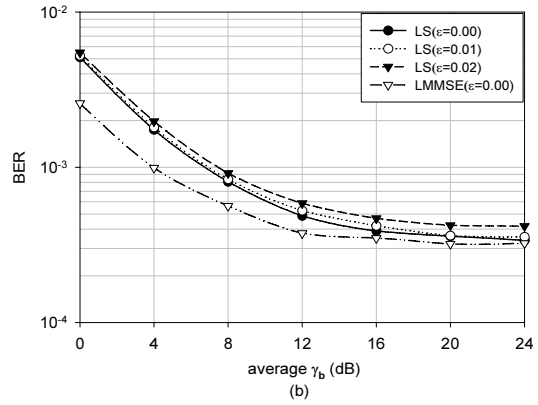
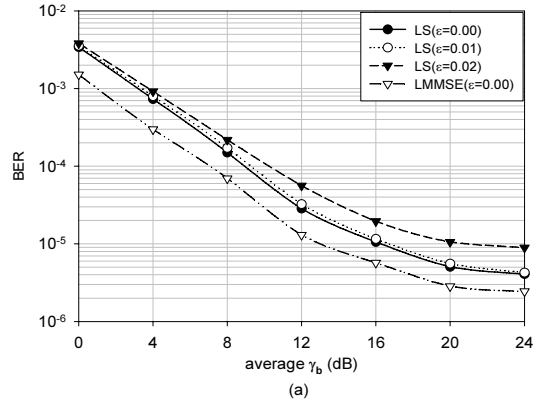


그림 4. 사용자수=1, OBO=7dB, MRRC 상향링크 MC-DS-CDMA 시스템의 BER 성능
 (a) $f_m=40\text{Hz}$ (b) $f_m=130\text{Hz}$

Fig. 4 BER performance by uplink MC-DS-CDMA systems (a) $f_m=40\text{Hz}$ (b) $f_m=130\text{Hz}$

사용자가 1명인 경우인 그림 4와 비교하여 보면, 사용자 증가에 따라서 BER 성능이 크게 더 열화되지 않는 것을 알 수 있다. 이것은 MC-DS-CDMA 방식에서는 각 사용자는 같은 길이의 전송 심볼을 사용하고, 사용자간의 구별은 시간 영역에서 직교 부호를 사용하기 때문이다.

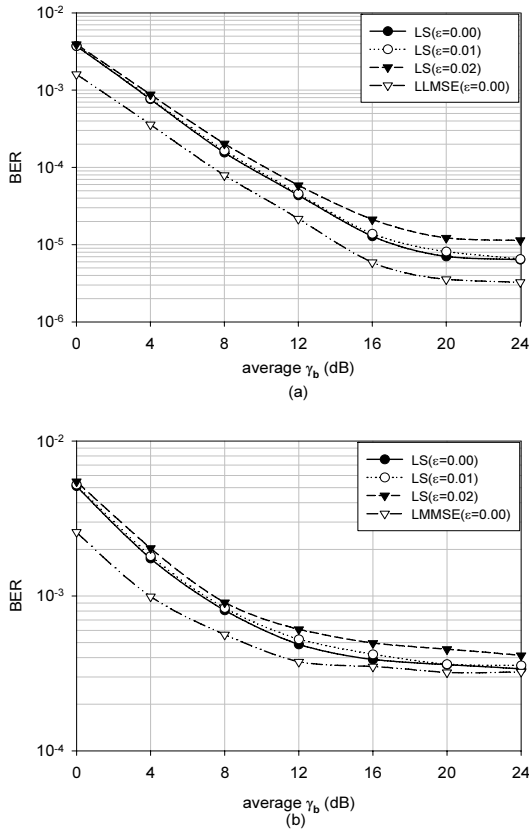


그림 5. 사용자수=8, OBO=7dB, MRRC 상향링크 MC-DS-CDMA 시스템의 BER 성능

(a) $f_m=40\text{Hz}$ (b) $f_m=130\text{Hz}$

Fig. 5 BER performance by uplink MC-DS-CDMA systems (a) $f_m=40\text{Hz}$ (b) $f_m=130\text{Hz}$

V. 결론

도플러 페이딩 시변 채널 하에서의 상향링크 MRRC MC-DS-CDMA 시스템의 BER 성능을 분석하였다. 이 때 채널 추정 에러, 반송파 주파수 편차, 사용자수의 영향을 모두 고려하여 그 특성을 분석하였다. 이러한 방식의 성능을 평가하기 위해서 우선 데이터가 MC-DS-CDMA 변조, 주파수 선택적 Rayleigh 시변 페이딩 채널, 주파수 편차가 존재하는 클럭으로 복조, 채널 추정, 등화, MRRC 복호되는 모든 과정에 대하여 각 시스템 블록마다 그 입-

출력 신호 변환 과정을 수식으로 표현 하였다. 이 수식들과 MATLAB을 이용하여 컴퓨터 모의실험에 의하여 시스템의 BER 성능을 분석하였다.

분석 결과, 단말기의 이동 속도가 증가하면 할수록 BER 성능이 매우 크게 열화되며, 반송 주파수 편차 ϵ 의 크기가 0.01 이하, OBO는 7dB 이상일 때 주파수 편차에 따른 BER 성능 열화가 거의 없는 것을 알 수 있었다. 최대 도플러 주파수가 130Hz인 시변 채널의 경우에는 더욱 큰 성능열화가 발생되며, $\overline{\gamma}_b$ 가 4dB 보다 큰 경우부터 BER 성능이 열화되고 error floor가 발생된다.

MC-DS-CDMA 방식에서는 각 사용자는 같은 길이의 전송 심볼을 사용하고, 사용자간의 구별은 시간 영역에서 직교 부호를 사용한다. 따라서 사용자 증가에 따라서 BER 성능에 큰 영향이 없는 것이 확인 되었다. 그러나 사용자 직교 부호 간의 동기 에러나, 각각 다른 상향링크 채널 페이딩에 의하여 직교부호 간의 직교성이 열화된다. 따라서 사용자가 증가 할 때, 이와 같은 원인으로 인한 BER 성능 열화에 대한 연구가 앞으로 더 이루어져야 할 것이다.

참고문헌

- [1] T. Eng and L.B. Milstein, "Coherent DS-SS Performance in Nakagami Multipath fading", IEEE Trans. Commun., vol. 43, no. 2/3/4, pp. 1134-1143, 1995.
- [2] H. Steendam and M. Moeneclaey, "The Effect of Carrier Frequency Offset on Downlink and Uplink MC-DS-SS", IEEE Select Areas Commun., vol. 19, no. 12, pp. 2528-2536, Dec. 2001.
- [3] M. Russell and G.L. Stueber, "Interchannel Interference Analysis of OFDM in a Mobile Environment," Proc. IEEE VTC'95, Chicago, IL, pp.820-824, July 1995.
- [4] G. Karam and H. Sari, "Analysis of Predistortion, Equalization, and ISI Cancellation Techniques in Digital Radio Systems with Nonlinear Transmit Amplifiers", IEEE Trans. Commun., vol. 37, no. 12, pp. 1245-1253, Dec. 1989.

- [5] P. H. Moose, "A technique for orthogonal frequency division multiplexing frequency offset correction", IEEE Trans. Commun., vol. 42, no.10, pp. 2908-2914, Oct. 1994.
- [6] R. Vaughan and J. B. Andersen, "Channels, propagation and Antennas for Mobile Communications", Institution of Electrical Engineers, 2003.

저자소개



최승국(Seung-Kuk Choi)

1988.12 Braunschweig Univ.

공학박사

1989.3-현재: 인천대학교

정보통신공학과 교수

※ 관심분야: 통신시스템, 이동통신, 동기