



기술을 통한 미래창출 Bright Future Technology

한국산업기술평가관리원

● 지식경제부, 통합 R&D 지원기관 출범



정부의 공공기관 선진화 계획에 따라 기존 한국산업기술평가원(ITEP)과 한국산업기술재단(KOTEF), 한국부품소재산업진흥원(KMAC), 한국기술거래소(KTTC), 정보통신연구진흥원(IITA)은 지난 5월초 산업기술평가관리원(KITEP)과 산업기술진흥원(KIAT)으로 통합되었다.

KITEP는 '정부 R&D 투자의 최적배분과 투자성과 극대화'라는 미션을 가지고 R&D 과제 기획과 과제 성과추적 등 평가·관리 등을 전담하게 되며 서영주 전 전자부품연구원장이 초대 원장으로 부임하였다.

한편 기존에 舊 ITEP 및 IITA 등 R&D 지원 기관별로 독립적으로 관리되었던 반도체/LED/디스플레이 등 전자정보디바이스분야는 KITEP의 전자정보평가단 전기전자평가팀에서 전자정보디바이스분야의 기

획·관리·평가를 수행하게 되어 관련 예산 및 과제를 총괄적으로 전담관리하게 되었다.

■ 문의 : KEIT 전기전자평가팀 정찬혁 박사(042-715-2242), 장선호 팀장(042-715-2230)

● 「스마트 프로젝트」 추경예산 신규 R&D 사업 추진

정부가 경제위기를 극복하고 위기 이후의 성장잠재력 확충을 위하여 단기상용화가 가능하고 설비투자 유발효과가 큰 과제에 집중지원하기 위해 추진하는 스마트 프로젝트 사업이 한국산업기술평가관리원(이하: KEIT) 및 한국에너지기술평가원을 통해 추진될 예정이다.

KEIT는 신성장동력 스마트 프로젝트 사업의 시스템반도체 및 차세대 디스플레이 지원 부문 사업 신청 집계 결과 300억원 지원 사업에 약 3300억원의 지원신청이 몰려 금액상 경쟁률은 약 11:1이 될 전망이다이라고 밝혔다. LED응용 지원분야의 경우에는 250억원 지원 사업에 약 2,606억원의 지원신청이 이루어졌다.

KEIT 전기전자평가팀(팀장: 장선호)에서는 시스템반도체 및 차세대 디스플레이분야와 LED 응용 지원분야에 대한 평가를 수행하여 선정된 기업을 7월중에 지식경제부를 통해 발표할 예정이다.

■ 문의 : KEIT 전기전자평가팀 이정우 선임(042-715-2237), 장선호 팀장(042-715-2230)

● “반도체장비 Workshop 2009” 개최



국내 반도체장비산업의 경쟁력을 강화하고, 핵심장비군 국산화라는 야심찬 목표아래 소자기업-장비/재료기업-학계-연구소의 컨소시엄을 구성하여 진행중인 “반도체장비상용화사업단” (총괄관리기관 : 한국반도체연구조합, 사업단장 :

KIST 김용태 책임)에서 그 동안의 연구성과 발표 및 상호공유를 위한 Workshop 2009 행사를 7월 2일(목)~3일(금) 이틀간 강원도 양양 솔비치리조트에서 개최하였다. 김용태 사업단장은 사업착수 후 약 1년 6개월이 경과한 현시점에서 45나노용 핵심장비들이 속속들이 완성되어 단위성능평가를 진행중이며, 8월부터는 소자업체 양산 평가에 투입될 예정이라고 밝혔다. 또한, 장비별로 차이는 있겠으나 대략 4~5개월 후에는 삼성, 하이닉스 양산라인에 투입가능 할 수준에 도달할 것으로 예측했다. 전세계적 경제위기 및 경기침체로 반도체경기가 아직 침체 국면이기는 하나, 하반기부터 메모리 수요증가가 예상되는 가운데 45나노 메모리의 양산이 본격화되면 우리 반도체장비 업체들의 매출도 급격히 증가될 것으로 기대되고 있다.

■ 문의 : 연구지원팀 이정란 대리(02-570-5213)

● 반도체기술 이러닝 교육 안내

한국반도체산업협회에서는 노동부의 지원을 받아 반도체기술 이러닝 교육을 진행하고 있다. 기존의 대기업의 경우 자체적으로 사내 온라인 교육프로그램을 운영하고 있지만, 중소기업의 경우 off-line 중심의 기술연수 지원을 통한 교육이 대부분이었기 때문에 체계적인 이러닝 교육훈련프로그램이 없거나, 있더라도 업무인력의 부족으로 인해 제대로 교육이 진행되지 않는 경우가 대부분이다. 이에

반도체 산업활성화를 위한 코디네이터

한국반도체산업협회



협회에서는 반도체산업 중소기업 근로자 능력 향상 지원의 일환으로 반도체 설계/공정기술 등 반도체산업 특성을 반영한 5개분야 총20개 과정을 개발하여 운영하고 있다. 이는 기술교육 이러닝 사업으로는 국내 최대 규모로 협회 회원사 및 관련기업 직원들의 직무능력 향상에 큰 도움이 될 것으로 보인다. 자세한 사항은 사이버연수원 홈페이지 (ksia.eduville.co.kr)에서 확인할 수 있다.

■ 문의 : 장비재료지원팀 유지현 연구원(02-570-5224)

● 제4차 시스템-반도체포럼 조찬세미나 개최

한국반도체산업협회는 지난 6월 16일 양재동 엘타워에서 제4차 시스템-반도체포럼 조찬세미나를 개최하였다. 이번 조찬세미나에는 SK텔레콤의 오세현 사장이 연사로 나서 <Convergence Trend와 Mobile SoC>란 주제로 강연하였다. 오세현 사장은 전체 이동통신 서비스가운데 위치기반서비스(LBS), 음원서비스 등 반도체를 통해 구현하는 서비스 비중이 점차 증가하고 있으며, 이동통신 서비스의 경쟁력을 강화하고 신규 사업 기회를 창출하는데 반도체가 핵심 역할을 하고 있다고 설명했다. 특히 최신 융합 서비스는 다양한 모바일SoC 없이는 구현이 불가능하다고 강조하며, 반도체 업계와 단말 제조사, 서비스 제공업체 간 상호 협력이 어느 때보다 중요하다고 역설했다.

■ 문의 : 소자설계지원팀 이지연(02-570-5295)

● 지역순회 시스템반도체산업기반조성 사업설명회 개최



시스템반도체진흥센터는 전국을 서울권역, 호남권역, 대구경북권역, 경기권역 등 4개권역으로 구분하여, 2009년도 시스템반도체산업기반조성 사업설명회를 개최하고 있다. 지난 3월과 4월에는 서울권역의 사업설

명회를 ETRI 지역센터인 서초동의 수도권기술혁신센터와 상암동 시스템반도체진흥센터에서 개최하였으며, 5월에는 광통신관련 기업이 밀집된 호남권역 설명회를 광주광역시 첨단단지 호남권연구센터에서, 6월에는 대구와 경북권역을 대상으로 대경권연구센터에서 개최하였다. 본 사업설명회에서는 시스템반도체 개발에 필요한 전주기적인 지원프로그램으로써 창업보육 및 성장육성, 설계 및 검증 툴, IP, 시험, 계측기 등의 인프라 지원 사업, 시제품 제작, 맞춤형 IP 및 신뢰성 시험 등의 자금 지원 사업, 전시회 및 협력네트워크 구축을 통한 마케팅 지원 사업 등을 소개하고, 중소기업 현장의 애로사항 및 정부사업의 개선사항을 파악 및 도출하는 간담회를 갖는 일정으로 진행되었다. 7월에는 경기도 권역의 사업설명회를 개최할 예정이며, 이후에도 지속적으로 지역 중소기업을 찾아가는 사업설명회를 개최할 것이다. 시스템반도체산업기반조성 사업에 대한 보다 상세한 안내는 “센터 홈페이지(www.asic.net)▶SoC산업지원”에서 확인할 수 있으며, 설명회 참석희망자는 센터 담당자에게 문의하면 된다.

■ 문의 : SoC산업기술팀 박성천 선임기술원 (scpak@etri.re.kr, 02-2132-2066)

● SoC 설계/검증 툴 도입 및 지원 안내

시스템반도체진흥센터는 고가의 EDA 툴 및 설계검증 장비를 도입하여 중소기업이 공동 활용하도록 수요자 기반에 따라 최신 툴 도입 및 유지보수를 수행하고 있다. 2009년에는 Synopsys, Cadence, Mentor, Coware, SpringSoft, Agilent, DYNALITH System 등의 툴에 대해 최신 업그레이드, 기술 지원, 세미나 개최 및 중소기업 현장기술 지원 등을 내용으로 하는 유지보수 계약을 상반기에 완료하였고, EDA 툴을 이용하는 중소기업을 대상으로 활발한 지원을 수행하고 있다. 그리고 툴의 신규 및 추가 도입을 위해 이용률이 높은 툴을 분석하여 일차적으로 Synopsys사의 Astro Rail, Astro Xtalk, Design Ware Library, HDL Compiler, HSI-M-MS를 추가로 확보하였다.

제작사	툴 명	도입수
Synopsys	Astro Rail	1
	Astro Xtalk	1
	DesignWare Library	1
	HDL Compiler	1
	HSI-M-MS	1
DynalithSystem	iNEXT	2

뿐만 아니라, HW-SW Co-verification 장비인 FPGA에뮬레이터를 3개월간 17개사를 대상으로 무상 평가 지원하여, 공동활용 효과가 높았던 DynalithSystem의 iNEXT(Xilinx Virtex5_LX330-2EA)

시스템반도체 산업육성의 견인차

한국전자통신연구원 시스템반도체진흥센터

를 도입하였다. 설계환경 지원을 원하는 중소기업은 “시스템반도체진흥센터 홈페이지(www.asic.net) ▶ SoC산업지원 ▶ 설계환경지원”에서 수시로 온라인 신청 접수할 수 있다.

■ 문의 : SoC산업기술팀 박성천 선임기술원 (scpark@etri.re.kr, 02-2132-2066)

● 2009년도 SoC학술대회 개최



시스템반도체진흥센터는 지난 5월 15일~16일 양일간 전주시소재, 전북대학교 진수당에서 2009년도 SoC학술대회를 개최하였다. 본 행사는 대한전자공학회 SoC 설계 연구회가 주최하고 전북대학교와 시스템반도체진

흥센터가 공동 주관하는 행사였다. 행사의 시작은 15일(금) 오후7시부터 “예향의 도시”라는 이름에 걸맞게 전주 한옥마을에서 국악과 양악이 함께하는 연주와 전통 창을 현대적인 음률에 따라 편곡한 퓨전음악을 불러 전통과 현대가 한자리에 어우러진 “퓨전국악한마당”으로 SoC학술대회 참여자들에게 큰 감동을 주었다. 16일 행사는 (1) 삼성전자 우남성부사장의 “한국 SoC산업의 현황과 미래”와 (2) 포항공대 정진용 교수의 “SoC설계에 대한 새로운 변곡점”이라는 제목의 Keynote Speech를 필두로 16개 분야에서 140편의 SoC관련 논문을 발표하였다. 금번 학술대회는 센터의 적극적인 홍보로 인하여 과거에 비해 참여기관과 참여논문(발표논문)수에서 30%이상 증가된 50여개 기관, 140편의 논문을 발표하였고 모든 행사는 16일 오후 6시에 마쳤다.

■ 문의 : SoC인력양성팀 김창선 선임기술원 (richard@etri.re.kr, 02-2132-2023)

● 전공인증과정에 「MPW(칩) 제작 인증서」 도입

시스템반도체진흥센터에서는 2009년부터 IT SoC핵심설계인력양성사업의 효율성 제고를 위하여 전공인증과정에 「MPW(칩) 제작 인증서」를 도입 할 예정이다. MPW(칩) 제작 경험을 보유한 인력에 대한 관련기업의 높은 선호도를 기반으로 2008년부터 준비해 온 MPW(칩) 제작 인증서는 「SoC전공인증서」와는 다른 조건으로 인증서를 발급할 예정이며 그 조건은 아래와 같다. SoC개발실습프로젝트 연구결과물인 IP의 검증을 위하여 수행하는 (1) MPW(칩) 제작지원 사업에 주도적으로 참여한 인력으로서 (2)MPW 관련교육을 이수하고, (3)제작된 칩의 검증 및 결과보고서 제출, 완성된 칩의 검증 IP를 DB등록 하여야 한다. 또한 (4)제작된 칩 혹은 연구결과물인 IP로 논문발표를 하여야 「MPW(칩) 제작 인증서」 수여대상자가 될 수 있다.

■ 문의 : SoC인력양성팀 손병복 선임기술원 (bbsohn@etri.re.kr, 02-2132-2034)