

# 로제타넷 기술구현을 위한 전문가 양성과정 개최

최근 디지털 경제개념이 도입되면서 세계는 새로운 경제패러다임의 전환을 급속히 시도하고 있는 가운데, 전자거래가 이미 적용, 사용되고 있으며, 그 필요성 또한 빠르게 늘어가고 있습니다. 본 RosettNet Korea에서는 하이테크 산업간의 비즈니스 확대에 따른 세계 비즈니스 표준화의 선도적 역할을 하고 있는 로제타넷의 전문성이 요구됨에 따라 GLOBAL 및 아시아지역을 대상으로 로제타넷 기술구현을 위한 전문가 양성과정을 개최하오니 전자 업체는 본 교육을 통해 기업경영의 질을 향상시킬 수 있도록 적극적인 교육참가를 부탁드립니다.

## ■ 행사개요

- 행사명 : 로제타넷 기술구현을 위한 전문가 양성과정 개최안내
- 일시 : 2008년 5월 15일(목) 09:30~17:30  
2008년 5월 16일(금) 09:00~17:30
- 장소 : 한국전자산업진흥회 12층 대 강의실 (서울시 마포구 상암동 소재)
- 주최 : RosettaNet Korea
- 주관 : 한국전자산업진흥회
- 참석대상 : 글로벌 및 아시아지역의 로제타넷 회원사 실무 담당자 · IT 솔루션업체의 실무 담당자 · e-Biz 등 전자거래 관련 종사자 및 학계, 연구소 등
- 제공사항 : 조식, 간식, 중식, 교재 제공 (교육과정 수료시 수료증 제공)

※ 좌석수가 한정되어 있어 조기마감될 수 있으니 사전 등록을 해 주시기 바랍니다.

## ■ 참가신청 및 방법

- 신청기간 : 2008년 4월 18일(금) 까지
- 신청방법 : 별첨양식 작성 후 FAX 및 e-mail 회신

## ■ 프로그램

### Day 1.

시 간	내 용
09:00~09:20 20분	• 로제타넷 회장님 인사말
09:30~10:30 60분	• e-Business 표준의 소개 - 교육과정 소개
10:30~10:50 20분	• Break
11:00~12:30 90분	• 로제타넷 표준의 소개 - 로제타넷 표준의 구현방법 - 로제타넷 구현 사례
12:30~13:30 60분	• 점심
13:30~15:00 90분	• XML 소개 - XML 베이직 - 기본 XML(DTD, 스키마) - XML 샘플 메시지
15:00~15:20 20분	• Break
15:30~17:00 90분	• 기술아키텍처 - PIPs & 디렉터리 - 로제타넷 기술 아키텍처 소개 - 로제타넷 디렉터리 - 표준파트너 / 제품코드 리스트 - PIPs 소개
17:00~17:30 30분	• 토의 및 질의응답

### Day 2.

시 간	내 용
09:00~10:30 90분	• 기술 아키텍처 - 전송, 보안 등 - 메시지 구성 및 진행상의 커뮤니케이션 - RNI - BPSS 의 소개
10:30~10:50 20분	• Break
11:00~12:30 90분	• 로제타넷 표준 구현 - Part I - PIP 과 구현 선택 - 구현로드맵
12:30~13:30 60분	• 점심
13:30~15:00 90분	• 로제타넷 표준 구현 - Part II - 솔루션 업체관련 - 포털사이트와 솔루션
15:00~15:20 20분	• Break
15:30~17:00 90분	• 최신 로제타넷 표준 및 미래 트렌드 - MMS 의 소개 - RAE 의 소개 - 중소기업들을 위한 프로그램 소개
17:00~17:30 30분	• 토의 및 질의응답
18:00~	• 만찬

## 「IFA 2008(독일베를린가전박람회)」 한국공동관 참가업체 모집

전자산업진흥회와 KOTRA 공동주관으로 독일 베를린에서 개최되는 IFA2008(독일 베를린 가전박람회)에 한국공동관을 구성하여 참가할 계획입니다.

동 전시회에는 미국 CES와 함께 세계 최대 규모의 가전, 멀티미디어 전문박람회로 디지털 가전 주요 대기업이 대거 방문하는 대표적인 비즈니스 전시회로 잘 알려져 있어 참가업체의 효과적인 제품홍보와 수출증대에 더없이 좋은 기회가 될 것으로 보입니다.

이와 관련 동 전시회의 한국공동관 참가업체를 다음과 같이 모집하오니, 관련기업의 많은 신청 바랍니다.

- 다 음 -

가. 전시회명 : IFA 2008 (독일 베를린가전박람회)

나. 기 간 : 2008. 8. 29 ~ 9.3

다. 장 소 : 독일 베를린 Messegelaende

라. 한국관 규모(예정) : 408m<sup>2</sup> - 기본부스면적 12m<sup>2</sup>/부스당(상황에 따라 일부조정 가능성 있음)

마. 참가 신청

- 신청면적 : 1부스(12sqm)
  - 참가신청 면적은 2부스까지로 제한
  - 기본부스 면적은 한국관 참가업체수 및 부스 상황에 따라 변경될 수 있음
- 신청방법 : 글로벌전시포털사이트 (www.gep.or.kr)에서 인터넷 신청
  - 제출서류 : 참가신청금 입금증 사본, 사업자등

등록 사본, 법인통장 사본 각1부, 수상경력 및 각종 인증(특허증 및 실용신안등록증, UL, CE, ISO등 해외수출규격인증서, 우수벤처기업지정서/유망중소기업지정서 등), 최근 2년간 해외전시참가실적, 카탈로그/제품설명서 (해당자에 한함)등 파일첨부

바. 신청기한 : 2008. 5. 9

사. 참가신청금 : 참가신청서 제출 시 부스당 350만원 납부/부스당(12s/m)

- 참가신청 후 참가신청금은 한국전자산업진흥회에 납부(세금계산서 발행예정)

- 참가신청 시 참가신청금을 납부하셔야 참가신청이 유효

- 총 참가업체부담금은 참가업체 최종선정 후 확정통보, 잔금납부 요청예정

- 참가신청금을 납부한 업체라도 소정의 선정심사 절차에 따라 탈락할 수 있으며, 이 경우 참가신청금은 빠른 시일 내 환불 조치

- 송금계좌 : 국민은행 598601-04-001440

(예금주 : 한국전자산업진흥회)

※ 회사명으로 입금요망/ 참가신청서 제출시 참가신청금을 납부하셔야 참가

아. 참가 문의 및 접수처 : 한국전자산업진흥회

전시사업팀 (박하나 대리)

- 전화 : 02)6388-6064, 팩스 : 02)6388-6069

이메일 : hana@gokea.org

# 제9회 대한민국 반도체 설계대전

## 1. 개요

### ■ 목적

- 우수 반도체 설계기술을 발굴·포상함으로써 동분야의 연구·창작을 활성화하고, 반도체 설계인력의 저변을 확대하여 반도체 설계분야의 기술발전을 도모
- 수상작의 반도체 배치설계권 등록을 유도하고, 반도체 설계재산의 거래지원을 통하여 반도체 지식재산권에 대한 인식 제고

### ■ 추진방향

- 반도체 설계분야 최고의 권위를 갖는 정부포상으로 품격 제고
  - 전문가적인 이미지를 내포하는 대회명칭으로 변경 추진

(‘07년) 대한민국 반도체설계 공모전 →  
(‘08년) 대한민국 반도체 설계대전

- 국무총리상, 한국반도체산업협회장상 각 1점 추가 신설 추진
- 공정하고 객관적인 심사를 통한 수상작 선정의 신뢰도 향상
  - 시장의 기술수요에 부합되는 수상작 선정을 위하여 반도체 설계 기업과 연구소 전문가로 심사위원 구성
- 설계대전 수상자와 반도체 배치설계권자에 대한 인센티브 확대
  - 수상작에 대한 포상금 증액

(‘07년) 총 2,000만 원 → (‘08년) 총 4,100만 원

- 수상 기업과 반도체 배치설계권자에 대하여 중소기업청 이노비즈(기술혁신형 중소기업) 지정 평가 시 가점부여

## 2. 세부 운영계획

### ■ 응모 자격·대상

- 응모 자격
  - 내국인으로서 반도체설계의 연구 또는 개발업무에 종사하는 반도체 설계관련 기업·연구소·대학의 개인 또는 팀(3인이하)
- 응모 대상
  - 설계 결과물 제출일인 '08.8.28(목)까지 반도체 설계가 완성되었거나 완성될 수 있는 것으로 개최공고일 이전에 전시·출품된 사실이 없어야 함.
  - 기술분야 : 디지털 분야, 아날로그 분야

### ■ 신청 기간·방법

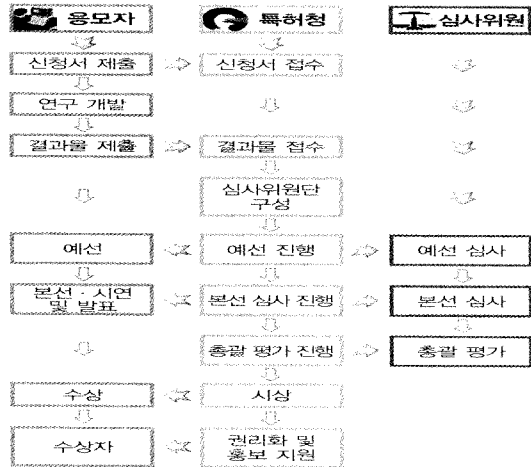
- 신청기간 : '08.4.17(목)~ '08.5.15.(목)
- 신청방법 : 참가신청서를 작성하여 직접, 우편 또는 E-mail로 우리청에 제출

### ■ 시상계획 (총 13팀, 4,100만 원 포상)

(단위 : 만원)

구분	사상수	포상금	비고
정부	대상	1	1,000
	금상	1	700
	은상	2	각 500
	동상	5	각 200
	소계	9	3,700
기관	특별상	2	각 100
		1	100
		1	100
	소계	4	400
총계	13	4,100	

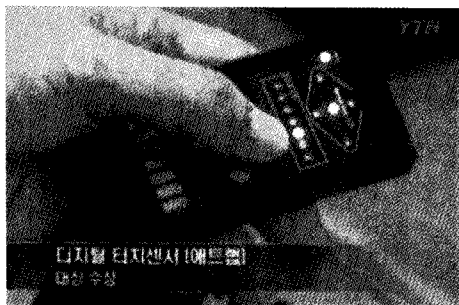
■ 우수작품 선정절차



3. 수상작 지원방안

■ 우리청 홈페이지 및 뉴스레터에 수상자 및 수상기술 홍보

- '07.12.5자 YTN 24 뉴스장면



- '07.11.30자 YTN 사이언스 뉴스장면



- 수상작은 반도체설계재산유통센터(KIPEX)의 데이터베이스에 등록하여 제품 카탈로그 제작·배포 등 기술거래 및 상업화 지원

■ 수상작에 대하여 제품시연 기회부여

- 시상식 및 반도체 설계재산(IP) 세미나 개최 시 제품시연

■ 수상자에 대하여 중소기업청 이노비즈 지정평가 시 수상 건당 1점 가점부여

- 반도체 설계기업의 경우, 이노비즈 지정에 따른 각종 혜택 수혜
- 가점부여는 정부포상자에 국한되므로 특별상 수상자는 제외

4. 설계대전 홍보방안

- 수의 기업·연구소·대학이 참여할 수 있도록 주요 일간지 및 전문지에 개최 공고문 게재 및 보도자료 배포

- 한국반도체산업협회, IT-SoC협회 등 관련 단체를 통하여 반도체 관련 기업·연구소의 참여도려 요청

- 설계대전 홍보 전문업체를 이용한 반도체 관련 학과에 대한 홍보 실시

- 우리청 홈페이지 게재 및 설계대전 진행현황 등 정보제공을 위한 인터넷카페 운영

(<http://cafe.daum.net/kipocontest>)

(<http://cafe.naver.com/kipocontest>)