

신경회로망을 이용한 IPMSM의 효율 최적화 제어

(Efficiency Optimization Control of IPMSM using Neural Network)

최정식* · 고재섭 · 정동화

(Jung-Sik Choi · Jae-Sub Ko · Dong-Hwa Chung)

요 약

IPMSM 드라이브는 하중 비에 대한 출력이 우수하여 전기자동차 등 응용분야에서 관심이 증가하고 있다. 이러한 응용분야에서 최대 효율을 얻기 위하여 본 논문은 신경회로망 제어기법을 제시한다. 동손과 철손으로 구성된 제어가능한 전기적 손실은 신경회로망의 오류 역전파 알고리즘(EBPA)를 이용하여 최소화시킬 수 있다. 손실의 최소화는 IPMSM 드라이브의 효율 최적화 제어를 가능하게 한다. 본 논문에서는 신경회로망의 EBPA를 이용하여 전동기 구동에 대하여 d축 인덕턴스, 전기자 저항, 역기전력 상수 변화와 같은 파라미터 변동을 실시간으로 계산하여 고성능 및 강인성 제어를 제시한다. 제시한 알고리즘은 IPMSM 드라이브 시스템에 적용하고 효율최적화 제어에 의해 제어된 동작특성을 분석하여 논문의 타당성을 입증한다.

Abstract

Interior permanent magnet synchronous motor(IPMSM) has become a popular choice in electric vehicle applications and so on, due to their excellent power to weight ratio. To obtain maximum efficiency in these applications, this paper proposes the neural network control method. The controllable electrical loss which consists of the copper loss and the iron loss can be minimized by the error back propagation algorithm(EBPA) of neural network. The minimization of loss is possible to realize efficiency optimization control for the IPMSM drive. This paper proposes high performance and robust control through a real time calculation of parameter variation such as variation of back emf constant, armature resistance and d-axis inductance about the motor operation. Proposed algorithm is applied IPMSM drive system, prove validity through analysis operating characteristics controlled by efficiency optimization control.

Key Words : IPMSM drive, Efficiency optimization control, Neural network, EBPA, Armature resistance, d -axis inductance

* 주저자 : 순천대학교 공대 전기공학과 박사과정
Tel : 061-750-3543, Fax : 061-750-3508
E-mail : cjs1108@sunchon.ac.kr
접수일자 : 2007년 5월 5일
1차심사 : 2007년 5월 14일, 2차심사 : 2007년 6월 29일
심사완료 : 2007년 10월 2일

1. 서 론

최근 IPMSM(Interior Permanent Magnet Synchronous Motor)은 다양한 산업 드라이브에 적용되어 한층 매력을 끌고 있다. IPMSM은 직류전동기 및

유도전동기와 비교하여 고효율, 고역률 및 고토크 밀도의 장점을 가지고 있다. SPMSM(Surface PMSM)은 토크리플이 작고 간단한 제어방법 때문에 고성능 드라이브의 적용분야에 많이 이용되고 있다[1-2]. 그러나 IPMSM(Interior PMSM)은 SPMSM에 비해 효율이 좋고 고온에서 손실이 작기 때문에 전기자동차 및 에어컨 컴퓨터서의 드라이브 등에 적용되고 있다[3-4]. 이와 같은 드라이브에서 연속적인 장시간 운전이 요구되며 전동기의 효율이 가장 중요한 성능요인 중의 하나이다. 에너지 절약의 관점에서 IPMSM을 위한 고효율 드라이브는 반드시 필요하다.

효율을 개선시킬 수 있는 기법은 두 형태로 분류할 수 있다. 첫 번째는 최소 동작점의 적용 추적이며 [5], 두 번째는 최적 d 축 전류를 이용한 고효율 드라이브 제어기의 개발이다[6-8]. 첫 번째 방법은 적용이 늦고 두 번째 방법은 실시간 계산의 어려움 때문에 파라미터 변동에 민감한 문제점을 가지고 있다.

본 논문은 전동기 드라이브의 손실을 최소화하여 효율을 최대화하기 위하여 신경회로망을 이용한다. 최적 d 축 전류는 최대 효율에서 IPMSM 드라이브를 구동시킨다. 최적 d 축 전류는 수학적인 모델로부터 유도할 수 있다. 그러나 이 전류는 4차원 해를 구해야 하는 문제 때문에 실시간으로 계산할 수 없다. 또한 이 계산에는 전동기의 파라미터를 포함하고 있어 부정확한 전동기 파라미터는 d 축 전류를 악화시키는 영향을 초래한다. 따라서 IPMSM은 최대 효율에서 운전을 할 수 없다. 동작효율은 제어 방법과 최적화 제어방법에 최소화할 수 있는 손실에 관계된다[9-10].

전동기의 손실은 기계손, 철손 및 동손으로 구성되어 있으며 기계손은 속도에 의존하므로 제어가 불가능하며 제어 가능한 손실은 동손과 철손이다. PMSM 드라이브에서 이러한 손실을 최소화하기 위한 연구가 이루어졌다[5-6, 11-13]. 이러한 연구들은 실제 IPMSM 드라이브의 손실 조건이 복잡하고 전동기 파라미터의 변동에 대한 문제점이 나타난다. 종래에는 IPMSM 드라이브의 최대 효율 동작을 위하여 신경회로망을 적용하지 않았다. 그러나 신경회로망은 속도 추정 및 제어에 다양하게 개발되고 적

용되고 있다[14-16].

본 논문에서는 IPMSM 드라이브에서 동손과 철손을 최소화하는 손실 최소화 기법을 개발하여 효율 최적화 제어를 제시한다. 제시하는 기법은 약계자 제어에 기초하고 최소 손실을 얻을 수 있는 d 축 고정자 전류 성분의 값은 IPMSM에서 유도한다. 동작 범위에서 최소 손실에 의한 고속 응답을 성취하기 위하여 약계자 제어는 신경회로망을 이용하여 실현한다. 신경회로망의 특징은 비선형성을 취급할 수 있는 능력과 학습 능력을 가지고 있다. 3층 피드포워드 신경회로망은 드라이브의 손실 최소화 모델을 구현하기 위하여 설계한다. 제시한 제어기의 정확성과 고속 응답은 속도, 토크 및 고정자 전류의 갑작스런 변동에 적용하여 성능을 분석한다.

2. 철손을 고려한 IPMSM의 모델링

전동기는 철손의 영향에 의하여 토크의 비선형성이 나타날 수 있다. 철손저항에 흐르는 전류로 인해 정회전, 회생 및 제동으로 운전할 경우 토크특성은 다르게 나타난다. 따라서 철손에 의한 토크의 비선형을 보상해야 하며 본 연구에서는 철손저항을 고려한다.

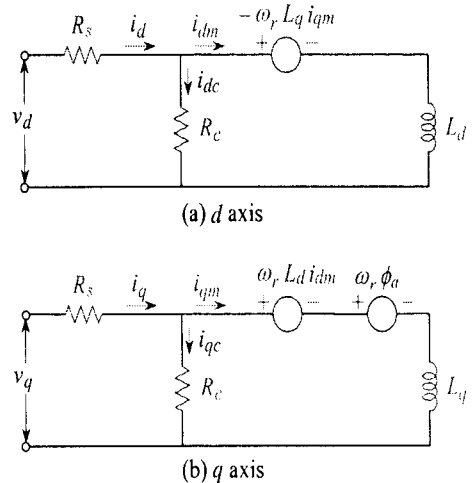


그림 1. PMSM의 철손을 고려한 등가회로
Fig. 1. Equivalent circuit of PMSM with core loss resistance

인경외로망을 이용한 IPMSM의 효율 최적화 제어

그림 1은 PMSM의 철손저항을 고려한 d 와 q 축의 등가회로를 나타낸다. 철손을 고려한 R_c 는 속도 전압과 병렬로 연결되어 있다. 토크를 발생하는 전류는 i_{dm} 와 i_{qm} 이며, 이는 철손을 발생시키기 때문에 고정자전류 i_d 와 i_q 와는 다르다.

그림 1의 등가회로에서 전압방정식을 구하고 상태 미분방정식 형태로 표시하면 다음의 식 (1)과 같다.

$$P \begin{bmatrix} i_{dm} \\ i_{qm} \end{bmatrix} = \begin{bmatrix} \frac{-R_s}{L_d(1+R_s/R_c)} & \frac{\omega_r L_q}{L_d} \\ -\omega_r \frac{L_d}{L_q} & \frac{-R_s}{L_q(1+R_s/R_c)} \end{bmatrix} \begin{bmatrix} i_{dm} \\ i_{qm} \end{bmatrix} + \begin{bmatrix} \frac{1}{L_d(1+R_s/R_c)} & 0 \\ 0 & \frac{1}{L_q(1+R_s/R_c)} \end{bmatrix} \begin{bmatrix} v_d \\ v_q \end{bmatrix} - \begin{bmatrix} 0 \\ \frac{\omega_r \phi_a}{L_q} \end{bmatrix} \quad (1)$$

여기에서,

R_s : 고정자 저항,

R_c : 철손을 고려한 저항

L_d : d 축 인덕턴스

L_q : q 축 인덕턴스

L_d : d 축 인덕턴스

ϕ_a : 역기전력 상수

발생토크는 식 (2)와 같이 전류의 성분 i_{dm} 와 i_{qm} 에 비례한다.

$$T_e = P_n [\phi_a i_{qm} + L_d (1-\rho) i_{dm} i_{qm}] \quad (2)$$

여기서 ρ 는 돌극계수이며 L_q/L_d 이다.

3. 효율 최적화 제어

3.1 손실과 효율 계산

가변속 드라이브 시스템의 효율은 제어방법과 함께 매우 중요한 요인이다. 효율은 정상상태에서 연속적인 운전할 경우에 중요하므로 전압방정식은 식

(3), (4)와 같이 미분 항을 무시하고 정상상태만 고려한다.

$$v_d = R_s i_d - \omega_r L_q i_{qm} \quad (3)$$

$$v_q = R_s i_q + \omega_r L_d i_{dm} + \omega_r \phi_a \quad (4)$$

정상상태에서 전류 식은 식 (5), (6)과 같다.

$$i_d = i_{dm} + i_{dc} = i_{dm} - \frac{\omega_r L_q i_{qm}}{R_c} \quad (5)$$

$$i_q = i_{qm} + i_{qc} = i_{qm} + \frac{\omega_r (\phi_a + L_d i_{dm})}{R_c} \quad (6)$$

정상상태에서 동손 및 철손은 식 (7), (8)과 같다.

$$P_{cu} = R_s (i_d^2 + i_q^2) \quad (7)$$

$$P_{fe} = R_c (i_{dc}^2 + i_{qc}^2) \quad (8)$$

식 (5)와 (6)을 식 (7)과 (8)에 대입하여 전체 손실을 구하면 식 (9)와 같다.

$$P_{total} = P_{cu} + P_{fe} = A i_{dm}^2 + B i_{qm}^2 + C i_{dm} i_{qm} + D i_{dm} + E i_{qm} + F \quad (9)$$

여기서 지정한 계수는 다음과 같다.

$$A = R_s + \frac{(\omega_r L_q)^2 (R_c + R_s)}{R_c^2}$$

$$B = R_s + \frac{(\omega_r L_q)^2 (R_c + R_s)}{R_c^2}$$

$$C = \frac{2 \cdot R_s \omega_r L_q (1-\rho)}{R_c}$$

$$D = \frac{2 \cdot \omega_r^2 \phi_a L_d (R_s + R_c)}{R_c^2}$$

$$E = \frac{2 \cdot R_s \omega_r \phi_a}{R_c}$$

$$F = \frac{(\omega_r \phi_a)^2 (R_c + R_s)}{R_c^2}$$

3.2 신경회로망에 의한 효율 최적화 제어

적용이 늦고 실시간 계산의 어려움 때문에 파라미터 변동에 민감한 문제점을 가지고 있는 종래의 문제점을 극복하기 위하여 최적 d 축 전류는 본 논문에서 신경회로망에 의하여 결정한다. 신경회로망은 비선형성 사상을 학습할 수 있는 능력과 고속 응답 및 강인성의 장점을 가지고 있다. 신경회로망의 고속 응답시간 때문에 계산시간은 매우 빠르다. 이와 같은 신경회로망의 특징은 복잡한 IPMSM의 손실 모델의 손실 최소화 기법에 적용하는데 매우 효용성이 있다. 손실 최소화를 시키는 최적 d 축 전류를 구하고 이 전류로 제어하면 효율을 최적화 제어가 수행된다. 신경회로망을 이용하여 IPMSM 드라이브의 손실 최소화를 구현하는 제어방식은 그림 2에 나타난다.

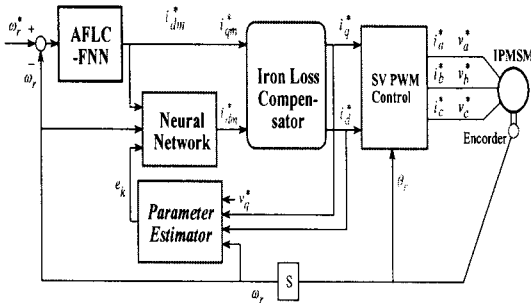


그림 2. 효율 최적화 제어를 위한 드라이브 시스템
Fig. 2. Drive system for efficiency optimization control

속도 제어기는 고성능 및 강인성 제어가 가능한 AFLC(Adaptive Fuzzy Learning Control)-FNN (Fuzzy Neural Network) 제어기로 제어한다[17]. 신경회로망의 출력은 지령 d 축 전류이다. 신경회로망의 입력은 회전자 속도 ω_r 및 q 축 전류이며, 그림 3에 나타내었다. 그리고 파라미터 변동비 e_k 가 신경회로망의 입력으로 추가하였다. 이 파라미터 변동비는 기전력 상수 및 파라미터 변동의 영향을 보상하기 위하여 도입하였다.

e_k 는 식 (10)과 같은 형태로 추정된다.

$$e_k = \frac{1}{K_{en}} \left(\frac{v_q^* - R_s i_q}{\omega_r} - L_d i_{dm} \right) \quad (10)$$

여기서 K_{en} 은 기전력 상수의 정격치를 나타낸다. 히든 층을 위한 유닛 수는 시행착오 기법에 의하여 결정된다.

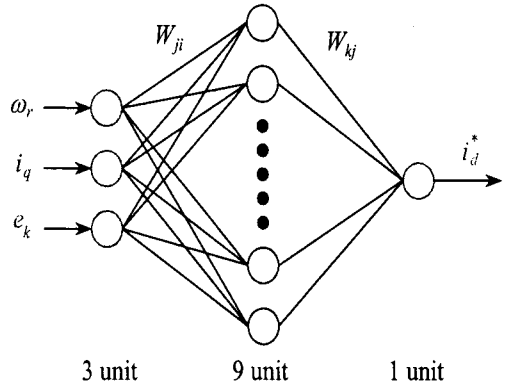


그림 3. 최적 d 축 전류의 동정을 위한 신경회로망
Fig. 3. Neural Network for identification of the optimum d -axis current

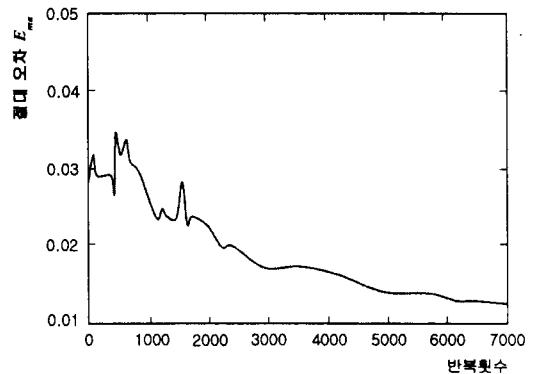


그림 4. 신경회로망의 평균 절대오차
Fig. 4. Mean absolute error for 신경회로망

본 논문에서는 히든 층을 위한 1-10 유닛으로 추천한다. 히든 층을 위한 9 유닛에 의한 신경회로망이 양호한 성능으로 나타났다. 다양한 조건에서 최적 d 축 전류를 동정하기 위하여 0%(정격), $\pm 20\%$, $\pm 40\%$ 및 $\pm 60\%$ 기전력의 상수변동을 위한 조건은 신경회로망의 학습을 위하여 준비한다. 각 조건

신경회로망을 이용한 IPMSM의 효율 최적화 제어

을 위한 데이터 수는 400이며 학습 데이터의 합은 2,800(400×7)이다. 오차 역전파 알고리즘은 신경회로망의 학습으로서 이용한다.

그림 4는 신경회로망 학습을 위한 반복 수를 위하여 평균 절대오차 E_{ma} 를 나타낸다.

오차는 식 (11)과 같이 정의한다.

$$E_{ma} = \frac{1}{DK} \left| \sum_{d=1}^D \sum_{k=1}^K (t_{dk} - o_{dk}) \right| \quad (11)$$

여기서 D 와 K 는 각각 학습 데이터 수($D=2,800$) 및 출력층 뉴런($K=1$)이다. 기호 o_{dk} 및 t_{dk} 는 신경회로망의 출력과 이론적인 최적 d 축 전류인 요구출력을 나타낸다. 그림 4에서 학습을 위한 7,000번 반복 회수는 신경회로망 출력의 평균 절대오차가 충분히 감소하고 있다.

학습 신경회로망을 위한 계산은 실시간으로 수행할 수 있다. 그런 다음 최적 d 축 전류의 실시간 계산을 위한 문제점을 해결한다. 또한 제시된 알고리즘은 두 가지 특징이 있다.

- (1) 제시된 알고리즘은 종래의 연구에서 최적 d 축 전류의 동정을 위하여 필요한 다양한 파라미터의 결정을 해결할 수 있다.
- (2) 최적 d 축 전류에 대한 정확도는 기전력 상수 및 파라미터(역기전력상수 ϕ_a , 전기자 저항 R_a , d 축 인덕턴스 L_d)의 변동에 거의 무관하게 나타난다.

4. 모의실험 결과

본 연구에서 사용한 IPMSM의 파라미터는 표 1과 같다.

그림 5는 부하토크 1[N·m]에서 속도 1800 [rpm]으로 정상상태에서 운전할 경우 i_{dm} 의 변화에 따른 전체손실 P_{total} , 효율 η 및 i_{qm} 의 변화를 나타낸다. 전기적인 손실이 최소가 되는 점에서 효율은 최대가 되는 점이 존재한다. 이러한 효율 최대점은 i_{dm} 의 최적점이 명확하게 존재한다는 사실을 알 수 있다. 따

라서 이 i_{dm} 의 최적점을 찾아 운전을 하게 되면 효율 최적화 제어를 구현할 수 있다.

표 1. IPMSM의 파라미터
Table 1. Parameter of IPMSM

정격 속도	2000[rpm]
정격 전류	5.0[A/rms]
정격 토크	1.67[Nm]
극수	4
전기자저항 R_s	0.57[Ω]
철손 저항 R_c	240[Ω]
d 축 인덕턴스 L_d	8.72[mH]
q 축 인덕턴스 L_q	22.78[mH]
영구자석 쇄교자속 ϕ_a	0.1077[Wb]
기계적 토크 T_{mec}	0.0588[Nm]

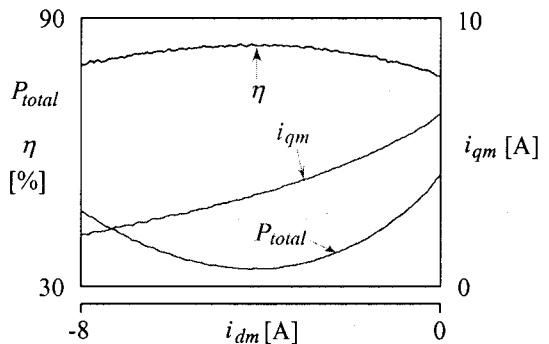


그림 5. 정격 속도와 부하토크 1[N·m]에서 i_{dm} 함수로서 손실, 효율 및 i_{qm} 의 변화

Fig. 5. Electrical loss, efficiency and i_{qm} as a function of i_{dm} at rated speed and load torque 1[N·m]

그림 6은 부하토크 1[pu]에서 속도 변화에 따른 정상상태에서 i_d 와 i_q 의 변화를 나타낸다. $i_d = 0(i_{d0})$ 제어에서 전기자 전류의 d 축 성분인 i_d 는 영으로

유지되고 있다. 그러나 본 논문에서 제시한 효율 최적화 제어 ($i_{dopt} = NN$: Neural Network)의 i_d 는 신경 회로망에 의해 적절하게 제어되고 있으며, 속도의 증가에 따라 음의 방향으로 증가한다.

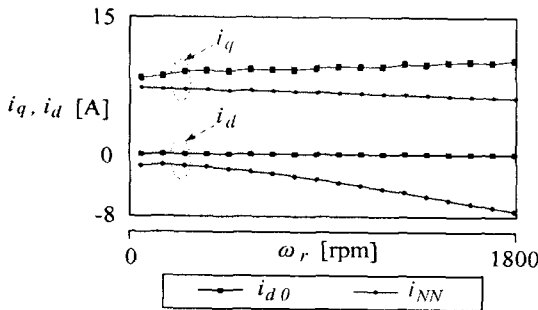


그림 6. 부하토크 1[pu]에서 속도에 따른 i_d 와 i_q 의 변화의 비교

Fig. 6. The comparison of i_d and i_q variation by speed at load torque 1[pu]

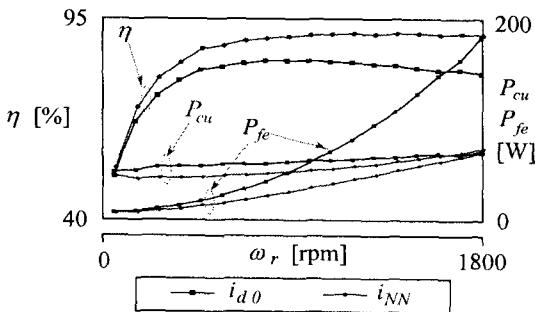


그림 7. 속도 변화에 따른 η , P_{cu} , P_{fe} 의 변화의 비교

Fig. 7. The comparison of η , P_{cu} , P_{fe} variation by speed

그림 7은 부하토크 1[pu]에서 속도 변화에 따른 정상상태에서 ω_r , P_{cu} , P_{fe} 의 변화를 나타낸다. 음의 d 축 전류는 양의 리플턴스 토크를 발생하게 되며 동손은 약간 작게 나타난다. 또한 음의 d 축 전류는 자속을 감소시키며, d 축 전기자반작용의 감자 작용으로 인한 약제자 영향이 나타나게 되어 철손도 i_{d0} 제어보다 매우 작게 나타난다. i_{d0} 제어에서 철손은 일정한 부하토크에서 속도의 증가에 따라

매우 증가하게 되지만 $i_{dopt} = NN$ 제어에서는 매우 감소하며 고속에서는 현저하게 감소하는 현상을 알 수 있다. 따라서 효율 최적화 제어에 의한 i_{dopt} 제어가 종래의 i_{d0} 제어 보다 효율이 매우 향상되고 있으며 정상상태에는 효율이 5~10 [%] 정도로 증가한다.

그림 8은 AFLC-FNN 제어기로 속도를 제어하며 부하토크를 1[N·m]인가한 상태에서 4상한 운전에 대한 응답특성을 나타낸다. 그림 8(a)는 지령속도와 실제속도, 그림 8(b)는 q 축 고정자 전류, 그림 8(c)는 d 축 고정자 전류, 그림 8(d)는 총 손실을 나타낸다. i_{d0} 제어로 운전하였을 경우 총 손실이 크게 나타난다.

그림 9는 그림 8과 같은 조건에서 본 논문에서 제시한 신경회로망을 이용하여 효율최적화 제어를 수행하였다. 신경회로망 제어 기법에서도 d 축 고정자 전류가 음의 방향으로 양호하게 제어되고 있으며, 전체손실 또한 현저하게 감소되고 있다.

그림 10은 그림 8과 9의 운전에 따른 손실을 비교하여 나타낸다. 그림 10(a)는 동손, 그림 10(b)는 철손, 그림 10(c)는 총 손실을 나타내고 있다. 그림 10에서 A는 i_{d0} 제어로 운전 한 경우이며, B는 본 논문에서 제시한 신경회로망 기법을 이용한 효율 최적화 제어로 운전한 경우이다. 신경회로망 기법을 이용한 효율 최적화 제어는 종래의 i_{d0} 제어보다 동손, 철손 및 전체손실이 현저하게 감소되고 있다.

그림 11은 정상상태에서 i_{d0} 제어와 $i_{dopt} = NN$ 제어할 경우 부하토크에 대한 효율의 변화를 나타낸다. 그림 11(a)는 i_{d0} 제어의 효율을 나타내고 (b)는 $i_{dopt} = NN$ 제어의 효율을 나타낸다. $i_{dopt} = NN$ 제어에서는 효율이 향상되며 특히 경부하에서 효율이 대폭적으로 증가한다. 이는 $i_{dopt} = NN$ 제어는 정상상태의 손실이 매우 감소되며 효율은 대폭적으로 증가한다. 따라서 본 논문에서 제시한 효율 최적화 제어의 타당성을 입증할 수 있다.

신경회로망을 이용한 IPMSM의 효율 최적화 제어

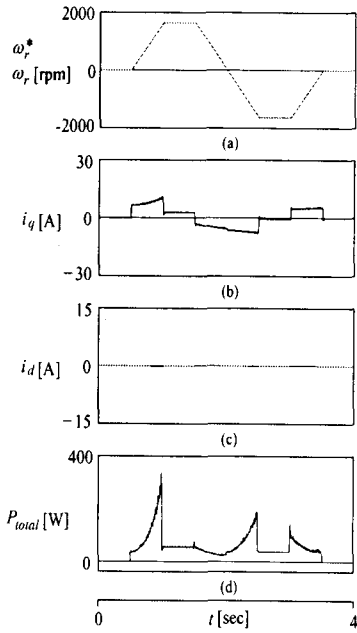


그림 8. 4상한 운전의 대한 응답특성(i_{d0} 제어)
 Fig. 8. Response characteristics with quadrant drive(i_{d0} control)

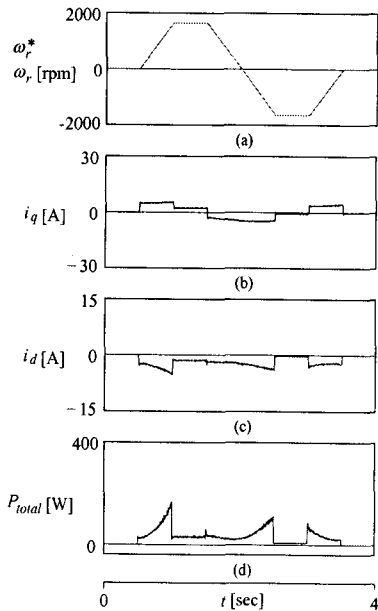


그림 9. 4상한 운전의 대한 응답특성($i_{dopt} = NN$)
 Fig. 9. Response characteristics with quadrant drive($i_{dopt} = NN$)

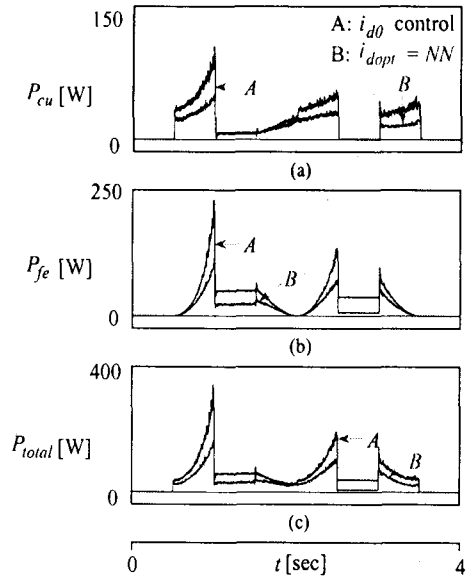


그림 10. i_{d0} 제어와 $i_{dopt} = NN$ 의 전체 손실 비교
 Fig. 10. Total loss comparison of i_{d0} control and $i_{dopt} = NN$ control

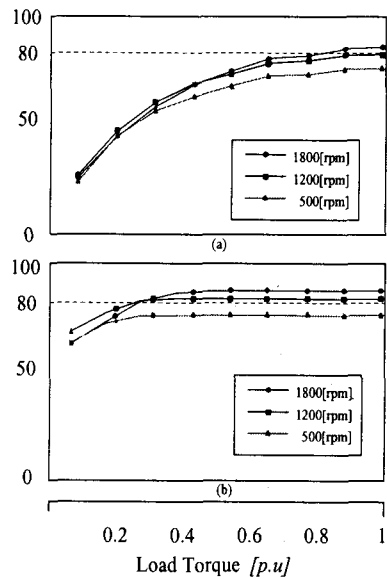


그림 11. 부하 변화에 대한 효율 비교
 (a) i_{d0} 제어 (b) $i_{dopt} = NN$ 제어
 Fig. 11. Efficiency comparison of load variation
 (a) i_{d0} control (b) $i_{dopt} = NN$ control

그림 12는 종래의 PD(partial differentiation) 기법 [18]을 이용하여 역기전력 상수, 전기자 저항 및 d 축 인덕턴스 등의 파라미터 변동에 대한 효율 감소율을 나타내고 있다. 그림 12 (a)는 파라미터 변동에 대한 전체 손실의 평균값을 비교하여 나타내었으며, 그림 12 (b)는 전체손실의 최대값을 비교하여 나타내었다. 파라미터 변동은 정격값의 60[%]까지 증감하였을 경우의 응답특성으로 역기전력 상수의 변동이 효율 감소율에 가장 큰 영향을 미치고, 다음으로

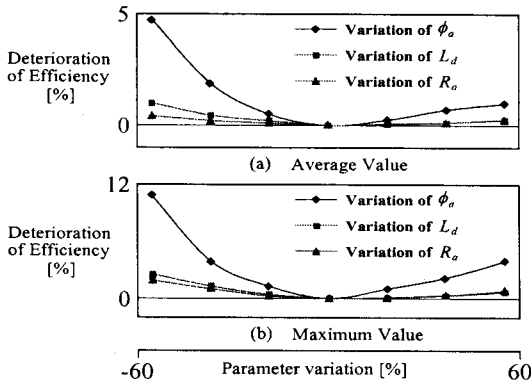


그림 12. 파라미터 변동에 대한 효율 감소율($i_{dopt} = PD$)
 Fig. 12. Deterioration of efficiency due to parameter variation($i_{dopt} = PD$)

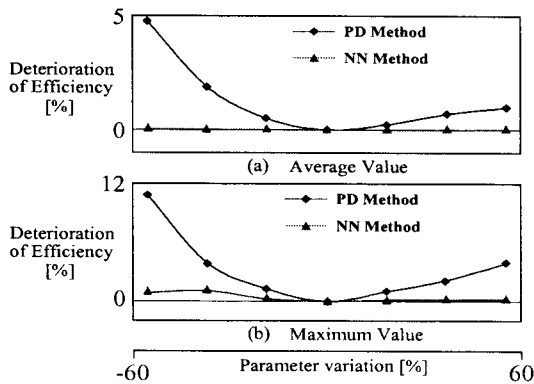


그림 13. 파라미터 변동에 대한 효율 감소율 비교($\phi_a = \pm 0.6\phi_a$)
 Fig. 13. The comparison of efficiency deterioration due to parameter variation ($\phi_a = \pm 0.6\phi_a$)

d 축 인덕턴스와 전기자 저항의 변동이 효율 감소 요인이 된다.

그림 13은 신경회로망을 이용한 효율최적화 제어 기법과 종래의 PD 기법을 이용한 효율최적화 제어의 역기전력 상수 변동에 대한 효율 감소율을 비교하여 나타낸다. 그림 13 (a)는 역기전력 상수의 변동에 대한 전체 손실의 평균값을 비교하여 나타내었으며, 그림 13 (b)는 전체손실의 최대값을 비교하여 나

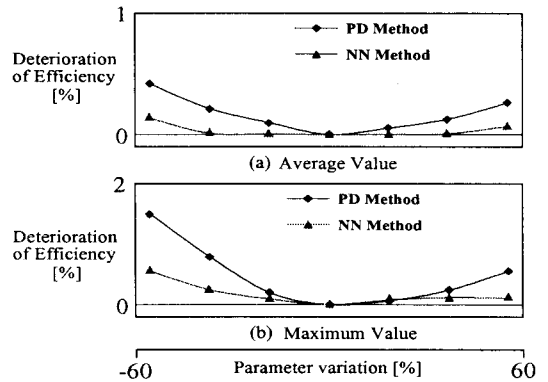


그림 14. 파라미터 변동에 대한 효율 감소율 비교 ($R_a = \pm 0.6R_a$)
 Fig. 14. The comparison of efficiency deterioration due to parameter variation ($R_a = \pm 0.6R_a$)

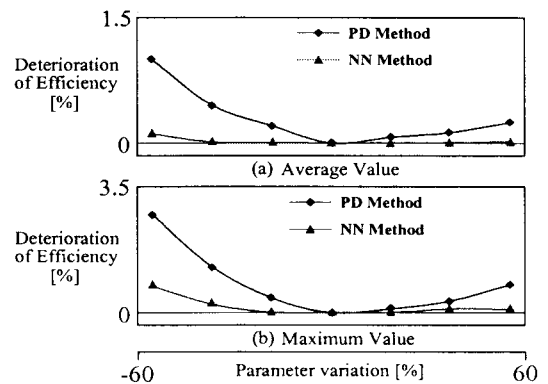


그림 15. 파라미터 변동에 대한 효율 감소율 비교 ($L_d = \pm 0.6L_d$)
 Fig. 15. The comparison of efficiency deterioration due to parameter variation ($L_d = \pm 0.6L_d$)

타내었다. 종래의 PD 기법에서는 역기전력 상수가 60[%] 증감하였을 경우 효율이 매우 악화되었지만, 신경회로망 제어 기법의 경우에는 효율 감소율이 0.5[%] 이내로 파라미터 변동에도 효율최적화 제어가 매우 양호하게 나타난다.

그림 14는 13과 같은 조건으로 전기자 저항의 변동에 대한 효율 감소율을 비교하여 나타낸다. 그림 14 (a)는 전체 손실의 평균값을 비교하여 나타냈으며, 그림 14 (b)는 전체손실의 최대값을 비교하여 나타내었다. 신경회로망 제어기법을 이용한 효율최적화 제어가 전기자 저항의 변동에도 효율감소율이 0.1[%] 이내로 매우 양호하게 제어되고 있다.

그림 15는 13과 같은 조건으로 d 축 인덕턴스의 변동에 대한 효율 감소율을 비교하여 나타낸다. 그림 15 (a)는 전체 손실의 평균값을 비교하여 나타내었으며, 그림 15 (b)는 전체손실의 최대값을 비교하여 나타내었다. 마찬가지로 신경회로망 제어기법을 이용한 효율최적화 제어가 d 축 인덕턴스의 변동에도 종래의 PD 기법에 비해 효율 감소율이 매우 적게 나타나고 있다.

5. 결 론

본 논문에서는 IPMSM 드라이브의 효율 최적화 제어를 위한 새로운 신경회로망 제어를 제시하였다. 제어가 가능한 전기적인 손실은 철손과 동손이며, 이 손실은 EBPA(Error Backpropagation Algorithm)에 의해 최소화하였다. 손실 최소화는 효율 최대화를 이룩할 수 있었으며, 효율 최적화 제어를 IPMSM 드라이브에 적용하여 양호한 응답특성을 얻을 수 있었다.

또한 전동기 운전에 따른 파라미터 변동을 고려하였다. 종래의 PD 기법에 의한 효율최적화 제어에서는 전동기의 운전에 따른 역기전력 상수 및 전기자 저항, d 축 인덕턴스의 변화에 효율이 크게 감소되었다. 그러나 본 논문에서 제시한 신경회로망을 이용한 효율최적화 제어에서는 더욱 감소되어 파라미터 변동에 대해 효율 감소율이 0.5[%] 이내로 나타났다. 역기전력 상수 및 전기자 저항 등의 파라미터 변동에 대해서도 신경회로망 제어기의 성능이 우수한 결

과로 나타났다.

본 논문에서는 신경회로망을 이용한 IPMSM의 효율최적화 제어를 이룩할 수 있었으며 파라미터 변동에도 만족한 성능 결과를 얻을 수 있었다.

References

- [1] J. Davoine, R. Parret and H. Le-Huy, "Operation of a self controlled synchronous motor without a shaft position sensor," IEEE Trans., IA, Vol. 19, No. 2, pp. 217-222, 1993.
- [2] S. Bolognani, R. Oboe and M. Zigliotto, "DSP-based extended kalman filter estimation of speed and rotor position of a PM synchronous motor," IEEE Conf. IECI, pp. 2097-2102, 1994.
- [3] A. B. Kulkarni and M. Ehsani, "A novel position elimination technique for the interior permanent magnet synchronous motor drive," IEEE Trans. Ind. Appl., Vol. 28, pp. 144-150, 1992.
- [4] R. Wu and G. R. Slemon, "A permanent magnet motor drive without shaft sensor," IEEE Trans. IA, Vol. 27, pp. 1005-1011, 1991.
- [5] C. Mademlis, J. Xypteras and N. Margaris, "Loss Minimization in surface permanent magnet synchronous motor drive," IEEE Trans. on IE, Vol. 47, No. 1, pp. 115-122, 2000.
- [6] S. Morimoto, Y. Tong, Y. Taketa and T. Hirasu, "Loss minimization control of permanent magnet synchronous motor drives," IEEE Trans. on IE, Vol. 41, No. 5, pp. 511-517, 1994.
- [7] F. F. Bernal, A. G. Cerrade and R. Faure, "Model-based loss minimization for DC and AC vector controlled motors including core saturation," IEEE Trans. on IA, Vol. 36, No. 3, pp. 755-763, 2000.
- [8] N. Urasaki, T. Senjyu and K. Uezato, "High efficiency drive for PMSM based on accurate mathematical model," in Proc. IPEC-Tokyo 2000, Vol. 3, pp. 1207-1212, 2000.
- [9] A. Kusko and D. Galler, "Control means for minimization of losses in ac and dc motor drives," IEEE Trans. IA, Vol. 19, pp. 561-570, 1983.
- [10] R. S. Colby and D. W. Novotny, "Efficiency operation of surface mounted PM synchronous motors," IEEE Trans., IA, Vol. 25, pp. 1048-1054, 1987.
- [11] R. S. Colby and D. W. Novotny, "Efficiency-optimizing permanent-magnet synchronous motor drive," IEEE Trans., IA, Vol. 24, pp. 462-469, 1988.
- [12] Y. Nakamura, T. Kudo, F. Ishibashi and S. Hibino, "High-efficiency drive due to power factor control of a permanent magnet synchronous motor," IEEE Trans., PE, Vol. 10, pp. 247-253, 1995.
- [13] C. Chan, R. Zhang, K. Chau and J. Jiang, "Optimal efficiency control of PM hybrid motor devices for electrical vehicles," Proc. IEEE PESC'97, Vol. 1, pp. 363-368, 1997.
- [14] 이홍균, 이정철, 정동화, "IPMSM 드라이브의 속도 제어를 위한 적응 FNN 제어기", The Trans of KIEE, Vol.

41-SC, No. 3, pp. 39-46, 2004.

- [15] J. C. Lee, H. G. Lee, Y. S. Lee and S. M. Nam, D. H. Chung, "Speed estimation and control of induction motor drive using hybrid intelligent control," International Conference ICPE'04, No. 3, pp. 181-185, 2004.
- [16] J. C. Lee, H. G. Lee and S. M. Nam, D. H. Chung, "Speed control of induction motor drive using adaptive FNN controller," International Conference ICEMS'04, Conference No. PI-5(430-M09-052), 2004. (CD no. 2)
- [17] 남수명, 정동화, "AFRC에 의한 유도전동기 드라이브의 ANN 센서리스 제어," The Journal of KIEE, Vol. 20, No. 1, pp. 57-64, 2006.
- [18] 최정식, 고재섭, 정동화, "HAI 제어기에 의한 SynRM 드라이브의 효율 최적화 제어," The Journal of KIEE, Vol. 20, No. 4, pp. 98-106, 2006.

고재섭 (高在涉)

1980년 2월 2일생. 2005년 순천대학교 공대 전기제어 공학과 졸업. 2007년 2월 순천대학교 대학원 전기공학과 졸업(석사). 2007년 3월 동대학원 전기공학과 박사과정.
 Tel : 061-750-3543
 Fax : 061-750-3508
 E-mail : kojs2501@gmail.com

정동화 (鄭東和)

1955년 8월 15일생. 1979년 영남대 공대 전기공학과 졸업. 1981년 한양대 대학원 전기공학과 졸업(석사). 1987년 동 대학원 전기공학과 졸업(박사). 1988~1989년 현대중전기(주) 기술연구소 책임연구원. 1989년~현재 순천대학교 정보통신공학부 교수.
 Tel : 061-750-3543
 Fax : 061-750-3508
 E-mail : hwa777@sunchon.ac.kr
 WebPage: <http://pelab.sunchon.ac.kr/~hwa777>

◇ 저자소개 ◇

최정식 (崔正植)

1980년 2월 9일생. 2005년 순천대학교 공대 전기제어 공학과 졸업. 2007년 2월 순천대학교 대학원 전기공학과 졸업(석사). 2007년 3월 동대학원 전기공학과 박사과정.
 Tel : 061-750-3543
 Fax : 061-750-3508
 E-mail : cjs1108@sunchon.ac.kr