



2007년도 SoC 시제품 개발 지원 및 SoC 신뢰성 시험 지원 안내

SoC 시제품 개발 지원 안내

■ 지원개요

정보통신기기 및 부품에 필요한 IT SoC 개발을 위하여 파운드리회사와 긴밀한 협력체계를 구축하여 적기에 저렴한 비용으로 SoC를 개발할 수 있도록 SoC 제작 서비스 및 SoC 개발비용의 일부를 지원함

■ 지원내용

- 1) 지원범위 : IT SoC 시제품 개발 소요비용의 50% 이내에서 정부지원금 지원
 - 지원비용 : IP 비용, 후반부설계 비용, 제작(Mask & Fab) 비용, 패키지 비용 중 선택
- 2) 지원대상 : IT SoC 개발관련 중소기업 및 설계전문 기업
- 3) 개발방법 : 개별제작(Single Run) 및 서틀제작(Multi Project Wafer)
- 4) 지원 파운드리 : 동부일렉트로닉스, 매그나칩반도체, 삼성전자, 해외 파운드리
- 5) 지원공정기술 : 0.5um, 0.35um, 0.25um, 0.18um, 0.13um, 90nm 공정
 - 개별제작은 파운드리가 지원하는 모든 공정기술 지원 가능함
 - (※ 파운드리별 업무약정서에 따라 지원)
- 6) 신청방법 : IT SoC 개발지원 신청서, IT SoC 개발규격서 (상세내용은 홈페이지 참조)
- 7) 문의처 : SoC산업기술팀 장인수 ☎ 02-3433-6087, janginsu@etri.re.kr

SoC 신뢰성시험 지원 안내

■ 지원개요

IT SoC의 종합적이고 체계적인 시험평가 서비스 제공을 통한 SoC 시제품의 성능 및 품질향상을 위하여 시험 전문업체와 협력하여 SoC신뢰성시험 지원과 비용의 일부를 지원함

■ 지원내용

- 1) 지원범위
 - SoC 시제품의 수명시험, 온·습도 환경시험, 정전기 시험을 포함 총 13개 신뢰성시험 항목 및 시험보드 제작 지원
 - 시험비용의 50% 범위 내에서 최고 천만원까지 지원
 - 시험완료 후 공인(KOLAS) 시험성적서와 시험결과서를 발행
- 2) 신청방법 : "홈페이지 > SoC산업지원 > SoC시험지원 > 신뢰성시험신청"에서 온라인 신청
- 3) 문의처 : SoC산업기술팀 박성천 ☎ 02-3433-6086, scpark@etri.re.kr

지원 추진일정

■ 신청기간 및 선정 통보 : 수시 신청접수, 분기별(3월, 6월, 9월) 심사 및 선정

■ 추진일정 계획

| 구분 | 신청접수 | 심의선정 | 비고 |
|----|----------------|--------|---|
| 1차 | 수시(1.1 ~ 2.28) | 3월 15일 | ※ 2차 지원으로 조기 마감될 수 있음 - 시제품개발: 선정통보 후 3개월 이내 계약 - 신뢰성시험: 12월14일까지 시험완료 품목 |
| 2차 | 수시(3.1 ~ 5.31) | 6월 15일 | |
| 3차 | 수시(6.1 ~ 8.31) | 9월 15일 | |

■ 안내 : SoC산업진흥센터 홈페이지(www.asic.net) 참조



SoC 산업진흥센터 IP기술 지원 안내

■ 지원 개요

시급성 파급효과가 큰 상용 IP를 도입하여 공동 활용할 수 있도록 지원

■ 지원 대상

IT SoC 개발관련 중소벤처 시스템 및 설계 전문기업, 연구기관, 설계실습프로젝트 참여대학

■ IP 보유 현황

● ARM core

| 제품명 | 공정기술 | 파운드리명 | 비고 |
|----------|--------|--------------------|-------------|
| ARM922T | 0,18um | Dongbu, TSMC, SMIC | UMC지원중단 |
| ARM922T | 0,13um | Dongbu, TSMC | 2006년도 신규지원 |
| ARM926EJ | 0,18um | TSMC | UMC지원중단 |
| ARM926EJ | 0,13um | Dongbu, TSMC, SMIC | 2006년도 신규지원 |
| ARM7TDMI | 0,18um | TSMC, SMIC | 2006년도 신규지원 |
| ARM7TDMI | 0,13um | Dongbu, TSMC | 2006년도 신규지원 |

● ARM PrimeCell

| 제품명 | IP명 | 현황 | 비고 |
|-------|-------------------------------|------|-----------------------|
| PL011 | Uart | 계속지원 | |
| PL022 | Synchronous Serial Port | 계속지원 | |
| PL031 | Real Time Clock | 계속지원 | ARM사 유지보수 지원 안함(폐기예정) |
| PL041 | Advanced Audio Codec I/F | 계속지원 | ARM사 유지보수 지원 안함(폐기예정) |
| PL050 | PS2Keyboard/Mouse Interface | 계속지원 | |
| PL061 | General Purpose Input/Output | 계속지원 | |
| PL160 | DC-DC Converter | 계속지원 | ARM사 유지보수 지원 안함(폐기예정) |
| PL081 | DMA Controller | 계속지원 | |
| PL092 | Static Memory Controller | 계속지원 | PL241로 대체 |
| PL110 | Color LCD Controller | 계속지원 | PL111 대체예정 (ARM사 예정) |
| PL131 | Smart card Interface | 계속지원 | ARM사 유지보수 지원 안함(폐기예정) |
| PL172 | SDR Dynamic Mem Controller | 계속지원 | PL242로 대체 |
| PL175 | DDR Dynamic Mem Controller | 계속지원 | PL244로 대체 |
| PL190 | Vectored Interrupt Controller | 계속지원 | |
| PL181 | MM Card Host I/F | 계속지원 | ARM사 유지보수 지원 안함(폐기예정) |
| PL220 | External Bus Interface | 계속지원 | |
| PL241 | AHB Static Memory Controller | 신규구매 | |
| PL242 | SDR Dynamic Memory Controller | 신규구매 | |
| PL244 | DDR Dynamic Memory Controller | 신규구매 | |
| ADK | AMBA Design Kit | 계속지원 | |

※ARM사 유지보수 지원 안하는 제품들(PL031, PL041, PL160)의 폐기사유가 이용율 저조이므로 폐기 예정된 IP도 설계자가 원할 경우 사용은 가능함

● 기타 IP

| IP명 | 제조사 | 비고 |
|------------------|--------|----|
| Turbo8051 | Mentor | |
| USB2.0-OTG | Mentor | |
| PCI 66MHz/64bits | CAST | |
| Ethernet MAC | CAST | |
| AES | CAST | |

| IP명 | 제조사 | 비고 |
|-------------------|-------|------|
| PCI Master/Target | FTD | |
| IEEE1394 | FTD | |
| USB1.1 | FTD | |
| USB2.0 | 클로트렉스 | |
| H.264 Encoder | 엠엠칩스 | 신규도입 |

● 홈페이지 : <http://www.asic.net>

● 문의 : SoC산업기술팀 김창범 기술원 ☎ 02-3433-6088, uriduri@etri.re.kr

2007년 상반기 IT-SoC 산업체 실무교육 일정안내

한국전자통신연구원 SoC산업진흥센터 IT-SoC아카데미에서는 2007년도 상반기 실무교육과정을 아래와 같이 개설하오니 많은 참여바랍니다.

» 중장기 교육일정 교육(2007. 03.~08.)

| 번호 | 강의일정 | 강좌명 | 강사 | 소속 |
|----|----------|---------------------------------------|--------|------|
| 1 | 3.5~9 | CDMA 이동통신 이해와 실습 | 배준현 교수 | |
| 2 | 4.16~27 | VHDL 문법 및 다양한 회로설계 예제 | 박현철 교수 | 산기대 |
| 3 | 5.7~18 | JPEG을 활용한 MultiMedia Processor SoC 설계 | 박현철 교수 | 산기대 |
| 4 | 5.7~11 | MPW 칩제작을 위한 Front-end/Back-end 설계1 | 노예철 선임 | ETRI |
| 5 | 5.14~18 | MPW 칩제작을 위한 Front-end/Back-end 설계2 | 손병복 선임 | ETRI |
| 6 | 5.14~23 | Embedded Linux를 활용한 USB Driver 설계 | 박채민 사장 | |
| 7 | 7.2~8.31 | Layout 특화 교육 | 미정 | |

» 단기설계 교육일정 교육(2007. 03.~06.)

| 번호 | 강의일정 | 강좌명 | 강사 | 소속 |
|----|----------|--|--------|-----------|
| 1 | 3.14~16 | Xilinx FPGA 구조 및 툴 사용법 | 엔지니어 | Xilinx |
| 2 | 3.26~28 | Verilog HDL을 이용한 회로설계(초급) | 조경순 교수 | 외국어대 |
| 3 | 4.3~5 | Altera FPGA 구조 및 툴 사용법 | 이재철 차장 | 원텍코리아 |
| 4 | 4.10~12 | VHDL을 이용한 회로설계 및 응용 | 박현철 교수 | 산기대 |
| 5 | 4.10~13 | Synplify Pro를 활용한 Wishbone Bus 설계 | 김정대 이사 | |
| 6 | 4.18~19 | OLED 구동 기술 및 구동 회로설계 | 권오경 교수 | 한양대학교 |
| 7 | 4.18~20 | 아날로그 회로 설계실습 | 임신일 교수 | 서경대학교 |
| 8 | 4.18~20 | ARM프로세서 기반의 카메라 모듈 Firmware 설계 | 송용호 교수 | 한양대학교 |
| 9 | 4.23~25 | Verilog HDL을 이용한 회로설계(중급) | 조경순 교수 | 외국어대 |
| 10 | 4.24~25 | 이동 멀티미디어 방송(DMB, 기타)기술 | 서종수 교수 | 연세대 |
| 11 | 5.3~4 | RFID Chip 구조 및 설계실습 | 엔지니어 | |
| 12 | 5.9~11 | Embedded Linux 시스템 | 김웅식 교수 | 건양대 |
| 13 | 5.16~18 | TFT-LCD 구동 기술 및 구동 회로설계 | 최병덕 교수 | 한양대학교 |
| 14 | 5.21~23 | 지상파 DMB용 RFIC 및 모듈 설계 | 연구원 | ETRI |
| 15 | 5.22~23 | Zigbee 시스템 이해 및 Application 개발방법 | 권대림 차장 | 레디오펀스 |
| 16 | 5.28~6.1 | Analog MPW 칩 설계를 위한 Back-End 설계 | 김남걸 사장 | 아나테크 |
| 17 | 5.28~29 | 지상파 DMB용 H.264, 구조 및 설계 | 연구원 | ETRI |
| 18 | 5.29~31 | AXI(AMBA3.0) BUS 및 SoC 설계기술 | 김현규 책임 | 에디칩스 |
| 19 | 5.29~31 | MPU 구조 및 어셈블리 프로그래밍 | 엔지니어 | |
| 20 | 5.30~6.1 | 지상파 DMB용 수신모뎀(OFDM) 구조 및 설계 | 연구원 | ETRI |
| 21 | 6.11~13 | VHDL을 이용한 회로설계 및 응용 | 박현철 교수 | 산기대 |
| 22 | 6.12~14 | WiMax용 OFDM 구조 및 설계실습 | 강인 이사 | SysOnChip |
| 23 | 6.12~15 | Design Compiler를 활용한 Wishbone Bus 설계 | 김정대 이사 | |
| 24 | 6.12~14 | 지능형 로봇 구조 및 설계기술 | 엔지니어 | |
| 25 | 6.14~15 | Wibro/WiMAX용 LowPower Reconfigurable SoC설계 | 조준동 교수 | 성균관대 |

>> 설계 툴 교육일정 교육(2007. 03.~06.)

| 번호 | 강의일정 | 강좌명 | 강사 | 소속 |
|----|---------|---|--------|------------|
| 1 | 3.6~7 | Systemc Language Training for SoC Design | 이성길 차장 | CoWare |
| 2 | 3.8~9 | Platform Architect for SoC Design | 이성길 차장 | CoWare |
| 3 | 3.8~9 | System Verilog-Design | 강웅구 차장 | Cadence |
| 4 | 3.12~15 | Calibre DRC/LVS-Rule Writing | 김봉준 대리 | Mentor |
| 5 | 3.13~15 | PrimeTime 1 | 권영기 차장 | Synopsys |
| 6 | 3.13~15 | Synplify Pro(Beginer/Advanced) & Identify | 김경모 차장 | Synplicity |
| 7 | 3.20~22 | Design for Test with DFTC | 구교락 과장 | Synopsys |
| 8 | 3.20~22 | SPW for Algorithm Design | 박순배 차장 | CoWare |
| 9 | 3.26~28 | Advanced Design System Fundamentals | 김경원 차장 | Agilent |
| 10 | 3.27~28 | Power Compiler | 이시원 과장 | Synopsys |
| 11 | 4.3~5 | ICStation-Accelerating Your Productivity | 성영섭 부장 | Mentor |
| 12 | 4.4~5 | Virtuoso Layout Editor | 이대규 과장 | Cadence |
| 13 | 4.10~13 | Spectre Simulator & ADE | 오정석 과장 | Cadenc |
| 14 | 4.10~11 | Processor Designer | 이성길 차장 | CoWare |
| 15 | 4.17~18 | Star-RCXT | 정재만 과장 | Synopsys |
| 16 | 4.18~20 | Calibre DRC/LVS-using | 김봉준 대리 | Mentor |
| 17 | 4.26~27 | SOC Encounter/FE | 서성하 차장 | Cadence |
| 18 | 5.2~4 | Incisive Simulator | 강웅구 차장 | Cadence |
| 19 | 5.2~3 | ATPG with TetraMAX | 이시원 과장 | Synopsys |
| 20 | 5.3~4 | Calibre xRC Parasitic Extraction | 김봉준 대리 | Mentor |
| 21 | 5.8~10 | Design Compiler | 이상길 부장 | Synopsys |
| 22 | 5.8~9 | Systemc Language Training for SoC Design | 박순배 차장 | CoWare |
| 23 | 5.10~11 | Platform Architect for SoC Design | 박순배 차장 | CoWare |
| 24 | 5.15~17 | Synplify Pro(Beginer/Advanced) & Identify | 김경모 차장 | Synplicity |
| 25 | 5.29~31 | HDS for Algorithm to Silicon | 이성길 차장 | CoWare |
| 26 | 6.12~13 | Signal Integrity | 김경원 차장 | Agilent |
| 27 | 6.14~15 | Conformal LEC/CCD | 서덕렬 차장 | Cadence |
| 28 | 6.19~21 | SPW for Algorithm Design | 이성길 차장 | CoWare |

※ 교육일정은 강사 및 교육장 사정에 의해 변경될 수 있습니다.

>> 교육일정 확인 및 신청 :

한국전자통신연구원 IT융합·부품연구소 SoC산업진흥센터
홈페이지(<http://www.asic.net/>)의 IT-SoC아카데미 교육센터 참조

>> 교육신청 및 교육비 입금안내 :

이경화 ☎ 02-401-7111, lkh82297@etri.re.kr

>> 교육문의 :

노예철 ☎ 02-3433-6062, ycrho@etri.re.kr
손병복 ☎ 02-3433-6032, bbsohn@etri.re.kr

