

정보통신연구진흥원

www.iita.re.kr

▶ 2007년도 선도사업 신규과제 발굴 기술기획 추진

정보통신연구진흥원(IITA)은 기술기획위원회(10월)를 개최하여 사전기획 및 조사(IT기술수준조사, 기술로드맵, 특허분석, 기술수요조사) 결과를 유기적으로 종합하여 후보과제(RFP)를 도출하였으며, 인터넷공시(11월 셋째주)와 기술수요평가위원회 운영을 통해 RFP 수정보완하였다. 지난 12월 12일에는 2007년도 선도사업 신규과제 발굴 기술기획의 효율적인 종합조정을 위해 정보통신부에서 총괄조정위원회를 운영하였

다. 총괄조정위원회 산하에 사전기획위원회(IT기술수준조사, 기술로드맵), 기술기획위원회(정규기획, 수요자중심기획) 등을 운영하여 체계적이고 전문적인 기술기획을 추진한 것으로 평가되었다. 2007년도 신규과제는 1월 사업공고를 통해 2월에 연구수행기관을 선정할 예정이다. IT부품/융합 전문위원실에서는 IT SoC 및 부품·소재, IT-BT-NT 융합 등 2개 기술분야를 담당하고 있다.

■ 문의: 이민경 연구원 (042-710-1182), 이상호 연구원 (042-710-1183)

▶ 국제공동연구 성과관리위원회 추진

국제공동연구에 대한 성과관리 중요성이 증대됨에 따라 연구과제에 대한 총괄점검을 위해 성과관리위원회를 11월 30일 정통부에서 개최되었다. 본 성과관리위원회에서는 06년도 국제공동연구 과제별 성과와 07년도 성과목표를 수립하여 07년도 과제별 예산을 배정하였다. 또한 국제공동연구사업의 특수성을 반영한 별도의 사업관리요령을 제정하고, 지적권 귀속, 라이선스 등을 명시한 가이드라인을 마련하였으며, 정통부-IITA 관련부서를 중심으로 한 과제별 성과관리위원회 구성하여 종합적 점검체계 구축하는 등 국제공동연구 성과관리를 강화할 방침이다. IT 부품/융합전문위원실에서는 ETRI-캠브리지대학교 국제공동연구과제를 담당하고 있다.

■ 문의: 임민혁 연구원(042-710-1184)

▶ 선도사업 신규과제 연구수행기관 선정

2006년도 선도기반기술개발사업 신규과제 1개가 선정되었다. 선정과제인 "휴대단말기용 바이오 환경 광선서 모듈" 과제에 3개 기관이 접수하여 (주)텔레트론이 선정되었다. 2년 4개월(2006.11~2009.02)동안 약 57억 원(정부43, 민간14)을 투자하여 휴대단말기 내장 또는 장착가능한 광학방식의 초소형 고감도 바이오 환경 센서 모듈 개발을 목표로 하고 있다.

■ 문의: 이민경 연구원(042-710-1182)

▶ 센서기술 워크샵 개최

IITA는 정보통신연구개발사업 중 센서분야 기술 및 산업 동향을 파악하고 정통부가 추진하고 있는 사업내 센서분야 기술개발 과제의 센서내용을 공유, 기술로드맵 도출 및 협력방안을 논의하여 향후 정부의 센서기술 추진방향을 수립하기 위해 12월 14, 15일 양일간 센서기술 워크샵을 전자부품연구원(KETI)에서 개최하였다. 선도사업(IT SoC 및 융합부품), 국제공동 및 E-0580사업 내 센서관련 과제 IT839 성장동력 내 센서과제 등 15개 과제와 인프라구축 2개사업(융합인프라, 송도 u-Fab사업)을 대상으로 하였으며, 센서종합검토 및 협력방안을 도출하는 유익한 자리가 되었다. 본 워크샵 결과물로 센서종합보고서

는 1월경에 발간할 예정이다.

■ 문의: IITA 기술정책연구팀장 김한주(042-710-1350)

▶ IITA, 중소기업진흥공단과 MOU 체결

지난 11월 24일 정보통신부와 중소기업청 정보통신연구진흥원과 중소기업진흥공단은 양국화 해소, 일자리 창출의 핵심인 IT 중소기업에 대한 공동 지원을 위한 육성 상호협력력을 도모하기 위해 협정을 체결했다. 이번 MOU 체결을 통해 정보통신연구진흥원은 중소기업지원사업의 실무적인 차원에서 중소기업진흥공단과 다양한 사업을 함께 진행하기로 했다. 특히, IT중소기업인의 최대 행사인 IT SMERP 행사기간 중에 MOU를 체결하여 IT 중소기업의 사기를 더 높이게 되었고, 정책홍보 및 사업설명회 공동개최, 기술혁신형 중소기업 육성연수프로그램의 공동추진 및 사업정보 공유 등 실무협의회 운영을 통한 지속적 협력체계를 구축할 예정이다.

▶ IITA, 인도네시아와 기술이전 협력체결



IITA는 인도네시아 정보통신 소프트웨어산업협회(ASPILUKI, 회장 자툼 수비안토로)와 기술이전 및 사업화 공동협력력을 위한 양해각서(MOU)를 지난 12월 4일 체결했다. 이번 양해각서는 노무현 대통령의 인도

네시아 순방과 관련해 IT경제사절단으로 참여한 IITA가 ASPILUKI와 체결한 것으로 앞으로 양기관은 IT 연구개발정책 관련 정보교류 및 공동워크숍, 세미나를 개최하고 양국 IT 중소기업의 진출을 지원하게 된다. 특히 IITA는 내년 하반기 대규모의 기술이전 사절단을 ASPILUKI의 후원하에 인도네시아에 파견하고 내년도 한-인도네시아 기술이전설명회 개최, IT 테크노마트 2007 전시회에 인도네시아 기업이 참가토록 하는 등 실질적인 교류가 이뤄지게 됐다. IITA 이상욱원장은 "이번 협력체결로 인도네시아 기술이전의 첫걸음이 이뤄졌다"면서 "이를 토대로 더욱 적극적인 협력으로 실질적인 성과를 낼 것"이라고 말했다. ☺

IT SoC 산업활성화를 위한 코디네이터

# IT- SoC 협회



[www.itsoc.or.kr](http://www.itsoc.or.kr)

### ▶ “IT부품업계 대형화를 위한 CEO 간담회” 개최

IT-SoC협회는 지난 12월 13일 정보통신부 14층 중회의실에서 정보통신부 노준형 장관을 비롯한 정부 관계자와 IT부품업계 및 펀드업계 대표를 초청한 가운데 “IT부품업계 대형화를 위한 CEO 간담회”를 개최하였다. 이번 간담회는 기술력은 우수하나 규모가 영세한 IT부품업체와 M&A 시장의 중심이 되고 있는 PEF(사모투자펀드) 등 펀드업계 간에 산업전망 및 투자가치 의견을 공유함으로써, 향후 IT부품산업의 대형화를 위한 발전방안을 논의하고 업계 간 협력을 활성화하기 위해 마련되었다. 노준형 장관은 이 자리에서 IT부품산업은 IT산업의 지속적인 성장을 가능하게 하는 성장동력의 원천인 동시에 고부가가치의 선진국형 산업구조로 가기 위한 핵심 산업인 반면, 해외 선진 대기업과의 경쟁이 갈수록 치열해지고 있는 분야인 만큼 정부와 기업이 힘을 모아 글로벌 기업으로 거듭나자고 제안하면서 적극적인 지원의지를 표명하였다. 또한, 우리나라 IT산업이 급속하게 성장하면서 글로벌 IT부품기업들의 국내 진출이 확대되고 있는 만큼, 국내 IT부품기업들이 과감한 투자와 노력뿐만 아니라 대형화와 전문화를 통해 글로벌 경쟁력을 확보하길 바란다고 당부하였다. 업계 대표들은 M&A펀드를 조성하여 IT부품업계의 M&A를 활성화할



으로써 IT SoC를 비롯한 관련 부품업체들에게 다시 도약할 수 있는 활로를 제공해주기를 희망하며, 앞으로도 IT부품업계 대형화를 위한 적극적인 정책을 펼쳐주기를 요청하였다. 이 외에도 기업가치평가, 시스템·부품·펀드업계 협력네트워크, 공동연구개발을 위한 컨소시엄 구성 등 IT부품업계 대형화를 실현하기 위한 다양한 방안들을 개진하였다.

### ▶ 6th, Asian IP/SoC Meeting 참가




IT-SoC협회는 지난 11월 23일부터 24일까지 홍콩 사이언스파크에서 열린 제6회 Asian IP/SoC Meeting에 참석했다. Asian IP/SoC Meeting은 아시아지역의 IP유통 활성화와 관련 표준을 제

정하기 위하여 한국, 일본, 대만, 홍콩 등 4개국의 IP/SoC 관련기관들이 모여 의견을 나누는 자리로 매년 개최되고 있다. 국책과제인 <IP 개발 코딩 및 인터페이스 표준화 연구>수행과 SoC포럼 표준화 분과위원회를 운영하고 있는 IT-SoC협회는 한국을 대표하여 매년 이 행사에 참가하여 활발한 활동을 전개하고 있으며, 이번 회의에서 TTA의 인증을 받은 IP Numbering 표준을 아시아 표준안으로 제시하였다. 이번 회의에서는 한국이 제시한 IP Numbering 표준안 이외에 ESL, QIP Metrics 등에 대한 논의도 이루어졌으며, 조만간 웹사이트를 개설하여 온라인 상에서 논의를 계속해 가기로 의견을 모았다. 회의 참석자들은 홍콩 사이언스파크 내의 ICDC, IPSC, PAL, Photonics Lab들을 둘러보는 시간을 가졌으며, 중국 심천 집성전설

계산업화기지(SZICC)도 방문하였다. 2007년 제7회 Asian IP/SoC Meeting은 IT-SoC협회가 주관하여 한국에서 열릴 예정이다.

### ▶ SoC 개발실습프로젝트 수요조사 실시

IT-SoC협회와 한국전자통신연구원 SoC산업진흥센터는 2006년 12월부터 2007년 1월까지 IT SoC 핵심실제인력양성사업의 일환인 SoC 개발실습프로젝트 연구 수요조사를 실시하고 있다. 본 수요조사는 IT SoC 분야 산·학 연구 및 교육 협력 모델 구축을 통한 SoC 분야 핵심인력양성의 방향을 모색하기 위해 IP 및 원천기술에 대한 산업체 및 대학교(연구소 포함)의 요구사항을 조사하여 향후 정책 방향 수립에 참고하기 위한 것이다. 향후 1~2년 내에 필요할 것으로 예상되는 IP를 산업체를 통해 제안 받게 되어 전문가들에 의한 검토를 거쳐 선정된 IP를 대학교 및 연구소에서 실제 설계하고 개발함으로써 국내 SoC 기술력을 높이는데 초점을 맞추고 있다. 또한 IT-SoC협회와 SoC산업진흥센터는 향후 매년 수요조사를 통해 IT SoC 분야의 산학 연구 모델을 확립하고 핵심인력양성에 이바지 할 예정이다. 

한국전자통신 연구원 SoC 산업진흥센터

www.asic.net

▶ IT-SoC인력양성사업 관련 전문가 워크샵 개최

SoC 분야의 전문 설계인력 양성 방안 도출 및 산학 협력에 의한 시너지 효과를 위해 지난 11월 28일 본원 SoC산업진흥센터내 대회의실(가락본동 KIPA 빌딩 11층)에서 IT-SoC인력양성사업 관련 전문가 워크샵이 개최되었다.

워크샵에는 산자부 IDEC 프로그램을 총괄하는 KAIST 경종민 교수, 산자부 SoC설계기술사업단 단장 서울대 채수익 교수, 서울시 나노IP/SoC설계기술혁신사업단 단장 광운대 공진홍 교수, 정통부 SoC 분야 ITRC 사업 총괄 연세대 김재석 교수를 비롯하여 삼성전자 우남성 부사장, 삼성전기 김택수 상무, KETI 이윤식 본부장등과 본원에서 IT 부품융합연구소 오수영 소장, SoC산업진흥센터 윤병진 센터장, 그리고 IT SoC 핵심설계인력양성사업 총괄 박장현 팀장등이 참석하였다.

주요 토론 내용은 첫째, SoC 양성 인력의 전문성 제고 방향, 둘째, SoC 전문 인력 양성 방안, 셋째, 정부의 인력양성 지원 사업 운영 방

안이었다. 참석자 전원의 의견 발표 후 토론한 결과 앞으로 추진할 내용은 ①기존의 설계 인력의 저변확대에서 고급 선도인력양성으로의 인력양성 프로그램의 고도화 방안 강구 즉, 인력의 양적 확대에서 질적 우수성 확보로 옮겨가는 방안 강구, ②SoC분야의 파급효과를 극대화하기 위해 교수 및 기업체 전문가의 재교육 강화, ③SoC분야의 질적 향상을 꾀하고 SoC분야의 Royal Society를 형성할 프로그램 마련, ④기업체에서 필요한 우수 설계인력양성을 위해 설계실무경험을 쌓을 수 있는 MPW 프로그램 강화 등으로 결론지어졌다.

이번 워크샵은 한국이 미국, 대만과 같은 SoC 선진국 대열에 합류하기 위해서는 SoC 산업 전반에 걸친 로드맵을 수립하고 이에 따라 SoC 인프라 및 툴 지원, 설계 전문인력 양성이 필요하며 정부의 지속적인 관심과 지원이 절실함을 다시금 상기시킬 수 있는 자리였다.

■ 문의처 : 김창선 기술원(richard@etri.re.kr, 02-3433-6033)

▶ 2006년 IT SoC 핵심인력양성 사업 현장방문 설명회

SoC산업진흥센터에서는 2006년 11월 7일부터 17일까지 IT SoC 핵심인력양성사업 현장방문 설명회를 개최하였다. 현장방문 설명회는 전공인증과정의 양적 참여확대 및 질적 수준을 높이고 효과적인 지원 정책으로 SoC실습프로젝트의 과제수행 성과를 향상시킬 수 있는 가이드라인을 제공하기 위하여 매년 봄, 또는 가을에 시행하고 있다.

2006년 현장방문 설명회는 IT-SoC 아카데미 지역캠퍼스를 통해서 해당 지역 참여대학에 개최 공지를 한 후, 지역별로 총 7개 대학(경북대, 부산대, 전북대, 조선대, 충남대, 한양대(안산), 한양대(서울)을 방문하여 실시하였고 올해에는 220명이 설명회에 참석하였다.

현장방문 설명회는 IT SoC 핵심인력양성 사업소개, SoC 전공인증과정 및 실습프로젝트 공지사항 전달, 2007년 사업일정 및 수행방안 안내, Q&A 순으로 진행하였다.

올해 현장방문 설명회의 주요 이슈는 2007년 사업기간의 변경에 따른 인증과정 및 실습프로젝트의 일정 조정에 관한 내용이었으며 참여대학의 불편을 최소화하고 사업의 성과를 최대화할 수 있도록 개선된 운영방안을 모색하겠다고 약속하였다.

■ 문의처 : 최대수 기술원(daesoc@etri.re.kr, 02-3433-6064)

▶ SoC 개발실습프로젝트 신규 RFP 도출

2003년 10월부터 시작된 핵심설계인력양성사업의 SoC개발실습프로젝트는 전공인증과정 등록 학생들의 설계실무능력 향상을 위해 프로젝트 수행을 통한 실습기회를 제공하고 있다. 실습프로젝트의 신규 RFP는 매년 기업체의 제안을 받아들여 이를 학교에서 수행할 수 있도록 세부사항을 조정한 후 신규 사업에 반영하고 있다.

2005년에 자유영역등을 포함하여 8개영역에 20여개, 2006년에는 8개 영역에 30여개의 RFP를 도출하였고 2007년에는 융합기술 및 센서를 포함하여 9개영역에 걸쳐 30여개의 RFP를 제안 받아 1월 중순경 워크

샵을 통해 최종 확정할 예정이다.

기술영역을 살펴보면, ①아날로그/RF영역, ②인터페이스/디스플레이영역, ③임베디드 SW영역, ④통신영역(기존의 모바일/모뎀영역), ⑤멀티미디어영역, ⑥SoC 설계기법영역, ⑦고성능메모리영역, ⑧융합기술 및 센서영역(신규), ⑨자유영역으로 세분화 되어 있다.

■ 문의처 : 김창선 기술원(richard@etri.re.kr, 02-3433-6033)

▶ EDA/IP 기술지원센터 운영 개시(4차년도)

국내 산·학·연의 IT SoC 개발자원을 위하여 SoC산업진흥센터에 SoC 설계환경을 구축하여 운영하고 있으며, 반도체 제조공정기술의 발달에 따른 새로운 설계기법, 기존 툴을 사용한 설계시 애로사항, 센터 보유 툴의 수량 부족으로 인한 Temp License 지원, 신규 툴에 대한 평가 지원, 1 day 세미나, EDA/IP 관련 정보 제공등을 통한 SoC 개발업체에 상시 지원체계를 구축하여 SoC개발을 활성화 시키고자 올해 4차년도 EDA/IP 기술지원센터 운영을 11월 13일부로 개시하였다. 12개사의 국내 EDA/IP 벤더가 참여한 EDA/IP기술지원센터는 참여 회사별 주 2회 이상 근무할 수

(참여회사별 근무일정표)

회사명	월		화		수		목		금
	오후	오전	오후	오전	오후	오전	오후	오후	
Agilent		○							○
ARM		○				○			
Cadence			○				○		
CADNIX		○							
Coware	○				○				
다우엑실리온		○	○						
ED&C			○						
KTDesign		○				○			
Mentor	○								
실바코	○								
Synplcity	○				○				
Synopsys				○	○				

있도록 공동 공고를 마련하였다. EDA/IP 관련 정기/비정기 세미나를 위해 40여석 규모의 세미나실을 운영하고 있으며 실습이 가능한 Workstation, PC 환경을 구축하여 지원하고 있으며, 현장 애로 기술지원으로 EDA/IP에 대한 사용법 실무지도와 관련 세미나 개최, 그리고 SoC 설계 및 시스템 업체, 대학 대상의 EDA/IP 관련 기술지원을 통해 SoC 개발 프로젝트 수행시 맞춤형 지원을 통한 성공사례를 창출하기 위한 업무 지원을 하고 있다.

▶ **신규 SoC 설계툴 “InCyte Enterprise” Chip Estimate 세미나 개최**

“InCyte Enterprise”는 미국 ChipEstimate사의 제품으로 ASIC, IC등을 Foundry에서 생산하기 전에 Die Area, Power, Leakage, Yield, Cost 등을 사전에 예측하고 Recommendation 하여주는 소프트웨어로 SoC산업진흥센터에서 도입하여 중소벤처를 지원중에 있다. 국내 중소벤처의 기술지원을 위하여 지난 11월 10일 ChipEstimate사의 VIP가 SoC 산업진흥센터를 방문하여 국내 중소벤처기업 실무자를 대상으로 기술 세미나를 개최하였다. 이번 세미나에서는 툴에 대한 소개와 이론/실습을 병행하여 실시하였으며 약 20여개사에서 참석하여 새로운 설계기법을 전수 받았다. SoC산업진흥센터에서는 전용 시스템을 구축하여 지원하고 있으며, 사용 신청은 홈페이지(www.asc.net-)SoC산업지원의 공지사항에서 사용신청서를 다운 받아 작성하여 신청하면 된다. 사용방법은 신청서의 각종 규격을 참고로 센터에서 직접 수행하여 결과를 알려주는 방법과 신청서를 지참하여 센터를 방문하여 개발사 엔지니어가 직접 사용할 수 있는 두가지 방법으로 지원하고 있다.

■ 문의처 : 조호길 책임(hgcho@etri.re.kr, 02-3433-6084)

▶ **2006년 4차 SoC 시제품 개발지원 결과 및 2007년 계획**

한국전자통신연구원은 차세대 이동통신, DMB, DTV 등 고기능 정보통신기기 및 부품 개발에 필요한 IT SoC 시제품 개발을 지원하기 위하여 SoC 개발기업을 대상으로 2006년 4차 SoC 시제품 개발지원 심의위원회를 11월에 개최하였다. 3차 SoC 시제품 개발지원에서 선정된 바 있는 SoC의 개발규격 변경을 재심의를 위해 구성된 4차 심의위원회에서는 1개사 1종이 변경 승인 통보를 받았다.

SoC산업진흥센터에서는 2006년 1차 12종, 2차 15종, 3차 9종 등 총 36종의 SoC를 선정하였으며 선정포기를 제외한 최종 32개사 35종의 SoC 시제품에 대하여 개발비용의 50% 범위에서 정부지원비를 지원하였다. 또한, SoC 개발을 위한 IP 도입 및 사용 비용지원에서도 11개사에 IP 도입 9종, 사용 30종을 지원하였다.

정통부는 2007년 약 30억원의 예산을 확보하여 공정 미세화에 따른 비용 상승 등을 고려하여 예년보다 엄격한 심사를 거쳐서 지원할 예정이다. 2006년와 동일하게 SoC 개발기업의 편리성을 위하여 수시 신청접수로 매 분기별(3월, 6월, 9월)로 지원대상을 선정할 예정이며, 1차 선정은 2월까지 신청접수를 받아 3월 중순에 선정할 계획이다.

IT SoC 시제품 개발지원에 선정된 중소 벤처기업은 △원스톱 파운드리 서비스 지원, △IP 도입 및 사용 비용, △후반부설계(Back-end Design) 비용, △제작(Mask & Fab) 비용, △패키지(Package) 비용 등 SoC 개발비용의 50% 이내를 선택적으로 지원받아 SoC를 개발할 수 있게 된다.

■ 문의처 : 장인수 기술원(janginsu@etri.re.kr, 02-3433-6087)

▶ **H.264 Encoder IP 도입**

한국전자통신연구원 SoC산업진흥센터는 (주)엠앰칩스사의 H.264 Encoder IP를 신규로 도입하였으며 '06년 11월부터 H.264 Encoder IP 지원 서비스를 하고 있다.

H.264 Encoder IP는 H.264/MPEG-4 AVC 표준 준거, Baseline Profile Level 1~3을 만족하고, CPU가 필요 없는 Fully Hardwired IP로 Compiled 코드 형태로 지원되며, 양산이 가능한 IP이다. H.264 Encoder IP의 실리콘 검증은 삼성 Fab. 0.13um 공장에서 완료 되었다. H.264 Encoder IP의 주요 응용분야는 Camcorder, Digital Still Cameras(DSC), Mobile Phones, Portable Media Players(FMP), Personal Video Recorder(PVR), Digital Video Recorder(DVR) 등이 있고 엠앰칩스로부터 H.264 Encoder IP에 대하여 기술지원을 받을 수 있다.

■ 문의처 : 이길용 기술원(gyilee@etri.re.kr, 02-3433-6088)

<H264 Encoder IP 세부 규격>

회사명	엠앰칩스
IP명	H.264 Encoder IP
Resolution & Frame Rate(최대)	D1(720x480)@30fps, NTSC/PAL
Min. Clock Frequency	54 MHz
External Memory	2 MB
Gate Count	690,000 gate
Chip Area	9 mm <sup>2</sup>
SDRAM Interface	32 bit
Power Consumption	20 mW
Motion Estimation Search Range	±16 pixel, 1/4 pel
Motion Estimation Search Block	4x4, 4x8, 8x4, 8x8, 8x16, 16x8, 16x16
Memory BandWidth	125M byte/sec
Compliant	AMBA 2.0 Compliant

▶ **2007년도 IT SoC 산업기반조성사업 수요조사 실시**

EDA 툴에서부터 IP, 시제품 제작 및 시험, 창업 보육, 마케팅에 이르기까지 IT-SoC 관련 기업에 대한 전 주기적인 지원을 수행하고 있는 한국전자통신연구원 SoC산업진흥센터에서는 지난 11월 1일부터 2007년 3월 중순까지 SoC 관련 Fabless업계의 IP 및 SoC관련 전문가들을 대상으로 수요조사를 실시하고 있다. 2007년도 IT SoC 산업기반조성사업 수행에 활용될 이번 수요조사를 통해 국내 IT SoC 개발과 관련한 중소벤처기업, 대학, 연구소의 제품 설계 및 개발을 위해 센터에 구축/지원되어야 할 EDA툴 및 검증장비, IP, SoC 제작, SoC 시험 및 계측장비에 대한 수요를 파악하고자 한다. SoC 산업기반조성사업의 일환으로 진행되는 이번 수요조사를 통해 고가의 EDA 툴과 장비에 대한 수급에 어려움을 겪고 있는 많은 중소기업체들 뿐만 아니라 향후 상용 IP 도입을 원하는 SoC 설계업체들에게 보다 저렴한 비용으로 원활하게 이를 이용할 수 있도록 지원함으로써 국내 SoC 업체의 경쟁력 향상에 크게 이바지할 수 있을 것으로 예상된다. SoC산업진흥센터는 향후 도입심의회원을 개최하여 수요도 및 파급효과가 높은 EDA 툴, IP 및 검증장비, SoC 시험 및 계측장비를 선정하고, 이를 도입하여 중소기업의 시스템 설계에 활용할 수 있도록 적극 지원할 예정이다.

■ 문의 : 이자영 기술원(cyanblue@etri.re.kr, 02-3433-6091) 