

정보통신연구진흥원

www.iita.re.kr



IT기술로드맵(ITRM) 기획추진

정보통신연구진흥원(IITA)은 미래 시장에 대한 예측을 바탕으로 미래수요를 충족시키기 위해 향후 개발하여야 할 필요기술과 제품을 예측하고, "선택과 집중"이라는 측면에서 산업 및 원천기술 경쟁력 강화를 위한 기술전략 수립을 위해 IT기술로드맵(ITRM) 기획을 추진 중이다. 기본 방향은 '06~'12년까지의 향후 7년간의 중장기 로드맵을 작성하여 분야별 산업발전 전망과 기술동향 분석을 통해 IT국가경쟁력 제고를 위한 향후 7년후의 IT비전과 목표를 제시하고, 전략제품·기능을 설정하여 이의 확보를 위한 핵심요소기술에 대해 로드맵을 전개한다. 또한 기존계획과의 일관성 유지는 물론 한단계 도약을 위한 로드맵 작성을 위해 IT839 전략에 이은 u-IT839 전략, 분야별 Master Plan 등 이미 작

성되었거나 작성되고 있는 각종 계획과의 일관성을 유지하면서 Post-IT839 전략수립 등 새로운 발전전략과 기회 포착에 주력할 계획이다. 본 ITRM 기획은 u-IT839 전략의 9대 신성장동력을 중심으로 총 14개 기술분야에 대해 약 4개월(6월~9월)에 걸쳐 진행되며, 차년도과제발굴영역 도출에 활용될 예정이다. IT SoC 및 부품 전문위원실에서는 IT SoC 및 부품·소재, IT-BT-NT 융합 등 2개 기술분야를 담당하고 있으며, "Digital mobile convergence & fusion IT/BT/NT"를 중점기획 Keyword로 하여, 국가 R&D 로서 'Big Chance'를 제공할 수 있고, 산업계의 서비스/수요에 부합하는 핵심테마를 발굴할 예정이다.

- 문의 : 이민경 연구원(042-710-1182)
- 박성호 연구원(042-710-1046)

IT분야 신제품 인증 통합브랜드 'NEP(신제품 인증)' 서비스 본격 개시



NEP는 우수 신제품(New Excellent Product)의 약자로 과학기술부, 산업자원부, 정보통신부 등 정부 각 부처에서 관리하던 다양한 신제품 인증 제도를 통합한 브랜드이다. 올해부터 각종 신기술 및 신제품 인증제도가 신기술 부문의 'NET(New Excellent Technology)'와 신제품 부문의 'NEP'로 일원화 되었고, 그 중 NEP는 정보통신부(IT분야)와 산업자원부(非 IT분야)에서 서비스를 제공하게 되었다. NEP제도는 국내기업이나 연구기관, 대학이 개발한 신기술을 적용하여 생산된 제품에 대하여 우수성을 정부가 인정해 줌으로써 인증제품의 판로 확대 등을 종합적으로 지원하기 위한 것이다. NEP 인증을 받으면 여러 가지 혜택을 받을 수 있다. 우선 신제품 인증을 받은 후 제품이나 포장, 용기 및 홍보물 등에 NEP 마크를 표시할 수 있어 신제품의 우수성을 공인받을 수 있고, 따라서 제품 홍보에 유용하게 활용할 수 있다. 또한 조달청의 우수조달제품 및 중소기업청의 공공기관 우선구매 제품 등에 선정 될 수 있어 기업의 브랜드 가치 제고뿐만 아니라 판로확대 및 매출증대에도 크게 기여할 것으로 보인다. '96년도부터 지난 해까지 총 545개 제품에 부여된 정보통신부의 IT마크는 NEP에 통합되기까지 국산 IT신제품 발전의 중요한 원동력이 되어 왔고, IT분야의 새로운 NEP 인증제도는 브랜드 가치 제고 등의 혜택을 바탕으로 국산 IT신제품의 산실이 될 것으로 기대되고 있다. 특히, IT분야의 NEP인증은 공공구매를 통한 판로지원 등을 통하여 저금리 및 초기시장 진입에 가장 큰 애로를 겪고 있는 IT중소·벤처기업에 큰 도움이 될 것이다. IT분야의 NEP(신제품) 인증은 신제품인증신청서, 개발된 제품설명서 등의 서류를 갖추어 정보통신부 전파연구소 품질인증과에 신청하면, '인증심사위원회'의 심사 등을 거쳐 3개월 이내에 신제품 인증을 받을 수 있다.

- 문의 : 기업지원팀 박천교 선임(042-710-1253)

2006년도 선도사업 신규과제 연구수행기관 공고

지난 1~2월 선도사업 신규과제 선정공고에 이어 IT SoC 및 융합부품 분야 2개 과제를 6월말에 공고하였다. 공고한 2개 과제는 IT 소재 분야 '모바일 디스플레이 픽셀자료'와 IT 융합 분야 '휴대단말기용 바이오/환경센서 모듈'이며, 8월중에 적합성 평가와 평가위원회 개최를 통해 연구수행기관을 선정하여 9월부터 본격적인 연구개발을 착수하게 된다.

- 문의 : 이민경 연구원(042-710-1182), 임문혁 연구원(042-710-1184)

외국인유학생유치지원사업 2006년 가을학기 지원신청안내

IITA는 IT분야 해외 우수 인재를 국내 대학(원)에 유치하여 국내 교육환경의 국제 경쟁력을 제고 하고 IT 산업발전을 위한 우수 인적자원을 확보하기 위해 '외국인유학생 유치지원사업'을 실시한다. 외국인유학생 유치지원 2006년 가을학기 신규 장학생 선정과 관련하여 다음과 같이 공지 드리오니 많은 관심과 참여 바랍니다.

- 신청자격 : IT분야 석박사 학위과정을 개설하고 있는 국내 대학(원)으로 외국인 장학생에게 영어강의를 제공하고 등록금 감면 및 기숙사 우선배정의 혜택을 부여하며 외국인 학생을 지원할 전담직원을 확보하고 있어야 함
- 지원대상 : IT기술관련 이공학 분야 석사 및 박사과정 진학예정 외국인유학생
- 지원기간 및 금액
 - 석사과정 : 최장 2년간, 1인당 연 1,000만원
 - 박사과정 : 최장 4년간, 1인당 연 1,400만원
- ※ 석박사통합과정은 4년간 지원(예산범위 내에서 2년간 지원기간 연장 가능)
- 접수기간 : 2006.6.26 (월) ~ 2006.7.7 (금)
- 신청방법 및 보다 자세한 사항은 정보통신연구진흥원 홈페이지 (www.iita.re.kr) 참고바람
- 문의 : 연구인력팀 박찬운 연구원(042-710-1323)

IT-SoC협회

“IT SoC·부품 업계 CEO 간담회” 개최

IT-SoC협회는 지난 6월 22일 3시부터 5시까지 코아로직에서 “IT SoC·부품 업계 CEO 간담회”를 개최하였다. 이번 간담회는 노준형 정보통신부 장관을 비롯한 정부 관계자들이 참석하여 중소기업의 애로사항을 파악하고 시장에 밀착된 정책을 수립하기 위해 개최되었다.

이날 회의에는 코아로직, 엠텍비전, 티엘아이, 아이디에스 등 IT SoC·부품 업계 10개사 대표가 참석했으며, 휴대폰 멀티미디어칩 등 주요 제품 시연도 함께 이뤄졌다.

업계 대표자들은 정부의 연구개발 지원과 관련하여 산업체의 참여를 확대하고 선택과 집중을 강화할 것을 요청하였으며, 이와 더불어 인력확보의 어려움을 호소하면서 정부에서 인력양성을 위해 적극적인 지원을 하고 이 인력들이 중소벤처기업에 취업할 수 있도록 유도해 줄 것을 요청하였다. 또한 핵심적인 기술을 가진 기업들이 M&A를 활성화 하기 위한 방안을 마련해 줄 것을 건의하였다.

노준형 장관은 이 자리에서 그 동안 추진된 M&A 지원정책을 재검토하여 M&A 활성화를 위한 환경을 조성하겠다고 밝혔으며 시스템업체인 대기업과 부품업체의 상생문화가 정착될 수 있도록 노력하겠다고 밝혔다.



대만 메이저 IC업체들 IT-SoC협회 방문



IT-SoC협회는 지난 5월 17일 대만무역투자진흥공사(TAITRA) 및 대만 메이저 IC업체들과 회의를 가졌다. 이번 회의는 지난 5월 16일에 열린 ‘2006 대만 반도체의 날’ 행사에 참석했던 Ardentec Corp.외 7개 대만 메이저급 IC업체가 협회와의 교류를 희망하여 성사되었다.

회의에 참석한 대만 IC업체들은 대만에서 한국 IT SoC산업에 대한 정보를 얻기가 어려워 직접 협회를 방문했다고 밝히며 한국 IT SoC 산업 현황에 대한 설명을 요청하였다.

IT-SoC협회와 대만 IC업체들은 2시간 여의 회의 동안 양국 SoC산업 전반에 대해 열띤 교류의 시간을 가졌다. IT-SoC협회 황중범 사무총장은 “한국과 대만은 SoC 산업 분야에 있어 상호간의 긴밀한 협력관계가 필수적인 만큼 기회가 된다면 오늘과 같은 회의를 자주 가졌으면 좋겠다”고 말했다.

Q1 2006 IT SoC산업동향 리포트 발간

IT-SoC협회는 국내 IT-SoC 시장 및 Fabless 기업들에 대한 정보를 최대한 실시간으로 제공하고자 올해부터 매분기별 국내 IT-SoC시장에 대한 보고서를 발간하기로 하였다. 1사분기 IT SoC산업동향 리포트 작성을 위하여 매출액 상위 10개사를 포함한 총 23개 Fabless 기업을 대상으로 2006년 5월 2일~5월 10일까지 각각 1사분기 매출액, 영업이익, 순이익을 조사하였다. 이 데이터를 근거로 작성된 리포트는 6월 8일 회원사, 관련 기관 및 연구소 그리고 언론사에 배포하였다. 1사분기 IT SoC산업동향 리포트는 협회홈페이지(www.itsoc.or.kr)에서 다운받을 수 있으며, IT SoC매거진 Hot Issue코너에서도 만날 수 있다.

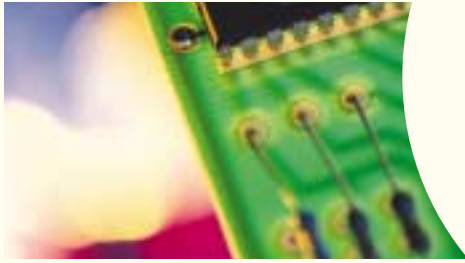
IT-SoC Fair 2006 참가신청 접수 시작

IT-SoC Fair 2006의 참가신청 접수가 시작되었다. 2001년을 시작으로 올해로 6회째를 맞는 IT-SoC Fair 2006은 해를 거듭할수록 성장을 이루어 명실상부한 IP/SoC 전문 전시회로 자리매김 하였다. 이번 전시회는 Embedded system과 IT융합부품까지 포괄하여 시너지 효과를 극대화할 계획이다. 또한 비즈니스 상담회, 컨퍼런스, Job Fair, SoC Night 등 다양한 부대행사를 통해 전시회 참가 이상의 성과를 얻을 수 있다.

전시회 참가 신청은 전시회 홈페이지(www.it-soc.org)또는 전화/메일을 통해 접수하면 된다. 전시회 부스 위치는 참가비 납입순서, 참가규모, 전년도 참가 실적 등을 기준으로 우선 배정하므로 되도록 빨리 참가 신청하는 것이 위치 선점에 유리하다.

참가신청 문의 : IT-SoC협회 조범식 대리

(02-407-9042, bsjo@itsoc.or.kr) ☎



SoC중소벤처기업 종합지원기관인 'SoC산업진흥센터' 출범

지난 5월1일 한국소프트웨어진흥원(KIPA) IT-SoC사업단은 한국전자통신연구원(ETRI) 소속 IT융합·부품연구소의 IT SoC 연구본부로 이관을 완료하고 'SoC산업진흥센터'를 신설하여 SoC산업지원 업무를 본격적으로 시작하였다.

이는 IT SoC 분야에 대한 국가연구개발사업과 산업체지원사업간의 상호 시너지 효과를 제고하기 위해서 마련한 정보통신부의「IT부품·소재산업 경쟁력 강화대책(안)」에 의거하여, SoC산업 지원사업을 수행하

는 IT-SoC사업단을 우수한 SoC연구역량을 보유한 ETRI로의 이관을 추진하게된 것이다.

SoC산업진흥센터(www.asic.net)가 출범함에 따라 SoC 기업들은 ETRI가 오랫동안 축적해온 IP(반도체 설계자산) 등 기술적 노하우를 쉽게 공유할 수 있게 되고 기술이전에 따른 시제품 제작에서 시험·검증 및 마케팅 등에 이르는 전주기적인 산업지원 서비스를 받을 수 있게 되었다. 또한, 업체들이 겪고 있는 인력난을 해소하기 위해 수행되어 온 IT SoC 핵심설계인력 양성사업이 ETRI의 오랜 연구 경험으로 인해 한층 탄력을 받을 것으로 기대하고 있다.

IP 기반조성을 위한 워크샵 개최

IT융합·부품연구소(ICCL)는 정보통신부에서 추진하고 있는 「IT부품·소재산업 경쟁력 강화대책」의 중점 추진과제인 IT SoC산업의 전략적 육성 중 SoC 설계모듈(IP)의 확보 및 공동활용 지원 방안을 협의하기 위한 IP기반조성을 위한 워크샵을 KETI, SIPAC 등 IP관련 기관의 관계자들이 함께 참석한 가운데 5월 30일 대전 유성에서 개최하였다. 이 워크샵에서는 2006년 1월 IT융합·부품연구소(ICCL) 출범에 따라 IT SoC 연구본부의 연구개발 결과를 원천 IP의 산업화 및 지원 방안, 산업체 SoC 개발을 위한 IP기술지원 개선방안 및 국내 IP 관련 기관(KETI, SIPAC, TTA)과의 상호 협력방안 등이 논의되었다.

SoC산업진흥센터의 차진종 팀장은 산업체 SoC 개발을 위한 IP 기술지원 개선방안으로 기존 센터에서 지원하고 있는 해외도입 상용 IP(ARM core, USB, DSP 등)의 공동활용 지원 및 국내개발 IP(ADC, DAC, MPEG 등)의 상용화와 서비스를 위한 IP 전문업체 육성을 통하여 IT SoC 제품의 적기개발에 필요한 핵심 IP를 확보하고, 국내 파운드리 SoC 개발환경 개선을 위하여 IP 검증을 위한 셔틀제작(MPW) 지원을 통한 IP 구축 등 핵심 IP의 유통 활성화를 추진하겠다고 밝혔다. 아울러 기존에 추진해 온 산업체 수요조사에 기반한 상용 IP지원을 꾸준히 수행하면서 공동활용 IP지원의 보완책

으로 개별 기업이 SoC 개발에 필요한 IP를 도입 혹은 사용할 경우에 IP비용의 일부를 지원하는 맞춤형 IP지원을 확대하고, 국내 파운드리와 연계한 하드IP도 함께 확대 지원할 계획이다. 또한 연구개발 결과물 원천 IP의 상용화 지원 방안으로 「IT SoC 핵심설계인력양성사업」의 SoC설계실습프로젝트와 같은 대학의 연구개발 결과물 및 국책 연구개발 결과물의 산업화를 위해서는 재사용 가능한 IP 가공 및 MPW 지원을 통한 Analog IP의 국내 파운드리에서의 실리콘 검증 등의 업무를 수행할 「IP기술지원팀(가칭)」을 센터 내에 구성하는 안을 제안하였다.

IP관련기관 협력방안 토의에서 KETI의 이윤식 본부장은 세계 IP 시장현황을 소개하고 '98년부터 시작한 KETI의 IPCoS센터 사업결과를 발표 및 향후 관련 부처간 협력계획 발표하였으며, SIPAC의 유희준 교수는 한국 IP시장의 문제점과 전주기적 IP지원방안 및 이와 관련한 SIPAC의 역할 관련 내용을 발표했다. 그리고 SoC산업진흥센터의 차진종 팀장은 TTA SoC PG를 통한 표준화 관련 협력방안, 3개 기관의 IP 통합검색, 해외 파운드리 Porting 협력, IP 표준화, 인증, 유통 분야 등 다양한 협력 분야를 제시하였다.

본 회의에서는 위와 같은 IP사업 추진을 보다 적극적으로 추진하기 위한 「IP기술지원팀(가칭)」의 필요성 및 운영방안에 대해서 많은 토론이 있었으며, 향후 논의를 통해 추진방향을 정립해 나가기로 하였다.



2006년 MPW 제작지원 사업설명회 개최

SoC산업진흥센터는 지난 5월 18일 IT-SoC아카데미에서, 서울대, 고려대, 한양대 등 18개 대학 70여명이 참석한 가운데 『2006년도 MPW(Multi-Project Wafer)제작지원 사업설명회』를 개최하고, 2006년 추진일정, 지원 업무절차, 문서 및 자료 준비 요령 등을 안내하였다.

2006년 5월까지 진행했던 IT SoC 개발실습프로젝트 참여대학의 MPW 제작 수요조사 결과에 따라 0.18 μ m 공정에 대한 지원도 고려하고 있으며, 9월초에 아날로그, 디지털 등 영역별로 검증평가를 포함한 후반부 설계(Back-end)교육을 실시할 예정이라고 밝혔다.

MPW 제작은 산업체에서 필요로 하는 우수한 SoC 설계인력을 양성하기 위하여 2004년말부터 IT SoC 개발실습프로젝트 참여대학을 대상으로 지원하고 있으며, 참여학생들은 이를 통해 실질적인 칩 제작 경험을 쌓는 것은 물론, 프로젝트를 통해 개발한 IP를 검증해 봄으로써 우수한 SoC 설계인력으로 거듭날 수 있게 된다.



(2006년도 사업설명회)

산업체(삼성전기) 맞춤형 설계 교육 실시

SoC산업진흥센터에서는 5월 29일부터 그 동안 개설했던 IT-SoC전 공인증과정 설계특론 및 산업체 실무교육 등의 강의콘텐츠를 활용하여 (주)삼성전기와 공동으로 기획한 '산업체 맞춤형 설계교육'을 개설하여 운영한다.

산업체 설계인력 재교육, IT SoC 관련기업의 인력난 해소 및 IT 부품소재 산업 경쟁력 강화를 위한 '산업체 맞춤형 설계교육'은 CMOS BBIC 설계실무교육, CMOS RFIC 회로설계 기초 교육, S/W교육으로 구성되며 SoC 설계 종사자 및 관련분야 전공자를 대상으로 실시한다.

이번 산업체 맞춤형 설계 교육과정은 SoC 설계에 필요한 기초부터 다양한 설계프로젝트 실습을 통해 산업체 실무에 준하는 설계 경험까지 할 수 있도록 구성함으로써, 과정수료 후에 바로 SoC 설계 실무에 투입이 가능한 SoC 설계인력 양성 및 산업체 설계인력 재교육에 목표를 두고 있다.

SoC산업진흥센터에서는 2005년 하반기부터 SoC 설계교육에 대한 수요가 높아짐에 따라 SoC 설계기업 및 관련 기업의 수요조사를 바탕으로 공동기획하게 되었으며, 앞으로도 SoC 산업현장 환경 및 여건에 맞는 산업체 맞춤형 교육과정을 기획 및 운영할 계획이다. Ⓜ

교육분야	과정명	일정
CMOS BBIC 설계실무교육	Verilog HDL 및 디지털시스템 설계(I)	5/29~6/9(2주)
	Verilog HDL 및 디지털시스템 설계(II)	6/12~6/23(2주)
	통신시스템 이론 및 설계실습	6/26~7/7(2주)
	통신 기초 이론 교육	7/10~7/21(2주)
CMOS RFIC 회로설계 기초교육	CMOS 아날로그 회로이론 및 SPICE/ADS 실습교육	5/29~6/16(3주)
	Cadence 설계툴 교육	6/19~6/30(2주)
	RF IC 이론 및 설계실습	7/3~7/21(3주)
S/W 교육	S/W 기초	5/29~6/9(2주)
	임베디드시스템설계(Linux)	6/12~6/23(2주)
	임베디드시스템설계(DSP)	6/26~7/7(2주)
	ARM 프로그래밍	7/10~7/21(2주)