

>>Announcement



- 한국소프트웨어진흥원 IT-S●C사업단 IP 기술지원 안내
- 2005년도 S●C 시제품 개발 지원 3차 신청 접수
- 05년 마지막 기회
- 한국소프트웨어진흥원 IT-S●C사업단 교육일정 안내
IT-S●C아카데미 교육일정
- IT-S●C 2005 & 차세대PC 산업전시회 안내
- 2005 IT S●C 대상 공모





한국소프트웨어진흥원 IT-SoC사업단 IP 기술지원 안내

IT-SoC사업단 IP 보유현황

구분	IP명	공급사	비고
Core IP	ARM 922T	ARM	Foundry 라이선스
	ARM 926EJ	ARM	Foundry 라이선스
	Turbo 8051	Mentor	양산 가능
Peripheral IP	PrimeCell UART 등 16종	ARM	시제품 제작
	ADK	ARM	시제품 제작
Interface IP	PCI Master/Target	FTD	양산 가능
	IEEE1394	FTD	양산 가능
	USB 1.1	FTD	양산 가능
	Ethernet MAC	CAST	양산 가능
	PCI 66MHz/64Bit	CAST	양산 가능
	USB 2.0 Device	글로트렉스	양산 가능
Encryption IP	AES	CAST	양산 가능
회원등록 IP	넥실리온 외 154종	국내SoC기업	Catalog 서비스
총 27 종 (회원 등록 IP 포함 181종)			

IP지원 세부내역

IP종류	지원사항	공통사항
ARM Core	<ul style="list-style-type: none"> ○ 500개까지 시제품 제작 가능하며, 500개 이상의 양산 경우에는 해당 기업이 ARM과 별도의 라이선스 계약 필요 ○ 공정 Technology: 0.18um ○ Hard IP(GDS-II) ○ Back-End 설계 : ATAP(ARM지정디자인하우스) ○ 지원 파운드리 : <ul style="list-style-type: none"> · ARM922T : 동부아남, SMIC, TSMC, UMC · ARM926EJ : TSMC, UMC 	<ul style="list-style-type: none"> ○ 해당기업은 시제품 제작 종료 후, IP 관련 전달물을 폐기하고 그 사실을 KIPA에 통지 ○ 해당 기업에 단일 품목에 한해서만 sub-license 가능
PrimeCell ADK	<ul style="list-style-type: none"> ○ 1,000개까지 시제품 제작 가능하며 1,000개 이상의 양산 경우에는 해당 기업이 ARM과 별도의 라이선스 계약 필요 ○ 업체에 대한 IP 지원 방법 <ul style="list-style-type: none"> - VHDL 경우, ModelSim Simulator로 compile 하여 제공 - Verilog 경우, encryption 하여 제공 - KIPA가 표준 합성 script를 해당 기업에 제공 ○ VHDL/Verilog 지원 가능 ○ ADK : Verilog 지원 	
USB Ethernet MAC PCI IEEE1394 AES	<ul style="list-style-type: none"> ○ 각 IP 공급사에 IP 1종당 250만원 지불 ○ VHDL 또는 Verilog ○ 양산시 로열티 없음 	
Turbo8051	<ul style="list-style-type: none"> ○ VHDL/Verilog 모두 지원 ○ 양산시 로열티 없음 	

홈페이지
www.software.or.kr/itsoc

문의처
SoC산업기술팀
Tel : 02-2141-5696,
E-mail : gylee@software.or.kr



2005년도 SoC 시제품 개발 지원 3차 신청 접수 - 05년 마지막 기회

➤ 지원개요

정보통신기기 및 부품 개발에 필요한 IT SoC 개발을 위한 파운드리 회사와 긴밀한 협력체계를 구축하여 적기에 저렴한 비용으로 SoC 개발을 할 수 있도록 SoC 제작 서비스 및 개발비용을 지원함

➤ 지원내용

○ 지원범위

- IT SoC 시제품 개발 소요 비용의 50% 이내에서 정부지원금 지원
(지원 비용 : IP 비용(사용료, 도입비), 후반부설계 비용, 제작(마스크, Fab) 비용, 패키지 비용 중 선택 신청)
- 협력 파운드리 : 동부아남반도체, 매그나칩반도체, 삼성전자, 한국전자통신연구원
- SoC 개발기업의 맞춤형 IP 비용 지원

○ 지원대상 : IT SoC 개발관련 중소벤처 시스템 및 설계전문 기업, 연구기관

○ 개발방법 : 개별제작(Single Run)

○ 신청방법 : 신규홈페이지(www.software.or.kr/itsoc)에 개발신청 기업 등록 후 IT SoC 개발 신청 가능(온/오프라인을 통해 신청가능하며 상세내용은 홈페이지 참조)

○ 제출서류 : IT-SoC 개발지원신청서, IT-SoC 개발규격서, 시스템(마케팅) 소견서(선택사항) 각 1부

○ 지원방법 : 분기별(3월, 6월, 9월) 신청 접수 및 전문가 심의위원회 심사, 선정

○ 추진일정 계획

구분	수요조사	신청접수	심의선정	계약체결
1차	3월 1일 ~ 4월 15일	3월 7일 ~ 4월 7일	4월 15일	선정 통보 후 3개월 이내
2차	5월 1일 ~ 6월 30일	6월 1일 ~ 6월 30일	7월 15일	
3차	8월 1일 ~ 9월 30일	9월 1일 ~ 9월 30일	10월 15일	

○ 파운드리, 지원공정 및 지정 디자인하우스

파운드리	지원 공정					지정 디자인하우스
	0.5 μ m	0.35 μ m	0.25 μ m	0.18 μ m	0.13 μ m	
동부아남반도체	-	-	지원	지원	지원	슬림텍
매그나칩반도체	지원	지원	지원	지원	-	매커스, 아이앤씨테크놀로지, 아이칩스, 이디텍, 이엠디티, 파인스,
삼성전자	-	지원	지원	지원	-	다원텍, 씨앤에스테크놀로지, 알파칩스
한국전자통신연구원	GaAs MESFET, PHEMT					

- 개별제작의 경우 파운드리와 협의된 모든 공정기술(CMOS 로직 공정, Analog/RF CMOS 공정, 고전압 공정) 지원 가능함 (서플라이 일정은 별도 공지)

○ 3차 신청 접수마감 : 2005년 9월 30일 (금), 18:00 까지 도착분에 한함

○ 한국소프트웨어진흥원 IT-SoC사업단 홈페이지 : www.software.or.kr/itsoc

○ 문의처 : SoC산업기술팀 (Tel : 02-2141-5697, E-mail : isjang@software.or.kr)

한국소프트웨어진흥원 IT-SoC사업단

IT-SoC아카데미 교육일정

개설과목 구성 및 개설일정

- 최신기술 동향 및 기술 세미나

번호	강좌명	강의일정	강사	수강료	소속
1	지상파 DMB(디지털오디오방송)/위성 DMB기술	9.8~9(2일)	서중수 교수	40,000	연세대
2	OLED 구동 기술 및 구동 회로	10.10.~11.(2일)	권오경 교수	40,000	한양대학교
3	TFT-LCD 구동 기술 및 구동 회로	10.12.~13.(2일)	최병덕 교수	40,000	한양대학교
4	H.264 비디오 압축 기술과 DMB 응용 사례	10.11(1일)	김응태 교수	20,000	산업기술대
5	광대역 CMOS RFIC 설계	10.18.~20.(3일)	이창석 교수	40,000	한밭대학교

· 교육일정 : 2005년 9월
~2005년 12월 10일
· 시간 : 월~금 10:00~17:00
교육일정은 교육장 및 강사 사정에 의해 변경될 수 있습니다.

- 단기 설계교육 (5층 IP 실습실)

번호	강좌명	강의일정	강사	수강료	소속
1	Verilog-HDL을 이용한 회로설계	9.13.~15(3일)	조경순 교수	60,000	한국외대
2	RF 설계 기초	9.22.~23(2일)	김복기 교수	40,000	IT-SoC사업단/광운대
3	Xilinx SoC World	9.27.~28(2일)	김혁 차장	20,000	Xilinx Korea
4	VHDL을 이용한 회로설계 및 응용	9.27.~29(3일)	박현철 교수	60,000	산업기술대
5	ARM Compiler & Debugger 교육	10.5.~6(3일)	엔지니어	40,000	ARM Korea
6	고성능 DLL/PLL 설계	10.11.~13(3일)	강진구, 김철우 교수	60,000	인하대
7	SoC설계 언어	10.18.~20.(3일)	강준우 교수	60,000	한국외대
8	Altera FPGA를 이용한 회로설계	10.17.~19(3일)	엔지니어	30,000	MJL
9	H.264 비디오 압축 기술과 DMB 응용 사례	10.25.~27(3일)	김응태 교수	60,000	산업기술대
10	Verilog-HDL을 이용한 회로설계 (중고급)	11.1.~11.3(3일)	조경순 교수	60,000	외대
11	UWB(MultiBand OFDM) 시스템 설계 및 검증	11.1.~3(3일)	조용수 교수	60,000	Agilent Korea
12	Altera FPGA를 이용한 회로설계	11.8.~10(3일)	이재철	30,000	MJL
13	VHDL을 이용한 회로설계 및 응용	11.22.~24(3일)	박현철 교수	60,000	산업기술대
14	RFID 시스템 및 칩 설계기술	11.29.~12.1(3일)	박준석 교수	60,000	국민대학교
15	Xilinx FPGA를 이용한 회로설계	12.6~8(3일)	엔지니어	60,000	매커스
16	고성능 데이터 변환기 설계	12.7.~9(3일)	임신일 교수	60,000	서경대학교



- 설계 툴 교육일정(7층)

번호	강좌명	강의일정	강사	수강료	소속
1	Chip Synthesis(DC-Expert)	9.6.~8(3일)	이상길 과장	30,000	Synopsys Korea
2	Virtuoso Layout Editor	9.6.~7(2일)	신창현 대리	20,000	Cadence Korea
3	Calibre DRC/LVS - Using	9.7.~9(3일)	김봉준 과장	30,000	Mentor Korea
4	PrimeTime:Chip-Level STA	9.13.~15(3일)	권영준 과장	30,000	Synopsys Korea
5	ADS Fundamental Training	9.21.~22(2일)	조성원 부장	20,000	Agilent Korea
6	0-In Assertion-Based Verification	9.22.~23(2일)	정석만 과장	20,000	Mentor Korea
7	Design For Test with DFTC	9.27.~29(3일)	구교락 과장	30,000	Synopsys Korea
8	Coware SystemC & ConvergenSC	10.4.~7(4일)	Engineer	40,000	CoWare
9	Assura DRC, LVS & RCX	10.5.~7(3일)	정웅식 차장	30,000	Cadence Korea
10	Synplify PRO/Identify Beginner and Advanced Course	10.11.~ 13(3일)	Engineer	20,000	Synplicity Korea
11	ICStation - Accelerating Your Productivity	10.12.~14(3일)	성영섭 과장	30,000	Mentor Korea
12	Calibre DRC/LVS - Rule Writing	10.19.~21(3일)	성영섭 과장	30,000	Mentor Korea
13	Astro P&R Tool 교육	10.4.~6(3일)	박정배 차장	30,000	Synopsys Korea
14	PrimeTime:Chip-Level STA	10.11.~13(3일)	이용석 과장	30,000	Synopsys Korea
15	Coware SPW	10.18.~20(3일)	Engineer	30,000	CoWare
16	Seamless CVE	10.26.~27(2일)	박성철 과장	20,000	Mentor Korea
17	RFDE Fundamental Training	10.26.~27(2일)	조성원 부장	20,000	Agilent Korea
18	Coware LISA	10.31.~11.2(3일)	Engineer	30,000	CoWare
19	Calibre xRC Parasitic Extraction	11.3.~4(2일)	김봉준 과장	20,000	Mentor Korea
20	Virtuoso Spectre Circuit Simulator	11.7.(1일)	오정석 대리	10,000	Cadence Korea
21	Analog Design Environment	11.8.~10(3일)	오정석 대리	30,000	Cadence Korea
22	Analog Modeling with Verilog-A	11.11(1일)	오정석 대리	10,000	Cadence Korea
23	DFT-ATPG, Mbist	11.9.~10(2일)	박요한 과장	20,000	Mentor Korea
24	CoWare HDS	11.15.~17(3일)	Engineer	30,000	CoWare
25	Calibre DRC/LVS - Using	11.16.~18(3일)	성영섭 과장	30,000	Mentor Korea
26	Virtuoso Layout Editor	12.5.~6(2일)	오정석 대리	20,000	Cadence Korea
27	0-In Assertion-Based Verification	12.8.~9(2일)	박요한 과장	20,000	Mentor Korea

❖ 신청방법

한국소프트웨어진흥원 IT-SoC사업단 홈페이지
(www.software.or.kr/itsoc) 아카데미 교육센터
를 통하여 신청

❖ 교육문의처

교육비 입금 / 계산서 발행관련 문의 :
강명성 02-2141-5680, mskang@software.or.kr

산업체 실무교육 과정 :
노예철 수석 02-2141-5673, ycrho@software.or.kr

교육장 안내 :
정순기 선임 02-401-7111, skjeong@software.or.kr

❖ 교육장소

IT-SOC아카데미 :
서울 송파구 가락동 10번지 신도빌딩 5~7층,
지하철 5호선 오금역 4번 출구



IT-SoC 2005 & 차세대PC 산업전시회

www.it-soc.org

2001년을 시작으로 올해 5회째를 맞이하는 IT-SoC 2005는 해를 거듭할수록 질적, 양적 성장을 이루어 이제는 명실상부한 IP/SoC 전문 국제전시회로 자리매김하였습니다. IT-SoC 2005와 차세대PC 산업전시회는 작년에 이어 올해도 공동으로 전시회를 개최함으로써 SoC부품과 시스템의 연계를 통한 시너지효과를 극대화 시킬 계획입니다. 또한 비즈니스 상담회, 컨퍼런스, Job Fair, 웨어러블 컴퓨터 패션쇼 등 부대행사를 통하여 실질적인 비즈니스 기회와 다양한 볼거리를 제공할 것입니다. IT-SoC 2005 & 차세대PC 산업전시회는 귀사를 새로운 비즈니스의 장으로 이끌 것입니다. 2005년 11월 서울 COEX로 오십시오.

행사 개요

- **행사명** : IT-SoC 2005 & 차세대PC 산업전시회 (IT-SoC 2005 & Next Generation PC Fair)
- **행사기간** : 2005년 11월 3일(목)~5일(토), 3일간
- **장소** : 서울 강남구 삼성동 COEX (전시회 - 1층 인도양홀, 컨퍼런스 - 3층 컨퍼런스센터)
- **주최** : 정보통신부
- **주관** : 정보통신연구진흥원, IT-SoC협회, 차세대PC산업협회, 한국소프트웨어진흥원, 한국전자통신연구원

전시 품목

- IP/SoC Products
- System-in-Package Solution
- Foundry Service
- Embedded System Hardware and Software
- PLD and FPGA
- SoC Design Tool(EDA)
- Package and Test Service
- MP3P, PMP, 휴대용 게임기
- PDA, PDA폰/스마트폰
- 위성 DMB, WCDMA, GSM 단말기
- 산업용PC 및 단말기
- Wearable Computer
- Flexible Display, HMD
- 기타 교육 및 의료 관련 휴대용 단말기 및 제품

부대 행사

- **비즈니스 상담회**
해외 관련 업체의 구매담당자와 바이어를 초청하여 비즈니스 상담회를 개최합니다. 참가업체의 수요조사를 통해 미주, 유럽, 일본, 중국, 대만 등 5개 지역 대표적 기업들의 구매 책임자를 초청, 실질적인 비즈니스를 창출할 수 있도록 지원할 것입니다.
- **컨퍼런스**
국내외 전문엔지니어 및 유명인사를 초빙하여 IT SoC 및 차세대PC 관련 기술동향, 시장동향을 공유하고 비즈니스 네트워크가 형성될 수 있는 기회를 제공합니다. 또한 IT839 성장동력별 선도기술개발과제 발표를 통하여 연구개발 결과의 산업화 가능성을 모색하는 세션을 준비할 것입니다.
- **Wearable Computer Fashion Show**
스마트폰, PDA폰, 손목형 PC 등 차세대PC 관련 제품과 패션쇼를 접목시킴으로써 유틸리티 라이프스타일에 대한 인식을 제고하여 새로운 IT 문화로의 변화를 주도하는 패션쇼가 될 것입니다.
- **Job Fair**
IT-SoC 전공인증 석·박사 과정 학생들의 논문 발표와 후원기업의 채용 면담을 연계하여 우수한 인재수급을 효과적으로 지원할 것입니다.
- **Robot War**
미리 제작된 로봇의 몸체에 참가자가 SoC를 활용하여 두뇌보드를 제작 후 몸체에 장착하여 토너먼트방식으로 진행되는 경기로서 대학생 및 일반인들에게 SoC에 대한 인식을 한 발 더 가깝게 느끼는 대회가 될 것입니다.

참가 문의

IT-SoC협회 조범식 대리
T. 02-407-9042 F. 02-407-9014
bsjo@itsoc.or.kr

차세대PC산업협회 김진택 팀장
T. 02-3473-3336 F. 02-3473-2226
jtkim@anpi.or.kr

2005 IT SoC 대상 공모

정보통신부와 IT-SoC협회는 우수한 IT SoC 설계 기술의 공개적인 발굴 및 포상을 통하여 산업계의 개발 의욕을 고취하고 전략적 기술 개발과 효율적인 산업화의 방향을 제시하고자 「2005 IT SoC 대상」을 공모하오니 많은 공모바랍니다.

❖ 참여대상

- 현재(2005년 8월) 생산 판매 중 이거나 개발이 완료된 우수 IT SoC(System on Chip)

❖ 신청

- 제출서류 : 참가신청서, 제품설명서(홈페이지 참조)
- 제출기한 : 2005년 9월15일(목) ~ 28일(수)
- 신청방법 : 원본 1부 우편 제출 및 사본 1부 E-mail 제출
138-711 서울시 송파구 가락본동 79-2 KIPA 빌딩 8층 IT-SoC협회 'IT-SoC 대상' 담당자 앞
- 문 의 : IT-SoC협회 마케팅지원팀 임인영 대리
E-mail : bei97@itsoc.or.kr Tel : 02-407-9041 Fax : 02-407-9014

❖ 심사기준

- 기술가치 : 독창성 및 혁신성, 핵심성, 기술과 지식의 발전에 미치는 영향력
- 산업가치 : 산업적 파급효과, 전략적 시기 부합성
- 시장성 : 세계 및 국내 시장 점유율, 향후 시장 점유율의 확보 가능성, 미래 성장 가능성, 수익성, 기대한 산업가치의 실현 가능성

❖ 시상내용

- 대 상 (1점) : 정보통신부 장관상 및 상패
- 신기술상 (1점) : 정보통신부 장관상 및 상패
- 장려 상 (2점) : IT-SoC협회장상 및 상패

❖ 당선작에 대한 지원

- 전자신문 및 IT SoC Magazine 특집 기사화
- IT-SoC 2005 및 해외 전시회 참가 지원
- IT-SoC협회 홈 페이지 등을 통한 온라인 홍보
- 협회 주관 IR 참가 시 우선권 부여

❖ 기타

- 본 공모와 관련된 양식 및 안내사항은 IT-SoC협회 홈페이지(www.itsoc.or.kr) 참조
- 2005 IT SoC 대상 결과 및 시상 - 수상내용 및 수상자 언론발표 : 2005년 10월 초
시상식 : IT-SoC 2005 개막식