

USN/RFID 모듈의 설계 및 제작에 관한 연구

The Study of Design and Fabrication of USN/RFID Module

강이구^{1a}, 정현석¹, 이준환¹, 현득창¹, 황성일², 송봉섭², 이상훈², 김영진², 오상익², 주승호³, 이세창⁴
(Ey Goo Kang^{1a}, Hun-Suk Chung¹, Jun-Hwan Lee¹, Deuk Chang Hyun¹, Sung-Il Hwang², Bong-Sub Song², Sang-Hun Lee², Young-Jin Kim², Sang-Ik Oh², Seung-Ho Ju³, Se-Chang Lee³)

Abstract

This paper was proposed Intelligent and wireless USN/RFID module system that can overcome disadvantage of existing RFID system with no sensing module and wire communication. The proposed USN/RFID system was designed and fabricated. After fabricating new system, we analyzed the characteristics of USN/RFID module. After design VCO block that is point circuit to develop next generation system one chip of RFID system, we were carried out simulation and verified the validity. this paper was showed that VCO system was enough usable in wireless network module. USN/RFID Reader module shows superior result that validity awareness distance corresponds to 30M in the case of USN and to 5M in RFID Reader's case and 900MHz of commercial frequency does practical use enoughly in range of high frequency. The USN/RFID Reader module is considered to act big role to Ubiquitous industry offering computing surrounding of new concept that is intelligence type service and that was associated to real time location system(RTLS), environment improvement/supervision, national defense, traffic administration etc.

Key Words : RFID Reader, Tag, USN/RFID Module, Wireless Sensor Network, Voltage Controlled Oscillator

-
1. 극동대학교 정보통신학부
 2. (주) 맥스포
 3. (주) 넥스트 ID
 4. (주) 이라인 비즈

논문접수 : 2005. 11. 29.

심사완료 : 2005. 12. 20.

본 논문은 정부기관인 산업자원부에서 진행하는 2005 공통핵심기술개발사업의 지원에 의해 이루어졌음.

1. 서론

유비쿼터스 네트워크의 핵심기술인 USN/RFID는 국내의 시장에서 건설, 의료, 물류, 생산, 등 일부 분야에 활용되고 있으며, 앞으로는 칩의 저가화, 소형화 및 지능화의 추세에 따라 사회 전분야로 확대·적용될 예정이며, USN/RFID를 병행하는 과도기적 단계를 거쳐 결국에는 지능형 유비쿼터스 센서 네트워크로 진화할 전망이다.[1-3]

현재까지의 RFID 기술 수준이 근거리에서 Tag내에 있는 정보를 Read 하여 데이터 송수신 기능만 할 뿐 센싱 기능이 없어 주변 환경 변화를 감지하지 못하고 Tag 사이 간 통신이 이루어지지 않아 능동적인 기능을 실시간 수행하지 못하고 있으며, Tag와 Reader는 무선 통신을 하지만 Reader와 서버 구간의 네트워크 구성은 대부분 굵은 유선 케이블들로 연결되어 데이터를 송수신함으로써 고비용, 저효율을 초래하여, 수 많은 네트워크를 구성할시 많은 어려움이 있다.[4-5]

따라서 본 논문에서는 센싱기능이 없고, Reader와 서버 구간에 존재하는 유선통신의 기능을 제거하기 위하여 센싱기능을 포함한 USN/RFID 및 Reader와 서버간에 무선기능을 탑재한 새로운 모듈을 제안하고, 또한 모듈의 원칩화를 추구하기 위하여 모듈 내에 들어가는 VCO 블록을 포함한 기본회로에 대한 설계 및 시뮬레이션을 수행하여, USN/RFID 모듈의 SoC를 위한 기반을 구축하였다.

2. USN/RFID 모듈의 기본구조 및 동작원리

기본적으로 RFID시스템 구성은 고유정보를 저장하는 RFID Tag와 판독 및 해독기능을 수행하는 RFID Reader, 태그로부터 읽은 데이터를 처리할 수 있는 서버, 응용 소프트웨어 및 네트워크로 구성되어 있다.

그림 2.1은 기존의 RFID 시스템과 본 논문에서 제안한 무선 USN/RFID 시스템의 구성을 보여주고 있다. 그림에서 나타난 것처럼 기존의 RFID 시스템은 RFID Tag와 Reader사이에는 무선으로 연결되어 있지만 데이터를 수신하는 RFID Reader와 서버간에는 통신 케이블로 연결되어 있어 시스템의 결합을 저해하는 요소로 구성되어 있다. 또한 Tag와 Reader사이에서 이루어지는 통신자체도 센싱기능이 없기 때문 Ad-hoc 통신도 불가능하다고 할 수 있다. 이와 반면에 본 논문에서 제안한 새로운 USN/RFID 시스템은 Tag와 Reader사이 무선네트워크가 구성될 뿐만 아니라 다른 Tag와 Reader 또는 Tag와 Tag 사이에도 네트워크가 연결되는 Ad-hoc 네트워크가 가능하다. 또한 서버단에도 USN 센싱모듈 기능이 추가되어 Reader와 서버사이에도 무선 통신이 충분히 이루어지게끔 구성되어 있다.

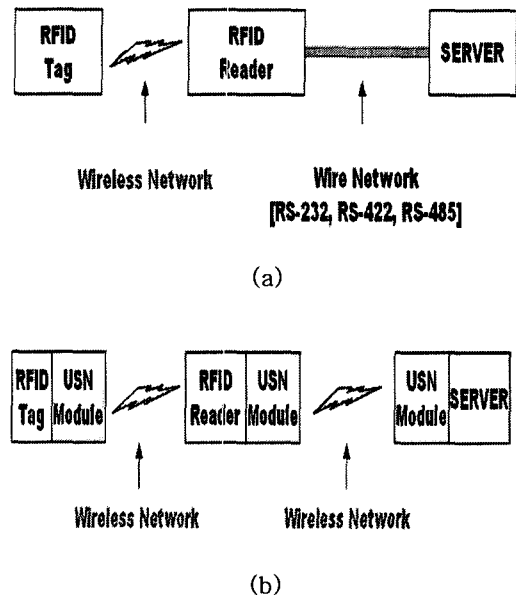


그림 2.1 기존의 RFID 시스템 및 제안한 USN/RFID 시스템의 구성도

Fig. 2.1 Existing RFID system and wireless USN/RFID system

RFID/USN 통합모듈은 크게 USN 모듈과 RFID 모듈로 구성되어 있으며, 두 모듈간의 통신규격을 호환되게 하기 위한 Gateway가 존재하는 구조로 구성되어 있다. 그림 2.2는 USN/RFID 통합모듈의 기본 구성도를 보여주고 있다.

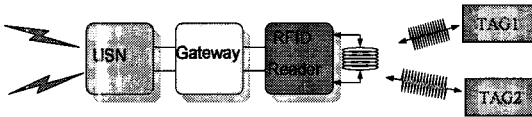


그림 2.2 USN/RFID 통합모듈 구성도
Fig. 2.2 USN/RFID Integrated module

그림 2.3은 USN/RFID 통합모듈에 포함되어 있는 RFID Reader의 내부 회로 블록도를 보여주고 있다. RFID Reader는 RFID 신호처리부와 CPU, Serial Interface로 구성되어 있는데, RFID 신호 처리부는 134.2KHz 데이터 송신과 수신을 하게 되어 있으며 CPU로부터 tag data를 받아서 안테나를 통해 송신하고 tag로부터 수신되는 신호는 필터를 통과하여 신호처리부의 복조단에서 복조를 하게 된다. 복조된 데이터는 CPU에 전달되며 CPU에서는 tag 데이터의 이상 유무를 체크하게되며, 송신시에도 마찬가지로 데이터 이상유무 체크를 한다. 그리고 상위단과는 시리얼 인터페이스가 되어 있어 시리얼 데이터를 주고 받으면서 동작을 수행한다.

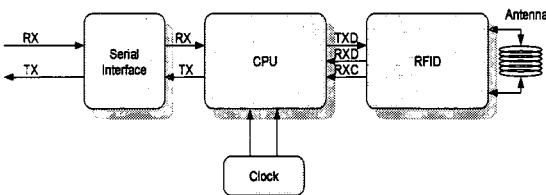


그림 2.3 RFID Reader의 구성도
Fig. 2.3 The block diagram of RFID Reader

그림 2.4는 RFID RF단은 RFID ASIC 칩과 송신 파워 앰프와 수신 필터로 구성되고 송수신 안테나가 연결된다. RFID ASIC은 한개의 칩에 송수신 기능을 결합시킨 칩으로 control logic에서 전력 전송을 위한 신호를 만들어내고 태그로 데이터를 전송하며 태그로부터 수신된 FSK 신호를 복조하고 증폭하는 기능을 가지고 있다. 또한 TX Power stage는 RFID ASIC로부터 나온 신호를 증폭하는 역할을 하며 P-channel과 N-Channel MOSFET으로 구성되어 있다. 그리고, 송신모드에서는 태그로 전력전송을 하고 ID코드 및 데이터를 송신한다. 데이터는 TXHI와 TXLO핀을 통해 MOSFET을 드라이브하고 LC공진 안테나를 통해 신호가 방사된다. 수신모드는 Demodulator에 있는 CMOS 인버터 태그로부터 수신된 FSK 신호를 증폭하여 필요한 레벨을 만들며, 태그로부터 오는 FSK 신호는 1일정 신호 대역을 통과하도록 필터가 되어 있으며 수신부의 Binary discrimination은 FSK 신호에서 기준 주파수보다 크면 1로 하고 작으면 0으로 하여 이진 데이터를 추출해낸다. Demodulator에서 복조된 신호는 RXD핀을 통해 데이터가 출력되고 RXC핀의 클럭에 동기화 되어 있다. 이 두 핀의 데이터와 클럭을 CPU에서 처리하여 태그로부터 정보를 얻게 된다.

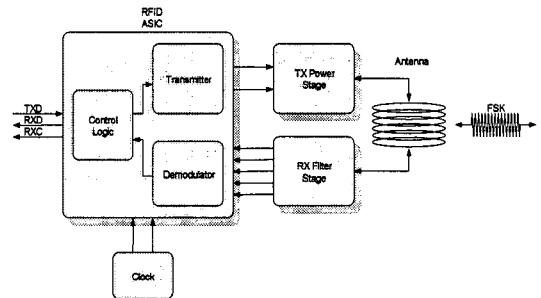


그림 2.4 RFID Tag의 구성도
Fig. 2.4 The block diagram of RFID Tag

3. SoC를 위한 기본 회로 설계 및 결과

본 논문에서는 앞 절에서 서술한 RFID 시스템에 필수적으로 사용되는 VCO(Voltage Controlled Oscillator) 블록에 대해 연구하였으며, RFID/USN 모듈의 원칩화에 대한 기반 기술을 구축하고자 하였다. 따라서 시스템의 핵심 회로에 해당하는 VCO 블록을 설계한 다음, 시뮬레이션을 수행하여 타당성을 검증하였다.

RF 시스템에서는 특정한 하나의 주파수만을 쓰는 경우는 거의 없고 정해진 대역 내에서 여러 주파수를 선택하여 사용하는 경우가 많다. 이러한 요구를 충족시키기 위해 외부에서 인가되는 전압의 변화에 의해 발진주파수를 조절할 수 있는 형태의 전압제어발진기(Voltage-Controlled Oscillator, VCO)의 설계가 요구되어진다. 시스템에서 필요로 하는 주파수를 만들기 위해 일일이 해당되는 주파수들을 만들어내는 발진기를 설계하기보다 발진기의 주파수를 결정하는 공진부를 가변 함으로써 발진주파수를 바꿀 수 있도록 설계하는 것이 용이하기 때문이다. 공진은 기본적으로 인덕턴스(L)와 캐패시턴스(C) 성분의 에너지교환에 의해 이루어진다. 그러므로 공진부의 특성을 가변하려면 L이나 C에 해당할 만한 성분을 가변하게 된다. 가장 일반적으로 사용되는 방식은 공진부의 캐패시턴스를 가변시키는 방식이다. 이것은 배렉터(varactor)라는 편리한 다이오드를 이용하여 이루어진다. 배렉터 다이오드에 의해 가해지는 전압에 따라 캐패시턴스 값이 변하도록 적용한 것이다. 즉, 전압변화 → 배렉터의 캐패시턴스 변화 → 공진부의 공진주파수 변화 → 발진주파수 변화와 같은 과정으로 발진기의 발진주파수를 가변할 수 있게 되며, 이와 같은 원리를 이용하여 만들어지는 것이 전압제어발진기이다. 이렇듯 시스템에서 원하는 주파수를 생성해내기 위해서는, 정해진 사용 주파수대역 범위내의 어떤 주파수라도 생

성해낼 수 있는 VCO가 필요하다. 그림 5는 전압제어발진기에 의해 여러 가지 주파수가 출력되는 것을 보여준다.

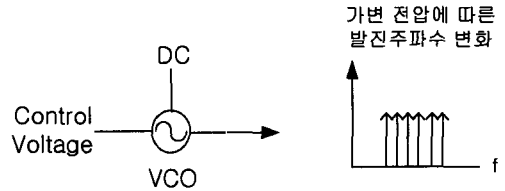


그림3.1 전압제어발진기 블록의 개념도
Fig. 3.1 The general concept of VCO

이러한 원리로 본 연구에서 설계하고 있는 전압제어 발진기인 VCO는 외부에서 인가되는 전압의 변화에 의해 발진주파수를 조절할 수 있는 형태이며, 그림 6와 같다. 설계된 VCO는 부성저항을 이용한 차동형 구조이다. 즉 이 차동형 구조가 LC탱크의 회로 손실과 발진을 위한 부성저항을 상보시켜주는 역할을 하여 지속적인 발진을 유도할 수 있게 된다.

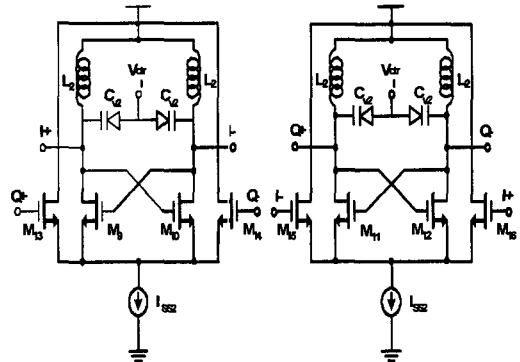


그림 3.2 차동형 900MHz 전압제어발진기
Fig. 3.2 Difference 900MHz VCO

이 VCO는 바이어스 전압 변화에 따른 RF VCO에 배렉터로 사용된 MOS 트랜지스터의 Capacitance 변화로 원하는 주파수 Tuning을 가능하게 하는 capacitive feed back을 통해 부성저항을 갖는 차동형 VCO 회로이다. capacitive coupling을 갖는 상호 결합된 차동

형 구조가 LC 탱크회로의 손실과 지속적인 발진을 위한 부성저항을 공급하고 있다. 공진부에서는 컬렉터와 연결된 인덕터가 베랙터와 함께 공진을 하여 발진 주파수를 결정 하고 안정화 시킨다. 그리고 공진부의 배랙터에 역방향 전압을 증가시키면 공간 전하 영역이 넓어져서 배랙터의 커패시턴스가 작아지고, 역방향 전압을 감소시키면 공간 전하 영역이 좁아져서 커패시턴스가 커지기 때문에 역방향 전압의 의한 커패시턴스의 크기에 의하여 공진주파수를 결정할 수 있다. 이 Capacitance 값은 다음과 같은 식으로 표현될 수 있다.

$$C_j = \frac{A}{2} \left[\frac{2q\epsilon N_d}{V_0 - V} \right]^{1/2} \quad (3.1)$$

즉, 식 3.1에 의해 역방향 전압에 따라서 접합 커패시턴스가 $[1/V_0 - V]^{1/2}$ 에 비례하는 특징을 가지며, 이와 같이 역방향 전압에 의한 베랙터의 커패시턴스 변화에 따라 공진주파수를 변화시켜서 튜닝레인을 얻을 수 있게 된다. 설계된 RF VCO의 버퍼에는 외부 변동으로부터 공진기를 격리 시키고, 높은 입력 임피던스와 낮은 임피던스를 제공하여 부하에 전달되는 전력이 최대가 되도록 하는 이미터-폴로워 형태를 사용하였다. 입력 포트의 임피던스는 원하는 공진주파수에 의해 결정된다. 실제로 VCO는 전압에 의해 가변되지만, 온도변화나 전압불안정과 같은 외부적 영향에 약하다는 문제점이 있다. 즉 원하는 발진주파수가 고정되지 않고 흔들리게 되는데, 원천적인 source가 흔들려 버리면 시스템이 정상적으로 동작할 수가 없다. 그래서 VCO는 주파수안정성을 향상시키기 위한 각종 기술이 필요한데, 이런 일련의 과정을 통하여 locking이 이루어진다. 이러한 원리에 의하여 설계된 VCO는 그림 7에서와 같이 칩 외부의 LC 공진회로와 함께 동작한다. VCO의 발진 주파수를 조절하기 위해 인가 전압에 따라 가변 용량 특성을 갖는 varactor 다이오드가 많이 사용되고 있다. 그림 7에서 L1과 C1은 LC 공진회로의 inductance와 capacitance를 나타내며, C2와 C3는 dc

blocking을 위한 커패시터이다. Cv는 varactor 다이오드의 가변 용량 (variable capacitance)을 나타낸다.

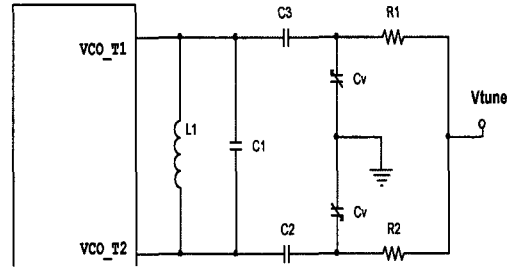


그림 3.3. VCO 외부의 LC 공진회로
Fig. 3.3 The LC resonant circuit of VCO

설계된 VCO는 860MHz에서 950MHz사이의 동작 주파수 범위를 갖는 CMOS VCO이며, LC 공진회로의 quality factor에 무관하게 항상 일정한 진폭의 발진이 가능하다. 설계된 RF VCO의 모의 실험을 RF Spectre 및 ADS를 이용하여 수행하였다. 모의실험 결과 설계된 VCO는 900MHz의 주파수에서 -117dBc@1MHz의 위상잡음 특성을 보였다. 그림 8에 설계된 RF VCO의 Transient 특성을 나타내었다. 약 40ns 후에는 안정된 출력 파형을 얻을 수 있다. 그림 8에 설계된 RF VCO의 위상잡음 특성을 나타내었다. 1MHz의 오프셋에서 117dBc/Hz의 위상잡음의 특성을 확인할 수 있다. 이를 통하여 충분한 Noise-Margin이 확보됨을 알 수 있다. 이는 발진 주파수에서 -9 dBm의 출력 전력과 캐리어 대비 -27 dBc 정도의 고조파 억압 특성을 얻을 수 있었다. 만약 역위상 출력을 갖는 차동형 구조에서 한쪽 출력단이 180° 위상차를 가지며 결합 될 경우 출력 신호의 크기가 두 배로 증가되는 효과가 있게 된다.

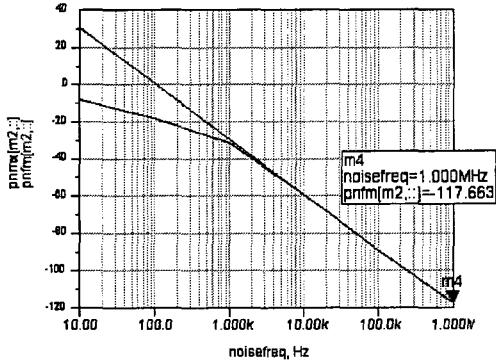


그림 3.4. 설계된 RF VCO의 Transient 해석
Fig. 3.4 The transient analysis of RF VCO

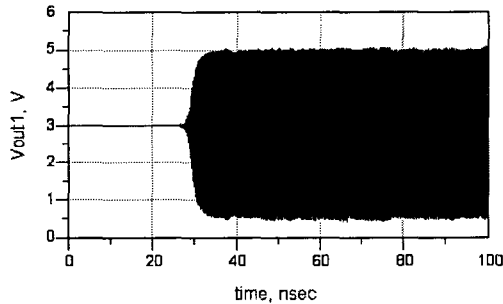


그림 3.5. 설계된 RF VCO의 위상잡음 특성
Fig. 3.5 The phase noise characteristics of RF VCO

표 3.1에 설계한 RF VCO의 특성을 요약하였다. Output Power는 -9dBm 이상으로 나타났고, 원하는 주파수인 900MHz에서 정확히 발진함을 알 수 있고, RFID Reader 부분의 원 칩화를 이루는데 충분히 활용할 수 있다고 판단된다.

표 3.1 설계된 RF VCO의 특성
Table 3.1 The characteristics of RF VCO

항목	결과
공급전원	1.25V
Center Frequency	900MHz
Tuning 전압	0.5 ~ 1.0V
Tuning 범위	850 ~ 960MHz
Output Power	> -9 dBm
위상잡음	> -117 dBc/Hz (@1MHz Offset)

4. USN/RFID 모듈의 설계 및 제작

본 논문에서는 지능형 무선 센서 네트워크에 사용할 수 있는 USN/RFID Reader을 우선적으로 설계하여 제작한 다음, 그 특성을 분석하였다. 사용된 CPU는 8bit Core를 채용하고, RISC 아키텍처로 형성되어 있다. 즉 130명령, 싱글 사이클 명령을 수행하며, 32개 일반 레지스터를 갖고 있다. 또한 16MHz에서 16MIPS Throughput을 하며, 2-사이클 멀티플라이어 내장하고 있다. 그리고 불휘발성 프로그램 및 데이터 메모리를 갖고 있는데, 8K Byte Flash, 512 Byte EEPROM 및 1K Internal SRAM으로 구성되어 있다. 그림 4.1은 USN/RFID Reader의 전체 블록 다이어그램을 보여주고 있으며, 그림 4.2는 관련된 RFID Core의 회로도를 보여주고 있다.

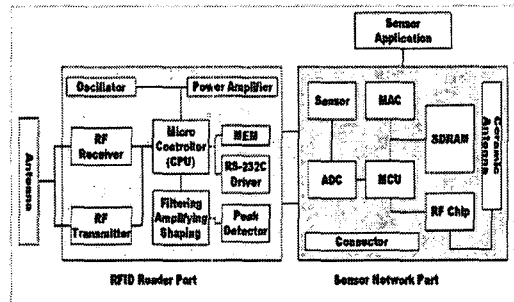


그림 4.1 설계한 USN/RFID Reader의 전체 시스템 블록 다이어그램

Fig. 4.1 The block diagram of designed USN/RFID reader system

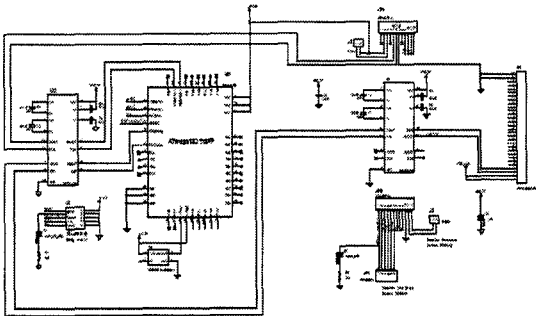


그림 4.2 RFID Reader Core 회로도
Fig. 4.2 The circuit of RFID reader core

그림 4.2에서 나타낸 것 처럼, RFID Reader 모듈을 구성하여고, 그것을 USN 모듈과 결합하였다. 그림 4.3 은 제작한 USN/RFID Reader 모듈의 실제 제작 사진을 보여주고 있으며, 표 4.1은 제작한 모듈의 특성을 나타내고 있다. 표에서 나타낸 바와 같이 송신주파수는 125KHz의 대역을 갖고 있고, USN 네트워크는 900MHz의 범위에서 사용 가능하다. 유효인식거리 또한 RFID인식거리는 5M, USN 네트워크의 인식거리는 30M로 상당히 우수한 결과를 도출하였다. 또한 동시인식도 80-100개도 가능하여 Ad-hoc 네트워크도 충분히 가능하다는 것을 알 수 있다.

표 4.1 USN/RFID Reader의 특성
Table 4.1 The characteristics of USN/RFID reader

항목	특성
송신주파수	125KHz 대역(RFID), 900MHz(USN 네트워크)
수신주파수	900MHz (USN 네트워크)
유효인식거리	5M(RFID인식거리), 30M(USN 네트워크)
동시인식	80~100개
태그 Writing	가능
인터페이스	RS232

또한 그림 4.4는 본 논문에서 제작한 모듈을 컴퓨터에 장착하여 실제 Tag로부터 들어오는 정보를 읽을 수 있음을 보여주고 있으며, 제작한 USN/RFID 모듈은 그림 4.3에서 나타낸 것 처럼 USB 포트를 장착하여 손쉽게 서버에 장착이 가능함을 알 수 있다.

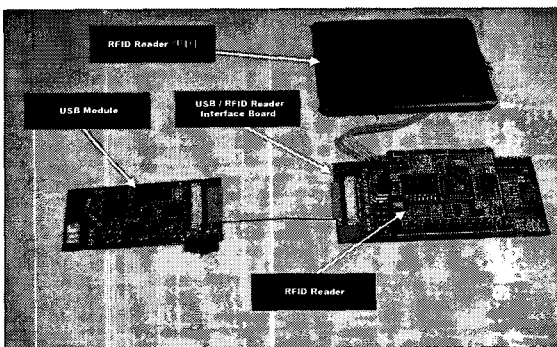


그림 4.3 실제 제작한 USN/RFID Reader 모듈

Fig. 4.3 The fabricated USN/RFID reader module

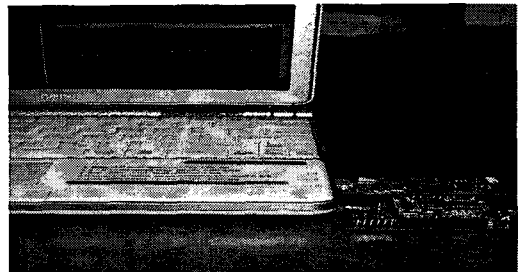
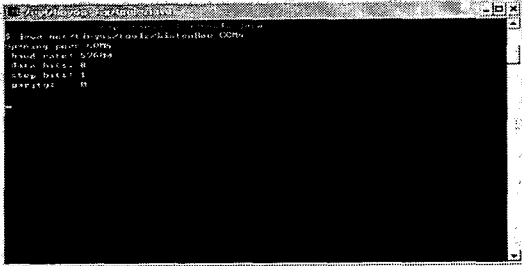
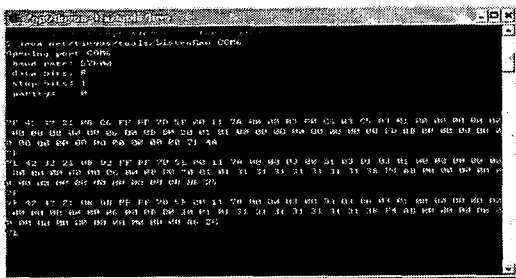


그림 4.4 제작한 모듈의 서버 장착
Fig 4.4 The installation of fabricated module



(a) Tag로부터 정보를 읽기전의 초기화



(b) Tag로부터 전송된 정보 데이터

그림 4.5 USN/RFID 모듈의 Tag 정보 전송
Fig 4.5 The Tag data flow of USN/RFID module

그림 4.5는 실제 USN/RFID 노드에서 인식하고 있는 것을 보여주고 있다. 그림 4.4 (a)는 Tag의 정보를 읽기전의 모습을 보여주고 있으며, 그림 4.4 (b) Tag로부터 정보를 읽을 후의 모습을 보여주고 있는데, 여러개의 노드에서 정보가 동시에 들어오고 있는 것을 보여주고 있어, 본 연구에서 개발한 USN/RFID Reader가 충분히 활용 가능하다는 것을 보여 주고 있다.

5. 결론

본 논문에서는 지능형 무선 센서 네트워크 모듈을 제작하여 그 특성을 분석하였으며, 차세대 시스템은 칩 RFID 시스템을 개발하기 위하여 핵심회로인 VCO 블록 설계후, 시뮬레이션을 수행하여 기본 회로인 VCO 시스템은 무선 네트워크 모듈에 충분히 사용할 수 있다는 것을 검증하였다. 제작한 USN/RFID

Reader 모듈은 유효인식거리가 RFID Reader의 경우 5M, USN의 경우 30M에 해당하는 우수한 결과를 보여주고 있으며, 상용주파수도 900MHz로서 고주파수에서도 충분히 활용가능함을 보여주었다. 따라서 본 논문에서 제작한 USN/ RFID Reader 모듈은 공공기관의 국가물류망 고도화, 환경개선/관리, 국방, 교통 관리등과 민간부분의 건설, 유통, SCM, 자산관리 분야 등에 연계된 지능형서비스라는 새로운 개념의 컴퓨팅 환경을 제공하여 유비쿼터스 산업에 큰 역할을 할 수 있을 것으로 사료된다.

참고 문헌

- [1] Ulrich Kaiser and Wolfgang Steinhagen "A Low Power Transponder IC for High Performance Identification Systems", Custom Integrated Circuit Conference, pp. 335-338, 1994.
- [2] Kaiser, U. and Steinhagen W.. "A Low-Power Transponder IC for High-Performance Identification Systems" IEEE Journal of Solid-State Circuits, vol. 30,no.3,pp. 306-310, 1995.
- [3] R. M. Hornby, "RFID solutions for the express parcel and airline baggage industry," in *Proc. IEE Colloq. RFID Technology*, London, U.K.,Oct. 1999, pp. 2/1 - 2/5.
- [4] K. V. S. Rao, "An overview of backscattered radio frequency identification system (RFID)," in *Proc. Asia Pacific Microwave Conf.*, vol. 3, Singapore, Dec. 1999, pp. 746-749.
- [5] The Palomar Project, "Passive Long Distance Multiple Access UHF RFID System," European Commission, Public Report, Project Number IST1999-10339, Nov. 2002.