

論文2002-39TC-1-5

PN 코드 동기획득에서 다중 임계치의 효과

(Effects of Multiple Threshold Values for PN Code Acquisition in DS-CDMA Systems)

李聲柱*, 金在錫*

(Seongjoo Lee and Jaeseok Kim)

요약

본 논문에서는 직접확산 코드분할 다중접속 시스템의 PN 코드 동기획득에서 다중 임계치를 사용하는 결정방식에 대해서 설명하기로 한다. 본 논문에서 제안하는 다중 임계치 결정방식을 이중적분 직렬동기획득 알고리즘에 적용하고, 평균 동기획득 시간 측면에서 분석한다. 분석을 위해, 제안된 방식의 수학적 모델을 제시하고, IMT-2000 채널모델에서 시뮬레이션을 수행한다. 수식적인 분석 결과는 제안된 방식이 한 쌍의 임계치를 사용하는 기존 방식에 비해 평균 동기획득 시간에서 약 0.2초 내지 0.5초 정도의 성능향상을 가져 오는 것을 보여준다. 이것은 다중 임계치가 하나의 임계치를 사용함으로써 발생했던 탐색 성능 저하를 보상할 수 있기 때문이라고 볼 수 있다.

Abstract

In this paper, a decision method using multiple threshold values for PN code acquisition in Direct Sequence Code Division Multiple Access (DS-CDMA) systems is described. We apply this technique to the conventional double dwell serial search algorithm and analyze it in terms of mean code acquisition time. For the analysis, we present mathematical model of proposed algorithm and also perform the simulation under IMT-2000 channel models. Numerical results show that our proposed scheme outperforms the conventional one by 0.2 - 0.5 sec with respect to the mean code acquisition time because multiple threshold values mitigate the possible decline in search performance caused by the use of a single threshold.

I. 서론

직접확산 코드분할 다중접속(Direct Sequence Code Division Multiple Access : DS-CDMA) 방식은 간섭 제거를 통해 사용자의 수를 증가시킬 수 있고, 다중경로를 통해 전송되는 신호의 에너지를 컴바이닝(com-

binning)함으로써 신호대 잡음비(SNR)를 증가시킬 수 있다. 또한, 전송하고자 하는 데이터를 의사잡음(Pseudo-Noise : PN) 코드로 확산함으로써 통화가 외부의 원인에 의해 고의적으로 끊어지지 않는 장점이 있다^[1]. 이러한 장점들 때문에, DS-CDMA 기술은 최근 들어 IMT-2000이나 무선가입자망(Wireless Local Loop : WLL) 시스템 등과 같은 무선 통신에서 다중접속 방식 규격으로 널리 제안되고 있다^[2-3].

DS-CDMA 시스템에서 무엇보다도 중요한 것이 바로 PN 코드의 동기이다. 왜냐하면, 전송되는 PN 코드와 수신기에서 발생하는 PN 코드의 동기가 이루어지지 않으면 데이터를 복원하는 것이 불가능하기 때문이다.

* 正會員, 延世大學校 電氣·電子工學科
(Communication SOC Lab., Dept. of Electrical and Electronic Eng., Yonsei University)
接受日字:2001年10月16日, 수정완료일:2001年12月17日

PN 코드의 동기과정은 일반적으로 알려진 바와 같이 크게 2가지 과정으로 수행되어 진다. 하나는 PN 코드 동기획득이고, 다른 하나는 PN 코드 동기추적이다. PN 코드 동기획득은 수신되는 PN 코드와 수신기에서 발생시키는 PN 코드를 1 PN 칩(chip)이나 1/2 PN 칩 이내에서 대략적으로 동기를 맞추는 과정이고, PN 코드 동기추적은 1/8 PN 칩 이내로 보다 정확하게 두 PN 코드의 위상을 정렬하는 과정이다. 본 논문에서는 이 2개의 과정중 PN 코드 동기획득에 초점을 두기로 한다.

DS-CDMA 시스템에서 PN 코드 동기획득은 임계치(threshold)의 설정방식에 따라 성능이 크게 좌우된다. 그러나, 임계치 값은 수신되는 PN 코드의 SNR이나 채널환경에 따라 그 최적의 값이 변하기 때문에, 동기획득 시스템이 최적의 성능을 가지는 임계치 값을 찾아내는 것은 거의 불가능하다. 실제로, 기존 시스템에서는 수신되는 PN 코드의 SNR 값에 대한 사전 정보가 없기 때문에, 특정 SNR에서 구한 임계치를 이용하여 PN 코드 동기획득에 사용하고 있다^[4,9]. 이것은 동기획득 시스템의 성능을 떨어뜨리는 결과를 초래한다.

따라서, 본 논문에서는 특정 SNR에서 구한 하나의 임계치를 사용함으로써 발생하는 성능열화를 보상하기 위해 여러 개의 임계치를 사용하는 다중 임계치 결정 방식을 제안하고자 한다. 제안된 방식의 효과를 검증하기 위해, 제안된 결정방식을 기존의 이중적분 직렬 동기획득 방식^[7]에 적용시키고 IMT-2000 채널 모델에서 분석하기로 한다^[10].

본 논문의 구성은 다음과 같다. 우선, II절에서는 제안하는 알고리즘에 대하여 설명하고, III절에서 제안된 알고리즘의 수학적 모델과 평균 동기획득 시간을 유도한다. IV절에서는 제안된 알고리즘의 수식적인 분석결과를 보여주고, 마지막으로 V장에서 결론을 맺기로 한다.

II. 제안된 탐색 알고리즘

제안된 동기획득 방식은 기존의 이중적분 직렬동기획득 알고리즘과 동일하게 탐색모드(search mode)와 확인모드(verification mode) 등 두 가지 모드를 가진다. 그림 1은 제안된 동기획득 알고리즘의 블록도를 보여준다. 탐색모드에서는 기존 알고리즘과 같이 I-Q 넌코히런트 능동 상관기(IQ non-coherent active correlator)를 이용하여 우선 수신되는 PN 코드와 송신기에서 발생시키는 PN 코드사이의 상관 에너지(e_i)를 구한다. 그리고,

계산된 상관 에너지를 에너지 비교기(energy-level detector)로 보내는데, 기존 알고리즘에서는 하나의 임계치만을 사용하여 계산된 상관에너지와 비교한 후 확인모드로의 탐색과정 진행여부만을 결정하였다. 그러나, 제안된 알고리즘에서는 에너지 비교기에 $\theta_{S,1}$ 부터 $\theta_{S,K}$ 까지 K 개의 임계치를 사용하여 계산된 상관 임계치와 K 개의 임계치를 비교한 후 확인모드로의 탐색과정 진행여부뿐만 아니라 확인모드의 임계치도 결정한다.

기존 알고리즘에서는 확인모드도 미리 결정된 오직 하나만의 임계치만을 사용하여 확인모드 과정을 수행하였지만, 제안된 알고리즘에서는 탐색모드에서의 비교 결과에 따라 $\theta_{V,1}$ 부터 $\theta_{V,K}$ 까지 미리 설정된 K 개의 임계치중 하나를 선택하여 확인모드 과정을 수행한다. 예를 들어, 탐색모드에서 계산된 상관 에너지 값이 $\theta_{S,K}$ 보다 크고 $\theta_{S,K+1}$ 보다 작은 값을 가지면, $\theta_{V,1}$ 부터 $\theta_{V,K}$ 까지 미리 설정된 K 개의 임계치중 확인모드의 임계치로 $\theta_{V,k}$ 가 선택된다. 만약, 탐색모드에서 계산된 상관 에너지가 탐색모드의 제일 작은 임계치 값($\theta_{S,1}$)보다 작으면, 탐색과정을 확인모드로 진행시키지 못하고 현재의 PN 코드 위상을 버린 후, 다음(next) 위상으로 PN 코드를 이동시키게 된다.

확인모드는 탐색모드에서 찾아낸 위상에 대해 재확인하는 과정으로, 보다 정확한 상관 에너지 값을 계산하기 위하여 탐색모드에서의 적분구간(dwell time)보다 긴 적분구간을 사용한다. 또한, 탐색 결과의 정확성을 높이고 오보(false alarm) 확률을 줄이기 위해 CD(coincidence detection) 방식을 사용한다. 제안된 알고리즘에서 사용한 CD 방식은 기존 알고리즘에서 사용한 방식과 동일한 방법을 사용하기로 한다^[8]. CD 방식은 탐색 모드에서 찾아낸 위상에 대해 A번에 걸쳐 상관 에너지 값을 계산하고, 그 중에서 B번 이상 계산된 에너지 값이 확인모드의 임계치보다 클 경우 동기획득이 이루어진 것으로 판단하고, 그렇지 않은 경우에는 탐색모드로 동기획득 과정을 되돌리는 방식이다. 제안된 알고리즘이 기존의 알고리즘과 동일한 CD 방식을 사용하지만, CD 테스트를 수행할 때 고정된 하나의 임계치를 사용하는 기존 알고리즘과 달리, 제안된 알고리즘에서는 탐색모드에서 설정해준 임계치($\theta_{V,k}$)를 이용하여 CD 테스트를 수행한다.

동기획득이 선언되면 동기획득 과정에서 찾아낸 위상을 보다 미세하게 추적하는 동기추적 과정이 시작되는데, 만약 잘못된 위상이 동기추적 과정으로 전달되면

동기추적 과정에서 오보(false alarm)가 발생되고 동기 시스템은 탐색모드로 다시 돌아간다. 동기추적과정에서 동기획득 과정으로 돌아가는 데는 $T_{r,D}$ 만큼의 제시간 (penalty time)^[11]이 필요하게 된다. 여기서, T 는 오보에 대한 파라미터이고, τ_D 는 적분시간(dwell time)을 의미한다.

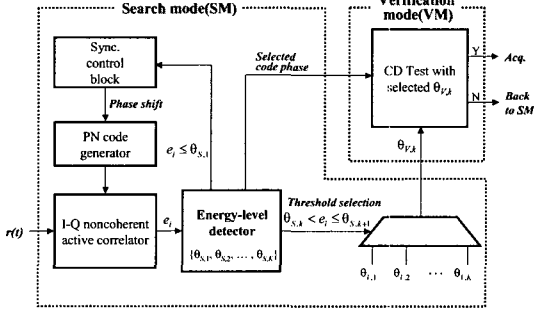


그림 1. 제안된 동기획득 방식의 블록도
Fig. 1. Block diagram of proposed acquisition algorithm.

III. 수학적 모델 및 평균 동기획득 시간

그림 2는 제안된 결정방식을 사용하는 이중적분 직렬동기획득 알고리즘의 상태도를 보여준다. 수식적인 분석을 위해, I 개의 H_1 셀(cell)이 존재하고, 동기획득 과정은 H_0 셀에서만 시작된다는 가정을 두었다. 그림 2에서 V 는 탐색구간(uncertainty region)의 크기를 의미하고, g 는 탐색모드의 후치적분(post-integration)^[12] 길이와 확인모드의 후치적분 길이 사이의 비율이다. 그리고, A 는 CD 테스트의 회수를 나타낸다. V 는 PN 코드의 주기(W)와 탐색간격(Δ)을 이용하여 W/Δ 와 같이 주어진다. 그림 2에서 알 수 있듯이, 제안된 알고리즘에서는 탐색모드에서 확인모드로 진행되는 경우의 수가 K 개이다. 기존 방식에서는 한 개의 임계치를 이용하여 확인모드로의 진행여부만을 고려하기 때문에 각 탐색모드의 셀(code phase)에서 확인모드로 진행되는 가지(branch)의 수가 1개이지만, 제안된 방식에서는 K 개의 임계치를 사용하고 계산된 상관 에너지가 K 개의 임계치 중 어느 임계치 값을 넘는지에 따라 확인모드의 임계치 값이 바뀌기 때문에, 각 탐색모드의 셀에서 확인모드로 진행되는 경우의 수가 K 개가 존재한다.

제안된 알고리즘의 평균동기획득 시간을 유도하기 위해서는 검출(detection) 확률과 오보 확률에 대해서

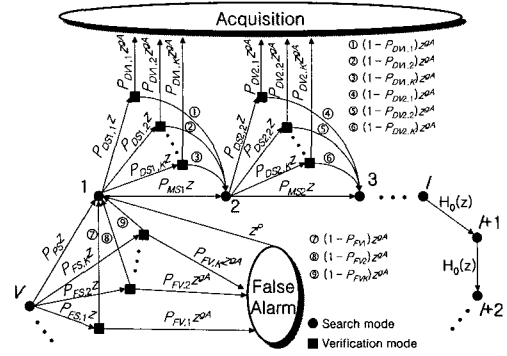


그림 2. 제안된 알고리즘의 상태도
Fig. 2. State diagram of proposed acquisition algorithm.

정의를 해야한다. 본 논문에서는 [7]에서 주어진 I-Q 넌코히런트(non-coherent) 능동 상관기와 동일한 상관기를 사용하였기 때문에, [7]에서 주어진 확률밀도함수(probability density function)를 이용하여 검출 및 오보 확률을 정의할 수 있다. H_0 와 H_{1i} (i -th true phase)에서의 확률밀도함수는 다음과 같이 주어진다.

$$f_m(\eta | H_0) = \frac{1}{(L_m - 1)! V_N^{L_m}} \eta^{L_m - 1} e^{-\frac{\eta}{V_N}} \quad (1)$$

$$f_m(\eta | H_{1i}) = \frac{1}{(L_m - 1)! V_{Fi}^{L_m}} \eta^{L_m - 1} e^{-\frac{\eta}{V_{Fi}}} \quad (2)$$

여기서, L_m 은 m 모드(탐색모드 또는 확인모드)에서 주파수 오차를 보상하기 위해 사용한 후치적분의 길이를 의미한다^[12]. V_N 과 V_{Fi} 는 각각 H_0 셀과 H_{1i} 셀에서 능동 상관기의 출력이고, 이들 값은 [7]에서 구할 수 있다.

우선, 앞에서 정의된 확률밀도함수를 이용하여 검출 확률을 정의하기로 한다. 그림 2의 상태도에서, i 번째 탐색모드 셀($i=1, 2, \dots, I$)에서 확인모드로 진행되는 K 개의 가지 중 k 번째 가지에 있는 검출확률 $P_{DSi,k}$ 는 H_{1i} 셀에서 계산된 상관 에너지의 크기가 탐색모드의 K 개 임계치 중 $\theta_{S,k}$ 와 $\theta_{S,k+1}$ 사이의 값을 가질 경우로 정의할 수 있다. 따라서, $P_{DSi,k}$ 는

$$P_{DSi,k} = \int_{\theta_{S,k}}^{\theta_{S,k+1}} f_S(\eta | H_{1i}) d\eta = e^{-\frac{\theta_{S,k}}{V_{Fi}}} \sum_{l=0}^{L_m-1} \frac{\left(\frac{\theta_{S,k}}{V_{Fi}}\right)^l}{l!} - e^{-\frac{\theta_{S,k+1}}{V_{Fi}}} \sum_{l=0}^{L_m-1} \frac{\left(\frac{\theta_{S,k+1}}{V_{Fi}}\right)^l}{l!}$$

단, $i=1, 2, \dots, I$ 와 같이 정의할 수 있다. 식 (3)에서 k 값은 1부터 K 가

지 가질 수 있고, $\theta_{S,K+1}$ 은 무한대이다.

다음으로, H_{1i} 에서 코드 위상을 놓칠 확률 P_{MSi} 는 전체 경우의 수에서 확인모드로 진행되는 모든 경우의 수를 뺀 나머지 경우에 해당되므로, 다음과 같이 정의 된다. P_{MSi} 는 식 (3)에서 정의된 $P_{DSi,k}$ 를 이용하여 다음과 같이 구할 수 있다.

$$P_{MSi} = 1 - \sum_{k=1}^K P_{DSi,k} \quad \text{단, } i=1, 2, \dots, I \quad (4)$$

그림 2에서 $V-I$ 개의 H_0 탐색모드 셀에서 잘못된 위상이 탐색 모드를 통과하여 확인모드로 진행되는 K 개의 가지중 k 번째 가지에 있는 오보 확률 $P_{FS,k}$ 는 H_0 셀에서 계산된 상관 에너지 값이 탐색모드의 K 개 임계치중 $\theta_{S,k}$ 과 $\theta_{S,k+1}$ 사이에 존재하는 경우로 정의할 수 있다. 또한, 오보를 발생시키지 않고 다음 위상으로 넘어가는 경우에 대한 확률 P_{FS} 는 전체 경우에서 오보가 발생하는 경우를 제외한 나머지 경우로 정의할 수 있다. 이 두 확률은 다음과 같이 표현된다.

$$P_{FS,k} = \int_{\theta_{S,k}}^{\theta_{S,k+1}} f_S(\eta | H_0) d\eta = e^{-\frac{\theta_{S,k}}{V_N}} \sum_{l=0}^{L_{S,k}-1} \frac{\left(\frac{\theta_{S,k}}{V_N}\right)^l}{l!} - e^{-\frac{\theta_{S,k+1}}{V_N}} \sum_{l=0}^{L_{S,k+1}-1} \frac{\left(\frac{\theta_{S,k+1}}{V_N}\right)^l}{l!} \quad (5)$$

$$P_{FS} = 1 - \sum_{k=1}^K P_{FS,k} \quad (6)$$

다음으로, 확인모드에서의 검출 및 오보 확률을 정의한다. 각 탐색모드 셀에서 k 번째 가지를 이용하여 진행된 확인모드에서는 확인모드의 임계치로 $\theta_{V,k}$ 를 사용하여 CD 테스트를 수행한다. 따라서, 그림 2에서 H_{1i} 셀과 H_0 셀이 각각 확인모드 상태에서 동기획득(acquisition)과 오보(false alarm) 상태로 진행되는 K 개의 가지중 k 번째 가지에 있는 확인모드의 검출 확률과 오보 확률은, H_{1i} 셀과 H_0 셀이 각각 확인모드의 임계치 값으로 $\theta_{V,k}$ 를 가지고 CD 테스트를 통과하는 경우로 정의할 수 있다. 확인모드의 검출 확률과 오보 확률은 각각 식 (7)과 (8)에서와 같이 정의될 수 있다.

$$P_{DVi,k} = \sum_{n=B}^A P_{Di,k}^n (1 - P_{Di,k})^{A-n} \quad \text{단, } i=1, 2, \dots, I \quad (7)$$

$$P_{FV,k} = \sum_{n=B}^A P_{F,k}^n (1 - P_{F,k})^{A-n} \quad (8)$$

여기서,

$$P_{Di,k} = \int_{\theta_{V,k}}^{\infty} f_V(\eta | H_{1i}) d\eta = e^{-\frac{\theta_{V,k}}{V_{Fi}}} \sum_{l=0}^{L_{V,i}-1} \frac{\left(\frac{\theta_{V,k}}{V_{Fi}}\right)^l}{l!} \quad (9)$$

$$P_{F,k} = \int_{\theta_{V,k}}^{\infty} f_V(\eta | H_0) d\eta = e^{-\frac{\theta_{V,k}}{V_N}} \sum_{l=0}^{L_{V,i}-1} \frac{\left(\frac{\theta_{V,k}}{V_N}\right)^l}{l!} \quad (10)$$

평균 동기획득 시간을 구하기 위해서는 그림 2의 상태를 간략화시킬 필요가 있다. 그림 3은 그림 2의 상태를 간략화시킨 그림이다^[7]. 그림 3에서 $H_0(z)$, $H_{Di}(z)$, $H_{Mi}(z)$ 는 다음과 같이 정의된다.

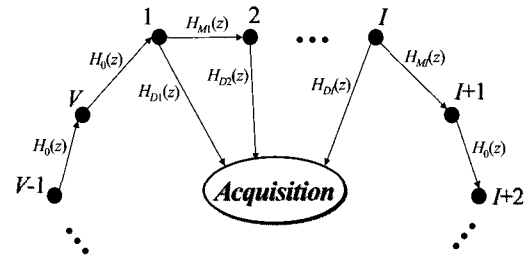


그림 3. 제안된 알고리즘의 간략화된 상태도
Fig. 3. Simplified state diagram of proposed acquisition algorithm.

$$H_0(z) = P_{FS}z + \sum_{k=1}^K P_{FS,k}(1 - P_{FV,k})z^I + gA + \sum_{k=1}^K P_{FS,k}P_{FV,k}z^{I+gA+T} \quad (11)$$

$$H_{Di}(z) = \sum_{k=1}^K P_{DSi,k}P_{DVi,k}z^{I+gA} \quad (12)$$

$$H_{Mi}(z) = P_{MSi}z + \sum_{k=1}^K P_{DSi,k}(1 - P_{DVi,k})z^{I+gA} \quad (13)$$

그림 3의 간략화된 상태도를 이용하여, $V-n+1$ 노드 (node)로부터 동기획득 상태까지의 전달함수(transfer function)를 구하면,

$$T_n(z) = \frac{H_0^n(z) \sum_{i=1}^I H_{Di}(z) \prod_{j=1}^{i-1} H_{Mj}(z)}{1 - H_0^{V-I}(z) \prod_{i=1}^I H_{Mi}(z)} \quad (14)$$

가 된다. 가정에서, 동기획득 과정은 H_0 셀에서만 시작 된다고 하였기 때문에, 전체 $V-I$ 노드에서의 평균전달 함수는

$$U(z) = \frac{1}{V-I} \sum_{n=1}^{V-I} T_n(z)$$

$$= \frac{1}{V-I} \frac{\sum_{i=1}^V H_{D_i}(z) \prod_{j=1}^I H_{M_j}(z)}{1 - H_0^{V-I}(z) \prod_{i=1}^V H_{M_i}(z)} \sum_{n=1}^{V-I} H_0^n(z) \quad (15)$$

가 되고, 마지막으로 식 (15)를 통해 얻어진 평균 동기 획득 시간은 식 (16)과 같이 정의된다.

$$E_{Acq} = \frac{d}{dz} \ln U(z) \Big|_{z=1} \tau_D \quad (16)$$

$$= \left[\frac{\sum_{i=1}^V H_{D_i}(1) \prod_{j=1}^I H_{M_j}(1) + \sum_{i=1}^V H_{D_i}(1) \left[\sum_{j=1}^I H_{M_j}'(1) \prod_{k=1, k \neq j}^I H_{M_k}(1) \right]}{\sum_{i=1}^V H_{D_i}(1) \prod_{j=1}^I H_{M_j}(1)} + \tau_D \right]$$

$$\left[\frac{(V-I)H_0'(1) \prod_{i=1}^V H_{M_i}(1) + \sum_{i=1}^V H_{M_i}'(1) \prod_{j=1, j \neq i}^V H_{M_j}(1)}{\frac{V-I+1}{2} + \frac{1 - \prod_{i=1}^V H_{M_i}(1)}{1 - H_0(1)}} \right]$$

여기서,

$$H_{D_i}(1) = \sum_{k=1}^K P_{DSi,k} P_{DVi,k} \quad (17)$$

$$H_{M_i}(1) = 1 - H_{D_i}(1) \quad (18)$$

$$H_0'(1) = 1 + gA \sum_{k=1}^K P_{FS,k} + T \sum_{k=1}^K P_{FS,k} P_{FV,k} \quad (19)$$

$$H_{D_i}'(1) = gA H_{D_i}(1) \quad (20)$$

$$H_{M_i}'(1) = 1 + gA \sum_{k=1}^K P_{DSi,k} - H_{D_i}'(1) \quad (21)$$

식 (16)에서 τ_D 는 $L_s N_W T_C$ 로 구할 수 있으며, N_W 는 적분시간에 해당하는 PN 칩의 수를, T_C 는 PN 칩의 구간(duration)을 의미한다.

IV. 수식적인 분석 결과

제안된 알고리즘의 수식적인 분석을 위해, 시스템 파라미터를 다음과 같이 설정하였다: $W=2^{15}$, $\Delta=1/2$, $N_W=64$, $L_s=1$, $L_v=2$, $A=4$, $B=2$, $T=10^6$, 주파수 오차 =1KHz, PN 칩속도=1.2288MHz. 우선, E_c/I_0 를 -12dB로 설정한 다음, 기존의 이중적분 직렬동기획득 알고리즘^[7]과 제안된 알고리즘의 임계치를 구하였다. 표 1은 IMT-2000 채널모델에서 기존 알고리즘과 제안된 알고리즘의 임계치를 보여주고 있다. 표 1의 임계치들은 [8]에서 사용된 방법을 통해 얻어진 결과들이며, N_W 로 정규화된 값들이다. 제안된 알고리즘의 임계치 값을 얻어내기 위해 사용된 방법은 그림 4에서 보여진다. 그림 4에서 알 수 있듯이, E_c/I_0 를 -12dB로 고정시키고 K 개의 탐색모드 임계치와 K 개의 확인모드 임계치들을 모두 0에서 1000까지 변화시키면서 전체 채널에서 계산된 평균동기획득시간들의 평균값이 최소가 되는 임계

표 1. $E_c/I_0=-12dB$ 에서 얻어진 임계치 값
Table 1. Threshold values obtained at $E_c/I_0=-12dB$.

방식	임계치수(K)	임계치
기존	1	탐색모드 61.3
		확인모드 152.3
제안	2	탐색모드 60.3, 184.3
		확인모드 156.3, 100.0
	3	탐색모드 60.3, 181.7, 288.3
		확인모드 156.7, 104.0, 59.3
	4	탐색모드 59.7, 114.0, 190.0, 288.3
		확인모드 161.0, 135.3, 101.7, 59.3
5	탐색모드 59.7, 101.3, 154.3, 226.3, 320.3	
	확인모드 162.3, 142.6, 118.3, 87.0, 47.3	

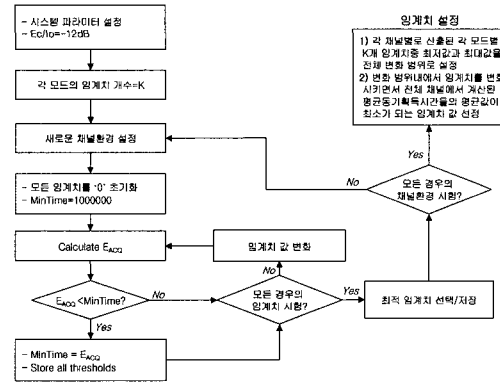


그림 4. 제안된 알고리즘에서의 임계치 산출 알고리즘
Fig. 4. Algorithm obtaining threshold values in the proposed algorithm.

치 값들을 구하였다.

그림 5부터 7은 기존 알고리즘과 제안된 알고리즘의 평균 동기획득 시간을 IMT-2000 채널환경중 실내와 실외, 그리고 차량이동 모델에서 비교한 그림들이다. 그림들에서 알 수 있듯이, 제안된 알고리즘이 기존 알고리즘보다 평균 동기획득 시간을 약 0.2초 내지 0.5초 단축시키는 것을 볼 수 있다. 특히, 채널환경이 나빠질 수록 개선된 효과가 커지는 것을 알 수 있다. 이것은 제안된 알고리즘이 마치 연판정(soft-decision) 방식처럼 동작을 함으로써, 기존의 알고리즘에서 하나의 임계치만을 사용함으로 인해 발생했던 성능열화를 보상하고 있기 때문에 얻어진 결과라고 볼 수 있다.

우리는 또 수식적 분석을 통해 임계치의 수와 평균

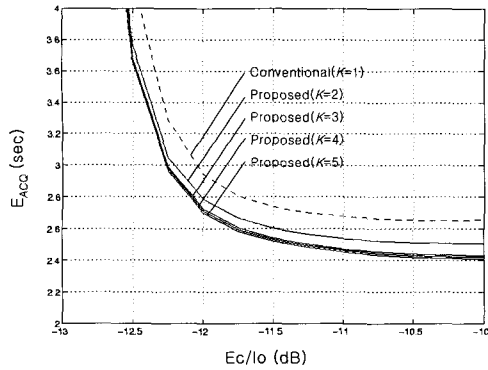


그림 5. IMT-2000 실내환경에서의 평균동기획득 시간
Fig. 5. Mean acquisition time of proposed algorithm in IMT-2000 indoor channel.

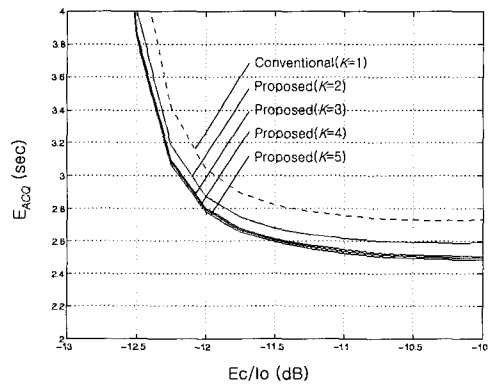


그림 6. IMT-2000 실외환경에서의 평균동기획득 시간
Fig. 6. Mean acquisition time of proposed algorithm in IMT-2000 outdoor channel.

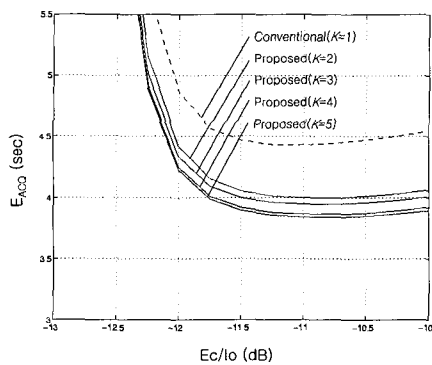


그림 7. IMT-2000 차량이동환경에서의 평균동기획득 시간
Fig. 7. Mean acquisition time of proposed algorithm in IMT-2000 vehicular channel.

동기획득 시간의 관계에 대해서도 알 수 있는데, 그림을 통해서 볼 수 있듯이 임계치의 수가 2개로 증가할

때 성능개선 정도가 매우 크게 나타나고, 임계치의 수가 3개 이상이 되면 성능이 포화상태에 이르는 것을 확인할 수 있다. 이것은 제안된 결정방식을 사용하는데 있어서 최적의 임계치 개수를 결정하는데 기준이 된다.

V. 결 론

본 논문에서는 PN 코드 동기획득 시스템의 성능을 향상시킬 수 있는 새로운 결정방식을 제안하였다. 제안된 방식은 각 모드에서 하나의 임계치만을 사용하는 기존 방식과 달리, 각 모드에 여러 개의 임계치를 사용함으로써 기존 방식에서 발생했던 성능열화를 보상할 수 있었다. 제안된 알고리즘을 수식적으로 분석하기 위해, 제안된 방식의 수학적 모델을 제시하였고 평균 동기획득 시간도 유도하였다. 또한, 제안된 알고리즘을 IMT-2000 채널환경에서 기존의 알고리즘과 비교하였다. 알고리즘 분석을 위한 시뮬레이션은 반도체설계교육센터(IDECC: IC Design Education Center)에서 지원한 S/W를 통하여 수행되었다.

분석결과, 제안된 알고리즘이 기존의 알고리즘보다 약 0.2초 내지 0.5초 성능을 개선하였으며, 채널환경이 더 열악할수록 제안된 방식의 성능개선효과가 두드러지게 나타났다. 또한, 제안된 방식에서 사용된 임계치의 수가 2개일 때, 성능개선 효과가 매우 크게 나타났고, 3개 이상에서는 성능 개선 효과가 포화상태에 이르렀다. 분석결과를 토대로 우리는 여러 개의 임계치를 사용하는 방법이 기존 방식에서 하나의 임계치를 사용함으로써 발생했던 성능열화를 보상할 수 있다는 것을 확인할 수 있었다.

참 고 문 헌

- [1] K. S. Gilhousen, et al., On the capacity of a cellular CDMA system, IEEE Trans. on Vehicular Tech., Vol. 40, No 2, pp. 303-312, May 1991.
- [2] Douglas N. Krisely, Sarath Kumar, Subhasis Laha, and Sanjiv Nanda, Evolution of Wireless Data Services: IS-95 to cdma2000, IEEE Communications Magazine, pp. 140-148, October 1998.
- [3] W. C. Y. Lee, Spectrum and Technology of a

- Wireless Local Loop System, IEEE Personal Comm., Vol.5, No.1, pp. 49-54, 1998. 2. 1.
- [4] Laurence B. Milstein, John Gevargiz, and Pankaj K. Das, "Rapid Acquisition for Direct Sequence Spread-Spectrum Communications Using Parallel SAW Convolver," IEEE Trans. on Comm., Vol. 33, No. 7, pp. 593-600, July 1985.
- [5] Essam Sourour and Gupta. S. C, Direct sequence spread spectrum parallel acquisition in a fading mobile channel, IEEE Trans. on Comm., Vol. 38, No. 7, pp. 992-998, 1990.
- [6] Weihua Zhuang, An improved hybrid PN code acquisition for CDMA personal wireless communications, Proceedings of PIMRC95, pp. 995-999, May 1995.
- [7] HyungRae Park and Bubjoo Kang, On serial search Code Acquisition for Direct-Sequence Spread Spectrum System: An Application to IS-95 CDMA System, Proceedings of VTC95, Vol. 1, pp. 291-295, 1995.
- [8] Seongjoo Lee and Jaeseok Kim, Optimum Threshold for Double-dwell DS-SS Code Acquisition System in PCS Channel Model, IEE Electronics Letters, Vol. 34, No. 7, pp. 634-635, 1998.
- [9] Biqi Long and Hichan Moon, Detection and false alarm probability of PN code acquisition, IEE Electronic Letters, Vol. 33, pp. 926-927, May 1997.
- [10] ITU-R M.1225, Guidelines for Evaluation of Radio Transmission Technique for IMT-2000, 1997.
- [11] Seongjoo Lee, Sangyun Hwang, and Jaeseok Kim, Low-complexity architecture of rake receiver for multi-code CDMA system, IEE Electronics Letters, Vol. 34, No. 14, pp. 1382-1383. 1998.
- [12] Andrew J. Viterbi, CDMA: Principles of Spread Spectrum Comm., Addison-Wesley Pub., 1995.

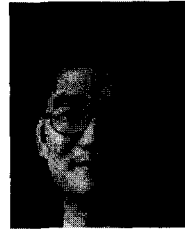
저 자 소 개



李 聲 柱(學生會員)

1993년 2월 : 연세대학교 전자공학과(학사). 1998년 8월 : 연세대학교 전자공학과(석사). 1998년 9월~현재 : 연세대학교 전기전자공학과 박사과정 재학. <주관심분야> PN 코드동기알고리즘, 이동통신용 모

뎀의 VLSI 설계



金 在 錫(正會員)

1977년 2월 : 연세대학교 전자공학과(학사). 1979년 2월 : 한국과학원 전기 및 전자공학과(석사). 1988년 8월 : Rensselaer Polytechnic Institute 전자공학과(박사). 1979년 2월~1984년 4월 : 전자기술연구소 선임연구원. 1988년 8월~1993년 5월 : AT&T Bell Lab. Member of Technical Staff. 1993년 5월~1996년 2월 : 한국전자통신연구소 VLSI 구조 연구실장. 1996년 2월~현재 : 연세대학교 전기전자공학과 교수. <주관심분야> 이동 및 유선 통신시스템의 SOC 설계, 디지털 통신 및 영상압축용 ASIC 설계, 고속 DSP 설계, VLSI 설계 및 CAD