
자료 및 제어 흐름 정보의 최적화 표현에 관한 연구

정성옥*, 고광만*, 이성주**

A Study on the Optimized Representation for Data and Control Flow Information

Sung-Ok Jung, Kwang-Man Ko, Sung-Joo Lee

요 약

최적화란 비효율적인 코드를 구분해 내서 실행 속도 및 기억 공간의 효율성을 높여 주는 방법으로 컴파일러의 각 단계에서 수행된다. Augustus K. Uht에 의해 제안된 Ideograph는 입력 프로그램에 대한 제어 의존성과 자료 의존성에 관한 정보를 동시에 표현할 수 있어 코드 최적화 단계에서 효과적으로 이용될 수 있으며 프로그램에 존재하는 병렬성을 표현하는데 효과적이다. 구문 트리는 원시 프로그램 정보를 효율적으로 표현할 수 있는 중간 표현으로서 컴파일러 구현에 널리 사용되고 있다. 본 논문에서는 원시 프로그램의 중간 표현인 구문 트리를 입력으로 받아 최적화 정보를 추출한 후 제어 흐름 및 자료 흐름 분석 정보를 추출하여 제어 의존성과 자료 의존성을 Ideograph에 동시에 표현한다.

Abstract

Ideograph is a truly unifies data and procedural dependencies, Ideograph can be used to assist various program optimization, such as common expression elimination, code motion, constant folding etc. In this paper, we design and implementation of the optimized abstract syntax tree using Ideograph. Ideograph has control flow information and data flow information for source program. So we use a Ideograph in order to produce a optimized Ideograph with control flow information and data flow information.

* 광주여자대학교 컴퓨터학부

** 조선대학교 컴퓨터공학부

접수일자 : 2000년 10월 31일

1. 서 론

컴파일러는 입력 프로그램에 대해 실행 속도를 개선하고 주기억장치를 효율적으로 사용하기 위해 중간 표현에 대해 최적화를 수행한다. 코드 최적화 단계에서는 입력 프로그램에 대한 중간 표현을 입력으로 받아 중간 표현과 동등한 의미를 유지하면서 코드를 좀더 효율적으로 만들어 코드 실행시 기억 공간이나 실행 시간을 절약할 수 있는 여러 가지 최적화 동작을 수행한다[3].

코드 최적화는 크게 기계 의존적인 코드 최적화와 기계 독립적인 코드 최적화로 구분된다[1]. 또한 최적화 방법에 따라 흐름 분석 기술(flow analysis technique)을 이용하는 전역 최적화와 부분적인 관점에서 일련의 비효율적인 코드들을 구분해 내고 좀더 효율적인 코드로 수정하는 방법인 부분 최적화로 구분된다[5].

트리 형태를 가지고 있는 중간 표현에 대한 최적화의 수행을 고수준 최적화라 부르며 프로그램 상에 존재하는 제어 흐름과 자료 흐름을 쉽게 볼 수 있는 장점을 가지고 있다[1]. Ideograph는 프로그램상에 존재하는 자료 의존성과 제어 의존성을 동시에 표현할 수 있어 제어 의존성과 자료 의존성을 각각 표현하는 방법에 비해 장점을 가지고 있다[6].

본 논문에서는 원시 프로그램의 중간 표현인 구문 트리를 입력으로 받아 최적화 정보를 추출한 후 제어 흐름 및 자료 흐름 분석 정보를 추출하여 제어 의존성과 자료 의존성을 Ideograph에 동시에 표현한다.

본 논문의 구성은 2장에서 원시 프로그램에 존재하는 제어 흐름 분석과 자료 흐름 분석 기법에 대해 고찰한다. 제 3 장에서는 실질적인 Ideograph를 구성하는 방법에 대해 설명하며 제 4장에서는 최적화된 Ideograph 구성 및 병렬성 표현을 위한 기법에 대해 설명한다. 마지막으로 결론과 향후 연구 방향에 대해 기술한다.

2. 제어 및 자료 흐름 분석

2.1 제어 흐름 분석

제어 흐름 분석 단계에서는 프로그램상에 존재하는 모든 가능한 제어의 흐름을 나타낸다. 제어 흐름 분석 기법은 두 단계의 과정을 거쳐 수행된다. 첫 번째 단계에서는 입력 프로그램에 대해 기본 블록(basic block)을 구성한다. 두 번째 단계에서는 분기(branch)를 고려하여 흐름 그래프를 구성한다[2][3]. 기본 블록은 실행이 시작되어 끝날 때 까지 중지되거나 분기되지 않고 기본 블록의 시작점에서 제어가 들어가 기본 블록의 끝에서 제어가 빠져나오는 연속적으로 실행되는 문장들의 집합으로 구성된다. 기본 블록은 리더와 프로그램 코드로서 구성이 되는데 리더는 다음과 같이 정의된다. 첫째, 프로그램이나 프로시주어의 첫번째 문장을 리더라 하며 둘째, 조건 분기나 무조건 분기문의 목적지가 리더이다. 셋째, 조건 분기나 무조건 분기문의 바로 다음 문장을 리더라 한다[1]. 흐름 그래프란 기본 블록 집합에 제어 흐름에 관한 정보를 추가해서 방향을 가지고 있는 그래프를 말한다. 흐름 그래프에서 노드는 기본 블록을 나타내며 계산을 수행한다. 노드간에는 예지로서 연결되며 제어가 흐르는 방향을 나타낸다.[2]

프로그램의 수행에 있어 대부분의 수행 시간은 루프안에서 소비된다. 루프는 흐름 그래프안에 있는 노드의 집합이며 노드간에는 강력하게 연결되어 있다. 또한 루프는 하나의 진입점(entry point)을 가지고 있다. 즉, 루프 밖의 임의 노드에서 루프내의 노드에 노달할 수 있는 유일한 방법은 진입점을 이용한다[2]. 노드 집합 S에서 시작 노드로 부터 집합 S에 존재하는 임의의 노드에 도달할 수 있는 모든 경로가 첫번째로 n 노드를 통한 경우 노드 n을 헤더라 부른다. 또한 흐름 그래프의 모든 경로가 시작 노드로 부터 노드 d를 통해서 노드 n에 도달할 수 있다면 노드 d는 노드 n을 지배한다고 하며 노드 d를 지배자라 부른다. 모든 자신 노드는 자신 노드를 지배하며 루프의 시작점은 루프 내에 있는 모든 노드를 지배한다[3].

2.2 자료 흐름 분석

코드를 최적화하고 효율적인 코드를 생성하기 위해 컴파일러는 프로그램에 대한 정보를 수집하고 이러한 정보를 흐름 그래프에 존재하는 각 블록에 전해준다. 특히 프로그램상의 자료 흐름 정보는 자료 흐름 분석 기법을 이용한다. 자료 흐름 분석 기법은 자료에 대해서 정의(definition)와 이용(use)으로 간주되는 정보를 제공한다. 자료 흐름에 관한 정보는 프로그램의 여러 시점에서 자료 흐름 정보에 관련이 있는 방정식을 세우고 해결하므로 수집할 수 있다[1][2][3]. 자료 흐름 문제는 다음과 같이 두가지 부류로 나누어진다. 첫째, 프로그램의 임의의 점에 제어가 도달하기 전에 어떤 일이 발생할 수 있는가에 관한 문제로서 계산에 영향을 줄 수 있는 부분이며 이것을 전향 흐름이라 한다. 둘째, 프로그램상의 임의의 점에서 제어가 떠난 후에 어떤 문제가 발생할 수 있는가에 관한 문제로서 앞으로 어떤 이용이 영향을 받을 것인가에 관한 문제로서 후향 흐름이라 한다[2][3].

도달 정의는 각 기본 블록 B 와 변수 x에 대해 어떤 문장이 시작점 노드로부터 기본 블록 B에 도달할 수 있는 경로를 이용해서 변수 x를 정의하는 마지막 문장이 될 수 있는가를 결정한다. 자료 흐름 방정식은 자료 흐름 문제에 관해서 방정식을 구성하고 해결하기 위해 두 변수 IN(B), OUT(B)이 있다. 전향 흐름 문제에 대해 블록으로부터 나오는 정보는 블록으로 들어가는 정보에 관한 함수로 정의된다. 도달 정의는 블록 B 안에서 생성되거나 소멸되는 정의 관점에서 함수 f를 정의하는 데 기본 블록 B에 대한 변수 KILL(B)의 의미는 블록 B내의 정의에 의해서 다른 블록에 존재하는 정의가 소멸되는 정의들의 집합이며 변수 GEN(B)는 블록 B 내에서 생성되는 정의들의 집합이다. 일반적인 자료 흐름 방정식의 형태는 식 [1]과 같다[2].

$$\text{OUT}(B) = \text{GEN}(B) \cup (\text{IN}(B) - \text{KILL}(B)) \quad \dots \quad \text{식}[1]$$

즉, 블록 끝에 존재하는 정보는 블록안에서 생성되거나 블록 시작점으로 들어가서 소멸되지 않는 정보이다.

3. Ideograph의 구성

3.1 Ideograph의 의미

Ideograph는 자료 의존성과 제어 의존성을 동시에 속성으로 표현할 수 있는 장점을 가지고 있기 때문에 프로그램의 컴파일 시간에 종복 수식 제거, 코드 이동, 상수 폴딩, 루프 최적화 등과 같은 전역 코드 최적화 기법에서 효과적으로 이용된다. 또한 자료 의존성과 제어 의존성 정보를 활용하여 프로그램상에 존재하는 병렬성을 효과적으로 표현할 수 있다[6].

Ideograph는 (A, I, F, G) 4개의 튜플로서 정의된다. 튜플 A는 변수의 집합(S), 상수의 집합(C), 제어 가드(Control guard)의 집합(B), 연산자의 집합(O)를 포함하고 있다. 튜플 I는 초기 변수의 집합을 포함하고 있다. 또한 튜플 F는 최종 변수의 집합을 포함하고 있으며 튜플 O는 Ideograph의 구성과 계산을 제어하는 규칙들의 집합이다. 모든 변수는 초기 변수의 집합안에서 정의되며 임의의 변수 V가 프로그램상에서 외부 환경으로 출력되거나 외부 변수를 계산하는 데 이용된다면 유용하다고 한다. 최종 변수의 집합 F에 속하는 유용한 변수(Useful variable)를 적, 간접적으로 만들어 낼 수 있는 계산은 쓸모없는 계산으로 간주되어 무시된다. 또한 각 명령 변수는 v-instance로 불린다.

명령 변수 v_i, v_j 에 대해서 프로그램상에서 v_i 가 v_j 보다 선행된다면 v_j 는 v_i 에 의존한다고 $v_j \rightarrow v_i$ 로 표기한다. 명령 사이의 의존성은 모든 v-instance에 대한 의존성의 합집합으로 표시한다. 명령 변수인 v-instance v의 계산 결과가 조건 분기 b의 계산 결과에 따라 다르고 v가 유용한 변수라고 하면 명령 변수 v는 조건 분기 b에 대해 제어 의존성을 가지고 있다고 한다.

3.2 Ideograph 구성

Ideograph의 구성은 첫번째로 기본 블록을 구성하므로 시작된다. 기본 블록들은 제어 에지나 흐름 에지중 하나에 의해 연결된다. 모든 기본 블록과 명령의 식별이 끝났을 때 v-instance의 변수를 이용해서 자료 의존성을 연결한다. 자료 의존성을

연결하는 에지는 명령어 사이를 연결하는 것이 아니라 v-instance 사이를 연결하고 있으며 에지는 제어 연산자나 가드를 레이블로 가지고 있다.

```
(10) A := f1(B, C);
(20) B := f2(A, D);
(30) A := f3(C, b);
```

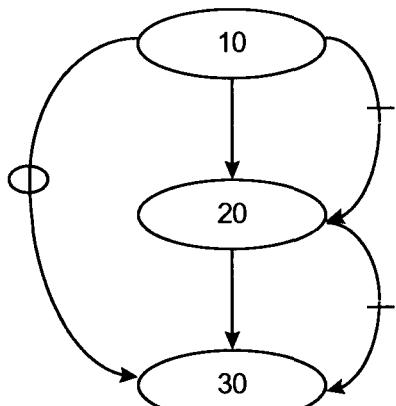


그림 1. 명령어 사이의 자료 의존 그래프

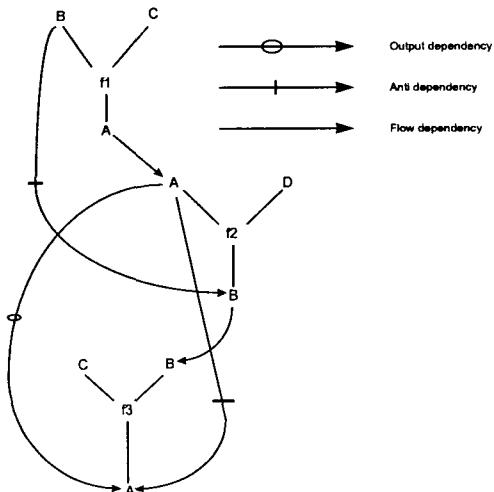


그림 2. v-instance 사이의 자료 의존 그래프

그림 1과 그림 2는 프로그램 코드에 대한 기본
블록과 명령어들이 구분된 후 명령어들 간에 존재

하는 자료 의존성과 v-instance간의 자료 의존성을
그래프 형태를 보여주고 있다. 여러 가지 코드 최
적화를 수행하기 위해 v-instance에 연관된 임시 자
료 구조를 가지고 있다. 이런 임시 자료 구조는 최
적화 수행을 마친 후에 소멸된다.

최적화를 수행하는 동안 v-instance 사이의 자료
의존성의 연결과 유지는 Ultra-Fine-Grain이라는 새
로운 프로시주어에 의해서 수행된다. 자료 의존 그
래프를 구성하는 UFG 프로시주어는 v-instance사
이의 자료 의존성을 유지하고 이용하고 있다. 기본
블록을 이용해서 흐름 그래프를 구성하고 UFG를
이용해서 자료 흐름 그래프를 구성한 후에 모든
조건 분기를 Ideograph 에지의 속성으로 간주되는
제어 가드로 번역한다. 즉, 제어 가드는 조건 분기의
효과를 나타낸다. 이런 프로시주어는 자료와 제
어 의존성을 하나의 일치된 표기로서 나타낸다. 가
드가 UFG 에지에 추가되고 v-instance가 분기의
영향하에 존재하는지 여부에 따라 참, 거짓값을 레
이블로 갖는다. (v_i, v_j)와 같은 UFG 에지는 v_i 에서
 v_j 에 도달할 수 있는 하나 이상의 직접 실행 경로
가 존재한다면 여러 개의 Ideograph의 에지로 변형
된다.

3.3 Ideograph 구성 예

S1 문장을 수행한 후 전향 조건 분기(Forward branch; fb)를 수행하여 참값이면 S3 문장을 수행
하고 거짓이면 S2 문장을 수행하는 프로그램 코드
에 대한 자료 의존 그래프는 그림 3과 같다.

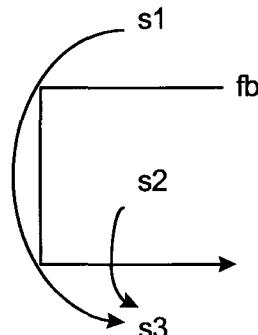


그림 3. 자료 의존 그래프

또한 이런 자료 의존성을 나타내는 그래프를 이용해서 그림 4와 같은 흐름 그래프를 구성한다.

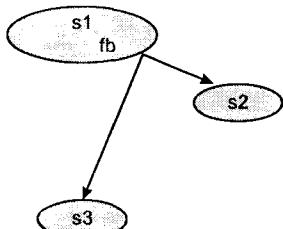


그림 4. 흐름(flow) 그래프

문장 S1, S2, S3가 각각 "a := ...", "a := ...", "... := a"와 같은 형태를 가지고 있으며 S2는 S1을 재정의 한다고 가정하는 경우 경로 <S1, S2, S3>에서 자료 의존성을 나타내는 에지 (S1, S2)에 대해서 'a'는 문장 S2에 의해서 재정의 되고 레이블로 "fb(F)"를 가질 수 없지만 다른 경로 <S1, S3>인 경우 에지 (S1, S3)에 대해서는 "fb(T)" 태그를 갖는 Ideograph를 그림 5에서 보여주고 있다.

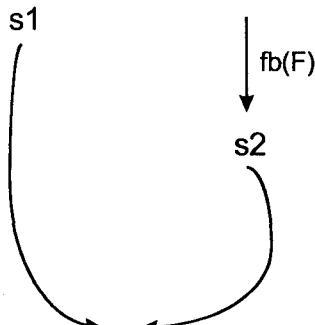


그림 5. Ideograph 구성 예

Ideograph 구성에서 중요한 점은 모든 분기가 제어 가드로 변환된 상태인 Ideograph를 구성한 후에 모든 의존성을 나타낼 수 있으며 비로소 최적화를 수행할 수 있다.

4. 최적화 구문 트리를 위한 정보 생성

4.1 구문 트리 구성을 위한 기본 블록 생성

에 대한 어휘 분석 단계와 구문 분석 단계를 거친 후 예를 들어 bubble() 함수에 대한 기본 블록을 그림 6과 같이 구성한다. 구성된 기본 블록 단위로 자료 흐름 그래프와 제어 흐름 그래프 생성 정보를 Ideograph에 표현하며 보다 최적화된 구문 트리 생성을 위한 정보를 추가한다.

```

bubble()
{
    for( i=1 ; i<n ; i++ )
        for( j=1 ; j>=i ; j++ )
            if( a[j]>a[j+1] ) {
                /* Swapping */
            }
}
  
```

기본-블록-1	i=1
기본-블록-2	i<n
기본-블록-3	i++
기본-블록-4	j=1
기본-블록-5	j>=1
기본-블록-6	j++
기본-블록-7	a[j] > a[j+1]
기본-블록-8	/* ---- */

그림 6. bubble() 함수에 대한 기본 블록 구성

4.2 최적화 동작

도달 정의로부터 이용-정의 사슬(use-definition chain)을 구성할 수 있다. 즉 변수의 정의와 이용이 연결 리스트로 구성된다. 블록안에서 정의는 정의를 이용하는 이용과 연결된다. 블록안에서 정의가 없다면 블록에 도달하는 모든 정의는 이용과 연결된다. 도달 정의는 Ideograph의 구성으로 얻을 수 있으며 이용-정의 사슬은 상수 전달(constant propagation) 최적화 동작에 이용된다.

임의의 수식 계산이 중복되는 경우 먼저 계산된 수식의 값이 변경되지 않았으면 먼저 계산된 수식의 값을 이용하므로 중복된 수식의 계산을 제거 할 수 있다. Ideograph상에서 중복된 수식을 제거 하기 위해 다음을 정의한다. 변수 C_k 는 임의의 명령 k 를 정의하고 변수 S_k 는 명령 k 의 수식을 정의 한다. 또한 변수 C_k 에 대한 두 개의 피연산자 v_1 ,

v_2 에 대해 $S_k = f_k(v_k, v_k)$ 를 정의한다. S_i 의 v -instance가 변경되기 전에 프로그램 상에서 수식 S_j 에 의해서 재사용 되는지를 발견하는 알고리즘은 아래와 같다.

입력 : R_j , 명령 C_k 의 R_j
출력 : $S_j = S_i$ 이거나 $S_j \neq S_i$
방법 : G_u 의 원소인 어떤 v_j 에 대해
 $(R_i \cap R_j) \neq 0$ 이고 $f_i = f_j$ 이면
 $S_j = S_i$ 이다.

위 알고리즘에서 v -instance v_i 의 흐름 의존 집합 R_i 를 호출하여 피연산자 v_i, v_j 에 관한 S_i 의 두개의 흐름 의존 집합은 각각 R_i 와 R_j 이다. 또한 v -instance v 는 변수 v 에 흐름 의존하는 모든 명령을 가지고 있는 집합 G_v 를 가지고 있다고 가정한다.

루프내의 문장 수행이 수행될 때마다 같은 값을 갖는 문장(Loop invariant)의 제거는 프로그램 수행 속도를 향상시킨다. Ideograph상에서 이런 값을 갖는 문장은 Ideograph가 순환(Iteration) 문장간에 흐름 의존성을 가지고 있지 않는 특성을 이용해서 코드 최적화시킨다. 상수 폴딩, 코드 이동 등의 기타 다른 최적화 동작은 기존의 방법을 이용하여 최적화 동작을 수행한다.

5. 결 론

입력 언어의 중간 표현에 대해서 코드 최적화의 실행은 코드 실행시 기억 공간이나 수행 시간을 절약 할 수 있다. 프로그램상에 존재하는 제어 의존성과 자료 의존성을 각각 나타내야 하는 방법에 의해 Ideograph는 동시에 하나의 표현에 나타낼 수 있는 장점을 가지고 있다. 본 논문에서는 원시 프로그램에 대해 중간 표현으로 구문 트리를 구성한 후 구문 트리를 참조하여 프로그램상에 존재하는 제어 의존성과 자료 의존성을 동시에 Ideograph에 표현하였다. 또한 Ideograph를 참조하여 중복 수식 제거, 루프 최적화, 코드 이동과 같은 코드 최적화 동작을 수행하였다.

이를 위해 제 3 장에서는 실질적인 Ideograph를 구성하는 방법에 대해 설명하였으며 제 4장에서는 최적화된 Ideograph 구성 및 병렬성 표현을 위한

기법에 대해 설명하였다.

앞으로 보다 효율적인 코드 생성을 위해 더 많은 최적화 기법을 보완할 예정이며 Ideograph상에서 병렬 요소를 검출하여 병행 수행에 적합한 코드를 생성하도록 연구할 예정이다.

참고문헌

- [1] Alfred V. Aho & Ravi Sethi & Jeffrey D. Ullman, Compilers : Principles, Techniques, and Tools, Addison Wesley, 1986.
- [2] J. Ferrante & K. Ottenstein & J. Warren, "The program dependence Graph and Its Use in Optimization", ACM TOPLAS, Vol. 9, NO. 3, pp. 319-349, July, 1987.
- [3] Karen A. Lemone, Design of Compilers: Techniques of programming language translation, CRC Press, 1992.
- [4] S. P. Midkiff & D. A. Pauda, "Issues in the Optimization of Parallel Programs", International Conference on Parallel Processing, Vol. 2, pp. 105-113, 1990.
- [5] Jean-Paul Tremblay & Paul G. Soreson, Compiler Writing, McGraw-Hill International Editions, 1989.
- [6] S. ShouHan Wang & Augustus K. Uta, "Program Optimization with Ideograph", International Conference on Parallel Processing, Vol. 2, pp. 153-159, 1989.
- [7] Steven S. Muchnick, Advanced Compiler Design and Implementation, Morgan Kaufmann, 1997.
- [8] Tom Axford, Concurrent Programming : Fundamental Techniques for Real-Time and Parallel Software Design, John Wiley & Sons, 1989.
- [9] Gregory R. Andrews, Concurrent Programming : Principles and Practice, The Benjamin/Cummings Publishing Company, Inc., 1991.

- [10] Jean-Paul Trembly & Paul G. Soreson, The Theory and practice of Compiler Writing, McGraw Hill International Editions, 1989.



정 성 옥(Sung-Ok Jung)
 1989. 2. 조선대학교 전자계산
 학과 졸업(이학석사)
 2000. 조선대학교 전자계산학
 과(박사과정 수료)
 1992. 3.-1997. 2. 광주여자전문
 대학 전산정보처리과 조교수
 1997. 3 - 현재 광주여자대학교 컴퓨터학부 조교수
 *주관심분야 : 소프트웨어공학, 객체지향 소프트웨어, 시스템 소프트웨어, 프로그래밍 언어, 시스템분석 및 설계

*주관심분야 : 객체지향 프로그래밍 언어, 병행 프로그래밍 언어, 윈도우즈 프로그래밍 언어, 시각 프로그래밍 언어, 컴파일러 구성론



이 성 주(Sung-Ju Lee)
 1992. 2 광운대학교 전자계산
 학과(이학석사)
 1998. 2 대구가톨릭대학교 전자
 계산학과 (이학박사)
 1988년 ~ 1990년 조선대학교 전

자계산소 소장

1995년 ~ 1997년 조선대학교 정보과학대학장
 1981년 ~ 현재 조선대학교 컴퓨터공학부 교수

*주관심분야 : 소프트웨어 공학, 프로그래밍 언어, 객체지향 시스템, 러프 집합



고 광 만(Kwang-Man Ko)
 1993. 2. 동국대학교 컴퓨터공
 학과 졸업(공학석사)
 1998. 2. 동국대학교 컴퓨터공
 학과 졸업(공학박사)
 1998. 3. - 현재 광주여자대학
 교 컴퓨터학부 전임강사