

FPGA 및 PLD 기술 특집

특집 편집기



정 관 수 교수

경 희 대 학 교

현재 우리나라의 반도체 산업은 주로 memory소자의 생산기술만이 발전되어 있고 non-memory소자와 IC설계분야는 매우 취약한 상황에 처해있다. 한편, 자기가 필요로 하는 IC, 즉 ASIC을 직접 설계할 절실히 요구되는 현실에서 ASIC제작비용 및 실패에 따른 시간소요가 상당히 큰 부담이 되고 있으므로 제작에 앞서 설계된 ASIC을 철저히 검증할 필요가 있다.

이런 의미에서 FPGA(field programmable gate array)와 PLD(programmable logic device)에 관한 기술을 3분야(일반적 사항, 개발툴개발사례, 응용사례)로 구성하여 편집하였다. 다만, 현재 대학에서 이루어지고 있는 FPGA설계분야 교육에 관한 내용이 빠지게 된 것을 유감스럽게 생각하며 이 특집을 만드는데 수고하여 주신 집필자들과 많은 조언을하여 주신 KETI의 ASIC센터의 이철동 소장에게 사의를 표합니다.