

# 아남반도체설계(주), ASIC Design Center 開所

(資料：亜南半導体設計(株))

## ANAM·VLSI-ASIC Design Center

- 아남반도체설계(주)는 미국 VLSI Technology Inc.의 지원을 받아 지난 9월 15일 ASIC Design Center를 개소하였다.
- 주 소 : 서울 강남구 삼성동 169-1  
기독교서회빌딩 1층
- Design장비 : CAE/CAD Workstation - 4 대  
Plotter - 1 대  
Server System - 1 식  
기 타 - 1 식
- Design처리현황 : 해외로부터 5건의 Design 주문을 받아 Design중임.

## 亜南半導体設計(株)의 事業計劃

- 20년간 반도체수출사업(수출누계 : 37억弗)을 하여온 亜南은 해외기술에 의존하여 오던 반도체설계부문의 국산화를 위하여 세계최강의 반도체설계기술, 특히, ASIC설계 Software를 가지고 있는 미국의 VLSI Technology社와 협력체제를 구축하여 1987년 7월에 亜南半導体設計(株)를 설립하고, 9월 15일에는 ASIC Design Center를 개소하였다.
- ASIC설계는 亜南半導体設計(株)의 ASIC Design Center가, Chip생산은 VLSI Technology社의 일본 또는 한국협력공장에서, 조립 및 검사는 亜南産業(株)의 반도체공장에서 하게 되므로, 同社는 고품질의 ASIC를 국제경쟁가격으로 신속, 정확하게 설계, 생산, 공급하게 되었다.
- ASIC이란 Application Specific Integrated Circuit의 약자로서 특수용도 집적회로이다. 同社는 Computer, 통신장비, 전자제어장치, 전자계측기, TV, Audio 및 전자게임기 등을 생산하는 고객의

요청에 따라 고객이 처음 설계한 전자회로 상의 각종 전자부품, 특히 반도체를 중심으로 한 수10개 또는 수100개의 전자부품의 기능을 한개 또는 몇개의 ASIC로 축적설계, 생산, 공급하게 되었다.

- ASIC설계를 이용하는 고객은 자재비, 조립비 등의 원가절감, 독창적 전자회로의 비밀유지, 전자부품수의 감소에 따른 고장요인 제거로 품질의 고급화와 제품의 輕薄短小化 등을 이룩하여 국제경쟁력을 더욱 갖게 될 것으로 보인다.

## ASIC 設計 技術力

- Gate Array에 의한 설계는 200Gate에서 5만Gate까지 집적이 가능한 22개의 Array family가 준비되어 있고 300여개의 Cell이 내장된 1.5Micron Library를 가지고 설계.
- Standard Cell에 의한 설계는 10만Gate까지 집적이 가능한 300여개의 Cell이 내장된 1.5Micron Library를 가지고 설계.
- 특히, 亜南만이 가지고 있는 8개의 Megacell Library와 RAM, ROM, PLA, Data-Path, State-Machine 등의 Compiler 기능을 이용하여 10만Gate까지 집적이 가능한 Cell Based ASIC를 공급.

## VLSI Technology社의 ASIC 설계 Software 판매

- 수요자가 ASIC설계의 전반부 또는 전체를 자가 직접 설계하기를 원할 때는 VLSI Technology社의 ASIC설계 Software도 판매하며, 同社에서는 同Software의 판매대행 및 기술지원을 하고 있다.