

位相 그래프와 回路網 解析理論(II)

張世勳*

題解

iv. 連結行列에 의한 回路網의 表現

1. 回路素子의 一般化表現
2. 마디 解析法(node analysis)
3. 時不變, 線型 回路網의 倍數解析法
4. 時不變, 線型 回路網의 루우프解析法
5. 時不變, 線型 回路網의 철세트解析法
6. 時不變, 線型 回路網의 狀態空間解析法

iv. 連結行列에 의한 回路網의 表現

1. 回路素子의 一般化表現

電源의 等價變換 및 電源의 回路網내에서의 移行技
法 등을 쓰면 回路網을 구성하는 각 回路素子는 그림
10에서와 같은 가지로 일 반화시켜 모두 표현 시킬 수
있다. 즉 모든 回路網은, 電壓源과 直列로 하나의 被
動素子가 연결된 것에 電流源이 並列로 연결된 꼴의
가지로 等價의으로 變換되는 가지들로 구성된 것으로
표현할 수 있다. 대표적인 가지, 예컨대 k 번째 가지를
이렇게 일 반화표현한 것이 그림 10이다.

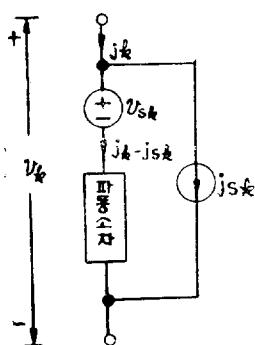


그림 10 一般化시켜 표현된 가지

여기서 j_k , v_k 는 일 반화된 가지의 가지電流 및 가지
電壓을 각각 나타낸다.

만일 실제로 다루는 k 번째의 가지가 電壓源을 포함

하지 아니하면 $v_{sk}=0$, 또는 電流源을 포함하지 아니하
면 $j_{sk}=0$ 등으로 놓으면 된다. 이러한 가지의 電流—
電壓特性은 만일 被動素子가 時不變, 線型抵抗 R_k 이면
 $v_k=v_{sk}-R_k j_{sk}+R_k j_k$

임을 밝힐 수 있다. 차후부터는 특별한 언급이 없는
한 回路網은 이러한 일 반화된 가지들로 이루어진 것
으로하고 位相그래프의 應用에 의한 時不變, 線型回路
網의 마디解析法, 倍數解析法, 루우프解析法, 철세트
解析法 및 狀態空間解析法의 일 반적인 취급 방법을 다
음에서 다루도록 한다.

2. 마디解析法(node analysis)

時不變, 線型 回路網의 경우는, 獨立電源만 제외하
고는 다른 모든 回路素子들은 時不變, 線型素子들로
이루어 진다. 마디解析法은 가지의 電流—電壓特性式
과 다음의 KCL 및 KVL를 써서 마디—基準마디 電壓
들을 구하므로써 回路網解析을 매듭하여 가는 方法이
다.

$$Aj=0 \quad (KCL) \quad (18)$$

$$\text{및 } V=A^T e \quad (KVL) \quad (19)$$

일 반적으로 마디解析法에서, 이렇게 해서 얻어지는
方程式群은 여러 개의 實係數 線型微分(또는 微積分)
方程式群이 얻어 질 것이며 $n=(n_t-1)$ 개의 마디—基
準마디電壓 e_1, e_2, \dots, e_n 등이 未知變數로 표현된다. 처음
에는 이해하기 쉽게 線型代數方程式群으로 표현되는,
抵抗素子와 獨立電源만을 갖는 回路網의 마디解析法을
다루고, 다음에 폐이저와 임피던스 개념을 써서 交流
回路의 定常解釈을, 그리고 나중에는 일 반적인 微積
分方程式群으로 표현되는 一般回路網의 마디解析法을
다루도록 한다.

A. 抵抗回路網의 마디解析法

b 개의 가지와 n 개의 마디로 된 하나의 연결그래프
로 표시되는 時不變, 線型抵抗回路網을 세각하자. 이
回路網의 대표적인 k 번째 가지는 그림 10에서처럼 나
타낼 수 있다. 이 가지의 電流—電壓特性은

$$v_k=R_k j_k + v_{sk} - R_k j_{sk} \quad k=1, 2, \dots, b$$

또는

* 正會員：漢陽大工大教授·工學博士(當學會編修委員)

$$j_k = G_{ik}v_k + j_{ik} - G_{ik}v_{ik}, \quad k=1, 2, \dots, b$$

이것을 行列로 둘아 쓰면,

$$\mathbf{j} = \mathbf{G}_b \mathbf{v} + \mathbf{j} - \mathbf{G}_b \mathbf{v}. \quad (20)$$

여기서 \mathbf{G}_b 는 가지—콘덕턴스 행렬(branch-Conductance matrix)이라 하며 $[b \times b]$ 차원의 다음과 같은 对角行列을 뜻한다.

$$\mathbf{G}_b = \begin{pmatrix} G_1 & 0 & 0 & 0 & 0 \\ 0 & G_2 & 0 & 0 & 0 \\ 0 & 0 & G_3 & 0 & 0 \\ 0 & 0 & 0 & G_b & \cdots \\ 0 & 0 & 0 & 0 & G_b \end{pmatrix} \quad (21)$$

\mathbf{j} , 및 \mathbf{v} ,는 電流源 및 電壓源 벡터들로 다음과 같이 $[b \times 1]$ 차원을 갖는다.

$$\mathbf{j} = \begin{pmatrix} j_{11} \\ j_{12} \\ \vdots \\ d_{sb} \end{pmatrix}, \quad \mathbf{v} = \begin{pmatrix} v_{11} \\ v_{12} \\ \vdots \\ v_{sb} \end{pmatrix} \quad (22)$$

식(18), 식(19), 및 식(20)에서 가지變數 j , v 를 소거하여 마디—基準마디 電壓에 관해 식을 정리하면 마디解析法에서 요구되는 관계식이 얻어진다. 즉 식(20)에 \mathbf{A} 를 앞곱하기(Premultiplication)하고 식(18)과 식(19)의 결과를 쓰면

$$\mathbf{AG}_b \mathbf{A}^T \mathbf{e} + \mathbf{A} \mathbf{j} - \mathbf{AG}_b \mathbf{v} = 0 \quad (23)$$

또는

$$\mathbf{AG}_b \mathbf{A}^T \mathbf{e} = \mathbf{AG}_b \mathbf{v} - \mathbf{A} \mathbf{j}, \quad (24)$$

지금

$$\left. \begin{aligned} \mathbf{Y}_n &= \mathbf{AG}_b \mathbf{A}^T \\ i_n &= \mathbf{AG}_b \mathbf{v} - \mathbf{A} \mathbf{j}, \end{aligned} \right\} \quad (25)$$

라 놓으면 식(24)는

$$\mathbf{G}_n \mathbf{e} = \mathbf{i}, \quad (26)$$

식(26)을 마디方程式(node equation)이라 하며, \mathbf{G}_n 를 마디—콘덕턴스 행렬(node conductance matrix), \mathbf{i} ,를 마디電流源 벡터(node current Source vector)라 한다. \mathbf{A} , \mathbf{G}_b 는 각각 $[n \times b]$, $[b \times b]$ 차원의 接續行列 및 가지—콘덕턴스 행렬이니까 $\mathbf{G}_n = \mathbf{AG}_b \mathbf{A}^T$ 는 $[n \times b] \times [b \times b] \times [b \times n] = [n \times n]$ 의 正方行列일 것이다. 회로망이 주어져서 素子값과 그들의 연결관계가 알려지면 정해지는 것이다. 또한 각 가지素子의 電流—電壓特性이 주어질 것이니 v ,와 j ,도 알려지므로 i ,도 식(25)에서 구하여 진다. 따라서 식(26)을 e 에 관해 풀면 마디—基準마디사이의 모든 마디電壓이 알려져서 마디解析法이 매듭지워 진다. 만일 각 가지電壓 V 및 가지電流, j 까지 구하려면 식(19), 식(20)의 관계에서 구할 수 있다.

마디解析法에 있어서는 $\mathbf{G}_n \mathbf{e} = \mathbf{i}$, 중 마디—콘덕턴스 행렬 \mathbf{G}_n 과 마디電流源 벡터 \mathbf{i} ,가 쉽게 구하여 지면 한결 마디方程式을 세우기가 간단하다. (이것은 물론 손

으로 직접 回路解析을 수행할 때를 연상하여 하는 이야기다. 計算機를 써서回路網을 解析하려 할 때에는 물론 앞에서 설명된 體系的過程을 따라야 되겠다.) 從 屬電源과 같은 電氣的인 結合素子를 갖지 아니하는 抵抗回路網을 손으로 다룰 때에는 다음과 같은 簡易法을 써서 \mathbf{G}_n 과 \mathbf{i} ,를 구할 수 있다.

지금, 마디方程式 $\mathbf{G}_n \mathbf{e} = \mathbf{i}$,를 풀어 쓰면,

$$\begin{pmatrix} g_{11} & g_{12} & \cdots & g_{1n} \\ g_{21} & g_{22} & \cdots & g_{2n} \\ \vdots & \vdots & \ddots & \vdots \\ g_{n1} & g_{n2} & \cdots & g_{nn} \end{pmatrix} \begin{pmatrix} e_1 \\ e_2 \\ \vdots \\ e_n \end{pmatrix} = \begin{pmatrix} i_{11} \\ i_{12} \\ \vdots \\ i_{1n} \end{pmatrix}$$

여기서,

① g_{ii} 는 마디 ①의 自己콘덕턴스(self-conductance)라 하며, 마디 ①에 결친 모든 가지의 콘덕턴스의 합을 나타낸다.

② g_{ik} 는 마디 ①와 마디 ②간의 相互 콘덕턴스(mutual-conductance)라 하며, 마디 ①와 마디 ②간의 가지가 콘덕턴스의 합에 負의 부호를 붙인 것이다.

③ 만일 모든 獨立電壓源을 獨立電流源으로 바꾸어 놓으면 i_{ik} 는 가지 ②에 연결된 모든 獨立電流源의 代數和를 나타낸다. 이때, 電流源의 方向이 마디 ②를 흘러 들어 오는 方向일 때 +부호, 흘러 나가는 方向일 때 -부호를 붙인다.

④ 抵抗素子와 獨立電源으로만 된 回路網은 마디—콘덕턴스 행렬 $\mathbf{G}_n = (g_{ij})$ 이 對稱행렬을 이룬다. 즉, $\mathbf{G}_n = \mathbf{G}_n^T$ 이다. 이것은 다음과 같이 증명할 수 있다.

$$\mathbf{G}_n^T = (\mathbf{AG}_b \mathbf{A}^T)^T = \mathbf{A} \mathbf{G}_b^T \mathbf{A}^T = \mathbf{A} \mathbf{G}_b \mathbf{A}^T = \mathbf{G}_n$$

여기 마지막 단계에서 $\mathbf{G}_b^T = \mathbf{G}_b$ 임을 이용하였다. 電磁結合이 없는抵抗回路網에서는 가지—콘덕턴스 \mathbf{G}_b 는 对角行列이니까 이 관계는 항상 성립된다.

⑤ 만일 線型抵抗回路網의 모든 콘덕턴스가 正의 값을 가지면 $|\mathbf{G}_n| > 0$ 이니 마디方程式은 항상 唯一解를 준다.

B. 交流回路의 마디解析法

時不變, 線型인 抵抗素子, 인덕턴스素子, 커패시턴스素子들과 獨立電源으로 이루어진 RLC回路網을 생각하자. 모든 獨立電源은 같은 角周波數 ω 의 交流電源이라 생각하며 回路網의 定常動作에만 관심을 갖는다고 생각한다. 따라서 임피eden스, 어드미턴스를 써서 가지素子의 電流—電壓特性을 그림 11에서와 같이 일 반화 표현할 수가 있다.

즉, 예컨대 k 번째 가지의 어드미턴스를 Y_k 라 하면 Y_k 는 이 가지素子가抵抗, 커패시턴스, 혹은 인덕턴스인가에 따라서 G_k , $j_w C_k$, 또는 $1/j_w L_k$ 로 표시될 것이다. 이 가지의 電流—電壓特性式의 풀은 다음과 같이

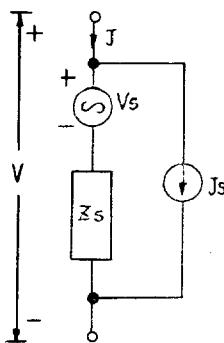


그림 11. 交流定常解析에서의一般化가지 素子
표시된다.

$$J_k = Y_{kk}V_k + \sum_{j \neq k} Y_{kj}V_{jk} - \sum_{j \neq k} Y_{jk}V_{kj}, \quad k=1, 2, \dots, b \quad (27)$$

여기서 \$J_k\$, \$V_k\$는 \$k\$번 째 가지의 가지 전류 베티 및 가지 전압 베티를 나타내며 \$J_{jk}\$ 및 \$V_{jk}\$는 이 \$k\$번 째 가지가 갖는 독립 전압源 및 독립 전류源의 베티를 각각 나타낸다. (베티를 고딕체로 표기하여야 될 것이나 베티-辈터와 구별시켜 표기하기 어려워서 大文字를 써서 베티를 나타내고 베티-辈터는 大文字 고딕체를 쓰도록 하였다.)

식(27)을 행렬로 표시하면,

$$J = Y_b V + J_s - Y_b V_s \quad (28)$$

여기서, \$Y_b\$를 가지-어드미턴스 행렬(branch-admittance matrix), \$J\$ 및 \$V\$를 각각 가지 전류 베티-辈터(branch current phasor vector), 가지 전압 베티-辈터(branch voltage phasor vector)라 한다. 交流定常解析에서의 마디方程式은 抵抗回路의 경우와 같이 다음과의 마디方程式을 數式處理해 가련된다.

즉

$$Y_n E = I_s \quad (29)$$

여기서 베티 \$E\$는 마디-基準마디 전압 베티-辈터(node-to-datum voltage phasor vector), \$I_s\$는 전류 베티-辈터(current-source phasor vector), 또한 \$Y_n\$는 마디-어드미턴스 행렬(node admittance matrix)이라 하며, 이들은 각각 다음과 같이 일어 진다.

$$Y_n = AY_b A^T \quad (30)$$

$$I_s = AY_b V_s - AJ_s$$

抵抗回路의 경우와 交流回路의 定常解析을 위한 마디方程式의 경우, 어느 경우나 마디方程式은 線型代數方程式群으로 표시되고 末知量은 마디-基準마디간의 전압인 것은 동일하다. 交流回路를 다룰 때는 이를 이 베티-辈터로 구하여지며 또한 마디方程式의 각係數가 \$(j\omega)\$의 函數로 되는 것이 특징이다. 한편 抵抗回路의 경우는 이를 係數가 常數係數임에 유념할 일이다.

일단 交流解析에서 \$E\$가 구하여지면 交流電源이 正

法 또는 餘弦函數로 주어졌는가에 따라서 다음의 관계를 써서 瞬時值을 구하면 된다.

$$e_{k(t)} = R_k [E_k e^{j\omega t}] \quad k=1, 2, \dots, m \quad (31)$$

혹은

$$e_{k(t)} = I_m [E_k e^{j\omega t}] \quad k=1, 2, \dots, m \quad (32)$$

相互誘導結合素子 및 從屬電源을 포함하는 一般 交流回路網의 定常마디解析法의 체계적인 수준은 다음과 같이 要約된다.

① 만일 필요하면 電源의 等價變換 또는 電源의 移行技法을 써서 回路網을 다루기 좋게 다듬는다.

② \$KCL\$, \$KVL\$ 관계식; \$AJ=0\$, \$V=A^T E\$를 세운다

③ 다음의 가지方程式을 세운다;

$$J = Y_{b(j\omega)} V - Y_{b(j\omega)} V_s + J_s$$

여기서, \$Y_{b(j\omega)}\$는 가지-어드미턴스行列이며 电流電源의 角周波數 \$\omega\$의 函數이다.

④ 다음의 마디方程式을 세운다.

$$Y_{n(j\omega)} E = I_s$$

여기서,

$$Y_{n(j\omega)} = AY_{b(j\omega)} A^T$$

$$I_s = AY_{b(j\omega)} V_s - AJ_s$$

⑤ 마디方程式을 베티-辈터 \$E\$에 관해 푼다.

⑥ \$V = A^T E\$, 및 \$J = Y_{b(j\omega)} V - Y_{b(j\omega)} V_s + J_s\$의 관계에서 \$V\$ 및 \$J\$를 구한다.

\$Y_n\$, \$Y_b\$에 대한 다음의 특징을 알고 있으면 도움이 되는 일이 많다.

1. 相互誘導結合, 從屬電源 등을 포함하지 아니하는 交流回路의 定常解析에서는 \$Y_{b(j\omega)}\$는 \$[b \times b]\$ 次元의 對角行列이며, \$Y_{n(j\omega)}\$는 \$[n \times n]\$의 對稱行列이 된다.

2. 相互誘導結合만 있고 電氣的結合을 갖는 從屬電源을 포함하지 아니하는 경우에는 \$Y_{b(j\omega)}\$ 및 \$Y_{n(j\omega)}\$는 모두 對稱行列을 이룬다.

C. 微積分方程式으로 표시되는 一般回路網의 마디解折法

일般적으로 말해서 時不變, 線型 RLC回路網의 마디方程式은 微積分方程式群으로 표시된다. 이러한 微積分回路方程式은 初期條件들과 入力函數들이 주어지고 回路網의 完全應答을 구하는 뒤에 문제에서 자주 나타난다. 이 때의 마디 解折法도 결국은 앞의 抵抗回路網을 다룰 때나, 交流回路網의 定常解析을 다룰 때와 대동소이하다. 즉 接續行列을 구하는 과정은 꼭 같고 다만 마디方程式의 끝이

$$Y_{n(D)} e = i_s \quad (33)$$

$$\left. \begin{array}{l} Y_{n(D)} = AY_{b(D)} A^T \\ I_s = AY_{b(D)} V_s - AJ_s \end{array} \right\} \quad (34)$$

로 된다. 여기서 \$D\$는 \$d/dt\$, \$D^{-1}\$은 \$\int_{dt}\$를 나타내는 演算子임을 명심하면 된다.

3. 時不變, 線型回路網의 喬叟解析法

마디解析法은 꽤 一般性있는 解析法이지만 이제 소개되는 喬叟解析法은 平面의 그래프로 표시되는 回路網에만 적용될 수 있다. 平面그래프로 표시되는 回路網을 다룰 때에는 이들 두 解析法은 서로 雙態의 관계에 있는 解析法이다.

抵抗回路網의 경우는 交流回路의 定常解析의 特殊한 경우로 생각될 수 있으므로 여기서는 交流回路의 定常解析을 喬叟解析法에 의해 어떻게 처리하는가를 다루어 본다.

다루는 回路網 N 는 時不變, 線型이며 b 개의 가지와 n 개의 마디로 이루어졌다고 생각한다. N 의 그래프는 연결된, unhinged된 平面그래프의 것으로 하고 獨立電源은 角周波數 ω 인 交流電源(등)으로 생각한다. J_s 및 V_s 는 $[b \times 1]$ 次元의 페이저들로 된 벡터이며 이들 벡터의 k 번째 가지의 交流電流源 및 交流電壓源의 페이저를 나타낸다. 같은 방법으로 V 및 J 는 $[b \times 1]$ 次元의 페이저들로 된 벡터이며 이들의 k 번째 要素은 가지電壓 $v_{k(t)}$ 와 $j_{k(t)}$ 의 페이저로 이루어지며, I 는 $[l \times 1]$ 次元의 벡터로 각 喬叟電流 i_1, i_2, \dots, i_l 의 페이저로 형성된다고 생각한다.

喬叟解析法의 基本이 되는 식은 다음의 KVL , KCL 및 가지方程式이다.

$$\left. \begin{array}{l} MV=0 \quad (KVL) \\ J=M^T I \quad (KCL) \\ V=Z_{b(j_w)} J - Z_{b(j_w)} J_s + V_s \quad (\text{가지方程式}) \end{array} \right\} \quad (35)$$

여기서, $Z_{b(j_w)}$ 는 $[b \times b]$ 行列이며 가지一임피이던스 行列(branch-impedance matrix)이라 한다.

식(35)에서 J 와 V 를 소거하여 末知벡터 I 에 관해 정리하면

$$M Z_{b(j_w)} M^T I = M Z_{b(j_w)} J_s - M V_s \quad (36)$$

또는

$$Z_{m(j_w)} I = E \quad (37)$$

$$\left. \begin{array}{l} \text{단, } Z_{m(j_w)} = M Z_{b(j_w)} M^T \\ E = M Z_{b(j_w)} J_s - M V_s \end{array} \right\} \quad (38)$$

여기서 $Z_{m(j_w)}$ 는 $[l \times l]$ 行列로서 喬叟一임피이던스 行列(mesh-impedance matrix), E 는 $[l \times 1]$ 行列로서 喬叟一電壓源ベクトル(mesh voltage Source vector)라 한다.

식(37)이 喬叟方程式이며 l 개의 代數方程式群을 나타낸다. 이 l 개의 複素數係數를 갖는 代數方程式群으로부터 각 喬叟電流 페이저를 구하고 식(35)의 두번재 및 세번재 方程式을 쓰면 각 가지電流, 가지電壓 페이저가 얻어진다. 喬叟一임피이던스 行列 $Z_{m(j_w)}$ 에 대한 다음의 特徵을 주목할 일이다.

① 回路網 N 가 아무런 電磁結合素子를 갖지 아니하

면 $Z_{b(j_w)}$ 는 對角行列이며 $Z_{m(j_w)}$ 는 對稱行列이다. 즉,

$$Z_{m(j_w)} = Z_m^T (j_w)$$

이 때 $Z_{m(j_w)}$ 는 다음과 같은 簡易法을 써서 구하면 된다.

a. Z_m 의 z_{ii} 要素는 i 번째 喬叟를 이루는 모든 가지의 合成임피이던스 즉 i 喬叟의 自己임피이던스(self-impedance)이다.

b. Z_m 의 z_{ik} 要素는 (단, $i \neq k$) 喬叟 i 와 喬叟 k 사이에 公通으로 걸쳐져 있는 모든 가지의 合成임피이던스 즉 i, j 喬叟간의 相互임피이던스(mutual impedance)에 負의 부호를 붙인 값이다. 相互임피이던스에 負의 부호를 붙이는 것은 모든 喬叟電流方向을 일률적으로 時計針方向으로 통일시켜 잡는데에 연유된다. 혼히 時計針方向으로 잡는 것이 관례이다.

② 만일 等價관계를 써서 모든 獨立電源을 電壓源으로 바꾸어 놓으면 E_s 는 喬叟 k 내의 모든 電壓源의 代數和로 얻어진다. 이 때 電壓源이 k 번째 喬叟의 基準方向으로 極性이 方向지워져 있으면 이 電壓源은 +, 그와 反對이면 -가 된다.

③ 抵抗回路網의 경우, 만일 모든 抵抗素子가 正의 값만을 갖는다면 $\det(Z_m) > 0$.

따라서 이 때에는 喬叟方程式은 항상 唯一한 解集合을 주게 마련이다. 만일 다루는 回路網이 電磁結合素子를 갖는다면, 이때에는 $Z_{b(j_w)}$ 는 對角行列을 이루지 아니하며 또한 $Z_{m(j_w)}$ 는 對稱行列을 반드시 이루지 아니한다.

4. 時不度, 線型回路網의 루우프解析法

이번에는 抵抗回路網의 경우를 예로하여 루우프 解析法을 설명하여 본다. 一般回路網의 루우프解析法도 유사한 方法으로, 약간 수정만 해가면 처리될 수 있다.

루우프解析法과 첸세트解析法은 어느것이나 그래프의 나무를 설정한 다음, 基本루우프나 基本첸세트에 대하여 KVL , KCL 을 세우고, 가지方程式을 써서 解析處理를 진행하여 간다. 그런데, 어떤 그래프에서 나무를 선택하는 선택도는 다양할 것이므로 이들 解析法은 마디解析法이나 喬叟法보다 꽤 一般性을 지녀서 方法上의 自由度가 크고 유연성이 넓다.

루우프解析法에서는 基本루우프行列 B 를 써서 얻어지는 다음의 KVL 및 KCL 關係式과 가지의 電流一電壓 特性關係를 나타내는 가지方程式에서 l 개의 基本루우프電流를 末知變數로 하는 方程式群을 세워서 回路網 解析處理를 하게 된다. 즉,

$$\left. \begin{array}{l} BV=0 \quad (KVL) \\ j=B^T i \quad (KCL) \\ V=R_b j + V_s - R_b j_s \quad (\text{가지方程式}) \end{array} \right\} \quad (39)$$

여기서, R_b 는 가지抵抗行列로서 $[b \times b]$ 의 對角行列

이고 V_i 와 j_i 는 각각 電壓源과 電流源벡터이다. 이 세식에서 V 와 j 를 소거하면,

$$BR_i B^T i = -BV_i + BR_i j, \quad (40)$$

$$\text{또는 } R_i i = e, \quad (41)$$

여기서,

$$\begin{aligned} R_i &= BR_i B^T \\ e_i &= -BV_i + BR_i j, \end{aligned} \quad \left. \begin{array}{l} \\ \end{array} \right\} \quad (42)$$

여기 R_i 를 루우프—抵抗行列(loop-resistance matrix)이라 하며 $[l \times l]$ 의 차원을 갖는다. e_i 는 루우프電壓源벡터(loop voltage source vector)라 한다. 만일 다루는回路網이 電磁結合素子를 갖지 않는다면 루우프—抵抗行列 R_i 는 다음과 같은 特徵을 갖는다.

① 가지—抵抗行列 R_i 는 對角行列이며 루우프—抵抗行列 R_i 은 對稱行列이다.

② 루우프—抵抗行列 R_i 의 i 번째 루우프의 自己抵抗(self-resistance of loop i) r_{ii} 는 루우프 i 를 따른 合成抵抗의 크기와 같고, 相互抵抗(mutual resistance between loop i and k) r_{ik} 는 i 번째와 k 번째 루우프사이에 공통으로 걸쳐 있는 合成抵抗에 正 또는 負의 부호를 붙인 값과 같다. 이 때 i, k 루우프에 공통으로 걸쳐 있는 가지가 루우프의 方向과 같은 方向性을 가지면 正, 반대의 方向性을 가지면 負의 부호를 붙인다.

③ 만일 回路網내의 모든 電流源이 電壓源으로 變換되었다면 e_i 는 루우프 i 내의 모든 電壓源의 代數和를 뜻한다. 이 때, 루우프의 方向과 같은 方向의 極性을 갖는 電壓源은 +, 2와 反對되는 極性의 電壓源은 -부호를 붙인다.

④ 만일 다루는 回路網이 이 경우에서 처럼 抵抗回路網이고 모두 正의 抵抗值만을 갖는다면 $|R_i| > 0$ 이다
交流回路網을 다루는 경우에는 R 대신에 Z 를, 抵抗 어휘대신에 임피던스 등을 써가면서 약간 수정만 하면 될 것이다.

5. 時不變, 線型回路網의 컬세트解析法

컬세트解析法은 루우프解析法과 雙態關係를 이루는 解析法이다. 컬세트解析法에서 基本이 되는 關係式은 역시 다음의 KCL, KVL 및 가지方程式의 세 개이다
基本컬세트行列 Q 를 써서 키르히호프의 關係式이 표현되었다.

$$\begin{aligned} Qj &= 0 \\ V &= Q^T e \\ \text{및 } j &= G_s v + j_s - G_s v, \end{aligned} \quad \left. \begin{array}{l} \\ \\ \end{array} \right\} \quad (43)$$

여기서, e 는 $[n \times 1]$ 의 나무가지의 電壓 벡터임을 명심해야 한다. 위의 식에서 가지方程式은抵抗回路網을 가정하여 표기하였으나 一般回路網의 경우에의擴張適用方法도 앞에서 설명된 방법들과 다를 바가 없다.

이들 세 개의 식에서 V 및 j 를 소거하고 未知벡터

e 에 관해 식을 정리하면

$$QG_s Q^T e = QG_s V_s - Qj_s, \quad (44)$$

또는

$$Y_q e = i_s, \quad (45)$$

단, 여기서

$$\begin{aligned} Y_q &= QG_s Q^T \\ i_s &= QG_s V_s - Qj_s, \end{aligned} \quad \left. \begin{array}{l} \\ \end{array} \right\} \quad (46)$$

여기의 Y_q 를 컬세트—어드미턴스行列(cut-set admittance matrix), i_s 를 컬세트電流源벡터(cut-set current source vector)라 한다. (抵抗回路를 가정하면 식(45), 식(46)의 Y_q 대신에 G_s 즉 컬세트—콘덕턴스行列로 표기함이 옳을 것이다. 여기서는 더一般化시켜 표현할 양으로 어드미턴스를 사용했다.)

交流回路의 定常解析을 위하여는 다음의 컬세트—어드미턴스行列 Y_q 의 特徵을 알고 있으면 편리하다.

① 만일 다루는 回路網이 電磁結合素子를 갖지 아니하면, 가지—어드미턴스行列 $Y_{q(i_w)}$ 는 對角行列을 이루며 따라서 $Y_{q(i_w)}$ 는 對稱行列이 된다.

② 만일 回路網이 電磁結合素子를 갖지 아니하면 $Y_{q(i_w)}$ 의 i 번째 主對角要素 $y_{ii(i_w)}$ 는 i 번째 컬세트의 어드미턴스의 합과 같다. 또한 $Y_{q(i_w)}$ 의 i 行, k 列要素 $y_{ik(i_w)}$ 는 컬세트 i 와 컬세트 k 에 공통으로 걸쳐진 모든 가지들의 어드미턴스의 대수합을 취한 값이다. 이 때 공통가지의 방향과 컬세트의 방향이同一하면 (컬세트와 같은 方向으로 方向지워졌으면) 그의 어드미턴스는 +, 반대 방향이면 -부호를 붙인다.

③ 만일 모든 電壓源을 電流源으로 바꾸어 놓았다면 i_s 는 컬세트 k 내의 모든 電流源의 대수합을 취한 값이다. 이 때 電流源의 方向이 k 번째 컬세트의 方向과 反對되는 方向이면 +, 같은 方向이면 -부호를 붙이는 것에 주의하여야 한다. (즉 컬세트를 Gauss曲面으로 감쌌을 때 外向하는 방향이 + 방향이다.)

④ 만일抵抗回路網의 모든抵抗이 正의 값을 갖는다면 $|Y_q| > 0$ 이다.

6. 時不變, 線型回路網의 狀態空間 解析法

狀態空間法에 의한 回路網解析法은 線型, 非線型, 또는 時變, 時不變性에 관계 없이 모든 回路網(또는 일반적으로 系統)의 解析에 근간 많이 쓰인다.

우선, 특별한 경우의 回路網을 소외시킬 양으로, 이제부터 다루는 回路網은 커페시터만으로 루우프를 이루든지 또는 인더터만으로 컬세트를 이루는 따위의 비범한 回路網은 다루지 않는 것으로 하자, 커페시터만으로 된 루우프라는 것은, 獨立電壓源과 커페시터들만으로 구성된 루우프를 의미하며, 인더터만의 컬세트는 獨立電流源이나 인더터만으로 구성된 컬세트를 뜻한다. 이러한 비범한 루우프나 컬세트를 포함하지 아니하는

回路網에서는 항상 適正나무가 선정될 수 있다. 가장 기본되는 狀態空間解析法의 처리과정을 차례로 요약하면 다음과 같다.

① 回路網의 그래프에서 適正나무를 우선 선택한다. 즉, 모든 커페시터는 나무가지에 포함시키고 인덕터는 補木가지가 되도록 나무를 선정한다.

② 나무에 포함된 커페시터의 가지電壓과 補木가지의 인덕터電流를 狀態變數로 택한다. (커페시터의 電荷量과 인덕터의 鎮交磁束을 狀態變數로 잡아도 좋다.) 時變, 非線型 回路網을 다룰 때에는 이렇게 택하는 것이 편리하다)

③ 각 커페시터가 연결된 마디에 마디 方程式을 세운다.

④ 인덕터 補木가지를 하나씩 넣으면서 이 때 형성되는 루우프(基本ルーフ)에 루우프 方程式을 세운다.

⑤ 이들 식을 다듬어서 다음과 같은 規準꼴이 되게 정리한다.

$$\dot{X} = Ax + Bu \quad (47)$$

여기서 x 는 狀態벡터(State Vector), u 는 入力(or 驅動)벡터(input or driving vector) A 를 係數行列 또는 同伴行列(coefficient matrix or companion matrix), B 를 驅動行列(driving matrix)이라 한다. 時不變, 線型 回路網에서는 A, B 행렬은 常數行列이며 時變 혹은 非線型 回路網을 다룰 때에는 이들 行列要素 중의 하나 혹은 그 이상의 要素값이 時間 혹은 狀態變數(들)의 函數로 표시된다.

다른는 回路網이 복잡하여지면 어느 回路變數를 狀態變數로 잡아서 몇개의 一階微分方程式을 세워야 될 것인지를 가늠하기 어려울 때가 있다. 일반적으로 말해서 狀態變數의 갯수, 즉 狀態空間의 次元은 다른는 回路網의 獨立된 에너지 저장능력이 있는 被動素子의 갯수와 같다는 것을 알면 편리하다. 여기서 에너지 저장능력이 있는 被動素子란, 커페시터나 인덕터처럼 기역능력을 갖는 電氣素子를 지칭하는 말이다(直列로 연결된 인덕터들은 서로 각각 독립된 에너지 저장素子는 아니다. 동일한 마디사이에 並列로 연결된 커페시터들도 서로 獨立된 素子는 아니어서 이들은 等價合成量으로 바꾸어 놓은 다음에 獨立된 에너지 저장素子를 해야하는 것이 좋다.)

앞의 方法을 더 擴張시켜 그래프理論을 써서 一般回路網의 狀態空間解析法을 설명하여 보자.

우선 첫 단계는 역시 適正나무를 선정하는 일이다.

두번째 단계는 가지들을 네 개의 副集合으로 나눈다. 편리상, 보통은 補木가지인 抵抗素子, 인덕턴스素子, 나무가지인 커페시턴스素子 및 나무가지인 抵抗素子들

로 되는 네가지 무리의 副集合으로 가지들을 차례로 분류시킨다.

세번째 단계는 基本루우프에 KVL 를 적용시켜 電壓平衡式을 세운다. 또한, 다음에는 基本컬세트에 KCL 를 적용시켜 電流平衡式을 세운다.

$$\begin{bmatrix} V_R \\ V_L \\ \dots \\ V_c \\ V_G \end{bmatrix} = 0 \quad (48)$$

여기서, V_R , V_L , V_c , 및 V_G 두번째 단계에서 분류한 각 가지群의 가지電壓벡터를 나타내는 副벡터이다. 각 가지의 記番순서도 앞에서 分割한 가지群의 순으로 부쳐 나가는 것이 편하다.

基本컬세트에 대한 KCL 은 $Qj=0$ 에서

$$\begin{bmatrix} j_R \\ j_L \\ \dots \\ j_c \\ j_a \end{bmatrix} = 0 \quad (49)$$

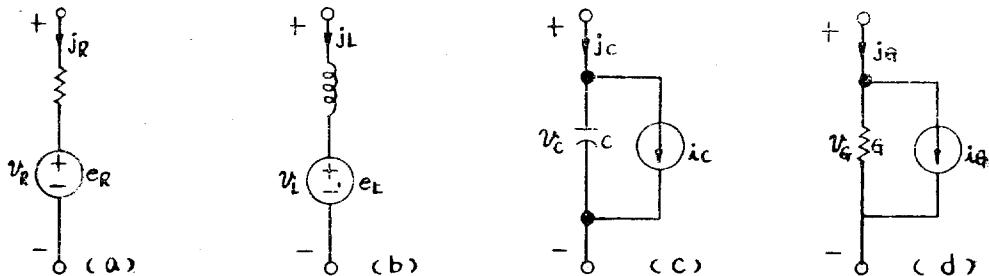
여기서, j_R , j_L , j_c , 및 j_a 는 각각 抵抗-補木가지, 인덕터-補木가지, 커페시터-나무가지 및 抵抗-나무가지들의 가지電流를 나타내는 副벡터들이다.

이제 네번째 단계는 가지方程式을 세우는 일이다. 편리상 그림 12에서처럼 補木가지 속에는 獨立電壓源 그리고 나무가지 속에는 獨立電流源이 있는 것으로 가정하자. 이렇게 獨立電源의 위치를 가정한다 하더라도 獨立電壓源, 獨立電流源은 상호 等價互換표시될 수 있는 것이므로一般的의 回路網解析에의 적용에 별다른 제약을 받지 아니한다. 가지方程式은 이제 다음과 같은 풀로 정리할 수가 있다.

$$\begin{aligned} V_R &= R_R j_R + e_R \\ V_L &= L \frac{d j_L}{dt} + e_L \\ j_c &= C \frac{d V_c}{dt} + i_c \\ j_a &= G_a V_a + i_a \end{aligned} \quad (50)$$

행列 R_R , L , C , 및 G_a 는 각각 補木가지 抵抗行列(link resistance matrix), 補木가지 인덕턴스 行列(link inductance matrix), 나무가지-커페시턴스 行列(tree-branch Capacitance matrix), 및 나무가지-콘덴턴스 行列(tree-branch conductance matrix)들을 나타낸다. e_R , e_L , i_c 및 i_a 는 각 가지의 獨立電源 벡터들을 나타낸다.

이제 다섯번째의 단계는 식(48), 식(49) 및 식(50)에서 狀態變數 이외의 變數들을 소거되게끔 하여가는 일이다. 물론 앞에서 설명된대로 커페시터 電壓(또는



抵抗—補木가지

인덕터—補木가지

커패시터—나무가지

抵抗—나무가지

그림 12 각 가지들의 표시

커패시티電荷)와 인덕터電流(또는 인덕터의 鎌交磁束)를 狀態變數로 잡는다.

i) 과정을 설명하면 다음과 같다.

식(48)과 식(49)는 아래와 같이 바꾸어 쓸 수 있다.

즉,

$$\begin{pmatrix} V_R \\ V_L \end{pmatrix} = -F \begin{pmatrix} V_C \\ V_G \end{pmatrix} = -\begin{pmatrix} F_{RC} & F_{RG} \\ F_{LC} & F_{LG} \end{pmatrix} \begin{pmatrix} V_C \\ V_G \end{pmatrix} \quad (51)$$

$$\begin{pmatrix} j_C \\ j_G \end{pmatrix} = F^T \begin{pmatrix} j_R \\ j_L \end{pmatrix} = \begin{pmatrix} F_{RC}^T & F_{LC}^T \\ F_{RG}^T & F_{LG}^T \end{pmatrix} \begin{pmatrix} j_R \\ j_L \end{pmatrix} \quad (52)$$

i)를 식에서 F 행列은 편리상 副行列 여러개로 쪼개여 표시하였다. 이제 식(50), 식(51) 및 식(52)를 쓰면 다음의 식들을 얻는다.

$$\left. \begin{aligned} R_R j_R &= -F_{RC} V_C - F_{RG} V_G - e_R \\ L \frac{dj_L}{dt} &= -F_{LC} V_C - F_{LG} V_G - e_L \\ C \frac{dV_C}{dt} &= F_{RC}^T j_R + F_{LC}^T j_L - i_C \\ G_C V_G &= F_{RG}^T j_R + F_{LG}^T j_L - i_G \end{aligned} \right\} \quad (53)$$

i) 식에서 狀態變數도 아니고 入力變數도 아닌 變數는 j_R 와 V_C 이다. 이들은 다음과 같은 과정을 거쳐서 소거할 수 있다. 즉,

$$\frac{d}{dt} \begin{pmatrix} V_C \\ j_L \end{pmatrix} = \begin{pmatrix} C & 0 \\ 0 & L \end{pmatrix}^{-1} \begin{pmatrix} -y & K \\ K^T & -Z \end{pmatrix} \begin{pmatrix} V_C \\ j_L \end{pmatrix} - \begin{pmatrix} C & 0 \\ 0 & L \end{pmatrix}^{-1} B \begin{pmatrix} i_C \\ i_G \\ e_R \\ e_L \end{pmatrix} \quad (54)$$

여기서,

$$y = F_{RC}^T R^{-1} F_{RC}$$

$$Z = F_{LG} G^{-1} F_{LG}^T$$

$$R = R_R + F_{RG} R_G F_{RG}^T, \quad R_G = G_C^{-1}$$

$$K = F_{LC}^T - F_{RC}^T R^{-1} F_{RG} R_G F_{LG}^T$$

$$G = G_G + F_{RG}^T G_R F_{RG}, \quad G_R = R_R^{-1}$$

$$B = \begin{pmatrix} 1, & -F_{RC}^T R^{-1} F_{RG} R_G, & F_{RC}^T R^{-1} & 0 \\ 0, & -F_{LG} G^{-1}, & -F_{LG} G^{-1} F_{RG}^T G_R & 1 \end{pmatrix}$$

즉, $\dot{\mathbf{x}} = A\mathbf{v} + Bu$ 의 規準꼴로 정리된다.

電磁結合素子를 갖는 回路網의 狀態方程式도, 경우에 따라서는 여기에서 설명된 방법에 따르면 구해 낼 수 있다. 예컨대, 相互誘導結合을 갖는 인덕터의 경우 인덕턴스行列은 對稱이지만 非對角行列을 이루며, 또한 從屬電源과 理想變壓器, Gyrorator들을 갖는 回路網의 경우에는 補木가지—抵抗行列과 나무가지—콘덴서스行列은 非對角行列을 이루어 복잡하게 표현되나 특별한 경우를 제외하는 앞의方法을 차례로 따르면된다.