

文獻紹介

電荷 蓄積에 依한 周波數 遞倍器

minority carrier charge storage 方法을 쓰는 diode 周波數 遞倍器가 varactor mode에서 動作시킨 diode 周波數 遞倍器 보다 훨씬 優秀한 動作 特性을 가진다는 것이 經驗的으로 알려져 있다.

이제 여기서 系統的 設計의 基礎로서 電荷蓄積遞倍 回路에 關한 解析的 處理에 關해 살펴 보자.

Nonlinear Charge Storage Element의 理想的 特性은 Fig. 1과같이 表示 되지만 實際의 diode에는 Fig. 2에 보인바와 같은 직렬인덕탄스, 캐퍼시탄스, 직렬저항 등의 浮遊性분이 있어서 不完全한 電荷蓄積을 나타내 고 正確한 階段의 復歸를 하지 못한다.

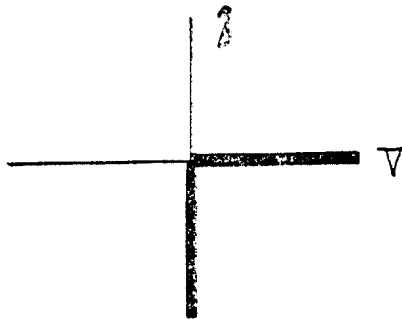


Fig. 1

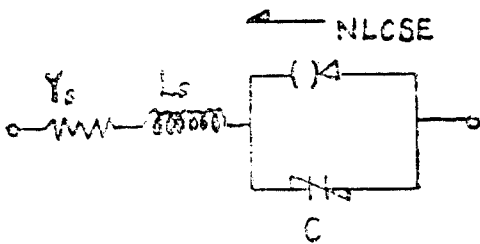


Fig. 2

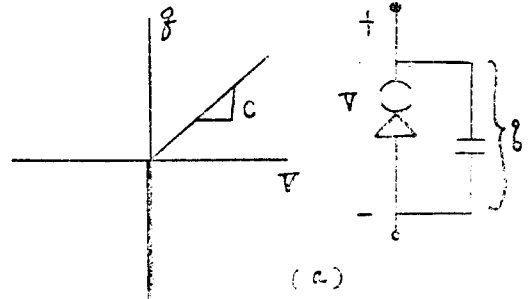
여기서 電荷蓄積의 不完全性 이라던가 正確한 階段 復歸의 不可能等的 効果는 除外 했으므로 여기에 나오는 理論은 周波數가 大體로 電荷蓄積時間分之一과 電

荷回復時間分之一 사이에 드는 것에 限定 되어 있다.

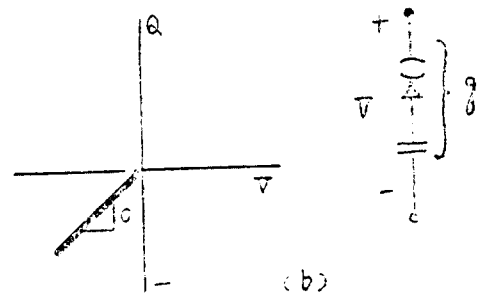
NLCSE의 二電荷 혹은 二電壓 動作에는 Fig. 1의 NLCSE의 特性에서 零電荷 혹은 零電壓 部分을 없앨 必要가 있다.

이런 目的으로 直線의 캐퍼시터를 NLCSE와 並列 혹은 直列로 붙여서 Fig. 3에 보이는 바와같은 總合의 인 電荷-電壓 特性을 만든다.

따라서 Fig. 4에 보이는바와 같은 두가지의 周波數 遞倍回路를 生覺할수 있다.



(a)



(b)

Fig. 3

Fig. 4의 (b)는 回路 解析上 큰 影響을 미치는 浮遊性分들이 回路內에서 吸收되어 除去 될수 없으므로 여기서는 (a)와 같은 回路관을 考察하자.

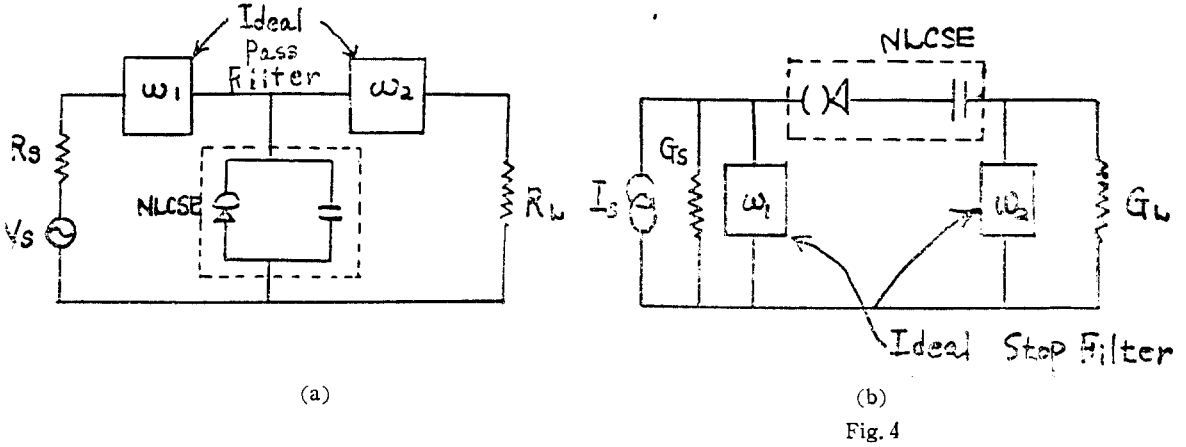


Fig. 4의 (a)를 다시 그리면 Fig. 5와 같다.

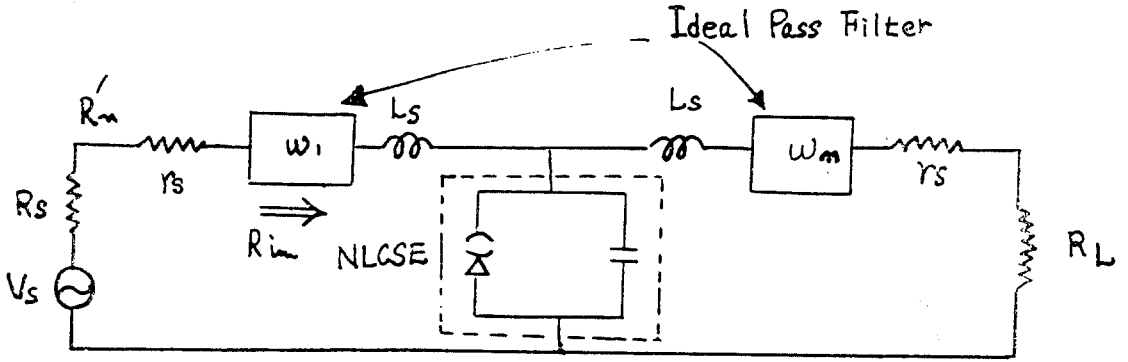


Fig. 5

여기서 diode의 직렬 인덕탄스 L_s 는 入出力回路的 濾波器의 一部를 形成하고 직렬抵抗 r_s 는 電源과 負荷抵抗의 一部로 着倣되며 depletion layer의 캐퍼시탄스는 idling capacitance로 生覺한다.

이때 depletion layer의 캐퍼시탄스도 變化 하지만 NLCSE의 非直線性이 너무 크므로 一定하다고 볼수 있다.

簡單한 二電荷 透倍器 에서도 operation mode의 數가 많지만 여기서는 透倍器의 效率이 높은 몇개의 mode에 限局 限制시키고 最大效率을 얻기 위한 基本波와 高調波의 電荷의 相對의 크기 또는 high order의 透倍器에서의 可能한 導通角의 境遇數(number of possible conduction angle) 등에 對해 생각 하자.

여기 나오는 解析 方法은 透倍數나 高調波電荷의 相對의 크기에 關해서는 制限이 없으나 基本波와 高調波間의 位相角과 diode의 導通角에는 制限이 있다.

여기서는 diode의 導通角과 高調波의 位相角을, 高調

波電荷의 性分이 zero軸을 지날때만 diode의 狀態가 變하도록 定했다. 그리고 diode의 charge는 基本波의 一周期 동안에 두번만 符號가 變化한다고 假定하자. 이러한 假定 關係를 3透倍의 경우에 그림으로 그리면 Fig. 6과 같이 된다.

上記의 條件에 依하면 diode에 蓄積된 總合 電荷는

$$q = Q_0 + Q_1 \cos \omega t + Q_n \sin n\omega t$$

Q_0 : 直流電荷

Q_1 : 基本波의 尖頭值

Q_n : 高調波의 "

n : 透倍率

Q_0 는 Q_1 과 關係에서 $\omega t = \pm m\pi/n$ 인 時 diode 電荷의 符號가 變化하도록 定한다. 이터 m, n 은 整数이고 $0 < m < n$ 의 關係가 있다 위의 關係를 適用하면 위의 電荷에 關한 式은

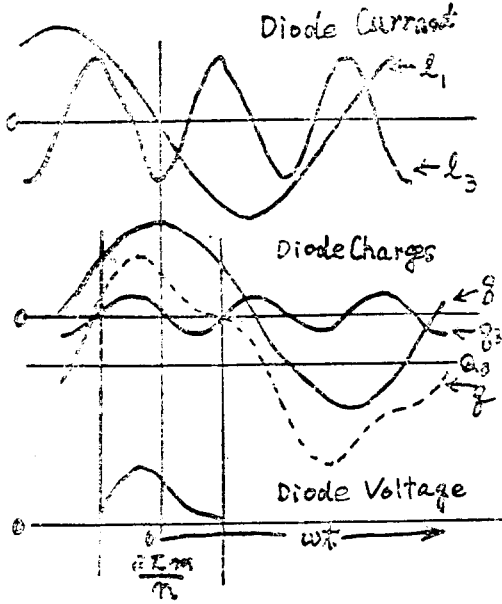


Fig. 6

$$q = Q_1 \left[\cos \omega t - \cos \left(\frac{m\pi}{n} \right) \right] - n \sin(n\omega)t \dots\dots ①$$

$$\therefore i = \frac{dq}{dt} = -\omega Q_1 \sin \omega t - n\omega Q_1 \cos(n\omega)t \dots\dots ②$$

Fig. 3 (a)에 보인 理想的인 NLCSE의 特性에서는

$$\begin{aligned} V &= q/C \text{ for } q \geq 0 \\ V &= 0 \text{ for } q < 0 \end{aligned} \text{ 이다.}$$

Fourier級數로 展開하면 diode의 基本波電流 性分과 位相이 一致하는 基本波電壓 性分은

$$V_1 = \frac{1}{\pi C} \int_{-m\pi/n}^{+m\pi/n} \left\{ Q_1 (\cos \omega t - \cos \frac{m\pi}{n}) - Q_n \sin \omega t \right\} \cdot (-\sin \omega t) d\omega t$$

$I_1 = Q_1 \omega, I_n = n\omega Q_n$ 을 代入하고 計算하면

$$\begin{aligned} V_1 &= \frac{I_n}{\omega C} \left\{ \frac{\sin(m\pi - m\pi/n)}{n\pi(n-1)} - \frac{\sin(m\pi + m\pi/n)}{n\pi(n+1)} \right\} \\ &= \frac{I_n}{\omega C} \cdot K_1 \dots\dots ③ \end{aligned}$$

따라서 diode의 高調波 電壓 性分과 位相이 一致하는 高調波 電流 性分은

$$\begin{aligned} V_n &= \frac{1}{\pi \omega C} \int_{-m\pi/n}^{+m\pi/n} \left\{ I_1 (\cos \omega t - \cos \frac{m\pi}{n}) - \frac{I_n}{n} \sin(n\omega)t \right\} \cdot (-\cos n\omega t) d\omega t \\ &= -\frac{I_1}{\omega C} \left\{ \frac{\sin(m\pi + m\pi/n)}{\pi(n+1)} + \frac{\sin(m\pi - m\pi/n)}{\pi(n-1)} \right\} = -\frac{I_1}{\omega C} \cdot K_2 \dots\dots ④ \end{aligned}$$

③, ④에서 보인 m 과 n 이 定해지면 V_1 은 I_n 의, V_n 은 I_1 의 係數이고 實數 K_1 과 K_2 는 같은고로 $K_1 = K_2 = K_G$ 라고 쓸수 있다.

이제 高調波 出力의 純 抵抗性 負荷 R_L 에 걸린다면 $V_n = -R_L \cdot I_n$

入力 抵抗 R_{in} 은

$$R_{in} = \frac{K_1 K_2}{\omega^2 C^2} \cdot \frac{1}{R_L} = \left(\frac{K_G}{\omega C} \right)^2 \frac{1}{R_L} \dots\dots ⑤$$

高調波와 導通期間에 따른 K_G 의 값이 Table I에 나와 있다.

解法을 簡單히 하기 爲하여 NLCSE는 基本波 電流가 導通에 한변만 順方向 偏倚 領域에 들어 간다고 가정하자 이 假定을 滿足시키기 爲하여 NLCSE가 符號를 바꾸는 $\omega t = (\pm m\pi/n)$ 에 다음의 條件 $\left| \frac{dq_n}{dt} \right| \leq \left| \frac{dq_1}{dt} \right|$ 를 加하자. 이렇게 해서 (1)로부터 다음과 같은 條件을 얻는다.

$$|nQ_n \cos m\pi| \leq |Q_1 \sin \frac{m\pi}{n}|$$

$$\text{즉 } I_n/I_1 \leq \sin m\pi/n$$

NLCSE內에서 電力損失이 없으므로

$$R_{in} I_1^2 = R_L I_n^2 \dots\dots ⑥$$

$$\text{따라서 } R_L/R_{in} \geq \frac{1}{\sin^2 \left(\frac{m\pi}{n} \right)}$$

이렇게 해서 最少抵抗比 (MRR)을

$$MRR = \frac{1}{\sin^2 \left(\frac{m\pi}{n} \right)} \dots\dots ⑦$$

로 定義하자.

⑦로부터 R_{in} 은 R_L 보다 적을수 없다는 것을 알수 있다.

여러가지 조건에 대한 MRR의 값이 Table I에 나와 있다.

다음에 diode 損失과 效率에 關하여 生發하자 diode의 直列抵抗 r_s 를 入力抵抗과 出力抵抗의 一部로 보면

$$\begin{aligned} R_{in} &= R_{in} + r_s \\ R_L &= r_s + R'_L \end{aligned} \text{ 로 된다}$$

따라서 效率 η 는

$$\begin{aligned} \eta &= \frac{\text{出力高調波}}{\text{入力基本波電流}} = \frac{R_{in}}{K_1^2 C^2} \times \frac{R'_L}{R_L} \\ &= \frac{1 - r_s/R_L}{1 + r_s/R_{in}} \dots\dots ⑧ \end{aligned}$$

③에서 R_{in} 은 除去하면

$$\eta = \frac{1 - r_s/R_L}{1 + r_s R_L \left(\frac{\omega C}{K_G} \right)^2}$$

最大電力變換效率를 爲한 負荷抵抗을 計算하면

$$R_L = \frac{K_G}{\omega C} \left[\left(\frac{\omega^2}{\omega_{cn}^2} + 1 \right)^{1/2} - \frac{\omega}{\omega_{cn}} \right]^{-1} \dots\dots\dots \textcircled{9}$$

이며 $\omega_{cn} = K_G/r_s C$ 이고 이때 ⑦의 MRR條件을 만족시킨다고 가정한다.

⑨式은 高周波에서 使用할수 있고 또 MRR=1이면 低周波에서도 使用할수 있다. 그렇지 않은 경우에는 ⑤, ⑦에서 주어지는 R_L 에서 最大效率이 얻어진다.

⑨式에서 얻어지는 R_L 의 値에 對應하는 最大 效率은

$$\eta = 1 + 2 \frac{\omega^2}{\omega_{cn}^2} - \left(\frac{2\omega}{\omega_{cn}} \right) \left(1 + \frac{\omega^2}{\omega_{cn}^2} \right)^{1/2} \dots\dots\dots \textcircled{10}$$

과 같이 된다.

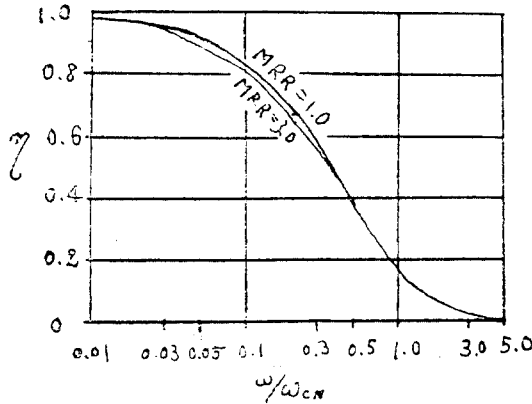


Fig-7. NLCSE二電荷回路의 medium frequency에서 두가지 MRR値에 대한 透倍器의 效率

MRR=1일 때와 MRR=3일 때의 最大 效率과 正準化된 周波數와의 關係가 Fig7에 그려져 있다.

두개의 效率曲線이 低周波에서는 分離되어 있지만 대략 (ω/ω_{cn}) 이 0.5以上되는 곳에서는 重合된다. 低周波 低效率인 경우(MRR=1) 일 때는 ⑨式은 使用 할수 없고 R_L 은 ⑤와 ⑦式으로 求해야 한다. 두 曲線의 差異 즉 MRR≠1이기 때문에 나타 나는 効果는 比較的 적다 는 것은 주의 할만한 일이다.

⑩式의 高周波時와 低周波時에 對한 近似式은 低周波 時에는 MRR이 最大效率을 決定하므로 ⑤, ⑦, ⑨式을 使用하여

$$\eta_{LF} = 1 - \frac{\omega}{\omega_c} K_{LF} \dots\dots\dots \textcircled{11}$$

단 $K_{LF} = \frac{MRR^2 + MRR^{-2}}{K_G}$

$$\omega_c = \frac{\omega_{cn}}{K_G} = \frac{1}{r_s C}$$

K_{LF} 는 loss factor와 關係되며 Table I에 값들이 나와 있다.

K_{LF} 를 varactor가 depletion layer 캐퍼시턴스 mode에서 optimum idler circuit configuration으로 동작할 때의 값과 比較하면 Fig-8과 같다.

高周波의 近似式은 ⑩을 역급수로 쓰면

$$\eta_{LF} = 1 + 2 \frac{\omega^2}{\omega_{cn}^2} - 2 \frac{\omega^2}{\omega_{cn}^2} \left\{ 1 + \frac{\omega_{cn}^2}{2\omega^2} - \frac{\omega_{cn}^2}{8\omega^2} + \frac{\omega_{cn}^4}{16\omega^4} \right\} \approx \frac{\omega_{cn}^2}{4\omega^2} \dots\dots\dots \textcircled{12}$$

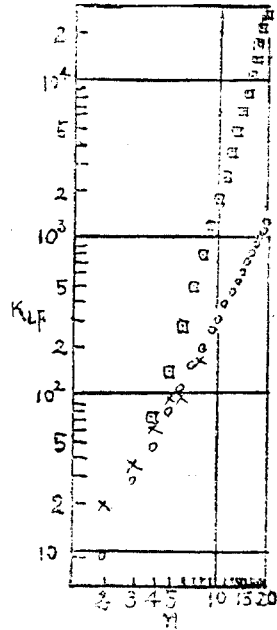


Fig. 8 ○: K_{LF} values for max. efficiency
□: values of max. figure of merit
×: values for conventional varactor

이때 效率은 MRR의 影響을 받지않고 또한 $\omega/\omega_{cn} \geq 2$ 이면 正確하다.

reverse breakdown voltage나 最大電力損失 또는 尖頭電流值等에 依하여 透倍器의 power handling capacity가 制限되는데, 一般的으로 varactor 透倍器에는 reverse breakdown voltage가 制限 要素가 되지만 여기서 생각하는 回路에서는 다른 性質도 制限 要素가 된다는것이 증명될 것이다.

A, Reverse break-down limitation

低周波에서는 흔히 diode의 reverse break-down

voltage에 依해서 電力의 크기가 制限된다. 그렇지만 여기서의 解析은 低周波에 局限하지 않는다.

選倍器가 最大效率로 動作한다고 가정하자. 最大逆電壓을 알아 내기 위해서는 最大電荷 q를 알아야 하는데 그럴려면 ①式에서 Q_n과 Q₁의 相對의 크기를 알아야 한다.

이것은 最大效率의 條件에서 定해지므로 ③, ⑥과 ⑦式 혹은 MRR條件의 ⑦式中 適當한것을 조합하면 된다.

考慮하는 電流의 比를 r₁라고 하면 r₁ = I_n/I₁ = nQ_n/Q₁

$$r_1 = \left(\frac{\omega'}{\omega_{cn}'} + 1 \right)^{\frac{1}{2}} - \frac{\omega}{\omega_{cn}} \quad \text{또는} \quad r_1 = MRR^{-\frac{1}{2}} \dots \text{⑬}$$

⑬式에서 주어지는 r₁中 작은편이 맞는 것이다.

이比例를 ①式의 Q에 넣으면

$$q = Q_1 \left[\cos \omega t - \cos \frac{m\pi}{n} - \left(\frac{r_1}{n} \right) \sin(n\omega)t \right]$$

ωt = α를 最大 電荷瞬間이라고 할것 같으면

$$0 = \omega Q_1 \left(-\sin \alpha - r_1 \cos n\alpha \right) \dots \text{⑭}$$

$$\text{그리고 } q_{\max} = Q_1 \left[\left(\cos \alpha - \cos \frac{m\pi}{n} - \left(\frac{r_1}{n} \right) \sin \alpha \right) \right]$$

그런고로 I₁/ω = Q₁

$$I_{1\max} = \frac{BV_D \omega C}{\left[\cos \alpha - \cos \frac{m\pi}{n} - \left(\frac{r_1}{n} \right) \sin(n\alpha) \right]} \dots \text{⑮}$$

여기서 BV_D가 diode의 breakdown voltage다.

diode의 直列 抵抗에서 消耗되는 基本波 入力을 無視한 NLCSE에서 入力을 計算하면

$$P'_{in\max} = \frac{I_{1\max}^2}{2} \cdot R_s$$

⑬, ⑭ 또는 ⑦中에서 適用할수있는 것과 ⑮로부터

$$P'_{in\max} = \frac{BV_D^2 \omega C K_G}{\left[\cos \alpha - \cos \frac{m\pi}{n} - \left(\frac{r_1}{n} \right) \sin \alpha \right]^2} \times \left[\left(\frac{\omega'}{\omega_{cn}'} + 1 \right)^{\frac{1}{2}} - \frac{\omega}{\omega_{cn}} \right] \dots \text{⑯}$$

出力을 알기위하여 Fig. 5를 참조로 하여 diode에서 消耗되는 高調波 電力을 빼면

$$P_s = P'_{in} \cdot \frac{R'_L}{K_L} = P'_{in} \times \left(1 - \frac{r_s}{R_L} \right)$$

이것을 ⑯에 代入하면

$$P_s = P'_{in} \left[1 - \omega/\omega_{cn} \left\{ \left(\frac{\omega'}{\omega_{cn}'} + 1 \right)^{\frac{1}{2}} - \frac{\omega}{\omega_{cn}} \right\} \right] \dots \text{⑰}$$

⑰은 ⑯에 代入하고 簡單히 하면

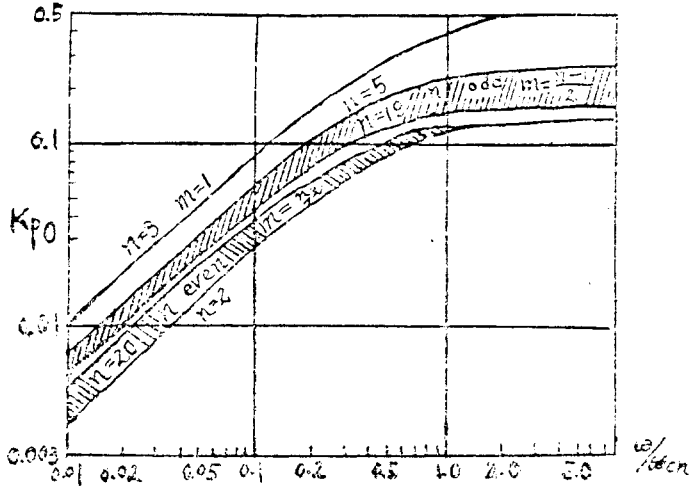


Fig-9 Diode의 reverse breakdown voltage가 制限要素일때 주파수에관한 NLCSE two-charge 選倍器의 maximum power의 變化

$$P_{s\max} = \frac{BV_D^2 K_G^2}{r_s} \times \frac{\left(\frac{\omega}{\omega_{cn}} + 2 \frac{\omega'}{\omega_{cn}'} \right) \left(1 + \frac{\omega'}{\omega_{cn}'} \right)^{\frac{1}{2}} - 2 \frac{\omega'}{\omega_{cn}'} \left(1 + \frac{\omega'}{\omega_{cn}'} \right)}{2 \left[\cos \alpha - \cos \frac{m\pi}{n} - \left(\frac{r_1}{n} \right) \sin(n\alpha) \right]^2} = \frac{BV_D^2 K_G^2}{r_s} \cdot K_{P0} \dots \text{⑱}$$

여기서 r₁와 α는 各各 ⑬과 ⑭의 것이다. Fig. 9에는 K_{P0}가 最大效率의 條件에서 正準화된 動作 周波數의 函數로 그려 있다.

만약에 最大效率이 되지 않도록 導通角을 選擇하면 ω/ω_{cn} < 0.2나 ω/ω_{cn} > 1.0 인데의 maximum power는 접근하는 項으로 간단히 나타내 진다.

K_{P0}의 高周波와 低周波時의 접근선으로 周波數에 關한 從屬關係를 알수있다.

ω/ω_{cn} < 0.2일때 ⑱式으로부터

$$P_{0\max} \approx \frac{BV_D^2 \cdot K_G^2}{r_s} \times \frac{\omega/\omega_{cn}}{2 \left(\cos \alpha - \cos \frac{m\pi}{n} - \frac{MRR^{-1/2}}{n} \sin(n\alpha) \right)^2} \approx \frac{BV_D^2}{r_s} \times \frac{\omega}{\omega_{cn}} \times K_G^2 \times K'_{P0} \dots \text{⑳}$$

K_{P0}'의 값들은 Table I에 나와 있다.

ω/ω_{cn} > 1.0인때는

$$P_{0\max} = \frac{BV_D^2}{r_s} \cdot \frac{K_G^2}{8 \left(1 - \cos \frac{m\pi}{n} \right)^2} \dots \text{㉑}$$

B. Figure of merit

階段復歸 diode나 varactor 選倍器들이 低周波에서는 變換効率は 좋지만 power handling capability는 크지 못하다.

그래서 階段復歸 diode 選倍器에서는 capability를 늘이기 위한 수단으로 depletion layer 캐퍼시턴스 C_{EXT}에 固定된 캐퍼시턴스 C_{EXT}를 추가하면

$$P_{Omax} = \frac{BV_D^2}{r_s} \cdot K_P' \cdot K_G \cdot \omega r_s C_{EXT}$$

이때 C_{EXT}는 $3|r_s + jn\omega_s| \leq \frac{1}{n\omega C_{EXT}}$ 을 만족해야 한다.

②式으로부터 diode 損失(正準化된)은

$$L_d = K_{LF} \cdot \omega \cdot r_s C = 1 - \eta_{LF}$$

그래서 P_{Omax}를 L_d로 나누면

$$\frac{P_{Omax}}{L_d} = \frac{BV_D^2}{r_s} \cdot \frac{K_P' \cdot K_G}{K_{LF}} = \frac{BV_D^2}{r_s} \cdot K_{FM} \quad \text{②}$$

이 K_{FM}이 正準化된 Figure of Merit이다

한편 high-order harmonics에서는 導通角을 最大効 率 條件에 보다 크게 함으로서 K_{MF}를 올리고 power handling capability를 올릴 수 있다.

C. Limit due to diode power dissipation

아주 높은 周波數에서 變換効率が 나빠지면 power handling capability는 最大出力에 依해서 제한 되며 이 런 경우에 最大損失은

$$P_{Omax} = \frac{P_{dia} \cdot \eta}{1 - \eta}$$

단 P_{dia}: { diode의 許容可能한 最大電力損失

TABLE I

n	m	K _G	MRR	K _{LF}	K' _{PO}	K _G K' _{PO}	K _{FM}
2	1*	0.2122	1.0	9.42	0.296	0.629 × 10 ⁻¹	0.677 × 10 ⁻¹
3	1	0.689 × 10 ⁻¹	1.333	2.93 × 10 ¹	1.05	0.722 × 10 ⁻¹	0.246 × 10 ⁻¹
4	1	0.3001 × 10 ⁻¹	2.00	7.069 × 10 ¹	2.93	0.879 × 10 ⁻¹	0.124 × 10 ⁻¹
	2*	0.4244 × 10 ⁻¹	1.00	4.712 × 10 ¹	0.354	0.150 × 10 ⁻¹	0.319 × 10 ⁻¹
5	1	0.1559 × 10 ⁻¹	2.894	1.468 × 10 ²	6.76	0.105	0.718 × 10 ⁻¹
	2	0.2523 × 10 ⁻¹	1.106	7.938 × 10 ¹	0.708	0.179 × 10 ⁻¹	0.225 × 10 ⁻¹
6	1	0.9095 × 10 ⁻²	4.00	2.749 × 10 ²	1.36 × 10 ¹	0.124	0.450 × 10 ⁻¹
	3*	0.1819 × 10 ⁻¹	1.00	1.10 × 10 ²	0.386	0.703 × 10 ⁻¹	0.639 × 10 ⁻¹
7	1	0.5755 × 10 ⁻¹	5.31	4.759 × 10 ²	2.47 × 10 ¹	0.142	9.299 × 10 ⁻¹
	3	0.1293 × 10 ⁻¹	1.052	1.547 × 10 ²	0.624	0.807 × 10 ⁻¹	9.522 × 10 ⁻¹
8	1	0.3867 × 10 ⁻¹	6.828	7.747 × 10 ²	4.17 × 10 ¹	0.161	0.203 × 10 ⁻¹
	4*	0.1011 × 10 ⁻¹	1.00	1.979 × 10 ²	0.407	0.412 × 10 ⁻¹	0.208 × 10 ⁻¹
9	1	0.2722 × 10 ⁻¹	8.549	1.200 × 10 ³	6.63 × 10 ¹	0.180	0.150 × 10 ⁻¹
	4	0.7837 × 10 ⁻¹	1.031	2.552 × 10 ²	0.588	0.461 × 10 ⁻¹	0.181 × 10 ⁻¹
10	1	0.1987 × 10 ⁻¹	10.47	1.784 × 10 ³	1.00 × 10 ²	0.200	0.112 × 10 ⁻¹
	2	0.3780 × 10 ⁻¹	2.894	6.056 × 10 ²	0.873 × 10 ¹	0.330 × 10 ⁻¹	0.545 × 10 ⁻¹
	3	0.5203 × 10 ⁻¹	1.528	3.931 × 10 ²	0.215 × 10 ¹	0.112 × 10 ⁻¹	0.285 × 10 ⁻¹
	4	0.6116 × 10 ⁻¹	1.106	3.274 × 10 ²	0.833	0.509 × 10 ⁻¹	0.156 × 10 ⁻¹
	5*	0.6431 × 10 ⁻¹	1.00	3.110 × 10 ²	0.422	0.271 × 10 ⁻¹	0.872 × 10 ⁻¹
	6	0.6116 × 10 ⁻¹	1.106	3.274 × 10 ²	0.258	0.158 × 10 ⁻¹	0.481 × 10 ⁻¹
	7	0.5202 × 10 ⁻¹	1.528	3.931 × 10 ²	0.182	0.947 × 10 ⁻¹	0.241 × 10 ⁻¹
	8	0.3779 × 10 ⁻¹	2.894	6.057 × 10 ²	0.145	0.548 × 10 ⁻¹	0.904 × 10 ⁻¹
	9	0.1986 × 10 ⁻¹	10.47	1.785 × 10 ³	0.129	0.255 × 10 ⁻¹	0.143 × 10 ⁻¹
11	1	0.1495 × 10 ⁻¹	12.60	2.563 × 10 ³	1.146 × 10 ²	0.219	0.854 × 10 ⁻¹
	5	0.5251 × 10 ⁻¹	1.021	3.809 × 10 ²	0.568	0.298 × 10 ⁻¹	0.783 × 10 ⁻¹

12	1	0.1152×10^{-3}	14.93	3.578×10^3	2.07×10^3	0.238	0.666×10^{-4}
	6*	0.4452×10^{-3}	1.00	4.492×10^3	0.432	0.193×10^{-3}	0.428×10^{-3}
13	1	0.9960×10^{-3}	17.46	4.871×10^3	2.84×10^3	0.258	0.529×10^{-4}
	6	0.3272×10^{-3}	1.015	5.317×10^3	0.555	0.209×10^{-3}	0.393×10^{-3}
14	1	0.7235×10^{-3}	20.20	6.492×10^3	3.81×10^3	0.277	0.427×10^{-4}
	7*	0.3265×10^{-3}	1.00	6.126×10^3	0.440	0.144×10^{-3}	0.235×10^{-3}
15	1	0.5910×10^{-3}	23.13	8.491×10^3	5.02×10^3	0.296	0.349×10^{-4}
	7	0.2827×10^{-3}	1.011	7.076×10^3	0.546	0.154×10^{-3}	0.218×10^{-3}
16	1	0.4871×10^{-3}	26.27	1.092×10^4	6.48×10^3	0.316	0.289×10^{-4}
	8*	0.2497×10^{-3}	1.00	8.011×10^3	0.447	0.112×10^{-3}	0.139×10^{-3}
17	1	0.4062×10^{-3}	29.62	1.385×10^4	8.25×10^3	0.335	0.242×10^{-4}
	8	0.2201×10^{-3}	1.009	9.086×10^3	0.540	0.119×10^{-3}	0.131×10^{-3}
18	1	0.3423×10^{-3}	33.16	1.732×10^4	1.04×10^4	0.355	0.205×10^{-4}
	9*	0.1971×10^{-3}	1.00	1.015×10^4	0.452	0.391×10^{-3}	0.878×10^{-3}
19	1	0.2911×10^{-3}	36.91	2.144×10^4	1.29×10^4	0.374	0.175×10^{-4}
	9	0.1752×10^{-3}	1.007	1.135×10^4	0.555	0.943×10^{-3}	0.831×10^{-3}
20	1	0.2490×10^{-3}	40.86	2.623×10^4	1.58×10^4	0.394	0.150×10^{-4}
	10*	0.1596×10^{-3}	1.00	1.253×10^4	0.456	0.728×10^{-3}	0.581×10^{-3}

* In this row the constants K_G , K_{LF} , and $K_C K'_{PC}$ have the same values as constants determined by Steinbrecher.

Charge Storage Frequency Multipliers
 by Ronald H. Johnston & A.R. Boothroyd,
 Proceedings of the IEEE,
 1938. Feb. Vol. 56, No. 2

韓國科學技術研究所

金 英 雄 抄譯