

제 목 : PSoC 설계와 활용방안

저 자 : 부경대학교 전기제어공학부 이형기

요 약 : 아날로그와 디지털 신호를 혼용해서 구현할 수 있는 Cypress 의 PSoC(Programmable System -On-Chip)의 구조와 전기적, 기계적 특성을 소개하고 기존의 u-P, FPGA, CPLD 와의 차별적 특징을 살펴 보고 디자인 틀을 활용한 Program방법을 예시하였다. 현재 많이 적용되어 지고 있는 Cap Sensor의 응용을 예로 들어 나타내었다.