

## 공정변수 변화에 따른 ITO 박막의 연마특성

최권우\*, 김남훈\*\*, 서용진\*\*\*, 이우선\*

조선대학교 전기공학과\*, 조선대학교 에너지자원신기술연구소\*\*, 대불대학교 전기공학과\*\*\*

### CMP Properties of ITO Thin Film by CMP Process Parameters

Gwon-Woo Choi\*, Nam-Hoon Kim\*, Yong-Jin Seo\*\*, Woo-Sun Lee\*  
Chosun University\*, Daebul University\*\*

**Abstract :** As the integrated circuit device shrinks to the smaller dimension, the chemical mechanical polishing (CMP) process has been widely used in microelectronics and semiconductor processes. Indium tin oxide (ITO) thin film was polished by CMP by the change of process parameters for the improvement of CMP performance. Removal rate and planarity were improved after CMP process at the optimized process parameters compared to that before CMP process.

**Key Words :** ITO, CMP, conditioning

### 1. 서 론

산화물 반도체는 모두 N-Type 반도체의 도전성을 나타내고, 재료에는 ITO, SnO<sub>2</sub>, ZnO, 등이 있으나 SnO<sub>2</sub>는 식각이 어렵고 상당히 큰 전기저항을 나타내어 특수 패터닝 기술을 이용해야 하므로 현재 ITO가 널리 이용되고 있다. ITO(Indium Tin Oxide)박막은 자외선 영역에서 반사율이 높은 반면 가시광영역에서 80%이상의 뛰어난 투과율을 가지고 있고, 낮은 전기저항(~10<sup>-4</sup>Ω · cm)과 넓은 광학적 밴드갭(~3.4 eV) 때문에 가장 유용한 투과전도성 재료 중에 하나로서 이미 태양전지, 평면 디스플레이, 투명열선, LED등의 여러 분야에 그 활용 분야가 매우 폭넓다. 일반적으로 박막의 제작에는 저항 가열법(thermal evaporation)과 전자선 가열법(electron beam evaporation) 그리고 스퍼터링(sputtering)법의 물리적 증착 (physical evaporation)과 화학적 증착(chemical deposition)으로 나뉜다. 지금까지의 연구는 열처리를 통한 ITO박막의 윤성과 전기적인 특성과 더불어 광학적인 특성을 연구를 한 것이 주류를 보이며 활발한 연구가 진행중이다.[1-2] 본 연구에서 연마공정에 사용되어진 CMP는 고분자 물질계열의 패드(pad) 위에 슬러리(slurry)입자를 공급하고, 웨이퍼 캐리어에 하중을 가하여 웨이퍼의 표면을 연마하는 방법으로 가공물을 탄성패드에 누르면서 상대 운동시켜 가공물과 친화력이 우수한 부식액으로 화학적 제거를 함과 동시에 초미립자로 기계적 제거를 하는 것이다. 본 논문에서는 DC magnetron sputtering을 이용하여 ITO박막을 제작한 후 광역평탄화공정인 CMP를 통하여 균일한 박막의 확보와 연마를 통한 박막의 연마특성을 연구하였다.[3]

### 2. 실 험

본 실험에서 시편은 ITO/SiO<sub>2</sub>/Glass구조의 4inch glass를 사용하였다. 평탄화 공정을 진행할 시 공정조건은 슬러리 유

속 100ml/min, 슬러리 주입온도 30°C, Polisher pressure 300g/cm<sup>2</sup>, 플레이튼의 회전속도를 20, 40, 60, 80rpm의 조건으로 하고, 공정시간은 60, 90, 90, 120, 150 sec로 하여 각각의 공정을 진행 후 각 변수에 따른 연마특성, 광학적 특성을 측정하였다. CMP 후 ITO의 연마율은 four-point probe(Chang Min 사)를 이용하여 면적항과 두께의 반비례 관계에 의해 구하였다. 표 1은 CMP에 적용된 공정조건을 요약한 것이다. CMP 후의 세정공정은 SC1 용액을 이용하여 세정 후, 4분 동안 초음파세척을 하는 시퀀스를 적용하였다.

표 1. CMP 장비의 공정 조건

|                   |                          |
|-------------------|--------------------------|
| Pad               | IC 1300/SUBA IV          |
| Slurry flow rate  | 100 ml/min               |
| Head speed        | 60 rpm                   |
| Table speed       | 20, 40, 60, 80 rpm       |
| Polisher pressure | 300 g/cm <sup>2</sup>    |
| Pad width         | 16 inch                  |
| Polishing time    | 30, 60, 90, 120, 150 sec |
| Post-CMP cleaning | SC1 → Ultrasonic         |

### 3. 결과 및 고찰

그림 1은 공정시간에 따른 연마제거율의 결과로서 공정시간이 증가함에 따라 연마율은 증가하였으며, 최초 30초인 경우의 연마율이 274 Å이고 60초인 경우가 660 Å으로서 시간에 비례하는 결과를 갖지 못하였다. 이러한 결과는 공정이 시작되어 슬러리와 ITO박막이 활성화가 되는 시간이 충분하지 못하여 공정시작점에서 어느 정도의 시간까지는 슬러리의 화학적인 작용 없이 패드에 의한 기계적인 연마만이 이루어진 것으로 해석할 수 있다. 이러한 결과는 그림 2의 SEM분석결과를 통해서도 확인 할 수 있다.

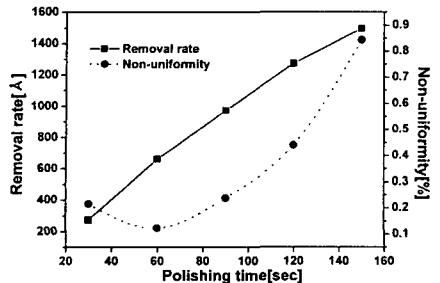


그림 1. 공정시간에 따른 ITO박막의 연마제거율 및 비균일도

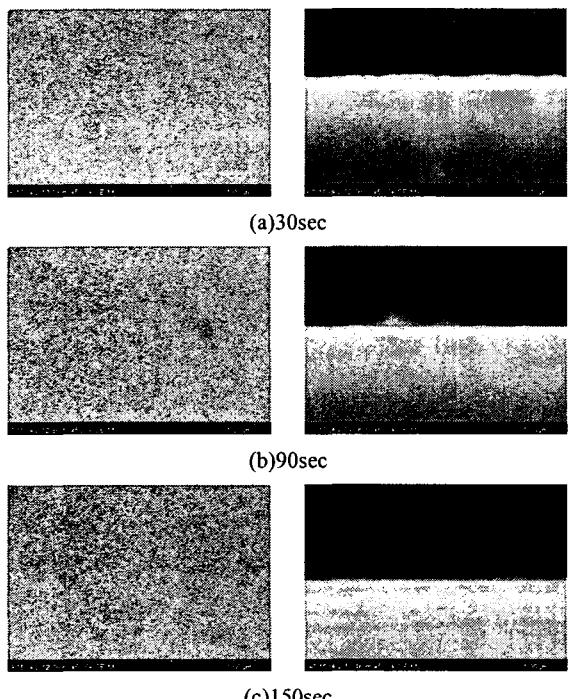


그림 2. 공정시간에 따른 박막의 SEM분석

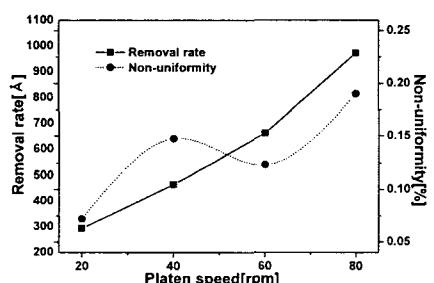


그림 3. 회전속도에 따른 ITO박막의 연마제거율 및 비균일도

그림 3은 회전속도에 따른 연마제거율을 나타낸 결과이다. 회전속도가 2배씩 증가 할 경우 연마율은 대략적으로 1.5배정도로 증가하는 선형적인 결과를 보였다. 이는 회전 속도가 증가할수록 시편과 패드의 groove가 접촉하는 횟수가 증가함에 따른 것이다. 그림 4는 회전속도에 따른 ITO 박막의 SEM분석 결과이다.

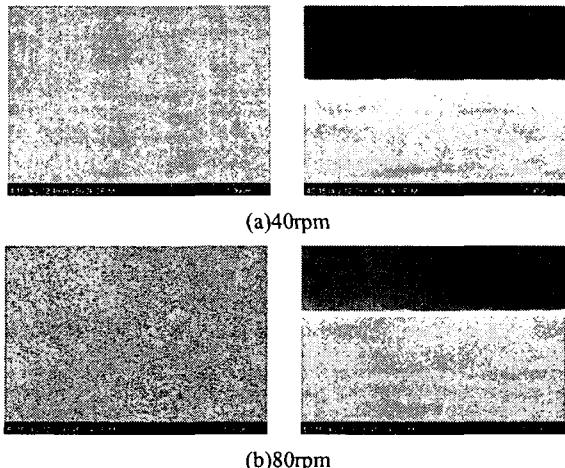


그림 4. 회전속도에 따른 박막의 SEM분석

## 결론

본 논문에서는 CMP공정변수에 따른 ITO박막의 연마특성을 연구하였으며 다음과 같은 결론을 얻었다. 공정시간이 증가함에 따라 연마율은 선형적으로 증가를 하였으며 비균일도는 모든조건이 양호한 결과를 나타내었다. 회전 속도가 증가함에 따라 연마율은 증가를 하였고 균일하면서 양호한 표면을 얻을 수 있었다.

## 감사의 글

이 논문은 2004년도 학술진흥재단의 중점 연구소 지원에 의해서 연구되었음(KRF-2004-005-D00007).

## 참고 문헌

- [1] A. Kulkarni, T. Lim, M. Khan, and K. Schulz, "Electrical, optical, and structural properties of indium-tin-oxide thin films deposited on PET substrates by rf sputtering", J. Vac. Sci. Technol., Vol. A16, p. 1 636, 1998.
- [2] T. Karasawa and Y. Miyata, "Electrical and optical properties of ITO thin films deposited on unheated substrates by dc reactive sputtering", Thin Solid Films, Vol. 223, p. 135, 1997.
- [3] J. Huang, H. C. Chen, J. Y. Wu, and W. Lur, "Investigation of CMP Micro-Scratch in the Fabrication of Sub-quarter Micron VLSI circuit". Proceeding of Chemical Mechanical Polishing-Multilevel Interconnection Conference (CMP-MIC), pp .77-79, 1999.