

열차제어시스템 고장률예측 및 입증에 관한 연구

A Study on the Failure Rate Prediction and Demonstration for the Train Control system

신덕호* 이재호* 이준호* 이강미*
Shin, Ducko Lee, Jae-Ho Lee, Jun-Ho Lee, Kang-Mi

ABSTRACT

본 논문은 열차제어시스템의 고장률을 정량적으로 예측하고 입증하기 위한 방안을 제시한다. 고장률의 정량적 예측은 시스템 개발단계에서 하부시스템별 고장발생확률을 예측하여 목표 고장률과 비교하고, 고장률이 높은 하부시스템의 설계를 보완하기 위함이다. 시제품이 완성된 후에는 예측된 고장률의 입증을 위해 시운전을 통한 고장데이터를 분석하거나 신뢰성시험을 통해 고장률의 예측치를 입증한다.

본 논문에서 제시하는 열차제어시스템 고장률예측과 입증은 철도신호시스템 신뢰성, 가용성, 유지보수성, 안전성관련 규격인 IEC62278의 시스템 수명주기별 신뢰성활동을 근거로 하며, 전자부품으로 구성된 시스템고장률예측은 미국방부 전자부품 고장률예측 지침인 MIL-HDBK-217을 기준으로 사용하였다.

1. 서론

열차간격제어 및 진로제어를 수행하는 열차제어시스템은 고장발생 없이 열차를 안전하게 운영할 수 있도록 시스템 개발과 동시에 국제 규격을 근거로 시스템의 신뢰성(Reliability), 가용성(Availability), 유지보수성(Maintainability) 및 안전성(Safety)의 문서화를 수행해야 한다[1].

본 논문에서는 핵심장치가 전기전자프로그램블 제어기로 구성된 열차제어시스템의 신뢰도, 가용도, 유지보수도(RAM, Reliability, Availability, Maintainability)를 정량적으로 예측하고, 예측결과를 입증하기 위한 체계 중 시스템의 신뢰도 예측을 위한 체계를 제시하고, 제시된 체계에 따라서 자동열차제어장치(ATC, Automatic Train Control)의 신뢰도 예측을 수행하였다. 열차제어시스템의 신뢰도 목표는 KTX 도입시에 제공된 열차제어시스템(TCS, Train Control System)의 RAM목표를 참조[2]하고, 안전관련 전기전자프로그램블 제어기의 국제규격인 IEC 61508에서 제공하는 최고 수준의 안전대책이 반영된 시스템의 평균고장확률을 근거로 하여 시스템 목표를 평균고장시간(MTBF, Mean Time Between Failure) 100,000시간으로 설정하였다[3].

열차제어시스템의 신뢰도는 시스템을 구성하는 부품의 고장률에서부터 출발한다[4]. 따라서 랜덤하게 발생하는 전자부품의 고장률을 정량적으로 예측하기 위해 본 논문에서 미국방성 전자부품고장률의 예측지침인 MIL-HDBK-217[5]을 사용하여 하부시스템단위 고장률을 정량화한다. 예측된 고장률을 토대로 MTBF 만족여부를 판단하고, 시스템 고장률증가의 주요원인을 분석하여 시스템 고장

*한국철도기술연구원, 전기신호연구본부, 정희원

률을 감소시킨다. 또한 가용도는 시스템고장 특성을 지수고장모델로 모델링하여 신뢰도함수를 도출하고 시간에 따른 시스템의 신뢰도를 계산한다.

2. 열차제어시스템 신뢰도예측

2.1 신뢰도예측

MIL-HDBK-217에서는 전자부품의 종류를 그림1과 같이 분류하고, 고장형태에 따른 고장률예측 방정식을 제공하여, 방정식을 구성하는 Pi값에 사용된 부품의 특성 및 환경조건을 대입하여 부품단위 고장률을 예측한다.

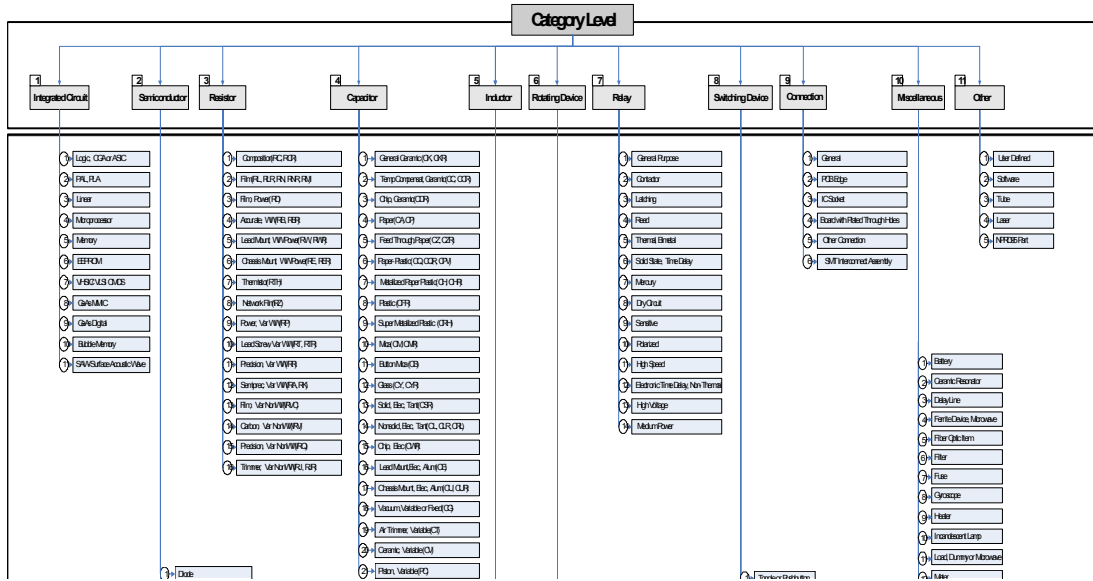


그림 1. 고장률예측을 위한 전자부품의 분류체계(Relex 7.7)

본 논문에서는 하부시스템 고장률예측을 위해 자동화도구인 Relex7.7을 사용한다. Relex7.7은 식 (1)과 같은 메모리소자의 고장률방정식과 같이 하부시스템별 고장률수식을 사용부품관련 정보에 따라 계산하는 자동화 도구이며, 항공우주, 철도, 원자력 등에서 사용하는 MIL규격 외에도 가전에서 사용하는 Telcordia 또는 Bellcore기준을 사용할 수 있다. 또한, 시스템 사용온도조건에 따른 고장률예측 등을 지원하여, 시스템 설계단계에서 고장률의 최소화를 위한 설계보완을 지원한다.

$$\lambda_P = (C_1\pi_T + C_2\pi_E + \lambda_{cyc})\pi_Q\pi_L \quad (1)$$

표1은 식(1)에 사용된 Pi값의 의미이다.

하부시스템 고장률예측을 위해서는 표2와 같이 하부시스템 부품정보(BOM, Bill of Material)를 그림2와 같이 자동화도구(Relex7.7)를 사용하여 하부시스템단위로 고장률과 MTBF를 예측한다.

따라서, 고장률의 예측을 위한 BOM의 작성은 설계자와 RAM엔지니어가 함께 작업을 수행해야 한다.

RAM엔지니어는 MIL-HDBK-217의 입력요건에 적합한 설계자의 BOM작성을 지원해야 하며, 작성된 BOM에 의한 하부시스템 또는 전체시스템의 고장률 예측치를 토대로 설계목표 만족을 위한 자문을 수행한다. 표2는 열차제어시스템 고장률예측을 위해 RAM엔지니어가 설계자에게 제공하여 설계자가 작성한 BOM의 예이다. 본 논문에 사용된 ATC의 BOM은 국내 열차제어시스템 제작사로부터 제공받았다.

표 1. 메모리의 고장률예측을 위한 입력변수

기호	입력변수의 의미
C_1	Die Complexity Failure Rate
π_T	Temperature Factor
C_2	Package Failure Rate
π_E	Environment Factor
λ_{cyc}	EEPROM Read/Write Cycling Induced Failure Rate
π_Q	Quality Factor
π_L	Learning Factor

표 2. ATC 연속수신보드에 사용된 저항류

Cat	Sub Cat	Part Num	Descr iption	Qty	Ref	Man	Oper Pow (W)	Power Rat (W)	Case Temp (°C)
3	5	-	200F 1/4W	2	R2, R32	-	0.01	0.25	30
3	5	-	1KF 1/4W	8	R1, R3, R4, R22, R31, R33, R34, R52	-	0.01	0.25	27.9
3	5	-	1.69 KF 1/4W	2	R7, R37	-	0.01	0.25	29

*Cat-부품의 대분류, Sub Cat-부품의 소분류, Part Num-부품의 개발단계명칭, Description-부품사양, Qty-수량, Ref-PCB 상의 번호, Man-제조사, Oper Pow(동작전력), Power Rat-사용중 소모전력, Case Temp-동작중 표면온도

2.2 ATC의 고장률 및 MTBF 예측

ATC 하부시스템단위 BOM을 바탕으로 고장률과 MTBF를 예측한 결과는 표3과 같다. MTBF는 고장률의 역수인 평균고장수명(MTTF, Mean Time to Failure)과 평균복구시간(MTTR, Mean Time to Repair)의 합이다. 하지만 다중계 시스템으로 구성된 열차제어시스템의 고장검출 및 계절체를 통한 기능복구시간에 해당하는 MTTR이 MTTF에 비하여 매우 작은 시간이므로 MTBF를 고장률의 역수로 계산가능하다.

표3과 같이 하부시스템단위로 예측된 고장률과 MTBF를 기반으로 ATC 지상장치 및 차상장치의 고장률과 MTBF를 계산한 결과를 표4에 제시하였다.

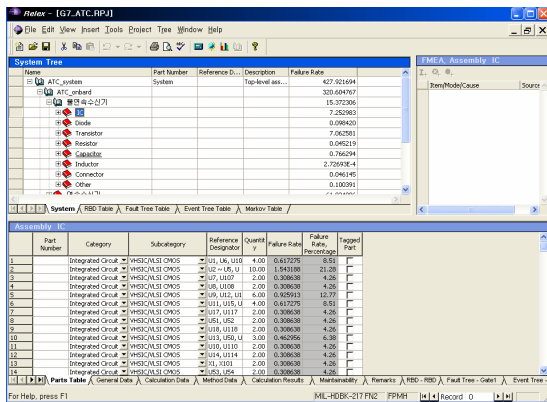


그림 2. 자동화도구를 사용한 고장률예측

표 3. ATC의 하부시스템별 고장률과 MTBF

분류	순번	구성요소	단위시간당 고장률 (10 ⁻⁶)	MTBF (Hour)
차상 장치	1	연속수신보드	4.829086	207,079
	2	불연속수신보드	7.336311	136,308
	3	디지털입력보드	7.067186	141,499
	4	디지털출력보드	9.335712	107,116
	5	CPU보드	5.29096	190,509
	6	운영자콘솔	9.259259	108,000
지상 장치	7	지상제어모듈	3.978634	251,343
	8	지상연속수신보드	3.872544	258,228
	9	지상불연속수신기	3.566469	280,389

ATC는 제어기 내부에서 발생된 결함을 실시간으로 검출하는 자기검사알고리즘을 내장하고 있다. 따라서, 단일계에서 결함이 발생하면 결함이 발생된 단일계의 출력을 차단하고 대기계가 제어를 수행하는 능동형여분구조 중 대기이중계구조(Hot-Standby Spring)로 설계되었다. 또한 대기계는 동작계가 정상일 경우 출력을 발생하지 않지만 연산을 동작계와 동일하게 수행하고 있으므로, 이중계 구조 시스템의 동작특성을 상태다이어그램으로 모델링하면 그림3과 같다.

표 4. ATC 단일계 구성 고장률과 MTBF

구성요소	단위시간당 고장률 (10 ⁻⁶)	MTBF (Hour)	MKBF (km)
차상장치 (단일시스템) (표3의 1+ 2+ 3+ 4+ 5)	33.8174	29,571	128.630
지상장치 (단일시스템) (표3의 7+ 8+ 9)	11.4176	87,584	-

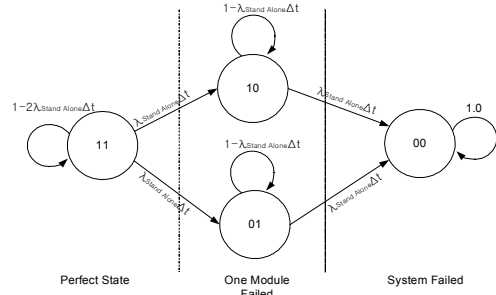


그림 3. Hot-Standby Sparing 구조 ATC의 상태모델

*MKBF(Mean Kilometer Between Failure)는 단일계수량 4개, 연간운행일수 365일, 1일 운행시간 7.5h, 1회 435km기준

그림3과 같이 시스템의 상태를 결함이 발생할 수 있는 임의시간 Δt 에 따라 마코브모델을 사용하여 시간에 종속된 시스템신뢰도를 계산한다. 따라서 ATC 지상 및 차상장치의 신뢰도는 지수고장특성으로 모델링하면 식(2)와 같이 도출된다.

$$R_{ATC}(t) = 2e^{-\lambda_{Stand Alone} t} - e^{-2\lambda_{Stand Alone} t} \tag{2}$$

식(2)에서 $\lambda_{Stand Alone}$ 은 단일모듈의 고장률이며, t 는 시간이다. 따라서, 식(2)에 의해 시간에 따른 ATC의 신뢰도를 계산하면 표5와 같다.

표 5. ATC장치의 시간에 따른 신뢰도

시스템 운영시간 (Hour)	시스템 신뢰도(%)	
	차상장치	지상장치
10,000	91.77	98.84
20,000	75.84	95.83
30,000	58.37	91.59
40,000	45.02	86.56
50,000	33.47	81.08
60,000	24.56	75.40
70,000	17.87	69.71
80,000	12.92	64.14
90,000	9.31	58.77
100,000	6.68	53.66

3. 신뢰도예측치의 입증

예측된 열차제어시스템의 신뢰도는 철도신호시스템 RAMS규격인 IEC62278에서 제시하는 바와 같이 예측치의 입증이 수행되어야 한다. 따라서 신뢰도의 입증은 시운전 중 발생된 고장데이터를 분석하여 고장보고분석 및 정정활동시스템인 FRACAS (Failure Reporting, Analysing, Correction Action System)[6]를 그림4와 같이 미국방성 규격 MIL- STD-785를 기준으로 수행되어야 한다.

시운전을 통한 신뢰도의 입증은 시운전을 통한데이터수집 범위인 소요시간과 주행거리에 따라 산출된 시스템 신뢰도의 신뢰수준이 결정된다.

또한 시운전과 병행하여 시스템 수명모델링을 통한 신뢰성시험으로 시스템의 MTBF를 그림5와 같은 절차를 기반으로 수행하여 신뢰도를 입증해야 한다. 신뢰성시험은 시제품의 수량한계에 의해 가

속수명시험 보다는 입출력에 대한 전기적 스트레스와 열화스트레스를 사용하여 가속스트레스방식으로 시험을 추진하는 것이 가장 용이하다.

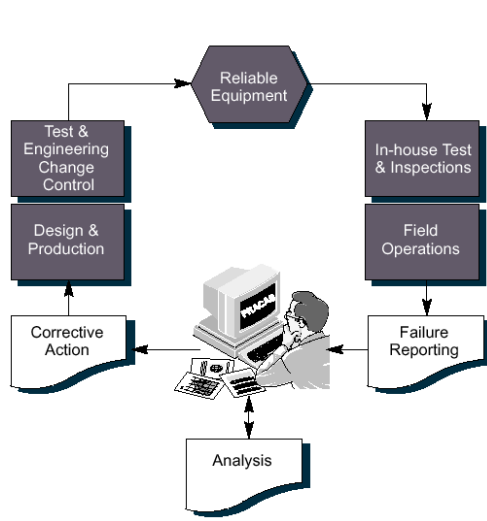


그림 4. FRACAS의 절차

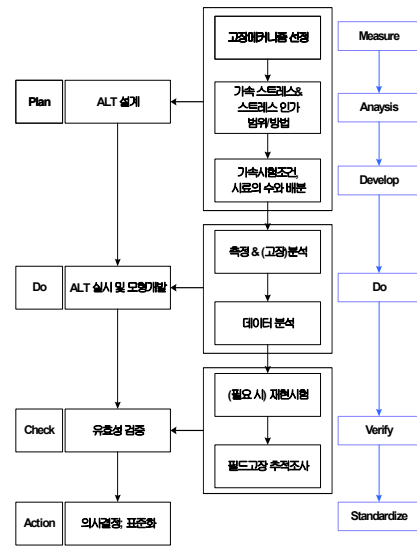


그림 5. 가속시험 실시절차

4. 결론

본 논문은 미국방성 전자부품고장률예측지침인 MIL-HDBK-217을 기준으로 전자부품으로 핵심 장치가 구성된 열차제어시스템의 고장률을 정량적으로 예측하였으며, 다중계구조에 따라 신뢰도모델링을 통해 시스템수명에 따른 신뢰도를 예측하였다. 또한 예측된 열차제어시스템 신뢰도의 입증 을 위한 방안으로 시운전 중 발생한 고장데이터를 사용하는 FRACAS와 시운전이 용이하지 않은 시제품의 신뢰도입증을 위한 신뢰성시험에 대하여 연구가 진행중이다. FRACAS와 관련해서는 발생한 고장정보에 의한 시스템 신뢰도를 평가하는 고장검토위원회(FRB, Failure Review Board)에 대한 구성을 중심으로 추진되어야 하며, 신뢰성시험은 적용스트레스 및 시스템모델링을 중심으로 연구가 진행되어야 한다.

향후에는 열차제어시스템의 시스템 의존도(Dependability)를 구성하는 다른 요소들인, 가용도, 유지보수도, 안전성, 성능성(Performability), 시험용이성(Testability) 등에 대한 예측과 입증을 위한 정량화된 체계의 개발과 수행방안에 대한 연구가 지속되어야 한다.

참고문헌

1. 한국철도기술연구원(2005), "고속철도기술개발사업 고속철도 열차제어시스템 안정화기술개발 단계평가보고서", 서론
2. KHRC&KTGVC(1994), "SEOUL-PUSAN High Speed Rail Project CONTRACT", Exhibit "D", Rolling Stock, pp33
3. IEC61508(1998), "Functional safety of electrical/electronic/programmable electronic safety-related systems(Part1, General requirements)", pp.65
4. Barry W. Johnson(1989), "Design and analysis of fault-tolerant digital systems", pp170-175
5. Relex7.7(2005), "MIL-HDBK-217 Equation References"
6. MIL-STD-785B(1980), "Reliability Program for System and Equipment Development and Production"