

전력품질을 고려한 다이나믹 UPS 시스템의 Sag-Swell 발생기

안종수, 최경진*, 전태원*, 노의철, 김인동, 김홍근**

부경대학교, *울산대학교, **경북대학교

Sag-Swell Generator for Power Quality Disturbance of Dynamic UPS System

J.S. Ahn, K.J. Choi*, T.W. Chun*, E.C. Nho, I.D. Kim, and H.G. Kim**

Pukyong National University, *University of Ulsan, **Kyungpook National University

ABSTRACT

This paper describes a new Sag-Swell generator for the test of custom power devices such as UPS, DVR, DSTATCOM, SSTS, etc. The proposed scheme has good features of simple structure, high reliability, wide range of Sag and Swell variation, and easy control. Outage, harmonic distortion, notches, and voltage unbalance also can be generated. The operation principle of the proposed scheme is described and verified through simulations.

1. 서 론

전기, 전자, 정보통신 기술의 비약적 발전에 힘입어 현대 사회는 정보화 사회로 진입하여 일반 가정은 물론 전체 사회 및 산업 시스템이 보다 긴밀히 유기적으로 결합되어 다양성과 새로운 가치 창출을 추구하고 있다. 그런데 이러한 정보화 사회의 기본이 되는 정보처리 시스템은 매우 안정된 전원이 공급되지 않으면 신뢰도를 전혀 확보할 수 없다. 즉, 산업용 첨단장비, 의료기기, 컴퓨터, 금융, 사무용기기 등 고도의 디지털 정보처리 시스템을 요하는 기기는 상용전원의 Sag, Swell, 순간정전, 과전압, 저전압, 전압 불평형 등의 전압 변동에 매우 민감하게 반응하여 오동작 또는 동작이 정지되는 결과를 초래할 가능성이 매우 높다. 이러한 문제를 해결하기 위해 전력 품질을 개선하기 위한 다양한 방안들이 제시되어 사용되고 있다. 정전 및 전압변동에 대응하기 위해 UPS가 대표적으로 사용되고 있으며, 최근에는 고전압 대전류 전력제어기기인 Custom Power Devices에 대한 관심이 고조되어 DVR (Dynamic Voltage Restorer), DSTATCOM (Distribution Static Compensator), SVC (Static Var Compensator), Active Filter, SSTS (Solid State Transfer Switch) 등에 대한 연구가 활발히 이루어지고 있다.^[1]

그런데 이러한 전력품질개선 장치들의 성능을 테스

트하기 위해서는 Sag, Swell, 순간정전 등의 전원 변동을 임의로 발생시켜 줄 수 있는 장치가 반드시 필요한데 기존의 장치는 너무 고가이므로 활용하기가 용이하지 않다. 최근 저가이면서 실용적인 TCR (Thyristor Controlled Reactor)을 이용한 방식^[2]이 제안되었으나 과다한 유효전력을 필요로 한다는 단점이 있다.

본 논문에서는 구조가 간단하며 신뢰도가 매우 높은 새로운 방식의 전압변동 발생장치를 제안하고자 한다. 제안한 방식은 전압변동 뿐 아니라 harmonic distortion, notches 등도 간단히 발생시킬 수 있다. 따라서 중·소 용량 뿐 아니라 수십 MW급 이상의 대형 기기에도 효과적으로 적용할 수 있으며, 여기서는 차세대 환경친화형 UPS로 각광 받고 있는 플라이휠의 저장에너지를 이용한 다이나믹 UPS 시스템^[3,4]의 성능 테스트에 적용하여 동작원리와 특성해석을 한다.

2. 제안한 방식의 회로 구성

그림 1과 2는 각각 제안한 방식의 전압 변동 발생기를 단상과 3상에 적용한 경우를 나타낸다. 일정한 전원전압 v_s 로부터 Sag, Swell, Outage의 전압 변동이 있는 부하전압 v_o 를 만들기 위해서 v_s 와 v_o 사이에 직렬로 v_d 를 추가한다. v_d 의 전압은 v_T 에 의해 결정되며 v_T 는 전원전압 v_s 로부터 얻어진다. $T(T_a - T_c)$ 는 슬라이더스를 의미하며 접점이 I-영역에 있는 경우는 Swell, II-영역에 있는 경우는 Sag를 발생하며 Sag 및 Swell의 크기를 조절하려면 접점의 위치를 바꾸면 된다. 크기를 고정하여 사용하는 경우는 단권 변압기로 사용하면 된다. S_1, S_2, S_{B1}, S_{B2} 는 SCR 사이리스터로 구성되며 Harmonic Distortion이 필요한 경우는 SCR 대신 IGBT나 IGCT등 온/오프 제어 가능소자를 사용하면 된다.

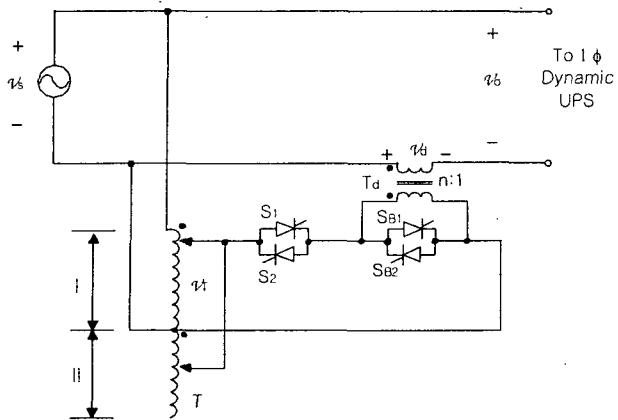


그림 1. 단상 전압변동 발생기

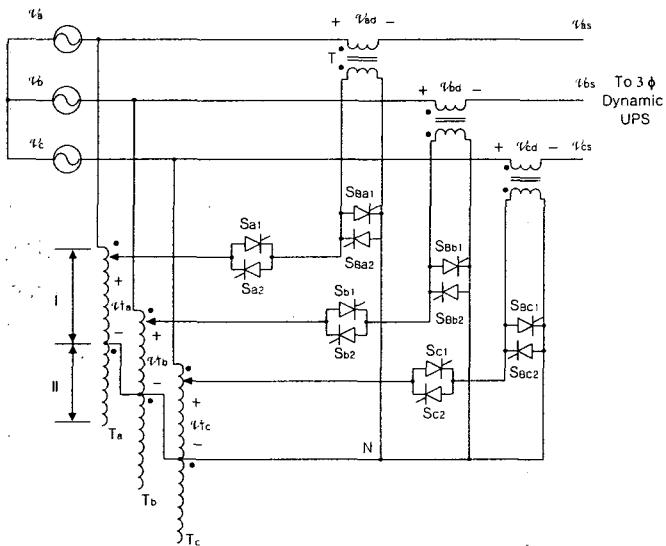


그림 2. 3상 전압변동 발생기

3. 제안한 회로의 동작원리

3.1 Sag/Swell/Outage 발생 원리

그림 1의 단상 발생기와 그림 2의 3상 발생기의 동작원리는 동일하므로 설명의 편의상 단상 발생기에 대하여 동작원리를 기술한다. 표 1은 그림 1에 다이나믹 UPS로 공급되는 전압 v_o 가 정상, Sag, Swell, Outage로 변하기 위해 필요한 SCR 사이리스터의 온/오프 상태와 슬라이더스 접점위치를 정리해서 나타낸 것이다.

표 1. 전압변동을 위한 각 부분 동작 조건

V_o	S_1, S_2	S_{B1}, S_{B2}	T접점
정상	OFF	ON	-
Sag	ON	OFF	II-구간상단
Swell	ON	OFF	I-구간
Outage	ON	OFF	II-구간하단

그림 1에서 v_s, v_o, v_d 의 관계는

$$v_o = v_s + v_d \quad (1)$$

이며, 여기서

$$v_d = v_T / n \quad (2)$$

$$v_T = v_s / n_T \quad (3)$$

이다. 여기서 n_T 는 슬라이더스 T 의 변압비이다.

따라서 Sag를 발생시키려면 v_o 보다 작아지도록 해야 하며, 이를 위해서는 v_d 가 마이너스(-)로 출력되어야 한다. S_{B1} 과 S_{B2} 가 온되어 있으면 T_d 의 1차와 2차는 단락상태이므로 v_d 는 영이 되어 정상상태를 유지한다. 이때 S_{B1} 과 S_{B2} 를 터오프하면서 S_1 과 S_2 를 터온하면 T_d 의 1차측에는 슬라이더스 2차측 전압 v_T 가 인가된다. v_d 의 극성이 마이너스가 되기 위해서는 v_T 는 T 의 II-구간에서 얻어져야 한다. 이때

$$v_o = v_s (1 - 1/n \cdot n_T) \quad (4)$$

이 되며 Sag의 정도는 T 와 T_d 의 변압비로 결정된다. 슬라이더스의 구조상 I, II 구간내의 임의의 지점에서도 v_T 를 용이하게 얻을 수 있으며, 전압 Sag 정도도 접점 위치에 따라 임의로 설정 가능하므로 0~100% 전 범위에 걸쳐 광범위한 Sag를 얻을 수 있다.

접점이 T 의 하단부로 내려올수록 Sag의 정도는 증가하여 100%가 되면

$$v_d = -v_s \quad (5)$$

가 되어 식 (1)에서

$$v_o = 0 \quad (6)$$

이 되므로 Outage 즉, 정전상태를 발생하게 된다. T 의 접점을 I-구간에 두면 식 (1)~(3) 으로부터

$$v_o = v_s (1 + 1/n \cdot n_T) \quad (7)$$

이 되어 Swell이 발생하며 Swell의 정도는 n_T 로 조절한다.

3.2 Unbalance 발생원리

그림 2에서 v_{as}, v_{bs}, v_{cs} 는 각각 다음과 같이 나타낼 수 있다.

$$v_{as} = v_a (1 - 1/n \cdot n_{Ta}) \quad (8)$$

$$v_{bs} = v_b (1 - 1/n \cdot n_{Tb}) \quad (9)$$

$$v_{cs} = v_c(1 - 1/n \cdot n_{Ta}) \quad (10)$$

여기서, n_{Ta} , n_{Tb} , n_{Tc} 는 각각 슬라이더스 T_a , T_b , T_c 의 변압비를 의미하며 점점위치에 의해 결정된다.

n_{Ta} , n_{Tb} , n_{Tc} 는 서로 동일한 값을 취할 수도 있고 상이하게도 할 수 있으므로 v_{as} , v_{bs} , v_{cs} 의 전압 불평형은 각 슬라이더스의 점점 위치만 상이하게 설정함으로써 간단히 얻을 수 있다. 또한 전압 불평형 정도도 용이하게 조절할 수 있다.

3.3 Harmonic distortion, notches 발생원리

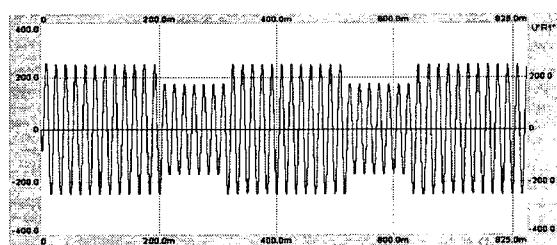
그림 1과 2의 SCR 사이리스터를 IGBT 또는 IGCT 등의 온·오프 제어가능 소자로 바꾸면 임의의 시점에서 특정 구간 동안 온·오프가 가능하므로 notches를 간단히 발생시킬 수 있으며 또한 원하는 양의 harmonic distortion 발생도 가능하다.

4. 시뮬레이션 결과

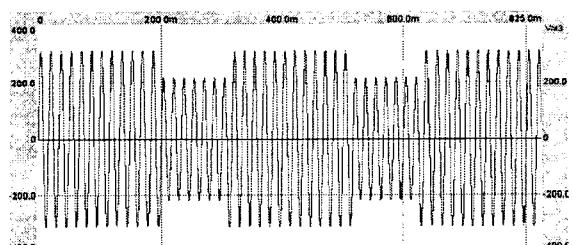
단상이나 3상이나 기본원리는 동일하므로 여기서는 단상에 대해 시뮬레이션 한다. 시뮬레이션 조건은 다음과 같다. $v_s = 220$ V, $n = 1$, 출력 = 3 kVA. 그림 3과 4는 각각 30%, 50% Sag가 발생되는 것을 나타낸다.

그림 5는 역률 0.8일 때 Outage가 발생하는 것을 나타낸다.

그림 6과 7은 각각 20%, 80% Swell 이 발생되는 것을 나타낸다.

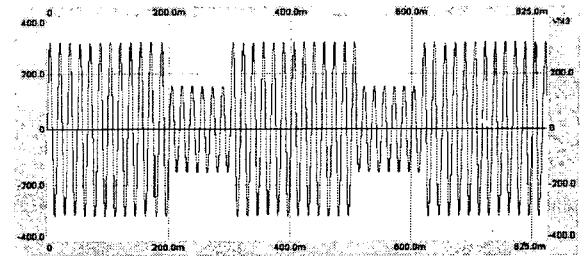


(a) PF=1.0

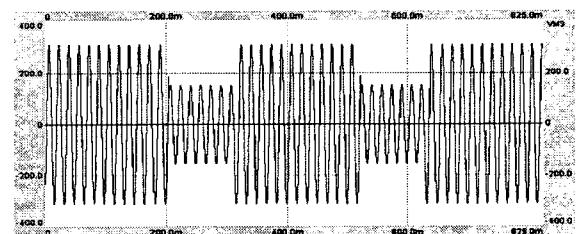


(b) PF=0.8

그림 3. 30% Sag 발생



(a) PF=1.0



(b) PF=0.8

그림 4. 50% Sag 발생

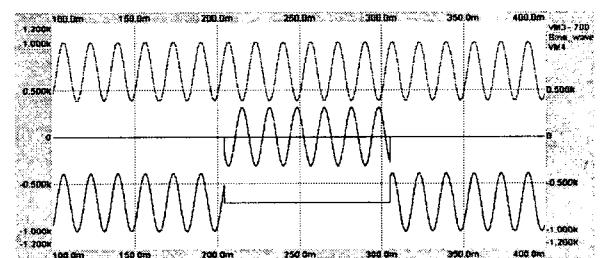
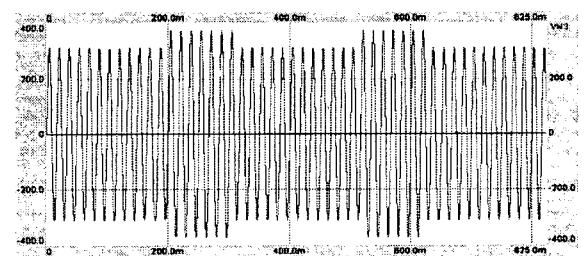
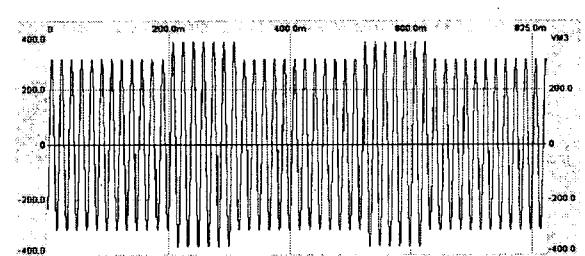


그림 5. Outage 발생



(a) PF=1.0



(b) PF=0.8

그림 6. 20% Swell 발생

참 고 문 헌

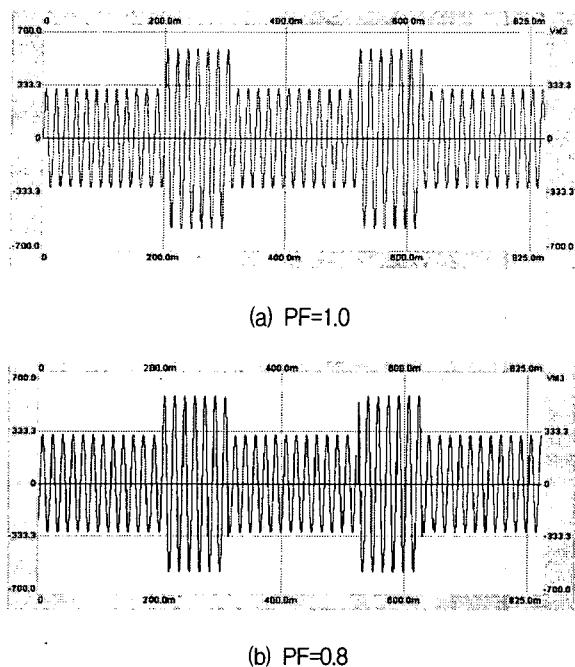


그림 7. 80% Swell 발생

5. 결 론

본 논문에서는 전격품질 개선을 위한 UPS, DVR, DSTATCOM, SSTS 등의 Custom Devices의 성능 테스트를 위한 새로운 방식의 전압변동 발생장치를 제안하였다.

제안한 방식에 대한 시뮬레이션 결과 광범위한 전압변동 발생이 가능하였으며 부하 역률에 무관하게 안정된 동작이 이루어짐을 확인하였다. 기존의 방식에 비하여 구성이 매우 간단하므로 신뢰도가 높고 제작비용이 저렴하여 중·소용량은 물론 대용량 Custom Devices에도 효과적으로 적용 가능할 것으로 기대한다. 제안한 방식이 갖는 특징을 정리하면 다음과 같다.

- 구조가 매우 간단하여 효율이 높고 소형 경량화가 가능하다.
- 슬라이더스와 SCR 사이리스터를 사용함으로 경제적이고 신뢰도가 높다.
- Sag와 Swell의 크기를 임의로 바꿀 수 있다.
- 전압 변동 범위가 매우 넓다. (0 ~ 100%)
- Outage, 저전압, 과전압 발생도 가능하다.
- 스위치를 SCR 사이리스터 대신 IGBT나 IGCT등의 온·오프 제어가능 소자를 사용하면 harmonic distortion과 notches 발생도 가능하다.
- 제어가 간단하다.

[1] 최재호, “전력품질 장애와 대책,” 전력전자학회지 5권 1호 2000, pp. 13-18.

[2] Y.H.Chung, G.H.Kwon, T.B.Park, and G.Y.Lim, “Voltage Sag and Swell generator with thyristor controlled rectifier,” IEEE Power Con 2002, Vol. 3, 2002, pp. 1933-1937.

[3] R.S.Weissbach, G.G.Karady, and P.G.Farmer, “A combined uninterruptible power supply and dynamic voltage compensator using a flywheel energy storage system,” IEEE Trans. on Power Delivery, Vol. 16, No. 2, April 2001, pp. 265-270.

[4] R.G.Lawrence, K.L.Craven, and G.D.Nichols, “Flywheel UPS,” IEEE IA Magazine, May/June, 2003, pp. 44-50.

본 연구는 산업자원부의 지원에 의하여 기초전력공학공동 연구소 주관으로 수행된 과제(02-중-02)임.