

자바 애플릿을 이용한 웹기반 전자회로 가상실험실의 구현

김동식 최관순 이순홍 서삼준*
순천향대학교 정보기술공학부 (*안양대학교 전기전자공학과)

Implementation of A Web-based Virtual Laboratory For Electronic Circuits Using Java Applets

Kim, Dongsik Choi, Kwansun Lee, Sunheum Seo, Samjun*
Soonchunhyang University (*Anyang University)

Abstract - A virtual laboratory for measurement and instrumentation must aim to realize an integrated environment. To achieve this goal, we designed and implemented a client/server distributed environment and developed a web-based virtual laboratory system for electronic circuits. The proposed virtual laboratory system is composed of four important components : Principle Classroom, Virtual Experiment Classroom, Evaluation Classroom and Overall Management System. Through our virtual laboratory, the learners will be capable of learning the concepts and theories related to electronic circuit experiments and how to operate the experimental equipments. Also, every activity occurred in our virtual laboratory is recorded on database and printed out on the preliminary report form. All of these can be achieved by the aid of the Management System. The database connectivity is made by PHP and the virtual laboratory environment is set up slightly differently for each learner. Finally, we have obtained several affirmative effects such as reducing the total experimental hours and the damage rate for experimental equipments and increasing learning efficiencies as well as faculty productivity.

1. 서 론

전기전자공학을 전공하는 학생들에게 이론교육에 기초한 실험실습교육은 자칫하면 추상적으로 흐르기 쉬운 이론교육에 대한 이해도를 높이고 실무에 대한 응용능력을 배양하는데 있어 매우 중요한 비중을 차지한다고 할 수 있다. 또한 학생들이 이론교육시 습득한 내용을 얼마나 효과적으로 실험에 적용할 수 있는가에 대한 문제와 제한된 시간내에 정해진 분량의 실험실습을 얼마나 효율적으로 수행할 수 있는가에 대한 문제는 실제 교육현장에서 자주 부딪히는 문제이다. 이런 문제들을 해결하기 위한 방법은 교과과정을 비롯한 실험내용 그리고 실험진행 방법등에 대해 전반적으로 개선하는 방법외에는 그 해결책이 없다고 해도 과언은 아닐 것이다.

따라서 본 논문에서는 효율적인 전자회로 실험실습 교육에 국한하여 실제 실험실과 유사하게 계측장비나 회로소자등을 웹상에 소프트웨어적으로 구현하여 실제실험에 임하기 전에 학생들로 하여금 간단한 마우스 조작을 통해 흥미로운 예비실험을 진행하여 실험결과 데이터를 서버로 전송하여 예비실험 결과보고서를 출력할 수 있도록 하는 가상실험환경을 구축하였다. 학생들은 이러한 가상실험환경에 접속하여 기존의 텍스트기반 학습형태에서 탈피하여 보다 진일보된 웹상의 가상공간에서 학습함으로써 실험원리 및 실험내용에 대해 보다 명확하게 이해가 가능할 뿐만 아니라 개인별로 실험원리 및 실험과정에 대한 이해도를 측정하여 평가할 수 있도록 하였다.

양질의 전자회로 실험 교육용 컨텐츠를 제작하는 방

안은 여러가지 다양성을 가질 수 있겠으나 본 논문에서는 주로 교수자와 학습자간의 상호작용성이 뛰어난 자바 애플릿을 이용하여 가상실험환경을 구축하였으며 전자회로 실험원리나 개념학습을 위해서는 플래시 애니메이션과 같은 멀티미디어 요소를 첨가하여 학습자의 학습흥미를 유발하고자 하였다. 더욱이 PHP와 같은 서버측 스크립트언어를 이용하여 웹상에서 데이터베이스를 직접 연동하여 가상실험시 발생되는 결과데이터 처리 및 효율적인 가상실험실 관리가 이루어지도록 하였다.

2. 웹기반 전자회로 가상실험실 학습모형

본 논문에서 제안하는 웹기반 전자회로 가상실험실은 실험원리학습실, 자바가상실험학습실 그리고 실험이해도를 측정할 수 있도록 하는 실험이해도 평가학습실등의 3개의 학습실과 가상실험실의 효율적인 관리 및 가상실험데이터 처리를 위한 가상실험 관리시스템으로 구성되어 있다. 그림 1에 웹기반 전자회로 가상실험실 학습모형도를 도시하였다.

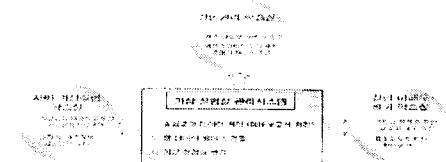
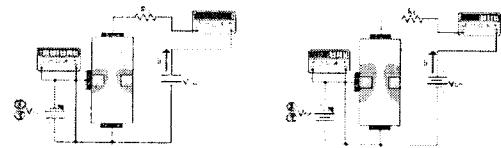


그림 1. 웹기반 전자회로 가상실험실 학습모형도

3. 웹기반 전자회로 가상실험실 세부 학습설

3.1 실험원리학습설

실험원리 학습설에서는 실험에 대한 전반적인 이해를 위한 준비단계로써 전자회로 전반에 걸친 중요한 개념이나 원리를 쉽게 이해할 수 있도록 하는 개념학습형 컨텐츠를 제작하여 학습자에게 제공된다. 그림 2에서는 사용자가 마우스로 클릭하여 VGS에 역방향 전압을 증가시키면 공핍증이 증가하여 전류 I_b 가 감소하는 JFET 소자특성에 대한 원리를 설명하는 동영상의 일부 단계를 보여주고 있으며, 그림 3에는 JFET 소자의 드레인 특성곡선의 개념설명을 위한 자바애플릿 화면을 도시하였다.



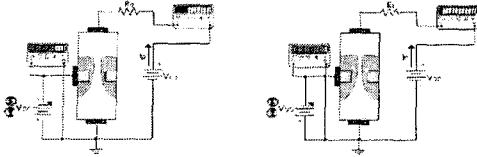


그림 2. JFET 특성에 대한 개념학습 플래시 애니메이션

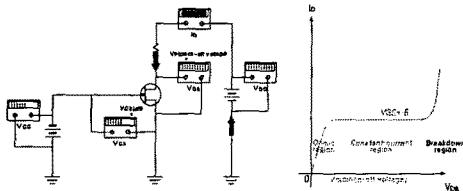


그림 3. JFET 드레인 특성곡선에 대한 애플릿

3.2 자바가상실험 학습실

자바가상실험 학습실은 실제 실험실 환경과 거의 유사하게 자바 애플릿의 형태로 구현되었으며, 실제 실험시에 진행될 내용을 학습자가 미리 웹상에서 간단한 마우스 조작을 통하여 가상적으로 실험을 할 수 있도록 실험에 필요한 각종 소자 및 계측장비 컴포넌트를 소프트웨어적으로 구현하여 실험에 대한 흥미와 이해도를 높이도록 하였다. 자바가상실험 학습실에서는 학습자가 웹에 접속하여 소프트웨어적으로 구현된 각종 계측장비를 이용하여 주어진 회로에 대한 실험을 웹상에서 수행한다. 그리고 유사한 실험을 회로소자값을 변경함으로써 몇번 반복하도록 하였으며 회로소자값은 회로결선시 소자선택 시 원하는 값으로 변경할 수 있도록 하였다.

3.3 실험 이해도 평가 학습설

가상공간에서 이루어지는 학습에서 중요한 요소중의 하나는 학습자가 이해한 내용에 대한 평가가 이루어져야 한다. 따라서 본 논문에서는 측정 가능한 학습목표를 설정하여 학습목표에 학습자가 얼마나 접근되었는가를 측정하여 평가할 수 있는 실험 이해도 평가 학습설을 구비하였다. 이곳에서는 실험원리 학습설 및 자바가상실험 학습설에서 학습한 내용을 간단한 객관식문항을 통해 실험 이해도를 측정한다. 학습자가 객관식문제에 대한 하나의 답을 선택하면 선택한 내용에 따라 메시지 창으로 정답여부 알려주며 잘못된 답을 선택한 학습자에게는 음성으로 보충설명을 하여 학습자가 부족한 부분을 재학습하도록 하였다. 한편, 정확하게 정답을 선택한 학습자들에게는 음성으로 심화학습이 이루어질 수 있도록 유도하였으며 이를 구현하기 위해 자바 스크립트를 이용하였다.

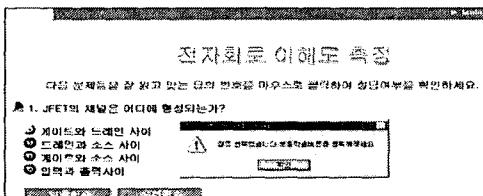


그림 4. 실험 이해도 평가 학습설의 실행화면 샘플

3.4 가상실험실 관리시스템

가상실험실에 접속한 학습자는 가상실험을 수행한 후

에 발생되는 결과데이터를 자신의 웹브라우저상에 나타난 실험결과표에 기록한 후 “보고서 제출” 버튼을 클릭하면 실험결과 데이터가 서버에 전송된다. 이때 가상실험실 관리시스템에서는 자바가상실험 학습실에서 얻어진 실험결과 데이터를 학습자 정보와 함께 데이터베이스에 저장하고 학습자의 이름이나 학번등의 기초정보도 함께 저장한다.

다음으로 학습자가 “결과보고서 출력”이라는 버튼을 클릭하여 보고서 출력을 요청하면 서버에서는 학습자의 정보를 확인한 후 해당 학습자에 해당되는 정보를 데이터베이스에서 가져와 HTML 문서형태로 가공하여 제공한다. 이러한 일련의 과정을 처리하기 위하여 본 논문에서는 PHP 스크립트 언어를 이용하였고 데이터베이스는 MySQL을 이용하였다. 그림 5에는 가상실험을 완료한 후 출력되는 예비보고서 양식의 일부를 도시하였다.

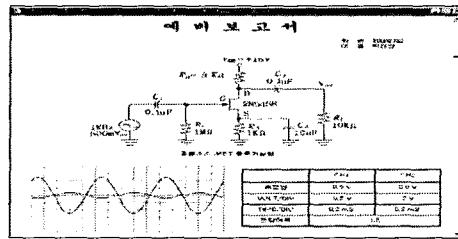


그림 5. 가상실험 결과보고서 출력화면 샘플

4. 웹기반 전자회로 가상실험실의 구현예

4.1 JFET/MOSFET 바이어스 회로 가상실험

전자회로에 있어서 매우 중요한 JFET 및 MOSFET 바이어스 회로에 대한 가상실험을 진행하는 과정을 그림 6에 도시하였다. 가상실험실 환경은 상단부에 필요한 메뉴를 마련하였으며 좌측단에는 실험에 있어 매우 중요한 계측기인 오실로스코프를 배치하였고 기타 계측기는 실험 진행 상황에 따라 프레임창을 통해 나타나도록 하였다. 가상실험은 (1) 회로결선 단계 → (2) 입력인가 단계 → (3) 출력측정 단계 → (4) 결과 데이터 기록 및 전송 단계 → (5) 예비보고서 출력단계로 진행된다. 먼저 회로 결선 단계에서는 그림 6(a)에 도시된 바와 같이 상단부에 마련된 “Element Choice” 메뉴를 선택한 후 필요한 소자의 타입과 소자각도를 선택한 후 마우스로 드래그하여 회로의 적당한 상자부분에 위치시키도록 하여 회로를 결선하도록 한다. 입력인가 단계에서는 그림 6(b)에 도시된 바와 같이 직류전원부에 마우스를 가져가면 “V_{DD} 값 변경”이라는 말풍선이 나타나며 전원부를 마우스로 더블클릭하면 전원공급기가 프레임 창에 나타나게 된다. 전원공급기의 원부분을 마우스로 클릭한 후 드래그하여 원하는 값만큼 돌리면 직류전압값을 입력할 수 있도록 하였다. 또한 미세한 조정을 위하여 프레임 하단부에 있는 + 및 - 기호를 클릭하면 일정간격씩 전압값을 변경할 수 있도록 하였다. 출력측정 단계에서는 그림 6(c)에 도시된 바와 같이 상단부에 있는 메뉴중에 “Measure”를 클릭하여 “채널”이라는 소메뉴를 선택하면 마커(Marker)가 나타나 오실로스코프로 회로전압을 측정할 수 있도록 하였다. 한편 “Measure” 메뉴중에 “전류”라는 소메뉴를 선택하면 마커가 나타나며 원하는 부분에 마커를 위치시키면 멀티미터가 프레임에 나타나 전류를 측정할 수 있도록 하였다. 멀티미터의 작동은 마우스로 아암(Arm) 부분을 드래그하여 원하는 측정범위를 선택하면 멀티미터의 바늘이 움직이도록 되어 있으

며 계기판 하단부에는 디지털 값이 나타나도록 하였다. 결과데이터 기록 및 전송단계에서는 그림 6(d)에 도시된 바와 같이 가상실험시 발생한 결과데이터를 실험결과표에 기록한 다음 “보고서 제출” 버튼을 클릭하면 서버로 실험결과가 전송되도록 되어 데이터 베이스에 저장되도록 하였으며, 또한 가상실험실에 로그인할 때 학습자의 정보도 함께 데이터 베이스에 저장되도록 하였다.

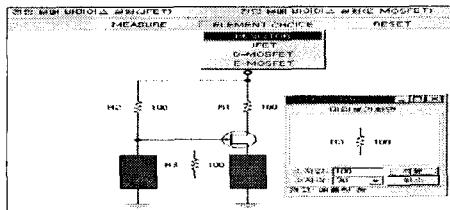


그림 6(a). 회로결선 단계

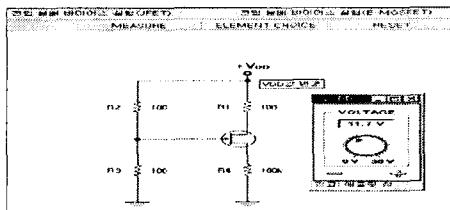


그림 6(b). 입력인가 단계

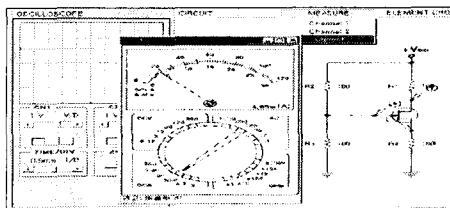


그림 6(c). 출력측정 단계

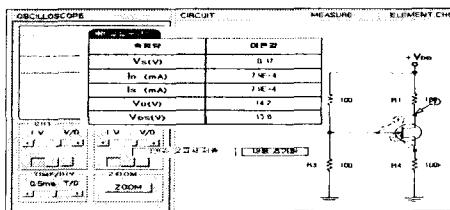


그림 6(d). 결과데이터 기록 및 전송단계

마지막 단계로서 가상실험을 모두 마친 후에 그때까지 실험한 모든 실험 결과데이터를 출력하기 위해서는 그림 6(e)에 도시된 바와 같이 확인 및 프린트 버튼을 누르면 그림 8과 같은 예비보고서를 프린터로 출력하여 실제 실험시 예비보고서로 대체할 수 있도록 하였다.

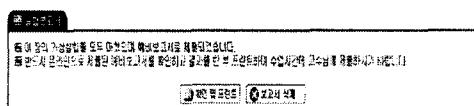


그림 6(e). 예비보고서 출력단계

4.2 소신호 공통소스 FET 증폭기 가상실험

소신호 공통소스 FET 증폭기에 대한 가상실험도 4.1

절에서의 가상실험 방법과 동일한 과정을 통해 진행되므로 구체적인 설명은 생략하기로 하며 그림 7에 전체적인 가상실험 진행화면을 도시하였다.

5. 결 론

본 논문에서 전통적인 실험교육시스템의 문제점을 극복할 수 있는 방안으로 가상공간에서 양질의 전자회로 실험을 수행할 수 있는 웹기반 전자회로 가상실험실을 제안하였다. 창의적인 시나리오를 바탕으로 상호 작용이 가능한 본 가상실험 시스템은 학습자들이 실제 실험에 준하는 실험 환경을 경험함으로서 그 자체로 실제 실험을 대체하거나 실제 실험의 완성도를 높이는 사전 준비 과정으로 활용될 수 있다. 본 논문에서 제안된 가상실험실은 대학의 정규 실험과정에 삽입되어, 기존에 형식적으로 제출되던 기존의 실험준비 예비레포트의 문제점을 상당히 개선할 수 있었으며 실제 실험의 완성도도 높일 수 있음을 확인하였다.

본 논문의 전자회로 가상실험실은 효율적인 교육을 위해 제시된 많은 방법중의 하나이나, 실제 정규교육과정에 적용하여 운영한 경험을 바탕으로 공학분야뿐만 아니라 다른 학제분야에까지 확대 적용이 가능할 것이며 기존의 실험교육 시스템에서 발생되는 문제를 상당부분 보완할 수 있을 것으로 생각된다. 제안한 웹기반 전자회로 가상실험실은 http://bk21.sch.ac.kr/appexp_lab/index.php에 구축되어 있으며 현재는 전자회로 실험 수강 학생들이 이용하여 가상실험실에 접근하여 제한된 내용만을 이용할 수 있다.

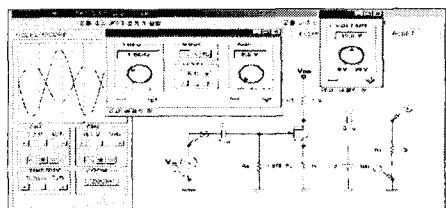


그림 7. 소신호 공통소스 증폭기에 대한 가상실험

[참 고 문 헌]

- [1] 김 동식, “효율적인 공학교육을 위한 웹기반 가상교육 강좌 개발방안”, 대한전기학회 논문지, 49권 6호, 2000.
- [2] 김 동식, 서 삼준, “웹기반 전기전자 가상실험실 구현방안”, 공학교육연구, 4권 1호, 2001
- [3] 김 동식, “인터넷을 이용한 효율적인 공학실험실 교육을 이용한 가상실험실의 개발”, 공학교육연구, 3권 2호, 2000.
- [4] Dongsik Kim et al, “Practical Implementation of A Web-based Virtual Laboratory in the Area of Electrical Engineering,” IASTED International Conf. on Computers, Advanced Technology in Education, 2001.
- [5] 김 동식, 서 호준, “디지털 논리시스템의 개념학습을 위한 웹기반 자바애플릿의 개발,” 공학교육연구, 4권 2호, 2001
- [6] 김 동식, 최 관순, 이 순흥, “멀티미디어를 이용한 웹기반 디지털 논리회로 가상실험실의 구현,” 공학교육연구, 5권 1호, 2002
- [7] 김 동식, 최 관순, 이 순흥, “웹기반 기초전기회로 가상실험실,” 공학교육연구, 5권 1호, 2002