

다수 표면실장기계를 포함하는 PCB조립라인의 작업분배 알고리즘 설계(Part II)

Design of a Line Balancing Algorithm of the PCB Assembly Line Including Multiple Surface Mounters(Part II)

°김 진 철*, 이 성 한*, 김 대 원**, 이 범 회*

*서울대학교 전기공학부(Tel : 02-880-7316, Fax : 02-885-6620)

**명지대학교 제어계측공학과(Tel : 0335-30-6472, Fax : 0335-35-9998)

Abstracts This paper proposes a heuristic algorithm for performing the line balancing of PCB assembly line including multiple surface mounters efficiently. We consider a PCB assembly line including the multiple surface mounters arranged serially as a target system. We assume that the number of heads of surface mounters can be changed. Also, the conveyor is assumed to move at a constant speed and have no buffer. Considering the minimum number of machines required for the desired production rate is a discrete nonincreasing function which is inversely proportional to the cycle time, we propose an optimization algorithm for line balancing by using the binary search method. Also we propose an head_changing algorithm. The algorithms are validated through the computer simulation.

Keywords line balancing, cycle time, PCB assembly, surface mounter, binary search

1. 서론

인쇄회로기판 조립라인의 생산률을 높이기 위해서는 각 표면실장기계(SM:surface mounter)의 작업 최적화와 조립라인상의 다수의 표면실장기계에 대한 작업분배(line balancing)의 최적화가 동시에 수행되어야 한다.

작업분배에 관한 연구는 크게 두 가지로 나눌 수 있다 [1][2][3]. 첫째, 생산률(production rate)이 주어졌을 때 그것을 달성하기 위해 필요한 최소의 기계수를 구하는 문제가 있다. 둘째, 기계수가 주어졌을 때 각 기계에 분배된 작업시간의 합 중 최대시간 - 주기시간(cycle time) - 이 최소가 되도록 각 작업을 분배하는 문제가 있다. 일반적으로 전자를 Type I 문제, 후자를 Type II 문제라고 한다. Type II 문제는 대부분 Type I 문제에 대한 알고리즘을 반복적으로(iteratively) 적용함으로써 해결할 수 있다[1][2][3][4][5]. 본 논문에서는 후자를 다룬다. 작업분배 문제는 NP-hard문제이므로 발견법적인 알고리즘을 찾는 연구가 많이 수행되었다[6].

본 논문은 [2]의 논문에서 밝혀진 주기시간과 필요한 기계수가 반비례한다는 사실을 근거로 하여, 인쇄회로기판 조립라인이 주어졌을 때 모든 작업을 마치기 위해 필요한 주기시간이 최소가 되도록 하는 이분탐색법을 이용한 발견법적 작업분배 알고리즘을 제시한다. 또한 작업대상 PCB와 작업라인의 근본적인 불일치로 인한 작업분배 효율의 감소를 막기 위한 헤드교환 알고리즘을 제시한다.

2. 문제의 설정

2.1 문제의 설정

본 논문이 대상으로 하는 조립라인은 여러 종류의 표면실장기계들이 직렬로 배치되어 있는 인쇄회로기판(PCB : Printed

Circuit Board) 조립라인으로 표면실장기계의 수는 일정하고 각 표면실장기계의 헤드는 교환 가능하다고 가정한다. 또한, 조립라인을 연결하는 컨베이어벨트는 일시저장 기능이 없으며 일정한 주기로 움직인다고 가정한다.

본 논문에서는 칙(chuck)을 사용하여 흡착한 부품의 위치 및 방향을 기구적 방법으로 보정시키는 헤드를 일반용 헤드, 카메라를 사용하여 흡착한 부품을 보정시키는 헤드를 정밀용 헤드라 정의한다. 그리고 일반용 헤드를 사용하는 부품을 일반용 부품, 정밀용 헤드를 사용하는 부품을 정밀용 부품이라 정의한다.

2.2 목적함수

본 논문이 대상으로 하는 조립라인은 컨베이어 벨트의 주기가 일정하고 일시저장 기능이 없으므로 생산률은 컨베이어 벨트의 주기와 반비례 관계에 있다. 그런데 컨베이어 벨트의 주기는 각 표면실장기계에 분배된 작업시간의 합 중 최대시간, 즉 주

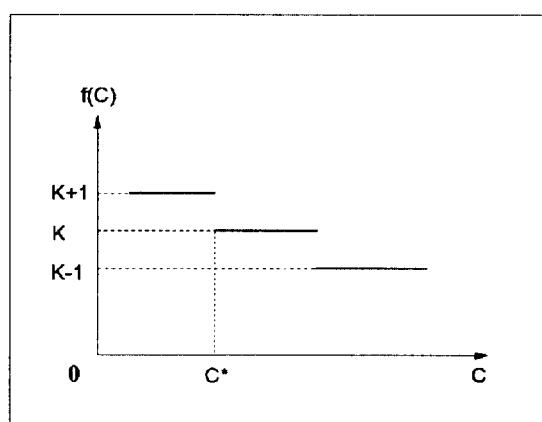


그림 2.1 함수 $f(C)$ 의 형상
Fig. 2.1 Shape of function $f(C)$

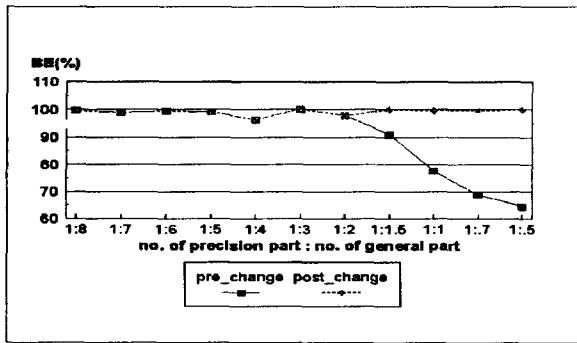


그림 5.2 표 5.2의 경우에 대한 작업분배 효율

Fig. 5.2 Line balancing efficiency in case of Table 5.2

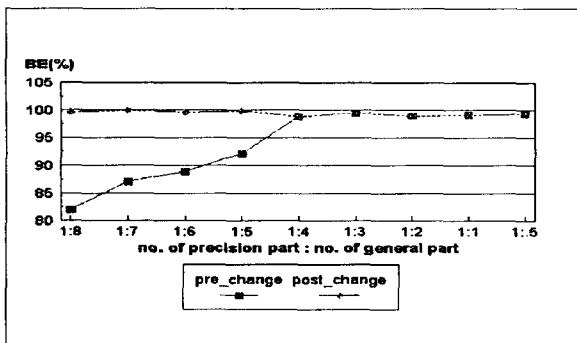


그림 5.3 표 5.3의 경우에 대한 작업분배 효율

Fig. 5.3 Line balancing efficiency in case of Table 5.3

높은 작업분배효율을 보인다. 그림 5.2는 $K=K_G$ (즉, $K_{Op}=0$)인 경우, 그림 5.3은 $K=K_P$ (즉, $K_{Gc}=0$)인 경우의 작업분배 효율이다. 모의실험 결과 제시된 최적 작업분배 효율의 그래프와 유사한 형태를 보임을 알 수 있다.

6. 결론

본 논문에서는 조립라인상의 각 표면설장기계들이 직렬로 연결되고, 각 표면설장기계를 연결하는 컨베이어벨트는 일시저장기능이 없으며, 주기가 일정하다는 가정하에 조립라인에 대한 정보와 조립대상 인쇄회로기판에 대한 정보가 주어졌을 때 각 표면설장기계에 분배된 작업시간의 합 중 최대시간 - 주기시간 - 이 최소가 되도록 각 표면설장기계에 작업을 분배하는 문제를 다루었다.

본 논문은 주기시간이 주어졌을 때 그 시간안에 모든 표면설장부품을 인쇄회로기판상에 실장하는데 필요한 최소의 표면설장기계수를 찾는 함수가 주기시간에 대한 이산단조 감소함수라는 점을 이용하여 주기시간의 상한과 하한을 구하고 하한과 상한사이에서 이분탐색법을 적용하는 발견법적 작업분배 알고리즘을 제시하였다. 그리고 각 표면설장기계의 헤드교환이 가능하다는 가정하에 헤드교환 알고리즘을 제시하였다. 또한 정밀용 부품 및 일반용 부품의 총 작업시간의 비의 변화에 따른 이론적 최적 작업분배 효율의 그래프를 제시하였다.

본 논문에서 제안한 알고리즘의 성능은 컴퓨터 모의실험을 통해 입증하였다. 모의실험의 결과를 통해 본 논문에서 제시한 작업분배 알고리즘이 제시된 최적 작업분배 효율의 그래프와 유사한 개형을 나타낸을 볼 수 있었다. 또한 헤드교환 알고리즘의 적용을 통해 모든 경우에 0.97이상의 높은 작업분배 효율을 가짐

을 볼 수 있었다.

앞으로 전문가에 의한 작업분배와 본 논문에서 제안한 알고리즘에 의한 작업분배의 결과를 직접 생산현장에서 비교함으로써 실제적인 알고리즘의 성능평가 작업도 필요하리라 생각된다.

참고문헌

- [1] I. Baybars, "A Survey of Exact Algorithms for the Simple Assembly Line Balancing Problems", *Mgmt. Sci.* vol.32, no.8, pp909-932, 1986
- [2] S. T. Hackman, M. J. Magazine and T. S. Lee, "Fast, Effective Algorithms for Simple Assembly Line Balancing Problem", *Oper. Res.* vol.37, no.6, pp916-924, 1989.
- [3] F. B. Talbot and J. H. Patterson, "A Comparative Evaluation of Heuristic Line Balancing Techniques", *Mgmt. Sci.* vol.32, no.4, pp430-454, 1986.
- [4] E. M. Dar-El, "MALB - A Heuristic Technique for Balancing Large Single-Model Assembly Lines", *AIIE Trans.* vol.5, no.4, pp343-356, 1973.
- [5] M. S. Magazine and T. S. Wee, "An Efficient Branch and Bound Algorithm for an Assembly Line Balancing Problem - Part II. Maximize the Production Rate", WorkingPaper 150, University of Waterloo, Department of Management Science, 1981c.
- [6] M. S. Magazine and T. S. Wee, "An Efficient Branch and Bound Algorithm for an Assembly Line Balancing Problem - Part I. Minimize the Number of Work Stations", Working Paper 150, University of Waterloo, Department of Management Science, 1981b.
- [7] 김진철, "표면설장기용 인-라인 시스템의 최적화에 관한 연구", 서울대학교 공학석사 학위논문, 1996
- [8] 김진철, 이성한, 홍지민, 김대원, 이범희, "표면설장기용 인-라인 시스템의 최적화에 관한 연구", 한국 자동제어 학술회의 논문집 국내학술편, pp719-722, 1995