

# 비정수값의 시차 (Non-Integer Time Lags) 를 갖는 다단계 PCB 조립 시스템에서의 투입량 결정 모형

김 지승 (경북산업대학교 산업공학과)

박 광태 (영남대학교 경영학과)

## 국 문 요 약

본 연구에서는 기존의 방법과는 달리 현실에서 흔히 발생하는 비정수값의 시차를 고려하여 다단계 PCB (Printed Circuit Board) 조립 시스템에서의 투입량을 통제하는 선형 계획 모형 (Linear Programming Model) 을 제시하고자 한다. 제시된 선형 계획 모형에서는 불확실한 수율 (Yield Rate) 의 예측값을 매 기간별로 고려하여 투입량을 결정해 나간다.