

전력용 트랜지스터를 이용한 고류 쇄파회로의 시작 및 해석

Implementation & Analysis of AC Chopper Circuit Using Power TR.

백 수 헌	동국대 공대
서 기 영	경남대 공대
김 재 임	동국대 공대

1. 서 론

워상 제어에 의한 고류 쇄파회로에 대해서는 잘 알려진 바 있으나⁽¹⁾⁻⁽³⁾ 일정 주파수를 가진 고류 전원을 가변시피고자 하는 고류 직류 전동기의 속도 제어, 히터의 온도조절, 조명기의 점멸기, 팬 전동기등의 용도에 널리 쓰이고 있는 실정이다.

그러나 워상 제어 고류 쇄파회로의 출력전압은 부하에 의해 영향을 받게 되어 같은 기수 고조파를 포함하게 되므로 출력단에 적절한 필터를 삽입해야만 한다. 출력단에 필터를 가지 않을 경우 고조파 성분은 전류의 파형을 일그러지게 하여 일을 및 효율을 저하시키는 요인이 된다. 또한 종래에 사용하는 워상 제어 방식인 고류 쇄파회로는 다이리스터나 트라이 악을 사용하게 되므로 높은 주파수에서 사용하는데 소자의 탄온, 탄오프 시간이 듀티 주기 보다 훨씬 작아야만 확실한 동작이 이루어 지게 되어 이로 인하여 동작 주파수를 높이지 못하게 합뿐 아니라 동작 주파수를 높이기 위해 서는 회로를 구성하는 보조 전력소자의 수도 늘어나고 이때 보조 전력 소자의 정격도 주전력 소자와 같게 해야 되므로 비경제적이고 상당히 회로가 복잡하게 될 뿐 아니라 회로 자체의 응답특성이 느린 결점을 지니게 된다.

그리고 본 연구에서는 위와 같이 종래의 워상 제어 양식이 갖는 결점을 개선하고 출력단에 기하는 필터를 좀 더 간편하고 경제적으로 설계하고 또한 회로를 구성하는 보조 전력소자를 최소화하고 주파수를 증대시키기 위하여

전력용 트랜지스터를 사용하여 고류 쇄파회로를 설계 시작하여 그 특성을 해석하고자 하는데 주안점을 두었다.

2. 쇄파회로의 설계

고류 단상 쇄파회로의 구조는 그림 1과 같다.

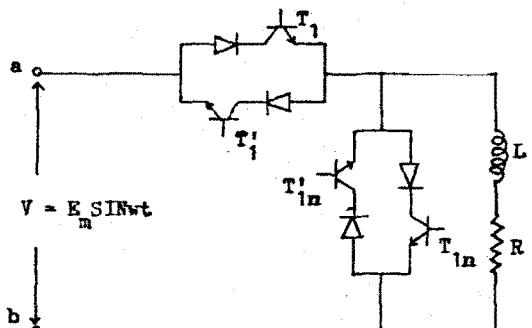


Fig. 1 Single - phase power control circuit

그림 1의 회로동작은 a가 정전압 상태일 때 T_1 이 켜지고 T_{1n} 은 오프, $T_{1'in}$ 은 온되어 환류 경로가 이루어지며 T_1' 은 오프된다. 반대로 b가 정전압 상태일 때 T_1' 이 켜지고 T_{1n} 은 온, $T_{1'in}$ 은 오프된다.

전력용 트랜지스터의 구동회로는 전력용 트랜지스터의 확실한 온, 오프를 위하여 오프시에는 역 방향 바이어스를 가지고 또한 제어 신호를 전력용 트랜지스터의 전원과 전기적으로 절연시키기 위해 포토커플러의 밴이플라 전원을 사용하여 토텟플 회로를 구성하였다.

전력용 트랜지스터를 구동시키기 위한 세이
신호의 설계는 그림 2와 같이 구성하였다.

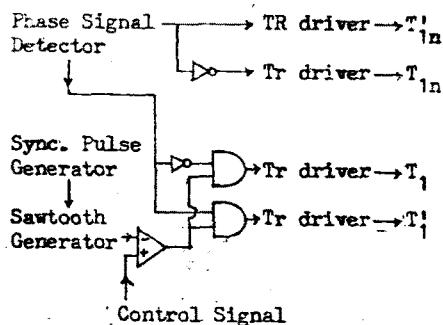


Fig. 2 Power TR control circuit diagram.

출력전압의 소정은 쇄핑 수의 변화와 드라이버의 변화에 의해 조정이 되도록 하였다.
그래서 쇄핑수의 변화에 따른 전압변화, 고조파 성분, 역률등의 변화를 고려하여 최적화된 쇄핑수를 찾는 데 중점을 두고 또한 이때의 실험치와 비교 검토하였다.

3. 동작 특성의 이론 해석

그림 3은 쇄핑수 가 10인 경우의 출력 전압
파형을 나타낸다.

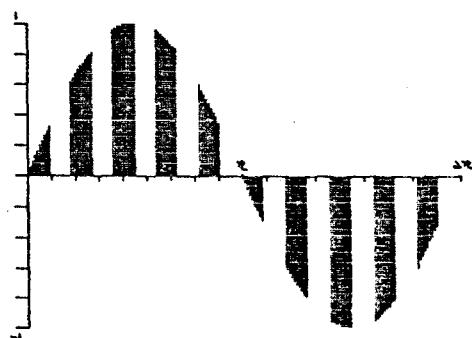


Fig. 3 Output Voltage Waveform.

$$\text{출력전압 } V_o = E_m \sin \omega t + \frac{\frac{2\pi}{N_c} \cdot n \cdot \sin \frac{(2n-1)\pi}{N_c}}{N_c} \cdot \pi \cdot \sin \omega t \approx \frac{(2n-1)\pi}{N_c} \cdot \pi \cdot \sin \omega t \approx \frac{2n-1}{N_c} \cdot \pi \cdot \sin \omega t$$

N_c = chopping number / cycle

$$n = 1, 2, \dots, N_c/2$$

CHOPPING NUMBER=10
INITIAL VALUE=-.205 D=.5

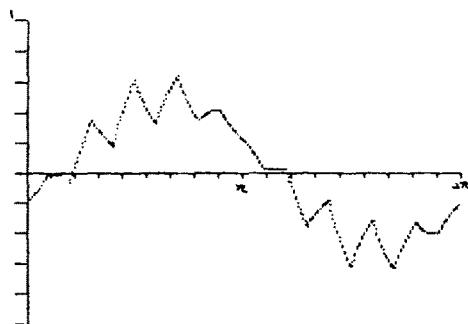


Fig. 4 Output Current Waveform.

그림 4는 쇄핑수 가 10인 경우 출력전류인 파
형을 나타낸다. 이때 일반식을 다음과 같다.

$$-\frac{di}{dt} + R_i = E_m \sin \omega t + \frac{2m-1}{N_c} \cdot \pi \cdot \sin \frac{(2m-1)\pi}{N_c} \dots ①$$

$$= 0 \quad \frac{2m-1}{N_c} \cdot \pi \cdot \sin \omega t \approx \frac{2m-1}{N_c} \cdot \pi \dots ②$$

$$\begin{aligned} ① \Rightarrow i_{on}(wt) &= I_0 \sin(\omega t - \varphi) + A_{off} e^{-\frac{wt}{R_i}} \\ &= I_0 \sin(\omega t - \varphi) + A_{off} e^{-\frac{wt}{R_i}} \end{aligned}$$

$i_{on}(0)$ 일때 초기치를 I_0 이라면

$$A_{off} = I_0 + I_0 \sin \varphi.$$

전류의 경계조건으로 부터

$$I_0 = i_{off}\left(\frac{2m-1}{N_c} \cdot \pi\right) \text{ 이 된다.}$$

$$② \Rightarrow i_{off}(wt) = A_{off} \cdot e^{-\frac{wt}{R_i}}$$

$$\text{초기 } i_{off}\left(\frac{2m-1}{N_c} \cdot \pi\right) = I_0 \text{ 라면}$$

$$I_0 = i_{on}\left(\frac{2m-1}{N_c} \cdot \pi\right) + \text{최고}$$

$$\therefore A_{off} = i_{on}\left(\frac{2m-1}{N_c} \cdot \pi\right) \cdot e^{\frac{(2m-1)\pi}{N_c \cdot R_i}} \text{ 가 된다.}$$

$$\text{여기서 } I_0 = \frac{E_m}{R_i} \quad Z = \sqrt{R_i^2 + (\omega L)^2}$$

$$Y = \tan^{-1} \frac{\omega L}{R_i} \quad Q = \frac{\omega L}{R_i}$$

4. 결론

간단한 세이회로로서 높은 주파수 양극까지
동작이 안전되게 이루어지며 쇄핑수를 증가 시킬
때 따라 낮은 주파수의 고조파 성분은 감소되고

높은 차수의 고조파 성분이 증가되므로 적절한
효율 주파수의 선정이 가능하다. 그리고
높은 차수의 고조파를 제거하기 위한 필터를
실제 제작하는데 보다 어렵하여 간편해진다.

또한 출력전압은 입의의 시장 역률과에서
트라이 앤 혹은 다이리스 티를 사용하는 외상 제
어 고류 쇼퍼 회로보다 전 전압임역에 걸쳐 원
활히 조정 되었다.

앞으로 유도전동기와 같이 회전기 부하 용도
로 활용하기 위한 고류쇼퍼 회로의 전달특성
해석등의 다양한 응용 연구가 기대된다.

5. 참고 문헌

- (1) W.Shepherd, "Steady - state Analysis of the Series Resistance-Inductance Circuit Controlled by SCR," IEEE Trans. IGA, July/Aug, pp259-265, 1965.
- (2) G.N.Revankar, D.S.Trasi, "Symmetrically Pulse Width Modulated AC Chopper," IEEE Trans. IECI, Vol.IECI-2h, NO.1, Feb. pp 39-44, 1977.
- (3) B.W.Williams, "Asymmetrically Modulated AC Chopper," IEEE Trans. IE, Vol IE-29, NO.3, pp 181-185, 1982.
- (4) Alexander Mozdzer,JR., Bimal K.Bose, "Three - Phase AC Power Control Using Power Transistor," IEEE Trans. IA, Vol.IA-12,pp 499-505, Sept/Oct. 1976.
- (5) S.Ashoka Krishna Bhat, Joseph Vithayathil, " A Simple Multiple Pulsewidth Modulated AC Chopper," IEEE Trans. IE, Vol. IE-29, NO.3, Aug. pp 185-189, 1982.